

TSPI_RECEIVE_FIFO

1. 動作概要

本サンプルを書き込んだボード(受信ボード) とTSPI_TRANS_FIFOサンプルを書き込んだボード(送信ボード)の2枚を使用します。
スイッチによるポート入力をトリガとして、送信側ボードから送信された256バイトの文字列を受信します。
TSPI受信完了毎にLEDを点灯/消灯させます。

2. 各設定

SW : SW4 (PortA2)

LED : LED0 (PortJ0) 受信完了時に点灯
: LED1 (PortJ1) エラー時に点滅
: LED2 (PortJ2) SW4操作で点灯し、受信完了時に消灯

外部割込み : INT00 (PortA2)

TSPI : TSPI1CSIN (PortG3) RECEIVE 側ボード MCU 106 番pin と TRANS 側ボード MCU 104 番pin を接続します。
: TSPI1RXD (PortG4) RECEIVE 側ボード MCU 107 番pin と TRANS 側ボード MCU 108 番pin を接続します。
: TSPI1SCK (PortG6) RECEIVE 側ボード MCU 109 番pin と TRANS 側ボード MCU 109 番pin を接続します。

3. 基本動作

SW4の操作時に256バイトの文字列を受信し、
TSPI受信完了時にLED2を消灯し、LED0を点灯します。

4. 特記事項

同じスイッチの多重押しはケアしません。