

TSPI_TRANS_FIFO

1. 動作概要

本サンプルを書き込んだボード(送信ボード) とTSPI_RECEIVE_FIFOサンプルを書き込んだボード(受信ボード)の2枚を使用します。
スイッチによるポート入力をトリガとして256バイトの文字列を送信します。
TSPI送信完了毎にLEDを点灯させます。

2. 各設定

SW : SW4 (PortA2)

LED : LED0 (PortJ0) 送信完了時に点灯
: LED1 (PortJ1) エラー時に点滅

外部割込み : INT00 (PortA2)

TSPI : TSPI1CS1 (PortG1) TRANS 側ボード MCU 104 番pin と RECEIVE 側ボード MCU 106 番pinを接続します。
: TSPI1TXD (PortG5) TRANS 側ボード MCU 108 番pin と RECEIVE 側ボード MCU 107 番pinを接続します。
: TSPI1SCK (PortG6) TRANS 側ボード MCU 109 番pin と RECEIVE 側ボード MCU 109 番pinを接続します。

3. 基本動作

SW4の操作時に256バイトの文字列を送信し、
TSPI送信完了時にLEDが点灯します。

4. 特記事項

同じスイッチの多重押しはケアしません。