

TC0_8bit_PWM

1. 動作概要

SW入力毎にDuty 比率を変更する。

2. 各設定

SW : SW0(Port12)

タイマレジスタ : default = 0x02 – 0xFE main.c:"#define TC0_8BIT_PWM_DUTY_MIN",
"#define TC0_8BIT_PWM_DUTY_MAX"の値変えることで最小・最大のDutyを変更できます。

動作クロック : default = fcgck/2 main.c:"#define TC0_8BIT_PWM_CLK"の値を変えることで動作クロックを変更できます。

タイマ割込み/
PWM出力 : INTTC02/口PWM02(Port80)

3. 基本動作

機能	詳細
PWM出力	Timer機能のPWM出力設定

SW入力処理
Duty change

Duty change



4. 特記事項

特になし