

東芝P-SONタイプフォトリレー 参考出展

Power small outline non-leaded package photorelay

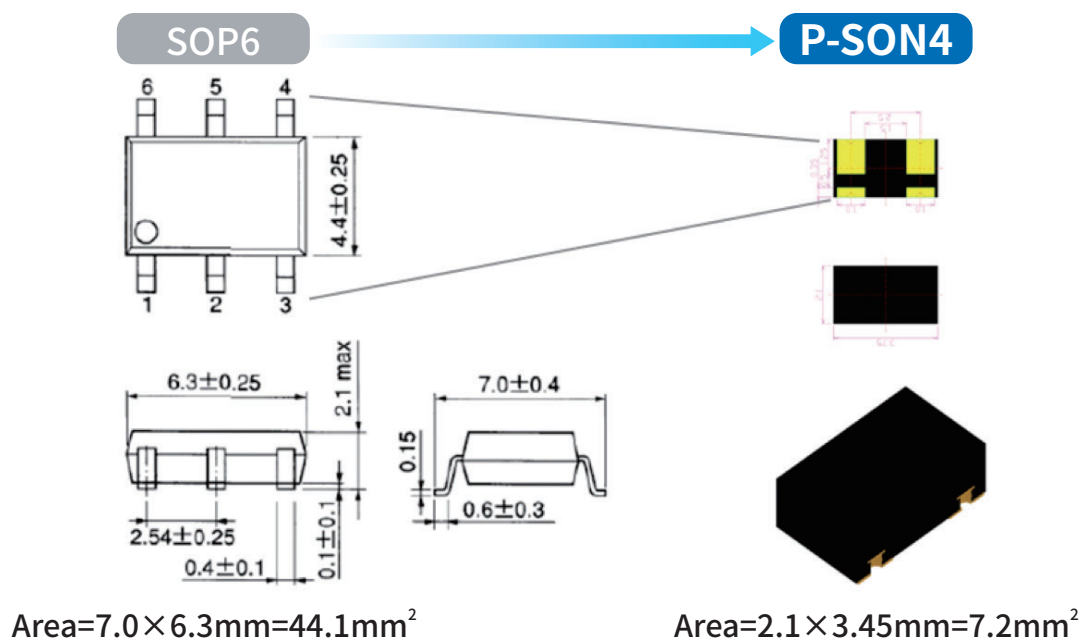
最新世代チップをディスクリットで培った
パッケージ技術で省面積、大電流を実現

Point

- 小型化: 対当社従来品 (SOP6) 実装面積比 80%縮小
- 大電流: 最大4.5Aで幅広いラインアップ
- 長寿命: 10万時間 (約11年) ※1
- スケジュール: 2019/3 量産予定

※1 寿命推定条件: LED電流10mA 周囲温度110°C

構成図



80% 実装面積削減可能!

利用例

◆ATE (Automated Test Equipment) ◆FA産業機器

※ 安全規格には対応しておりません。