

東芝CMOSデジタル集積回路 シリコン モノリシック

TC7SP97TU, TC7SP98TU

Low Voltage Single Configurable Multiple Function Gate
with 3.6 V Tolerant Inputs and Outputs

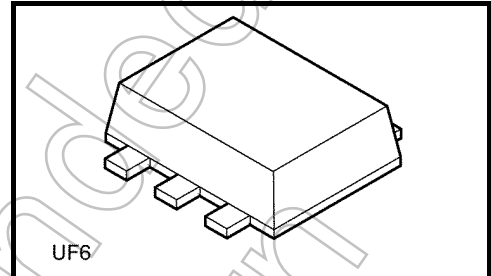
TC7SP97,98 は、1.2 V からの動作を保証した低電圧駆動の CMOS マルチファンクションゲートです。CMOS の特長である低消費電力で 1.5V、1.8 V、2.5 V、3.3 V システムにおける高速動作ができます。

すべての入力端子および出力端子（電源オフ時だけ）には電源電圧にかかわらず 3.6 V までの信号入力が許容されるため、2 電源を持つシステムでのインタフェースに適しています。

3 回路独立のマルチファンクションゲートの機能選択は 3 つの入力信号に対する処理方法で 7 種類のファンクションを選択する事が出来ます。

選択できる機能は MUX,AND,OR,NAND,NOR,
Schmitt inverter,Schmitt buffer となります。

また、すべての入力には、静電破壊から素子を保護するための保護回路が付加されています。



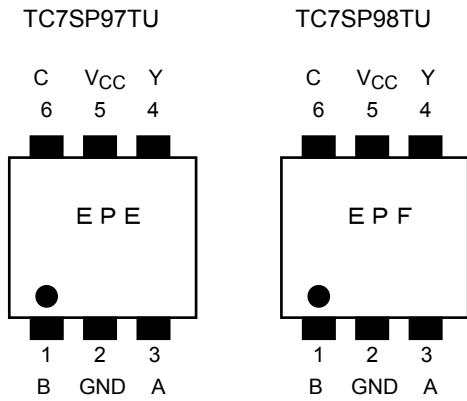
質量: 0.007 g (標準)

特 長

- 動作電源電圧 : $V_{CC} = 1.2 \sim 3.6 \text{ V}$
- 高速動作 : $t_{pd} = 8.5 \text{ ns}$ (最大) ($V_{CC} = 3.0 \sim 3.6 \text{ V}$)
: $t_{pd} = 12.0 \text{ ns}$ (最大) ($V_{CC} = 2.3 \sim 2.7 \text{ V}$)
- 出力電流 : $I_{OH}/I_{OL} = \pm 8 \text{ mA}$ (最小) ($V_{CC} = 3.0 \text{ V}$)
: $I_{OH}/I_{OL} = \pm 4 \text{ mA}$ (最小) ($V_{CC} = 2.3 \text{ V}$)
: $I_{OH}/I_{OL} = \pm 1.5 \text{ mA}$ (最小) ($V_{CC} = 1.65 \text{ V}$)
- 高ラッチアップ耐量: -300 mA
- 高静電破壊耐量 : $\pm 200 \text{ V}$ 以上 (マシン・モデル方式)
: $\pm 2000 \text{ V}$ 以上 (ヒューマン・ボディ・モデル方式)
- パッケージ : UDF6
- 全入出力ともにパワーダウプロテクション機能あり

製品量産開始時期
2007-06

ピン接続図 (top view)

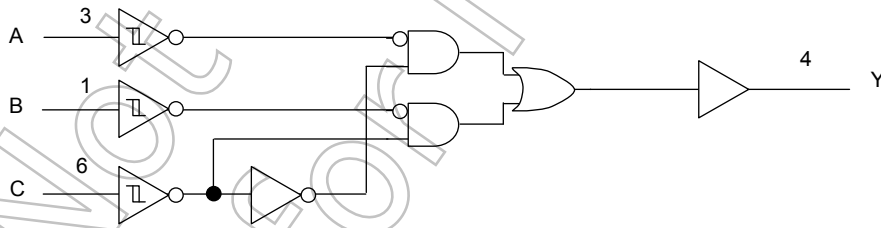


真理値表

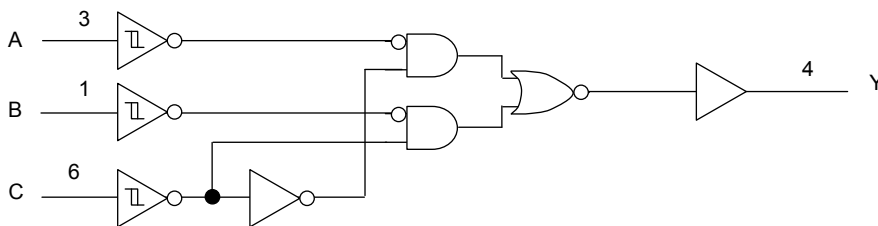
INPUTS			OUTPUT	
			TC7SP97	TC7SP98
A	B	C	Y	Y
L	L	L	L	H
L	L	H	L	H
L	H	L	H	L
L	H	H	L	H
H	L	L	L	H
H	L	H	H	L
H	H	L	H	L
H	H	H	H	L

システム図

TC7SP97



TC7SP98



機能別真理値表(1/2)

機能	入力状況	ロジック図 (TC7SP97)	ロジック図(TC7SP98)	真理値表																																															
SP97 AND	A=INPUT B=L-Level C=INPUT			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>L</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>L</td> <td>L</td> <td>H</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>L</td> <td>H</td> <td>H</td> <td>L</td> </tr> </tbody> </table>	A	B	C	Y		97	98	L	L	L	L	H	L	L	H	L	H	H	L	L	L	H	H	L	H	H	L																				
A	B	C	Y																																																
			97	98																																															
L	L	L	L	H																																															
L	L	H	L	H																																															
H	L	L	L	H																																															
H	L	H	H	L																																															
SP98 NAND	Y=OUTPUT																																																		
SP97 OR	A=H-Level B=INPUT C=INPUT			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>H</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>L</td> <td>H</td> <td>H</td> <td>L</td> </tr> <tr> <td>H</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> <tr> <td>H</td> <td>H</td> <td>H</td> <td>H</td> <td>L</td> </tr> </tbody> </table>	A	B	C	Y		97	98	H	L	L	L	H	H	L	H	H	L	H	H	L	H	L	H	H	H	H	L																				
A	B	C	Y																																																
			97	98																																															
H	L	L	L	H																																															
H	L	H	H	L																																															
H	H	L	H	L																																															
H	H	H	H	L																																															
SP98 NOR	Y=OUTPUT																																																		
SP97 Schmitt INV+NOR or Schmitt INV+AND	A=L-Level B=INPUT C=INPUT			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>L</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>L</td> <td>L</td> <td>H</td> <td>L</td> <td>H</td> </tr> <tr> <td>L</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> <tr> <td>L</td> <td>H</td> <td>H</td> <td>L</td> <td>H</td> </tr> </tbody> </table>	A	B	C	Y		97	98	L	L	L	L	H	L	L	H	L	H	L	H	L	H	L	L	H	H	L	H																				
A	B	C	Y																																																
			97	98																																															
L	L	L	L	H																																															
L	L	H	L	H																																															
L	H	L	H	L																																															
L	H	H	L	H																																															
SP98 Schmitt INV+OR or Schmitt INV+NAND	Y=OUTPUT																																																		
SP97 Schmitt INV+NAND or Schmitt INV+OR	A=INPUT B=H-Level C=INPUT			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>L</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> <tr> <td>L</td> <td>H</td> <td>H</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> <tr> <td>H</td> <td>H</td> <td>H</td> <td>H</td> <td>L</td> </tr> </tbody> </table>	A	B	C	Y		97	98	L	H	L	H	L	L	H	H	L	H	H	H	L	H	L	H	H	H	H	L																				
A	B	C	Y																																																
			97	98																																															
L	H	L	H	L																																															
L	H	H	L	H																																															
H	H	L	H	L																																															
H	H	H	H	L																																															
SP98 Schmitt INV+AND or Schmitt INV+NOR	Y=OUTPUT																																																		
SP97 2 to 1 Selector	A=INPUT B=INPUT C=Select			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>L</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>L</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> <tr> <td>H</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> <tr> <td>L</td> <td>L</td> <td>H</td> <td>L</td> <td>H</td> </tr> <tr> <td>L</td> <td>H</td> <td>H</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>L</td> <td>H</td> <td>H</td> <td>L</td> </tr> <tr> <td>H</td> <td>H</td> <td>H</td> <td>H</td> <td>L</td> </tr> </tbody> </table>	A	B	C	Y		97	98	L	L	L	L	H	L	H	L	H	L	H	L	L	L	H	H	H	L	H	L	L	L	H	L	H	L	H	H	L	H	H	L	H	H	L	H	H	H	H	L
A	B	C	Y																																																
			97	98																																															
L	L	L	L	H																																															
L	H	L	H	L																																															
H	L	L	L	H																																															
H	H	L	H	L																																															
L	L	H	L	H																																															
L	H	H	L	H																																															
H	L	H	H	L																																															
H	H	H	H	L																																															
SP98 2 to 1 Selector+INV	Y=OUTPUT																																																		

機能別真理値表(2/2)

機能	入力状況	ロジック図 (TC7SP97)	ロジック図(TC7SP98)	真理値表																	
SP97 Schmitt INV	A=L-Level B=H-Level			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>L</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> <tr> <td>L</td> <td>H</td> <td>H</td> <td>L</td> <td>H</td> </tr> </tbody> </table>	A	B	C	Y		97	98	L	H	L	H	L	L	H	H	L	H
A	B							C	Y												
		97	98																		
L	H	L	H	L																	
L	H	H	L	H																	
SP98 Schmitt Buffer	C=INPUT Y=OUTPUT																				
SP97 Schmitt Buffer	A=H-Level B=L-Level			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>H</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>L</td> <td>H</td> <td>H</td> <td>L</td> </tr> </tbody> </table>	A	B	C	Y		97	98	H	L	L	L	H	H	L	H	H	L
A	B							C	Y												
		97	98																		
H	L	L	L	H																	
H	L	H	H	L																	
SP98 Schmitt INV	C=INPUT Y=OUTPUT																				
SP97 Schmitt Buffer	A=L-Level B=INPUT			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>L</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>L</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> </tbody> </table>	A	B	C	Y		97	98	L	L	L	L	H	L	H	L	H	L
A	B							C	Y												
		97	98																		
L	L	L	L	H																	
L	H	L	H	L																	
SP98 Schmitt INV	C=L-Level Y=OUTPUT																				
SP97 Schmitt Buffer	A=H-Level B=INPUT			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>H</td> <td>L</td> <td>L</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>H</td> <td>L</td> <td>H</td> <td>L</td> </tr> </tbody> </table>	A	B	C	Y		97	98	H	L	L	L	H	H	H	L	H	L
A	B							C	Y												
		97	98																		
H	L	L	L	H																	
H	H	L	H	L																	
SP98 Schmitt INV	C=L-Level Y=OUTPUT																				
SP97 Schmitt Buffer	A=INPUT B=L-Level			<table border="1"> <thead> <tr> <th rowspan="2">A</th> <th rowspan="2">B</th> <th rowspan="2">C</th> <th colspan="2">Y</th> </tr> <tr> <th>97</th> <th>98</th> </tr> </thead> <tbody> <tr> <td>L</td> <td>L</td> <td>H</td> <td>L</td> <td>H</td> </tr> <tr> <td>H</td> <td>L</td> <td>H</td> <td>H</td> <td>L</td> </tr> </tbody> </table>	A	B	C	Y		97	98	L	L	H	L	H	H	L	H	H	L
A	B							C	Y												
		97	98																		
L	L	H	L	H																	
H	L	H	H	L																	
SP98 Schmitt INV	C=H-Level Y=OUTPUT																				

絶対最大定格 (注 1)

項目	記号	定格	単位
電源電圧	V_{CC}	-0.5~4.6	V
入力電圧	V_{IN}	-0.5~4.6	V
出力電圧	V_{OUT}	-0.5~4.6 (注 2)	V
		-0.5~ $V_{CC} + 0.5$ (注 3)	
入力保護ダイオード電流	I_{IK}	-20	mA
出力寄生ダイオード電流	I_{OK}	±20 (注 4)	mA
出力電流	I_{OUT}	±25	mA
許容損失	P_D	180	mW
電源/GND 電流 (1 電源端子当たり)	I_{CC}/I_{GND}	±25	mA
保存温度	T_{stg}	-65~150	°C

注 1: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1つの項目も超えてはなりません。本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。

弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびデレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

注 2: $V_{CC} = 0\text{ V}$

注 3: “H” または “L” 状態、 I_{OUT} の絶対最大定格を超えないこと。

注 4: $V_{OUT} < GND, V_{OUT} > V_{CC}$

動作範囲(注 1)

項目	記号	定格	単位
電源電圧	V_{CC}	1.2~3.6	V
入力電圧	V_{IN}	-0.3~3.6	V
出力電圧	V_{OUT}	0~3.6 (注 2)	V
		0~ V_{CC} (注 3)	
出力電流	I_{OH}/I_{OL}	±8.0 (注 4)	mA
		±4.0 (注 5)	
		±1.5 (注 6)	
動作温度	T_{opr}	-40~85	°C

注 1: 動作範囲は動作を保証するための条件です。
使用していない入力は V_{CC} 、もしくは GND に接続してください

注 2: $V_{CC} = 0\text{ V}$

注 3: “H” または “L” 状態

注 4: $V_{CC} = 3.0\sim 3.6\text{ V}$

注 5: $V_{CC} = 2.3\sim 2.7\text{ V}$

注 6: $V_{CC} = 1.65\sim 1.8\text{ V}$

電気的特性

DC特性 (Ta = -40~85°C)

項目	記号	測定条件	V _{CC} (V)	最小	最大	単位		
しきい値電圧	“H” レベル	V _P	—	1.2	1.10	V		
				1.4	1.20			
				1.65	1.35			
				2.3	1.70			
				3.0	2.00			
				3.6	2.20			
	“L” レベル	V _N	—	1.2	0.10	V		
				1.4	0.20			
				1.65	0.30			
				2.3	0.50			
				3.0	0.70			
				3.6	0.80			
ヒステリシス電圧	V _H	—	1.2	0.20	0.90	V		
			1.4	0.20	0.90			
			1.65	0.20	0.95			
			2.3	0.30	1.00			
			3.0	0.30	1.20			
			3.6	0.30	1.20			
出力電圧	“H” レベル	V _{OH}	V _{IN} = V _{IH} or V _{IL}	I _{OH} = -100 μA	1.2~1.3	V _{CC} - 0.1	—	V
				I _{OH} = -500 μA	1.4~1.6	V _{CC} - 0.2	—	
				I _{OH} = -1.5 mA	1.65~1.95	V _{CC} - 0.3	—	
				I _{OH} = -4.0 mA	2.3~2.7	V _{CC} - 0.4	—	
				I _{OH} = -8.0 mA	3.0~3.6	2.40	—	
	“L” レベル	V _{OL}	V _{IN} = V _{IH} or V _{IL}	I _{OL} = 100 μA	1.2~1.3	—	0.10	
				I _{OL} = 500 μA	1.4~1.6	—	0.20	
				I _{OL} = 1.5 mA	1.65~1.95	—	0.25	
				I _{OL} = 4.0 mA	2.3~2.7	—	0.40	
				I _{OL} = 8.0 mA	3.0~3.6	—	0.40	
入力電流	I _{IN}	V _{IN} = 0~3.6 V	1.2~3.6	—	±1.5	μA		
電源オフリーク電流	I _{OFF}	V _{IN} , V _{OUT} = 0~3.6 V	0	—	1.5	μA		
静的消費電流	I _{CC}	V _{IN} = V _{CC} or GND	1.2~3.6	—	3.0	μA		
		V _{CC} ≤ V _{IN} ≤ 3.6 V	1.2~3.6	—	±3.0			
		ΔI _{CC}	V _{IH} = V _{CC} - 0.6 V (1入力当たり)	2.7~3.6	—		100	

AC特性 (Ta = -40~85°C, Input: tr = tf = 3.0 ns)

項目	記号	測定条件	VCC (V)	最小	最大	単位
伝搬遅延時間 (A, B, C-Y)	tpLH tpHL	図 1, 図 2 CL = 10pF, RL = 1MΩ	1.8 ± 0.15	1.0	21.0	ns
			2.5 ± 0.2	0.8	10.0	
			3.3 ± 0.3	0.6	7.0	
	tpLH tpHL	図 1, 図 2 CL = 15pF, RL = 1MΩ	1.8 ± 0.15	1.0	23.0	ns
			2.5 ± 0.2	0.8	11.0	
			3.3 ± 0.3	0.6	7.7	
	tpLH tpHL	図 1, 図 2 CL = 30pF, RL = 1MΩ	1.8 ± 0.15	1.0	27.0	ns
			2.5 ± 0.2	0.8	12.0	
			3.3 ± 0.3	0.6	8.5	

スイッチングノイズ特性 (Ta = 25°C, Input: tr = tf = 3.0 ns, CL = 30 pF)

項目	記号	測定条件	VCC (V)	標準	単位
非動作出力最大ダイナミック VOL	VOLP	VIH = 1.8 V, VIL = 0 V VIH = 2.5 V, VIL = 0 V VIH = 3.3 V, VIL = 0 V	(注) 1.8	0.25	V
			(注) 2.5	0.6	
			(注) 3.3	0.8	
非動作出力最小ダイナミック VOL	VOLV	VIH = 1.8 V, VIL = 0 V VIH = 2.5 V, VIL = 0 V VIH = 3.3 V, VIL = 0 V	(注) 1.8	-0.25	V
			(注) 2.5	-0.6	
			(注) 3.3	-0.8	
非動作出力最小ダイナミック VOH	VOHV	VIH = 1.8 V, VIL = 0 V VIH = 2.5 V, VIL = 0 V VIH = 3.3 V, VIL = 0 V	(注) 1.8	1.5	V
			(注) 2.5	1.9	
			(注) 3.3	2.2	

注: この項目は設計的に保証される項目です。

容量特性 (Ta = 25°C)

項目	記号	測定条件	VCC (V)	標準	単位
入力容量	CIN	—	1.8, 2.5, 3.3	6	pF
等価内部容量	CPD	fIN = 10 MHz	(注) 1.8, 2.5, 3.3	30	pF

注: CPD は、動作消費電流から算出した IC 内部の等価容量です。
無負荷時の平均動作消費電流は、次式から求められます。

$$I_{CC (opr)} = CPD \cdot V_{CC} \cdot f_{IN} + I_{CC}$$

AC電氣的特性測定回路

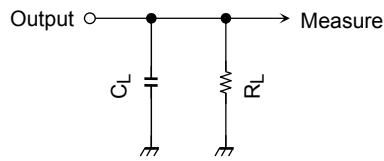
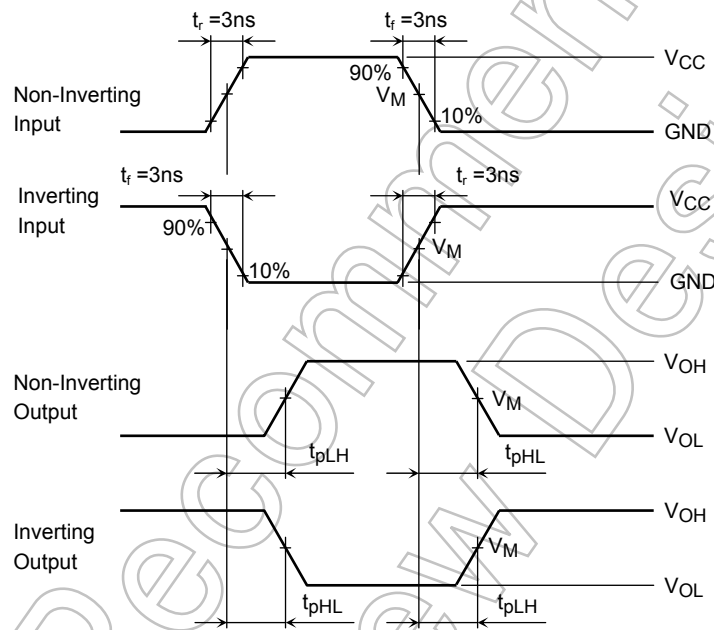


図 1

AC電氣的特性測定波形



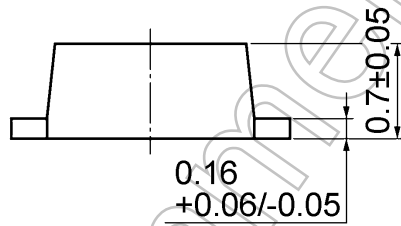
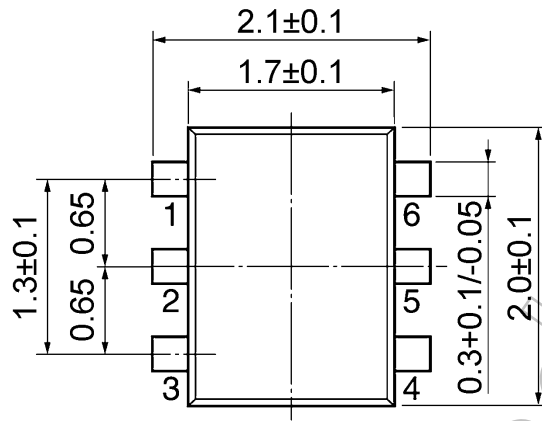
記号	V _{CC}		
	3.3 ± 0.3 V	2.5 ± 0.2 V	1.8 V ± 0.15 V
V _{IN}	V _{CC}	V _{CC}	V _{CC}
V _M	1.5 V	V _{CC} /2	V _{CC} /2

図 2 t_{pLH}, t_{pHL}

外形図

UF6

Unit: mm



質量: 0.007 g (標準)

Not Recommended for New Design

製品取り扱い上のお願い

- 本資料に掲載されているハードウェア、ソフトウェアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。