

TC7WPB9306FK, TC7WPB9307FK

1. 機能

- Low-Voltage, Low-Power 2-Bit Dual-Supply Bus Switch

2. 概要

TC7WPB9306FK, TC7WPB9307FKは、2電源システム間のインターフェースを可能とした低オン抵抗・高速の2電源CMOS 2ビット・バススイッチです。

電源は1.8 V系, 2.5 V系, 3.3 V系につながる V_{CCA} と、2.5 V系, 3.3 V系, 5.0 V系につながる V_{CCB} の2電源方式です。

Pull-up抵抗を用い、入出力端子(A_n , B_n)と電源端子(V_{CCA} , V_{CCB})を接続することで幅広い範囲での双方向レベルシフト動作が可能となります。入出力端子には、高電圧側・低電圧側の規定がありませんので、任意の電源端子にPull-upすることが可能です。

イネーブル信号で、2電源システム間でのバスの接続・切り離しを行うことができます。

コントロール入力(OE: TC7WPB9306FK, \overline{OE} : TC7WPB9307FK)は、2ビット共通であり、シングル2ビットとして使用することができます。TC7WPB9306FKは、コントロール入力(OE)が "H" レベルの場合にスイッチは導通し、"L" レベルの場合には非導通となります。

TC7WPB9307FKは、コントロール入力(\overline{OE})が "L" レベルの場合にスイッチは導通し、"H" レベルの場合には非導通となります。

コントロール入力にはトレラント機能が付加されており、パワーダウン時には5.5 Vまでの電圧印加ができます(パワーダウンプロテクション機能)。

またチャネル部分はN型MOSによって構成されます。

全ての入力には、静電破壊から素子を保護するための保護回路が付加されています。

3. 特長

- AEC-Q100 (rev.H) Grade 1 適合 (注1)
- 動作温度が広い: $T_{opr} = -40 \sim 125 \text{ }^\circ\text{C}$ (注2)
- 動作電源電圧: 1.8 V ~ 2.5 V / 1.8 V ~ 3.3 V / 1.8 V ~ 5.0 V / 2.5 V ~ 3.3 V / 2.5 V ~ 5.0 V / 3.3 V ~ 5.0 V
双方向インターフェース
- 動作電源電圧: $V_{CCA} = 1.65 \sim 5.0 \text{ V}$, $V_{CCB} = 2.3 \sim 5.5 \text{ V}$
- オン抵抗: $R_{ON} = 5.0 \text{ } \Omega$ (標準) @ $V_{IS} = 0 \text{ V}$, $I_{IS} = 30 \text{ mA}$, $V_{CCA} = 3.0 \text{ V}$, $V_{CCB} = 4.5 \text{ V}$
- コントロール入力は5.5 Vトレラントおよびパワーダウンプロテクション機能あり
- パッケージ:US8

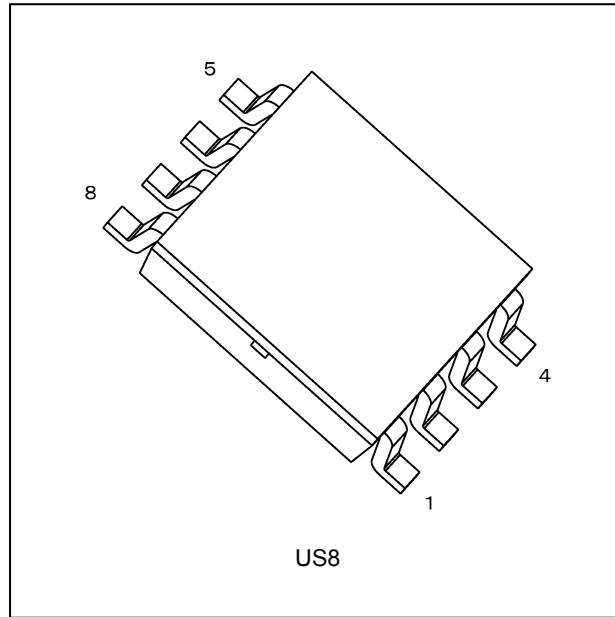
注1: AEC-Q100の信頼性レベルを満足した製品です。詳細については弊社営業にお問合せください。

注2: オーダー品番の末尾が (CT) の製品に適用されます。他のオーダー品番は $T_{opr} = -40 \sim 85 \text{ }^\circ\text{C}$ となります。

製品量産開始時期

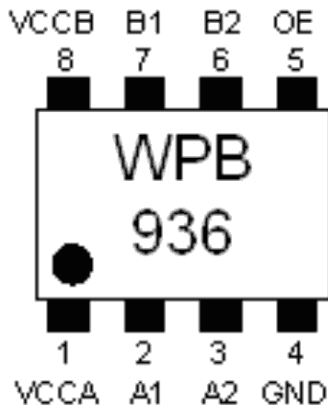
2020-09

4. 外観図



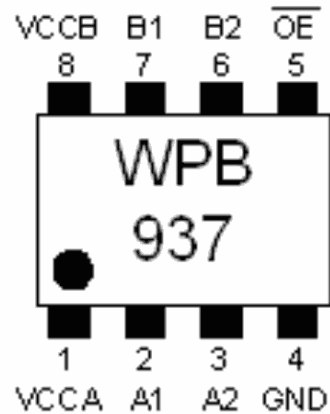
5. 端子配置図

TC7WPB9306FK



(Top View)

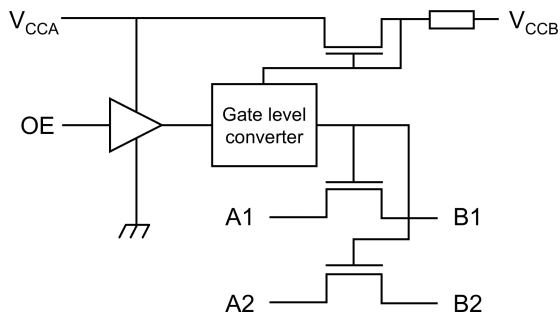
TC7WPB9307FK



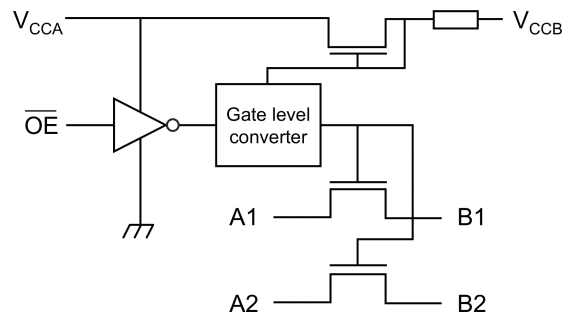
(Top View)

6. ブロック図

TC7WPB9306FK



TC7WPB9307FK



7. 真理値表

Inputs OE (TC7WPB9306FK)	Function	Inputs \overline{OE} (TC7WPB9307FK)	Function
L	Disconnect	L	A port = B port
H	A port = B port	H	Disconnect

8. 絶対最大定格 (注) (特に指定のない限り, $T_a = 25^\circ\text{C}$)

項目	記号	注記	定格	単位
電源電圧	V_{CCA}		-0.5 ~ 7.0	V
	V_{CCB}		-0.5 ~ 7.0	
入力電圧	V_{IN}		-0.5 ~ 7.0	V
スイッチ入出力電圧	V_S		-0.5 ~ 7.0	V
クランプダイオード電流	I_{IK}		-50	mA
スイッチ入出力電流	I_S		64	mA
電源/GND電流 (1電源端子当たり)	I_{CCA}		± 25	mA
	I_{CCB}		± 25	
許容損失	P_D		200	mW
保存温度	T_{stg}		-65 ~ 150	$^\circ\text{C}$

注: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1つの項目も超えてはなりません。

本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加, 多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。

弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート, 推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

9. 動作範囲 (注)

項目	記号	注記	定格	単位
電源電圧	V_{CCA}	(注1)	1.65 ~ 5.0	V
	V_{CCB}		2.3 ~ 5.5	
入力電圧	V_{IN}		0 ~ 5.5	V
スイッチ入出力電圧	V_S		0 ~ 5.5	V
動作温度	T_{opr}	(注2)	-40 ~ 125	$^\circ\text{C}$
		(注3)	-40 ~ 85	
入力上昇時間	dt/dv		0 ~ 10	ns/V
入力下降時間	dt/dv		0 ~ 10	ns/V

注: 動作範囲は動作を保証するための条件です。

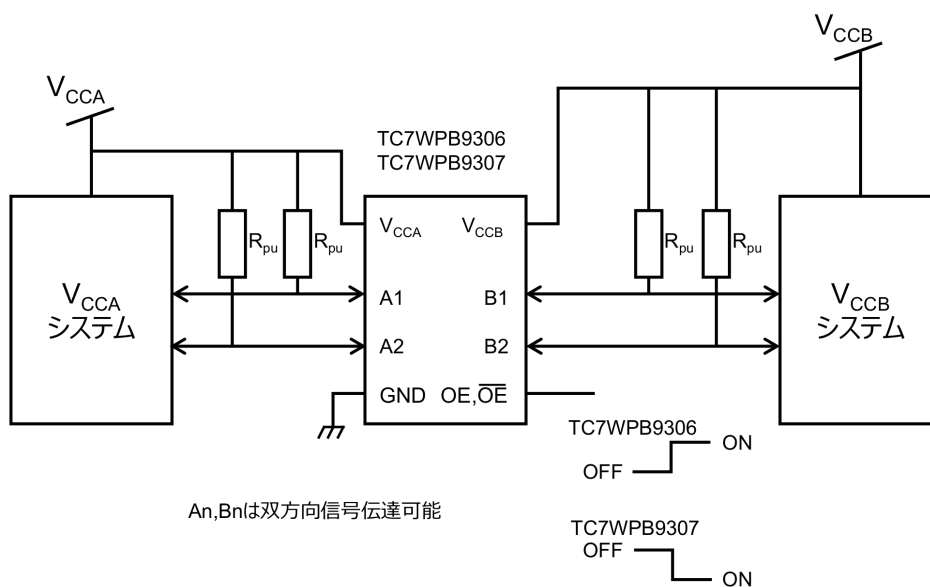
使用していない入力は、バス入力も含めて V_{CCA} , もしくはGNDに接続してください。

注1: V_{CCB} 電圧は V_{CCA} 電圧よりも電圧が高くなる設定でご使用ください。

注2: オーダー品番の末尾が (CT) の製品に適用されます。

注3: オーダー品番の末尾が (CT) 以外の製品に適用されます。

10. 応用回路図 (注)



注: $V_{CCA} < V_{CCB}$ となる電位差のシステムでご使用ください。

注: V_{CCA} システムと V_{CCB} システム間のレベルシフト機能として本ICを使用する場合

An端子から V_{CCA} または V_{CCB} , Bn端子から V_{CCB} または V_{CCA} へPull-up抵抗を使用してください。

11. 電気的特性

11.1. DC特性 (特に指定のない限り, $T_a = -40 \sim 85 \text{ }^\circ\text{C}$)

項目	記号	注記	測定条件	V_{CCA} (V)	V_{CCB} (V)	最小	最大	単位
ハイレベル入力電圧 (OE, $\overline{\text{OE}}$)	V_{IH}		—	$1.65 \leq V_{CCA} < 2.3$	$V_{CCA} \sim 5.5$	$0.8 \times V_{CCA}$	—	V
				$2.3 \leq V_{CCA} < 5.0$	$V_{CCA} \sim 5.5$	$0.7 \times V_{CCA}$	—	
ローレベル入力電圧 (OE, $\overline{\text{OE}}$)	V_{IL}		—	$1.65 \leq V_{CCA} < 2.3$	$V_{CCA} \sim 5.5$	—	$0.2 \times V_{CCA}$	V
				$2.3 \leq V_{CCA} < 5.0$	$V_{CCA} \sim 5.5$	—	$0.3 \times V_{CCA}$	
オン抵抗	R_{ON}	(注1)	$V_{IS} = 0 \text{ V}$, $I_{IS} = 30 \text{ mA}$ 図12.1参照	1.65	2.3	—	16.0	Ω
				2.3	3.0	—	11.0	
				3.0	4.5	—	8.0	
電源オフリーク電流	I_{OFF}		$A_n, B_n = 0 \sim 5.5 \text{ V}$ (1回路当たり)	0	0	—	± 1.0	μA
スイッチオフリーク電流	I_{SZ}		$A_n, B_n = 0 \sim 5.5 \text{ V}$ $\text{OE} = \text{GND}$, $\overline{\text{OE}} = V_{CCA}$	1.65 ~ 5.0	$V_{CCA} \sim 5.5$	—	± 1.0	μA
入力リーク電流	I_{IN}		OE , $\overline{\text{OE}} = 0 \sim 5.5 \text{ V}$	1.65 ~ 5.0	$V_{CCA} \sim 5.5$	—	± 1.0	μA
電源間リーク電流	I_{CCBA}		OE , $\overline{\text{OE}} = \text{GND}$ or V_{CCA} $V_{CCB} \rightarrow V_{CCA}$	3.3	5.0	—	10.0	μA
静的消費電流	I_{CCA1}		OE , $\overline{\text{OE}} = V_{CCA}$ or GND , $I_{IS} = 0 \text{ A}$	1.65 ~ 5.0	V_{CCA}	—	1.0	μA
	I_{CCB1}		OE , $\overline{\text{OE}} = V_{CCA}$ or GND , $I_{IS} = 0 \text{ A}$	1.65 ~ 5.0	V_{CCA}	—	1.0	
	I_{CCA2}		$V_{CCA} \leq \text{OE}$, $\overline{\text{OE}} \leq 5.5 \text{ V}$, $I_{IS} = 0 \text{ A}$	1.65 ~ 5.0	V_{CCA}	—	± 1.0	
	I_{CCB2}		$V_{CCA} \leq \text{OE}$, $\overline{\text{OE}} \leq 5.5 \text{ V}$, $I_{IS} = 0 \text{ A}$	1.65 ~ 5.0	V_{CCA}	—	± 1.0	

注1: オン抵抗値は、記載された電流値をスイッチ間に流し、電圧降下を測定することによって求められます。

11.2. DC特性 (特に指定のない限り, $T_a = -40 \sim 125 \text{ }^\circ\text{C}$)

項目	記号	注記	測定条件	V_{CCA} (V)	V_{CCB} (V)	最小	最大	単位
ハイレベル入力電圧 (OE, $\overline{\text{OE}}$)	V_{IH}		—	$1.65 \leq V_{CCA} < 2.3$	$V_{CCA} \sim 5.5$	$0.8 \times V_{CCA}$	—	V
				$2.3 \leq V_{CCA} < 5.0$	$V_{CCA} \sim 5.5$	$0.7 \times V_{CCA}$	—	
ローレベル入力電圧 (OE, $\overline{\text{OE}}$)	V_{IL}		—	$1.65 \leq V_{CCA} < 2.3$	$V_{CCA} \sim 5.5$	—	$0.2 \times V_{CCA}$	V
				$2.3 \leq V_{CCA} < 5.0$	$V_{CCA} \sim 5.5$	—	$0.3 \times V_{CCA}$	
オン抵抗	R_{ON}	(注1)	$V_{IS} = 0 \text{ V}$, $I_{IS} = 30 \text{ mA}$ 図12.1参照	1.65	2.3	—	25.0	Ω
				2.3	3.0	—	16.0	
				3.0	4.5	—	12.0	
電源オフリーク電流	I_{OFF}		An, Bn = 0 ~ 5.5 V (1回路当たり)	0	0	—	± 4.0	μA
スイッチオフリーク電流	I_{SZ}		An, Bn = 0 ~ 5.5 V OE = GND, $\overline{\text{OE}} = V_{CCA}$	1.65 ~ 5.0	$V_{CCA} \sim 5.5$	—	± 4.0	μA
入力リーク電流	I_{IN}		OE, $\overline{\text{OE}} = 0 \sim 5.5 \text{ V}$	1.65 ~ 5.0	$V_{CCA} \sim 5.5$	—	± 4.0	μA
電源間リーク電流	I_{CCBA}		OE, $\overline{\text{OE}} = \text{GND or } V_{CCA}$ $V_{CCB} \rightarrow V_{CCA}$	3.3	5.0	—	40.0	μA
静的消費電流	I_{CCA1}		OE, $\overline{\text{OE}} = V_{CCA} \text{ or } \text{GND}$, $I_{IS} = 0 \text{ A}$	1.65 ~ 5.0	V_{CCA}	—	5.0	μA
	I_{CCB1}		OE, $\overline{\text{OE}} = V_{CCA} \text{ or } \text{GND}$, $I_{IS} = 0 \text{ A}$	1.65 ~ 5.0	V_{CCA}	—	5.0	
	I_{CCA2}		$V_{CCA} \leq \text{OE}$, $\overline{\text{OE}} \leq 5.5 \text{ V}$, $I_{IS} = 0 \text{ A}$	1.65 ~ 5.0	V_{CCA}	—	± 5.0	
	I_{CCB2}		$V_{CCA} \leq \text{OE}$, $\overline{\text{OE}} \leq 5.5 \text{ V}$, $I_{IS} = 0 \text{ A}$	1.65 ~ 5.0	V_{CCA}	—	± 5.0	

注1: オン抵抗値は、記載された電流値をスイッチ間に流し、電圧降下を測定することによって求められます。

11.3. レベルシフト特性 (特に指定のない限り, $T_a = -40 \sim 85 \text{ }^\circ\text{C}$)

項目	記号	注記	測定条件	V_{CCA} (V)	V_{CCB} (V)	最小	最大	単位
入出力特性 (レベルアップ特性)	V_{OHU}	(注1)	An = V_{IN} SW = ON 図14.1参照	1.65	3.0 ~ 5.5	1.4	—	V
				2.3	4.5 ~ 5.5	2.05	—	
				3.0	4.5 ~ 5.5	2.7	—	
入出力特性 (レベルダウン特性)	V_{OHD}	(注2)	An = V_{CCA} SW = ON 図15.1参照	1.65	3.0 ~ 5.5	1.3	1.65	V
				2.3	4.5 ~ 5.5	1.95	2.3	
				3.0	4.5 ~ 5.5	2.6	3.0	

注1: 入出力特性 (レベルアップ特性) は、図14.1の回路図で測定したときに、出力電圧が $V_{CCA} + 0.5 \text{ V}$ となる入力電圧を表します。

注2: 入出力特性 (レベルダウン特性) は、図15.1の回路図で測定したときに、出力電圧が飽和する電圧を表します。

11.4. レベルシフト特性 (特に指定のない限り, $T_a = -40 \sim 125 \text{ }^\circ\text{C}$)

項目	記号	注記	測定条件	V_{CCA} (V)	V_{CCB} (V)	最小	最大	単位
入出力特性 (レベルアップ特性)	V_{OHU}	(注1)	An = V_{IN} SW = ON 図14.1参照	1.65	3.0 ~ 5.5	1.4	—	V
				2.3	4.5 ~ 5.5	2.05	—	
				3.0	4.5 ~ 5.5	2.7	—	
入出力特性 (レベルダウン特性)	V_{OHD}	(注2)	An = V_{CCA} SW = ON 図15.1参照	1.65	3.0 ~ 5.5	1.3	1.65	V
				2.3	4.5 ~ 5.5	1.95	2.3	
				3.0	4.5 ~ 5.5	2.6	3.0	

注1: 入出力特性 (レベルアップ特性) は、図14.1の回路図で測定したときに、出力電圧が $V_{CCA} + 0.5 \text{ V}$ となる入力電圧を表します。

注2: 入出力特性 (レベルダウン特性) は、図15.1の回路図で測定したときに、出力電圧が飽和する電圧を表します。

11.5. AC特性 (特に指定のない限り, $T_a = -40 \sim 85 \text{ }^\circ\text{C}$, Input: $t_r = t_f = 2.0 \text{ ns}$, $f = 10 \text{ kHz}$)11.5.1. $V_{CCA} = 3.3 \pm 0.3 \text{ V}$, $V_{CCB} = 5.0 \pm 0.5 \text{ V}$

項目	記号	注記	測定条件	最小	最大	単位
伝搬遅延時間 (bus to bus)	t_{PLH}	(注1)	図13.1, 13.3参照	—	0.3	ns
	t_{PHL}			—	1.2	
出カイナーブル時間	t_{PZL}		図13.2, 13.4参照	—	9.0	ns
出カディセーブル時間	t_{PLZ}		図13.2, 13.4参照	—	11.0	ns

注1: この項目は, 負荷とオン抵抗のRC時定数から計算した値です。

11.5.2. $V_{CCA} = 2.5 \pm 0.2 \text{ V}$, $V_{CCB} = 5.0 \pm 0.5 \text{ V}$

項目	記号	注記	測定条件	最小	最大	単位
伝搬遅延時間 (bus to bus)	t_{PLH}	(注1)	図13.1, 13.3参照	—	0.35	ns
	t_{PHL}			—	1.8	
出カイナーブル時間	t_{PZL}		図13.2, 13.4参照	—	13.0	ns
出カディセーブル時間	t_{PLZ}		図13.2, 13.4参照	—	15.0	ns

注1: この項目は, 負荷とオン抵抗のRC時定数から計算した値です。

11.5.3. $V_{CCA} = 2.5 \pm 0.2 \text{ V}$, $V_{CCB} = 3.3 \pm 0.3 \text{ V}$

項目	記号	注記	測定条件	最小	最大	単位
伝搬遅延時間 (bus to bus)	t_{PLH}	(注1)	図13.1, 13.3参照	—	0.45	ns
	t_{PHL}			—	2.2	
出カイナーブル時間	t_{PZL}		図13.2, 13.4参照	—	17.0	ns
出カディセーブル時間	t_{PLZ}		図13.2, 13.4参照	—	19.0	ns

注1: この項目は, 負荷とオン抵抗のRC時定数から計算した値です。

11.6. AC特性

(特に指定のない限り, $T_a = -40 \sim 125 \text{ }^\circ\text{C}$, Input: $t_r = t_f = 2.0 \text{ ns}$, $f = 10 \text{ kHz}$)

11.6.1. $V_{CCA} = 3.3 \pm 0.3 \text{ V}$, $V_{CCB} = 5.0 \pm 0.5 \text{ V}$

項目	記号	注記	測定条件	最小	最大	単位
伝搬遅延時間 (bus to bus)	t_{PLH}	(注1)	図13.1, 13.3参照	—	0.5	ns
	t_{PHL}			—	1.4	
出カイナーブル時間	t_{PZL}		図13.2, 13.4参照	—	13.0	ns
出カディセーブル時間	t_{PLZ}		図13.2, 13.4参照	—	15.0	ns

注1: この項目は、負荷とオン抵抗のRC時定数から計算した値です。

11.6.2. $V_{CCA} = 2.5 \pm 0.2 \text{ V}$, $V_{CCB} = 5.0 \pm 0.5 \text{ V}$

項目	記号	注記	測定条件	最小	最大	単位
伝搬遅延時間 (bus to bus)	t_{PLH}	(注1)	図13.1, 13.3参照	—	0.55	ns
	t_{PHL}			—	2.0	
出カイナーブル時間	t_{PZL}		図13.2, 13.4参照	—	17.0	ns
出カディセーブル時間	t_{PLZ}		図13.2, 13.4参照	—	19.0	ns

注1: この項目は、負荷とオン抵抗のRC時定数から計算した値です。

11.6.3. $V_{CCA} = 2.5 \pm 0.2 \text{ V}$, $V_{CCB} = 3.3 \pm 0.3 \text{ V}$

項目	記号	注記	測定条件	最小	最大	単位
伝搬遅延時間 (bus to bus)	t_{PLH}	(注1)	図13.1, 13.3参照	—	0.65	ns
	t_{PHL}			—	2.4	
出カイナーブル時間	t_{PZL}		図13.2, 13.4参照	—	21.0	ns
出カディセーブル時間	t_{PLZ}		図13.2, 13.4参照	—	23.0	ns

注1: この項目は、負荷とオン抵抗のRC時定数から計算した値です。

11.7. 容量特性 (特に指定のない限り, $T_a = 25 \text{ }^\circ\text{C}$)

項目	記号	測定条件	$V_{CCA} \text{ (V)}$	$V_{CCB} \text{ (V)}$	標準	単位
入力容量	C_{IN}	—	3.3	3.3	3	pF
スイッチオン容量	$C_{I/O}$	—	3.3	3.3	14	pF
スイッチオフ容量	$C_{I/O}$	—	3.3	3.3	7	pF

12. DC電気的特性測定回路図

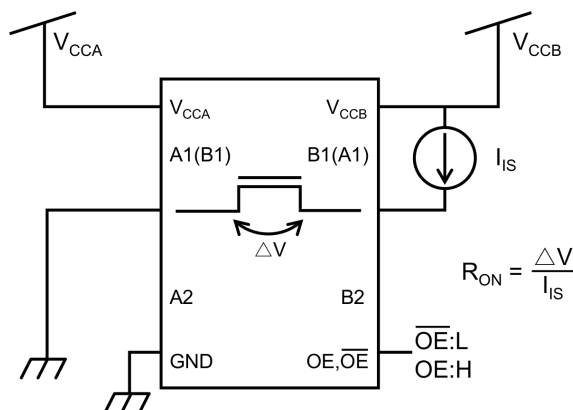


図 12.1 オン抵抗測定回路

13. AC電氣的特性測定回路図/波形図

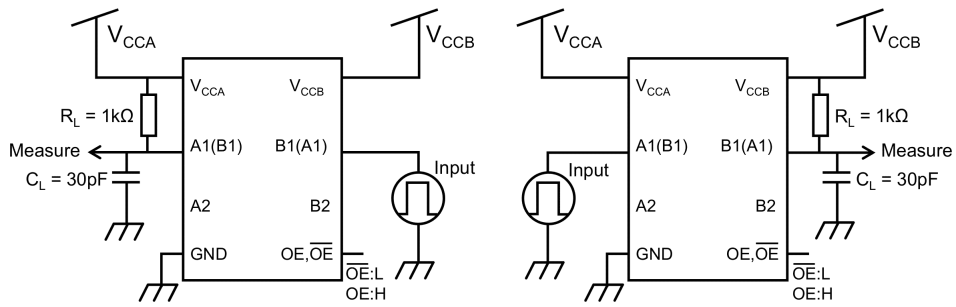


图 13.1 t_{PLH}, t_{PHL} 測定回路

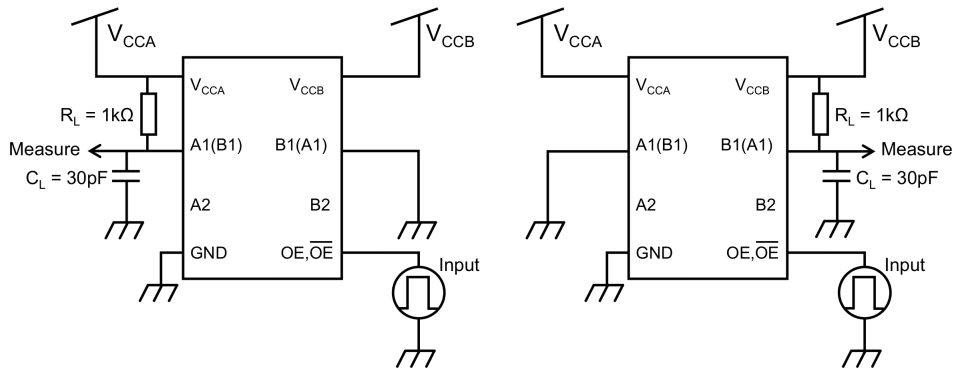


图 13.2 t_{PLZ}, t_{PZL} 測定回路

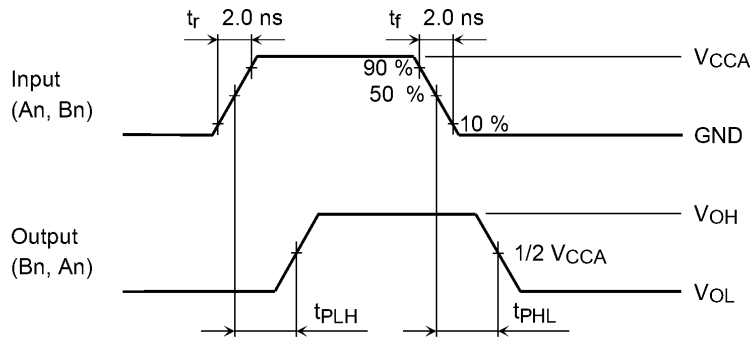


图 13.3 t_{PLH}, t_{PHL} 測定波形

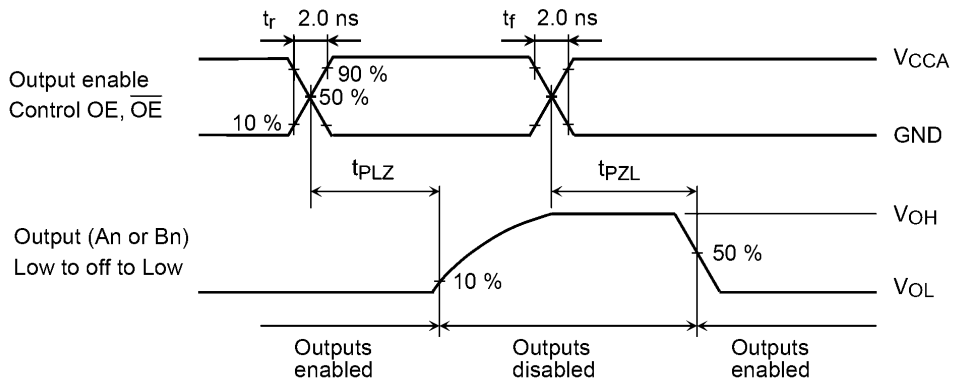


图 13.4 t_{PLZ}, t_{PZL} 測定波形

14. レベルシフト動作 (Pull-up抵抗使用時)

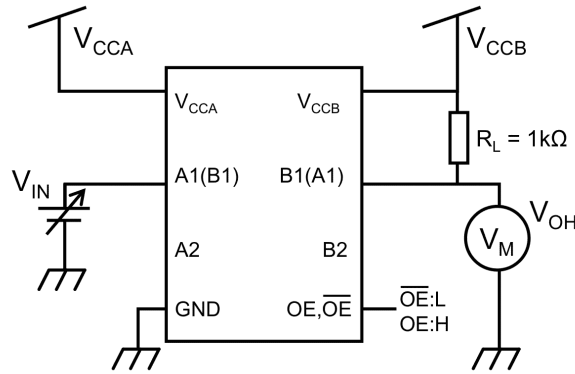


図 14.1 測定回路

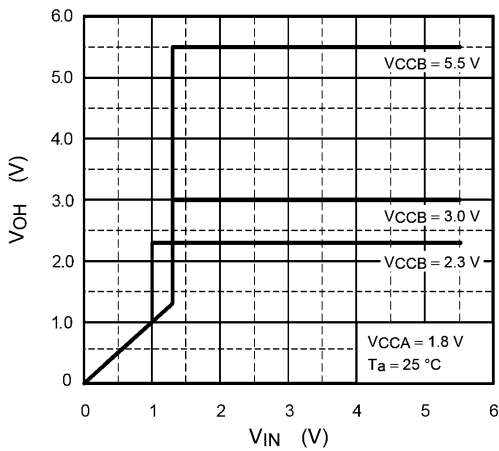


図 14.2 入出力特性(標準)
V_CCA = 1.8 V, T_a = 25 °C

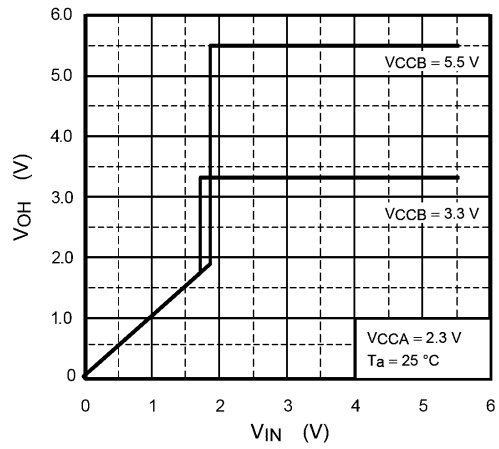


図 14.3 入出力特性(標準)
V_CCA = 2.3 V, T_a = 25 °C

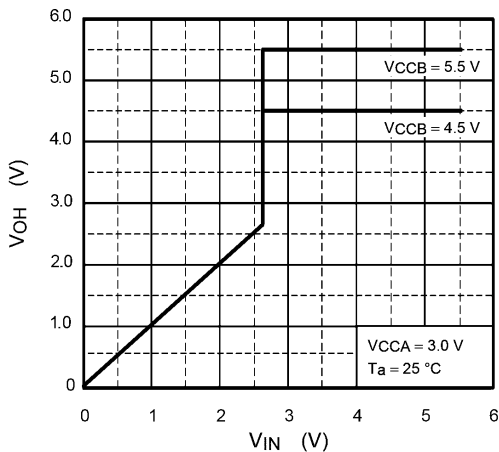


図 14.4 入出力特性(標準)
V_CCA = 3.0 V, T_a = 25 °C

注: 特性図の値は、特に指定のない限り保証値ではなく参考値です。

15. レベルシフト動作 (Pull-up抵抗未使用時)

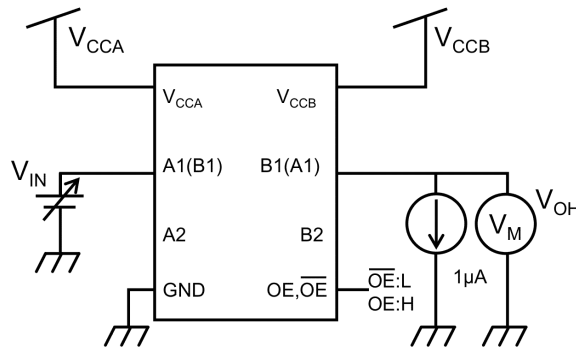


図 15.1 測定回路

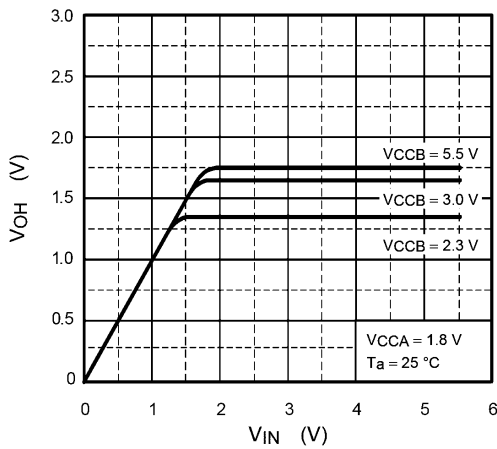


図 15.2 入出力特性(標準)
V_{CCA} = 1.8 V, T_a = 25 °C

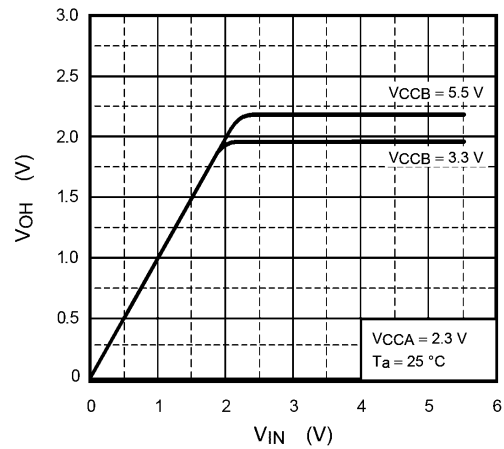


図 15.3 入出力特性(標準)
V_{CCA} = 2.3 V, T_a = 25 °C

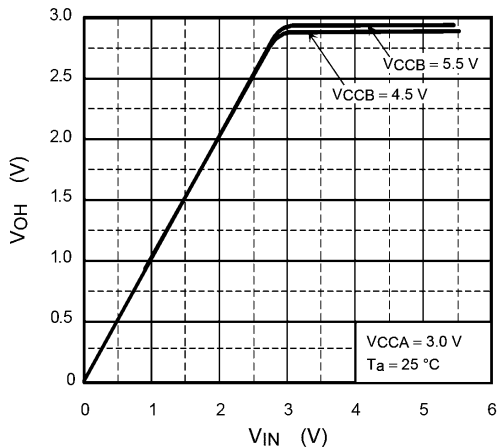
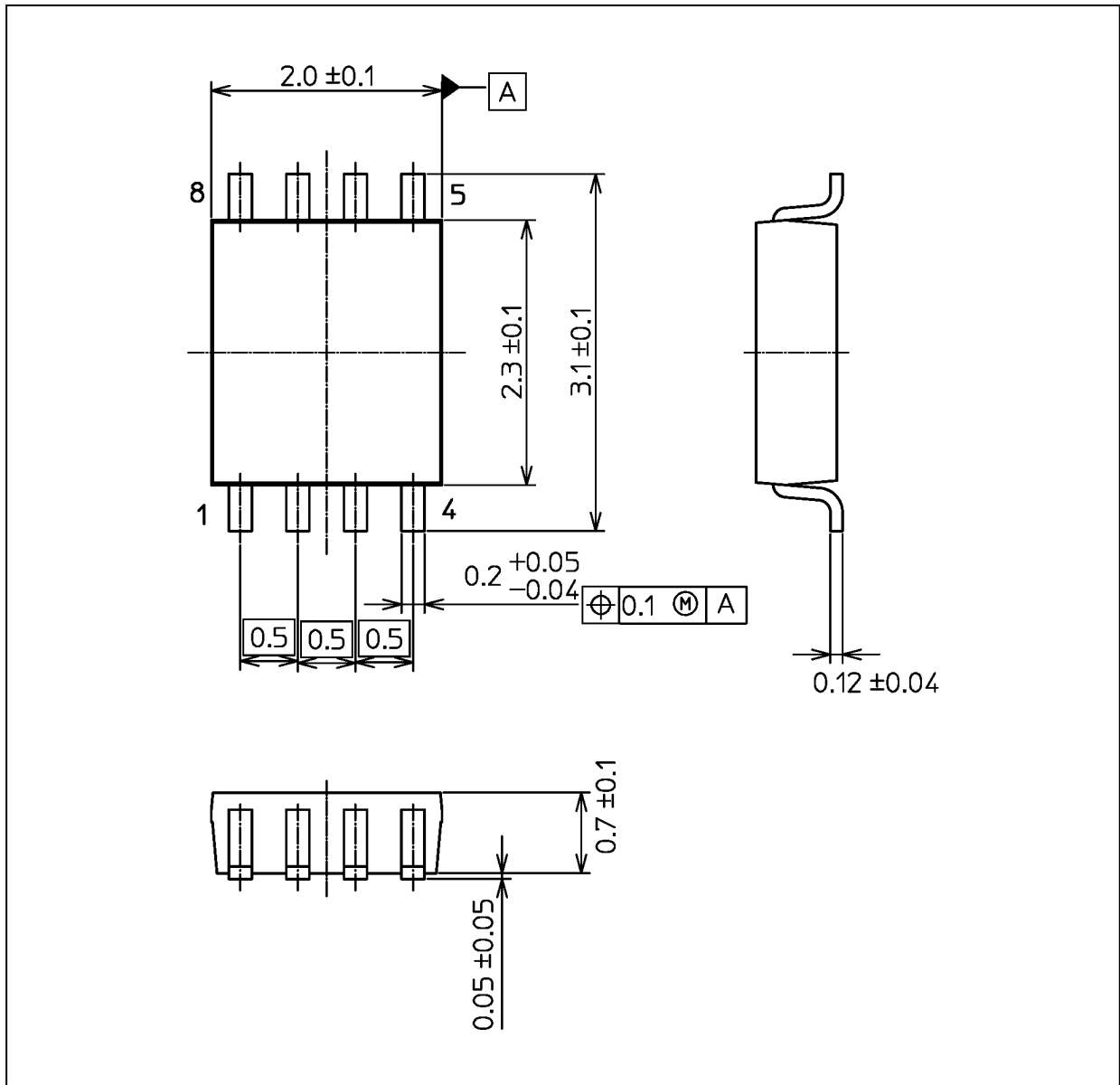


図 15.4 入出力特性(標準)
V_{CCA} = 3.0 V, T_a = 25 °C

注: 特性図の値は、特に指定のない限り保証値ではなく参考値です。

外形寸法図

Unit: mm



質量: 0.01 g (typ.)

パッケージ名称
JEDEC: SOT-765
通称名: US8

製品取り扱い上のお願い

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。

本資料に掲載されているハードウェア、ソフトウェアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報(本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど)および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（生命直結機器）、車載・輸送機器、防衛関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品のRoHS適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。