

**TOLL パッケージ DTMOS 搭載
500 W サーバー用電源**

リファレンスガイド

RD169-RGUIDE-01

東芝デバイス&ストレージ株式会社

目次

1. はじめに	3
2. 仕様	3
2.1. 電源仕様	3
2.2. 電源外観	4
2.3. ブロック図	5
2.4. 部品配置	6
2.5. PCB パターン	8
3. 動作手順	10
3.1. 外部機器との接続方法	10
3.2. 起動手順と停止手順	11
3.3. 評価上の注意事項 (感電/高温火傷など)	11
4. 電源特性	13
4.1. 効率	13

1. はじめに

本リファレンスガイドは TOLL パッケージ DTMOS 搭載 500 W サーバー用電源 (以下、本電源) の仕様、使用方法、各種特性を記載したドキュメントです。本電源は出力 DC 12 V で 500 W の電力を供給できます。AC 電源 (90 V~264 V) を入力し、CCM PFC 回路、絶縁型のハーフブリッジ LLC 回路を経由し DC 12 V を出力します。出力部の ORing 回路で N+1 冗長運転などが可能です。小型面実装タイプの TOLL パッケージを採用した MOSFET を PFC 回路部に使用することで、自立型パッケージの TO-220SIS の MOSFET を使用した既存 [500W サーバー用電源](#) と比べ基板面積を 20 % 縮小出来、市場要求の高い電力密度向上を実現しました。1U サーバー電源を始め、高電力密度が求められる様々な用途に応用出来ます。スイッチング素子に高速スイッチングが可能な当社製パワー-MOSFET を使用し、高効率を実現しています。

2. 仕様

2.1. 電源仕様

表 2.1 に本電源の入出力特性を示します。

表 2.1 TOLL パッケージ DTMOS 搭載 500W サーバー用電源仕様

パラメーター	条件	最小	標準	最大	単位
入力特性					
AC 入力電圧 (rms)		90		264	V
AC 入力周波数		47		63	Hz
CCM PFC 回路出力特性 (内部特性)					
出力電圧			390		V
スイッチング周波数			78.3		kHz
出力特性 (LLC 回路)					
出力電圧		11.4	12.0	12.6	V
出力電流				41.7	A
出力電力				500	W
出力リップル電圧	Ta = 25 °C			120	mV

2.2. 電源外観

図 2.1、図 2.2 に本電源の外観を示します。

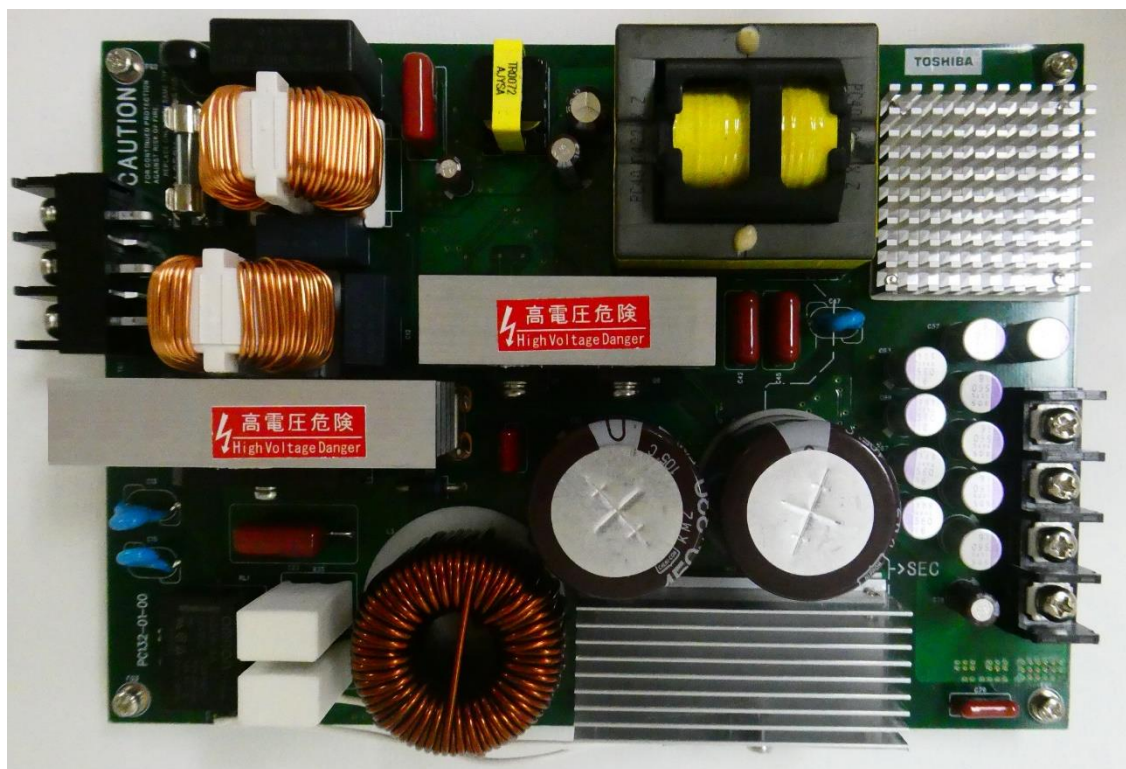


図 2.1 TOLL パッケージ DT MOS 搭載 500 W サーバ用電源外観(表面)

外形寸法 192 mm x 135 mm x 40 mm

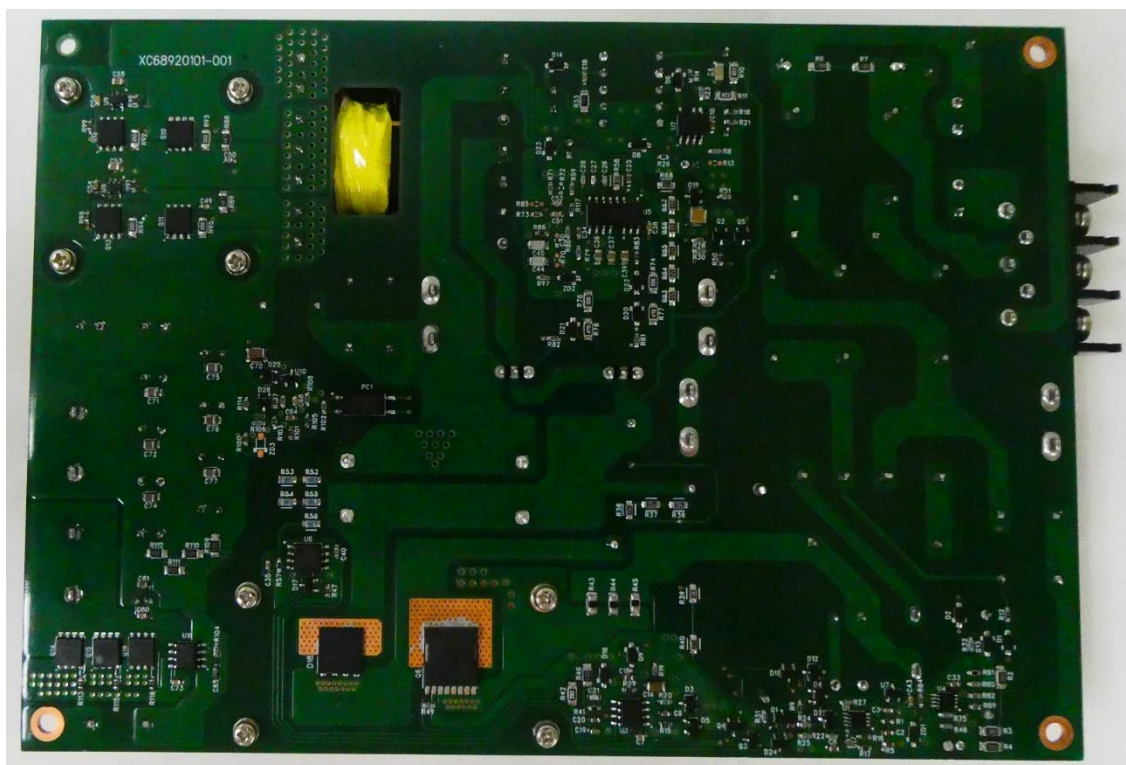


図 2.2 TOLL パッケージ DT MOS 搭載 500 W サーバ用電源外観(裏面)

外形寸法 192 mm x 135 mm x 40 mm

2.3. ブロック図

図 2.3 に機能動作を理解するためのブロック図を示します。

実際の回路図は RD169-SCHEMATIC-01、部品表は RD169-BOM-01 を参照ください。

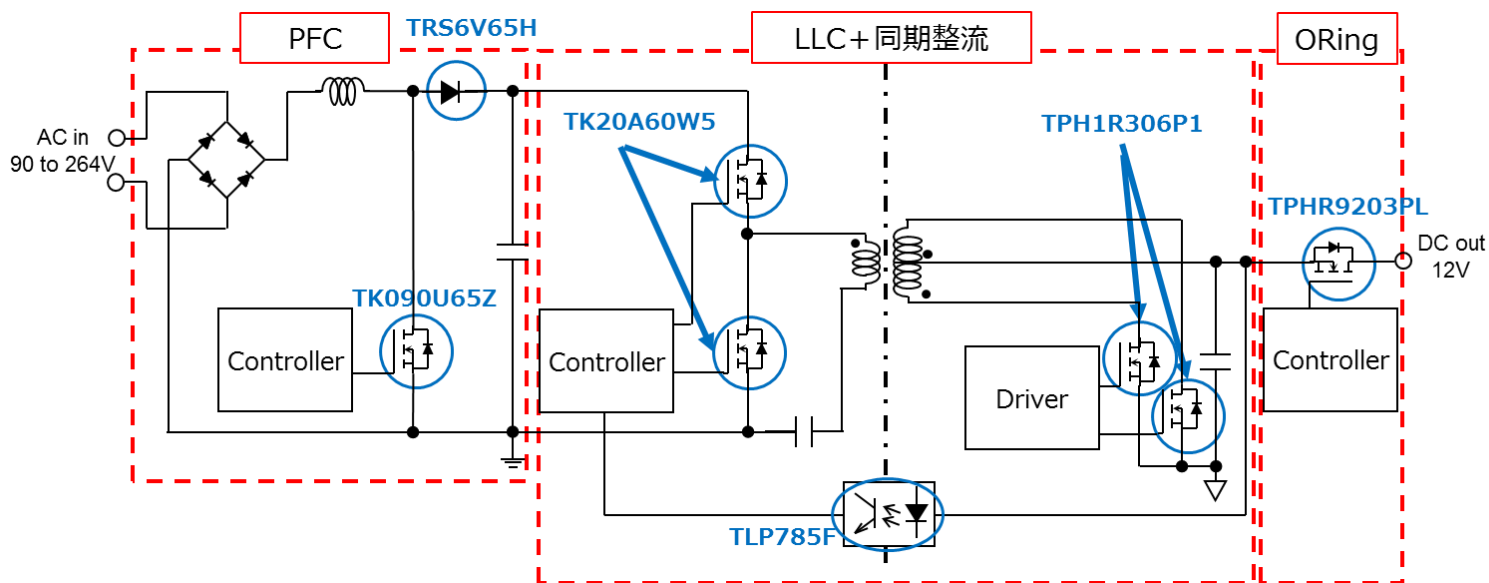


図 2.3 ブロック図

2.4. 部品配置

本電源の PCB 上の部品配置 (表面) を図 2.4 に示します。

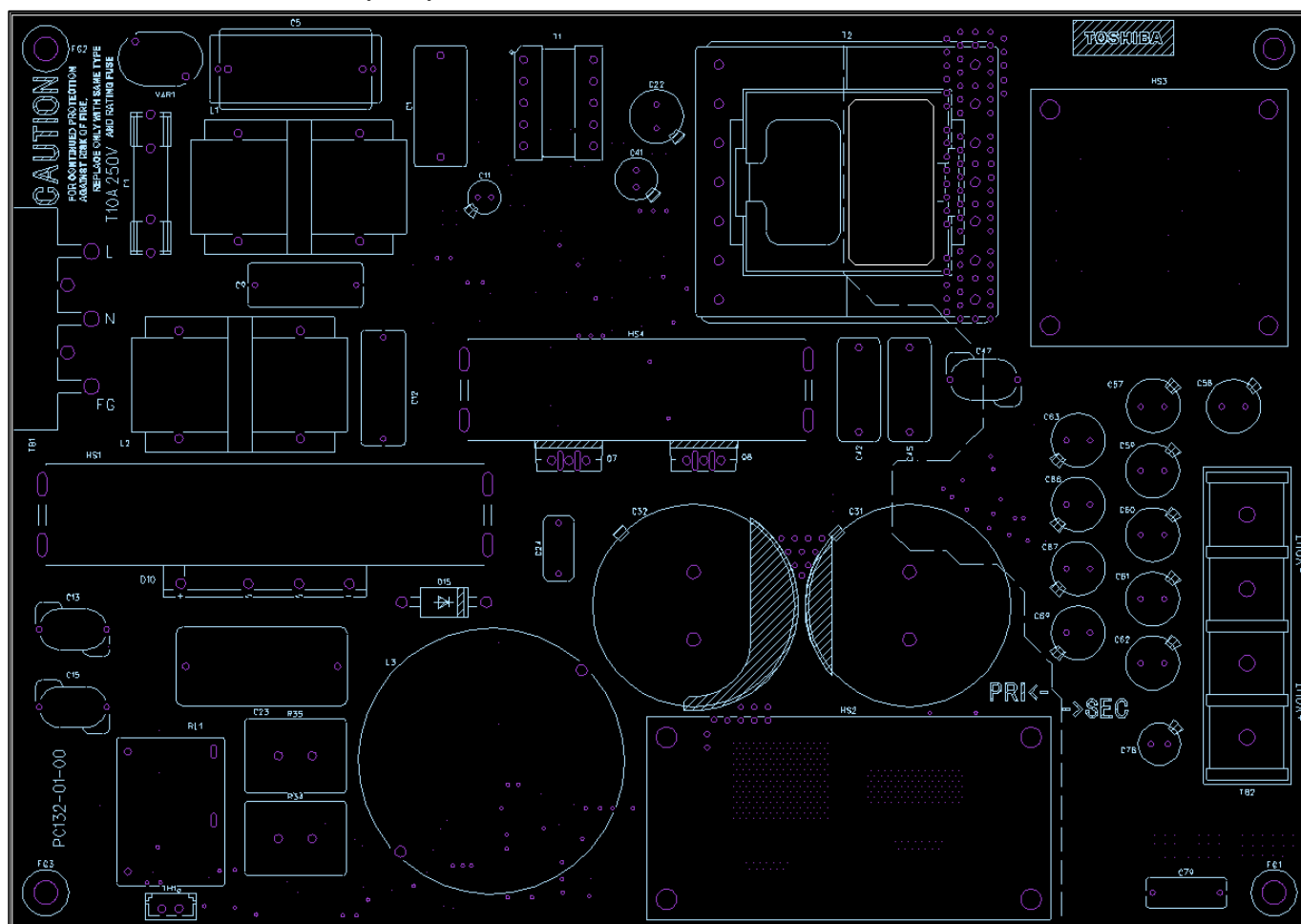


図 2.4 PCB 部品配置 (表面)

本電源の PCB 上の部品配置 (裏面) を図 2.5 に示します。

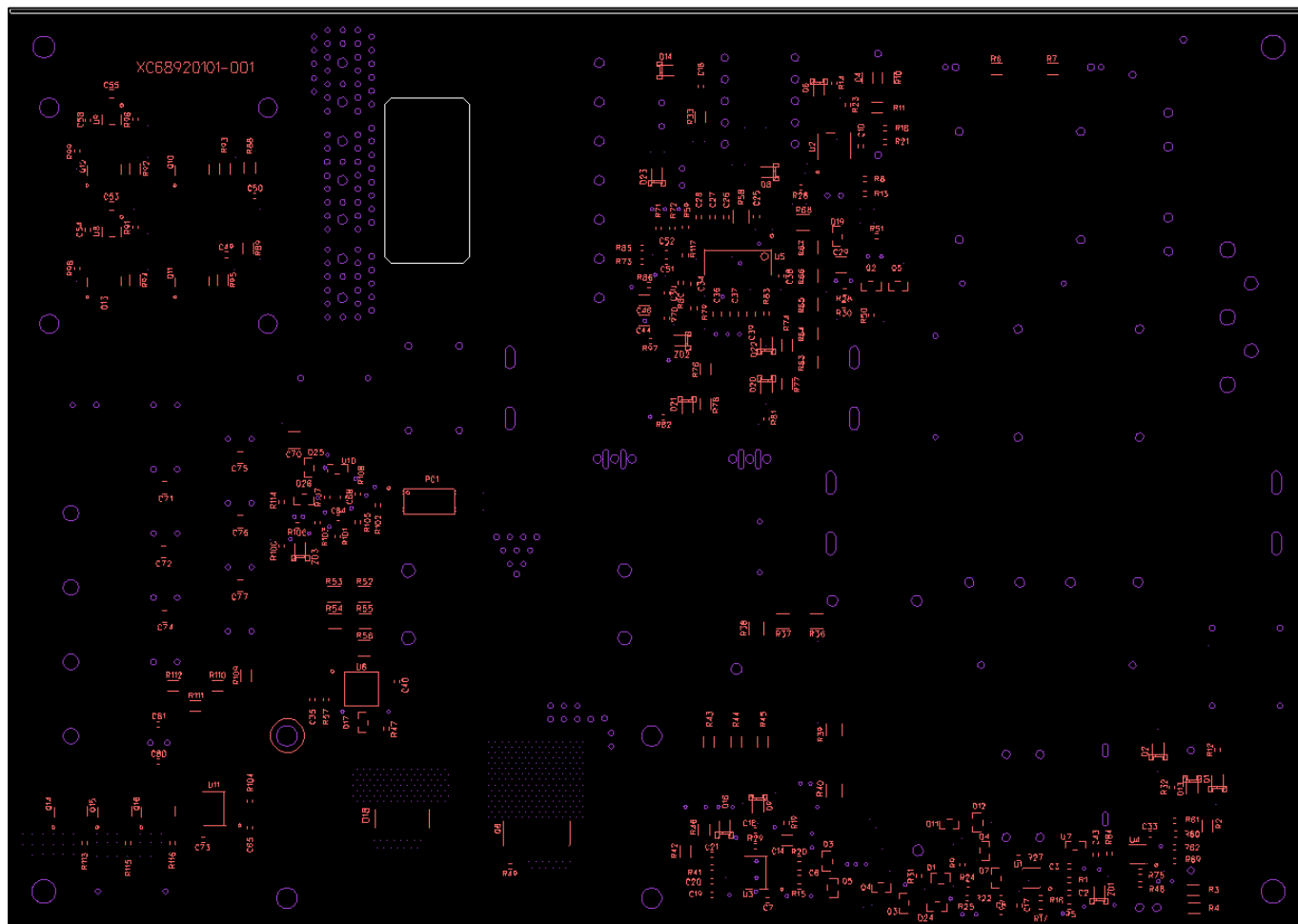


図 2.5 PCB 部品配置 (裏面)

2.5. PCB パターン

図 2.6 に PCB の Layer1 を示します。

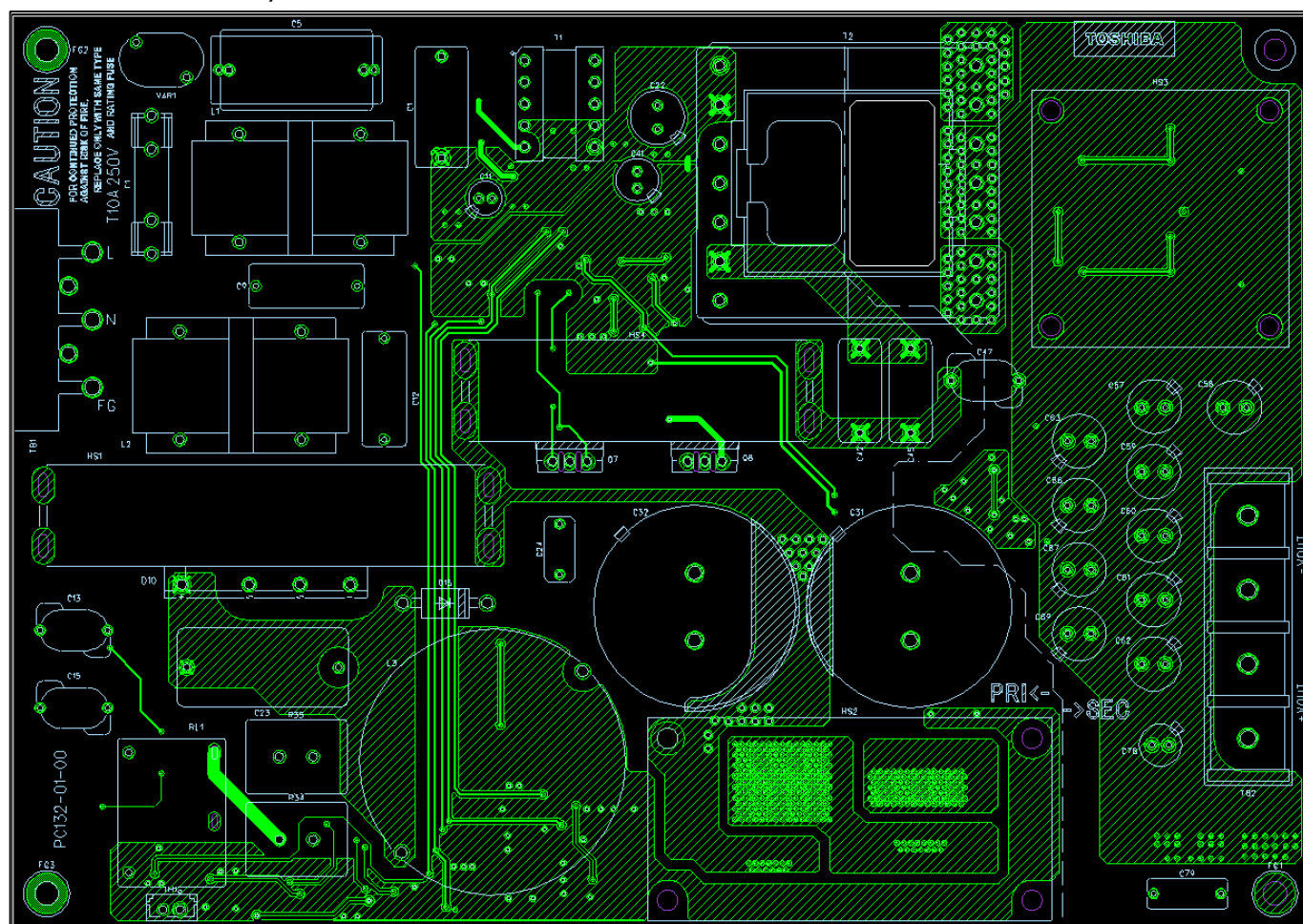


図 2.6 Layer1

図 2.7 に PCB の Layer2 を示します。

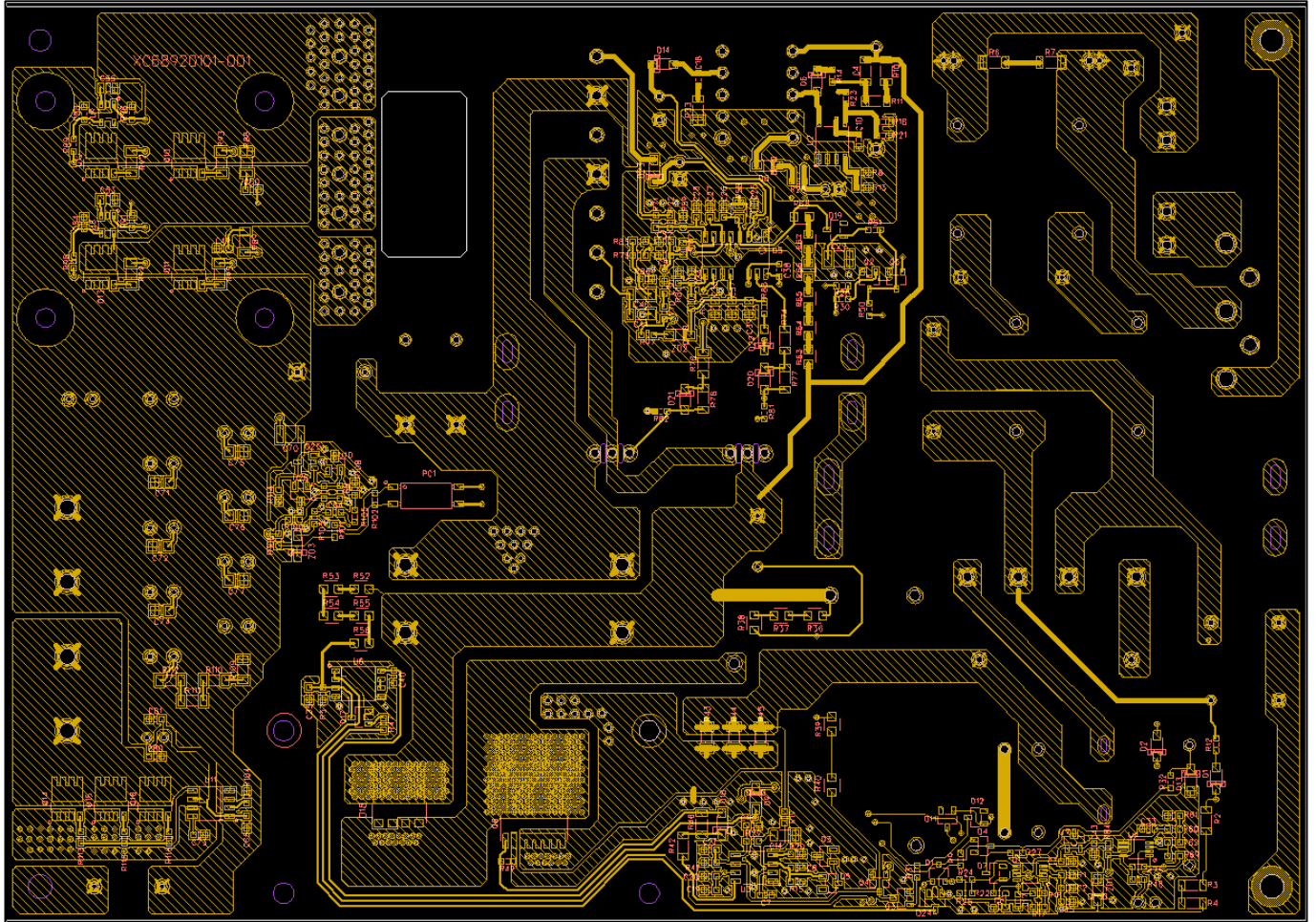


図 2.7 Layer2

3. 動作手順

本電源の動作手順を説明します。

3.1. 外部機器との接続方法

図 3.1 に外部接続端子を示します。赤色で囲んだ部分が入力端子です。Input (Live) 端子と Input (Neutral) 端子に交流安定化電源を接続してください。接続する電源・ケーブル・リード線・コネクタ類は 2.1 電源仕様を満たした物を使用してください。青色で囲んだ部分が出力端子です。Output (VOUT+) 端子と Output (VOUT-) 端子に負荷装置を接続してください。接続する負荷装置・ケーブル・コネクタ類は 2.1 電源仕様を満たした物を使用してください。

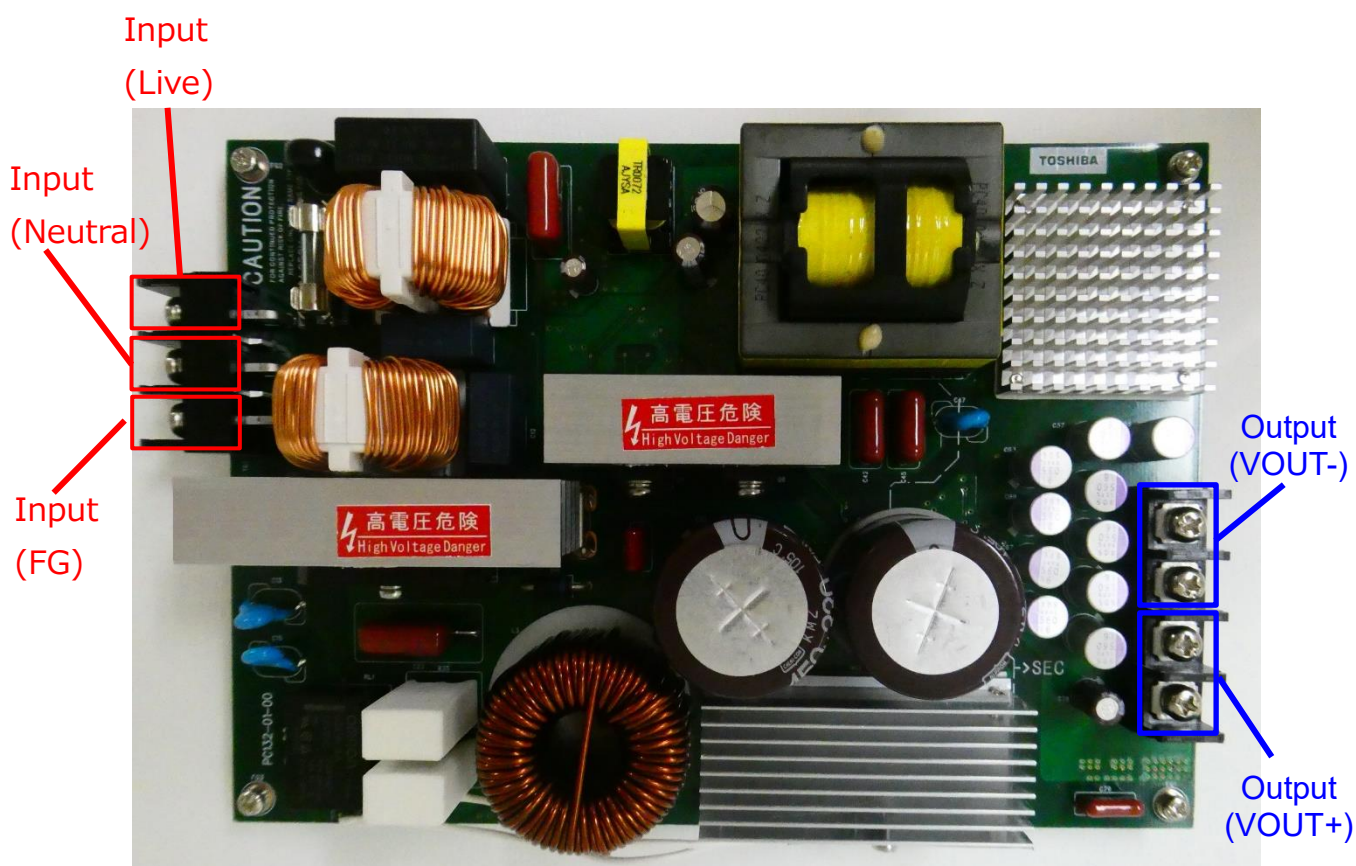


図 3.1 外部接続端子

3.2. 起動手順と停止手順

本電源の起動前に以下の端子電圧が全て 0 V であることを確認します。

Input (Live) 端子、Input (Neutral) 端子、Input (FG) 端子、Output (VOUT+) 端子、Output (VOUT-) 端子

[起動手順]

交流安定化電源を投入する

[停止手順]

交流安定化電源を遮断する

3.3. 評価上の注意事項 (感電/高温火傷など)

交流安定化電源接続時の感電にご注意ください。図 3.2 に本電源の 1 次側領域と 2 次側領域を示します。通電中は、1 次側領域に触れないでください。波形観測時には十分ご注意ください。本電源の停止後も、各種コンデンサーの残留電荷で感電の恐れがあります。各部の電圧が十分に低下したことを確認してから、基板に触れてください。

また、負荷電流に応じて本電源の半導体やトランスなどが発熱します。図 3.3、図 3.4 に発熱量の大きな部品領域を赤色破線枠で示します。本電源の起動中は火傷の恐れがありますので、これらの領域に触れないでください。

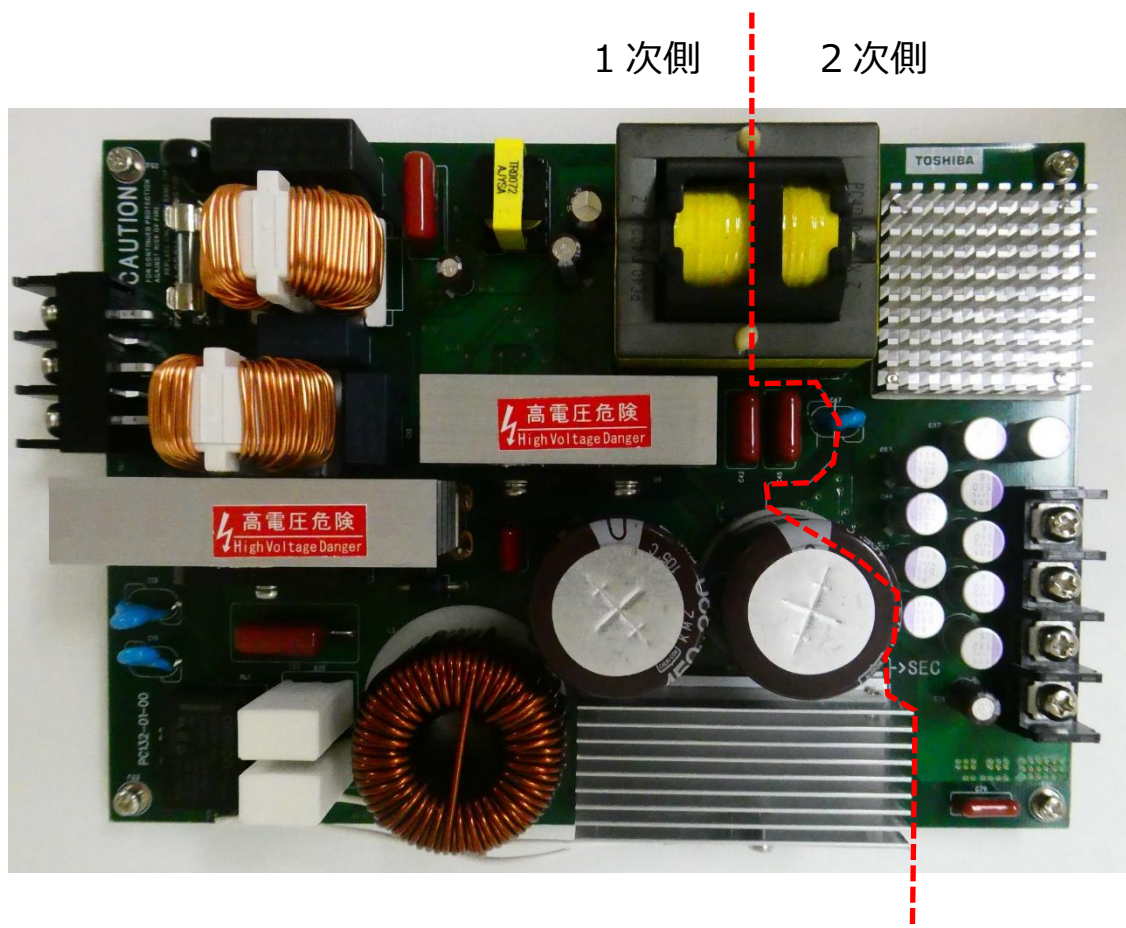


図 3.2 1 次側領域と 2 次側領域

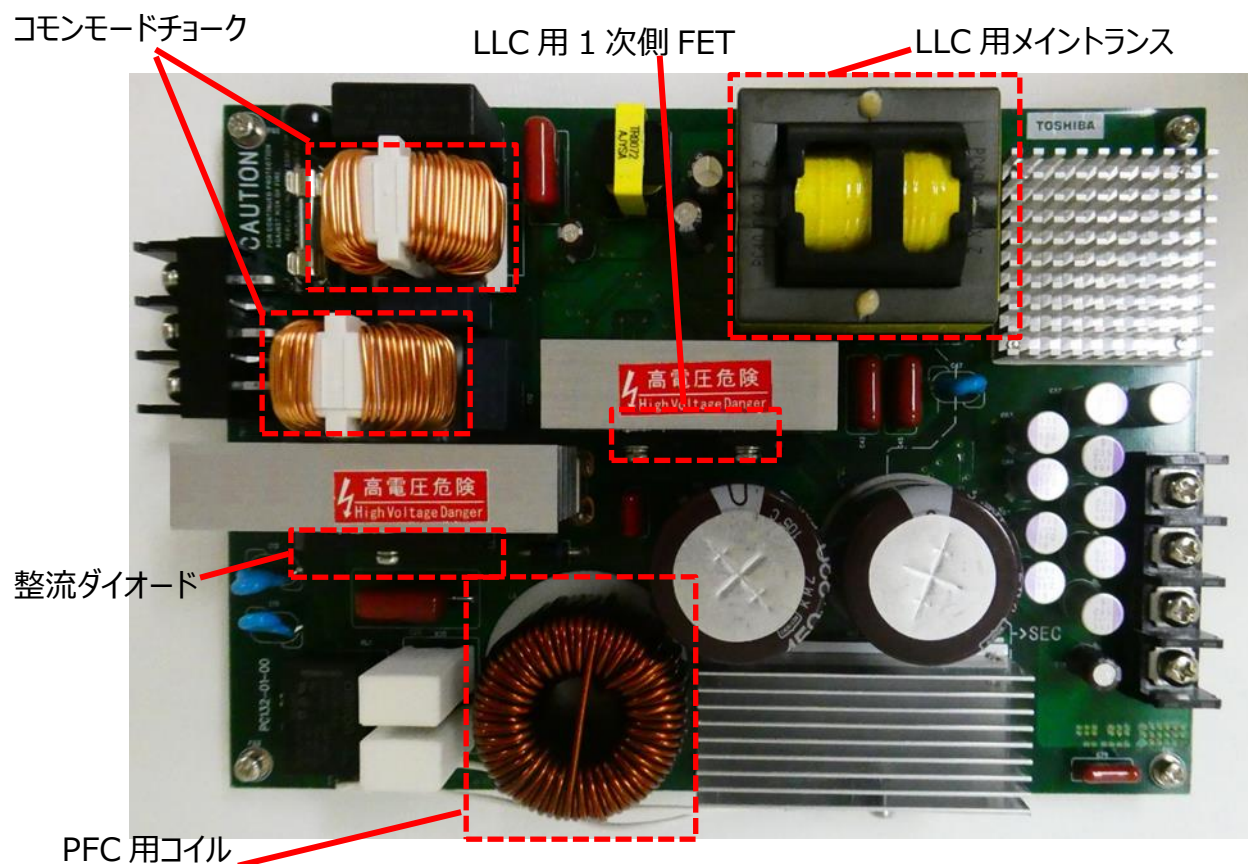


図 3.3 表面 発熱量の大きな部品領域

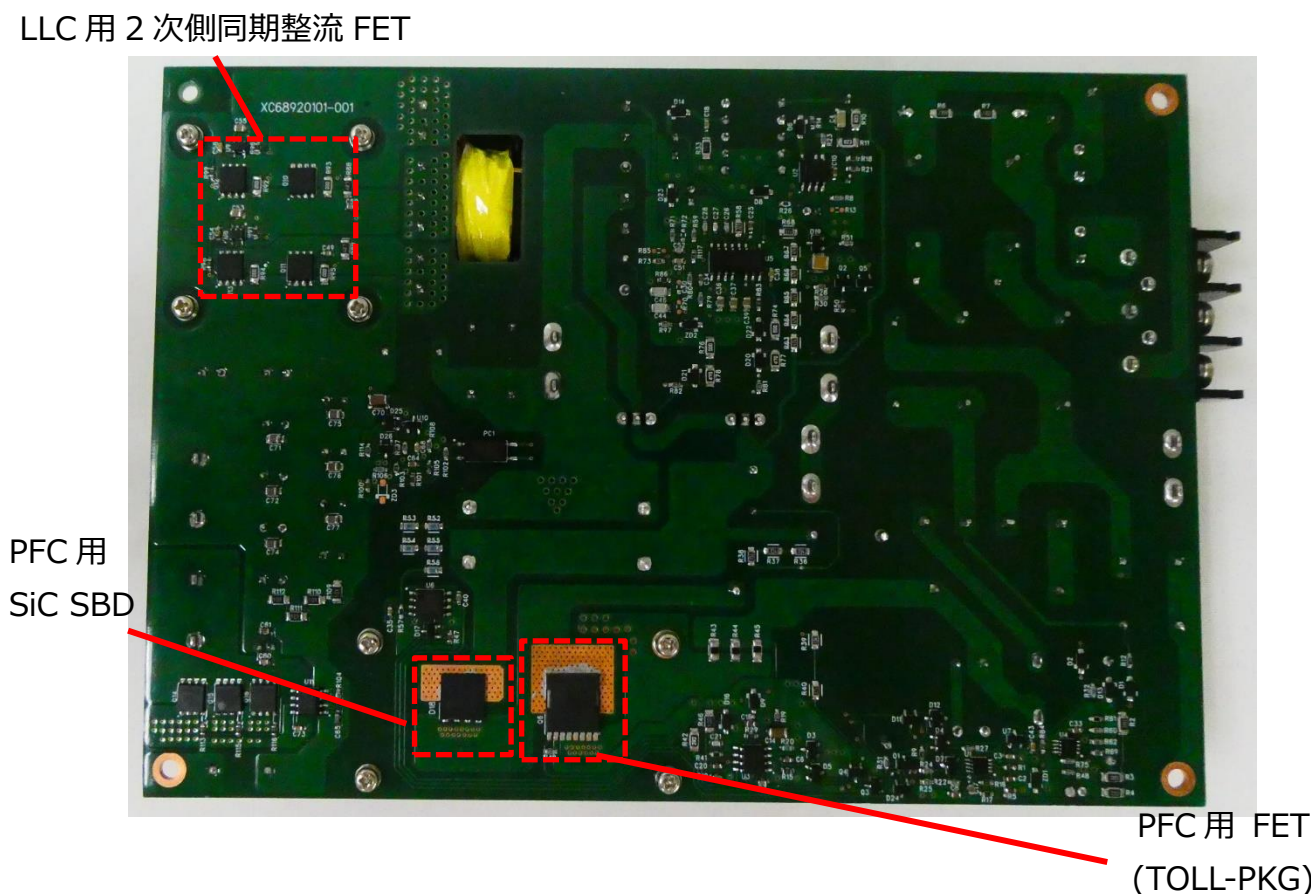


図 3.4 裏面 発熱量の大きな部品領域

4. 電源特性

本電源の電源効率測定結果を説明します。

4.1. 効率

図 4.1 に本電源の電源効率測定結果を示します。交流安定化電源の出力電圧を 115 V、または 230 V に設定し測定しています。負荷電力 100 % 時の効率は、115 V 入力時：91.4 %、230V 入力時：93.2 %と高効率を実現しています。本電源は出力部に ORing 回路を備えています。ORing 回路の削除時は本電源の電源効率が向上すると考えられます。

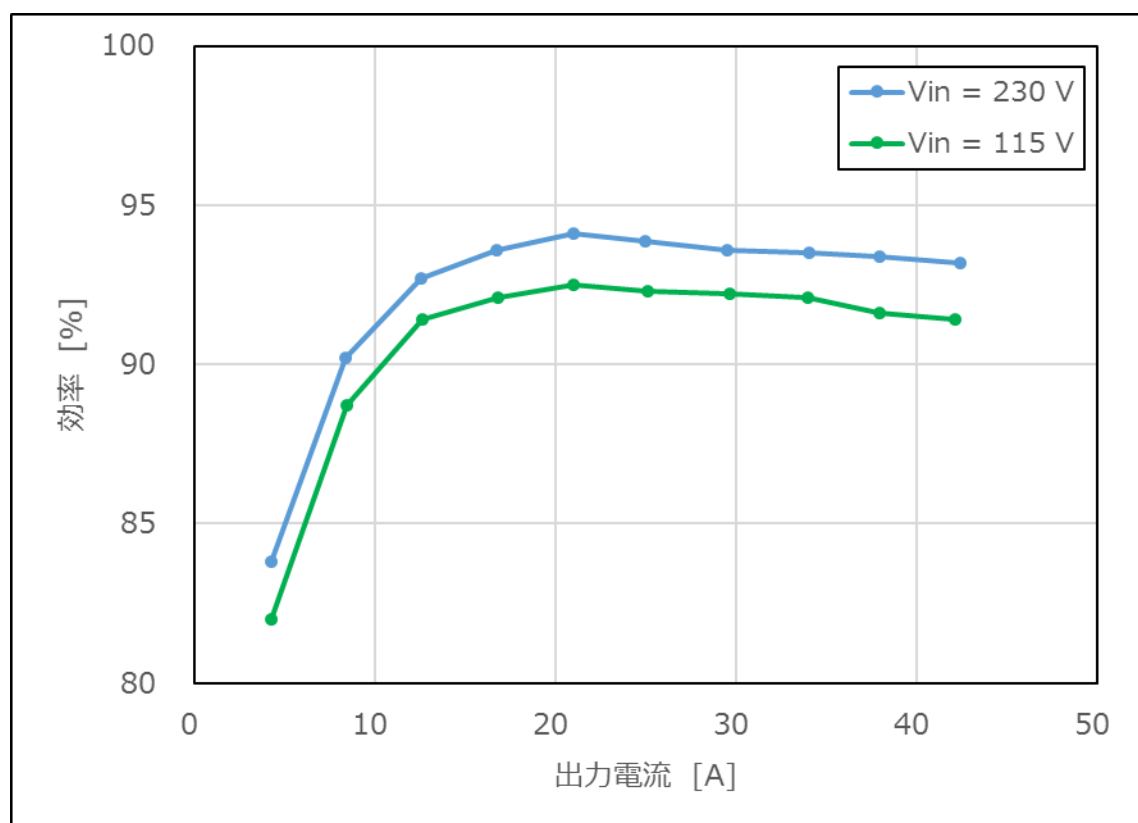


図 4.1 効率測定結果 (Vin = 115 V, Vin = 230 V)

参考として、図 4.2 から図 4.5 に本電源の電源効率測定結果と 80 PLUS の規格値を示します。図中の 80 PLUS 規格値は 2021 年 8 月時点のものです。規格値は更新される場合があるため、都度ご確認ください。

なお、本電源は 80 PLUS を認証取得していません。最終製品となる機器を用いて電源効率を測定し、認証取得が必要です。

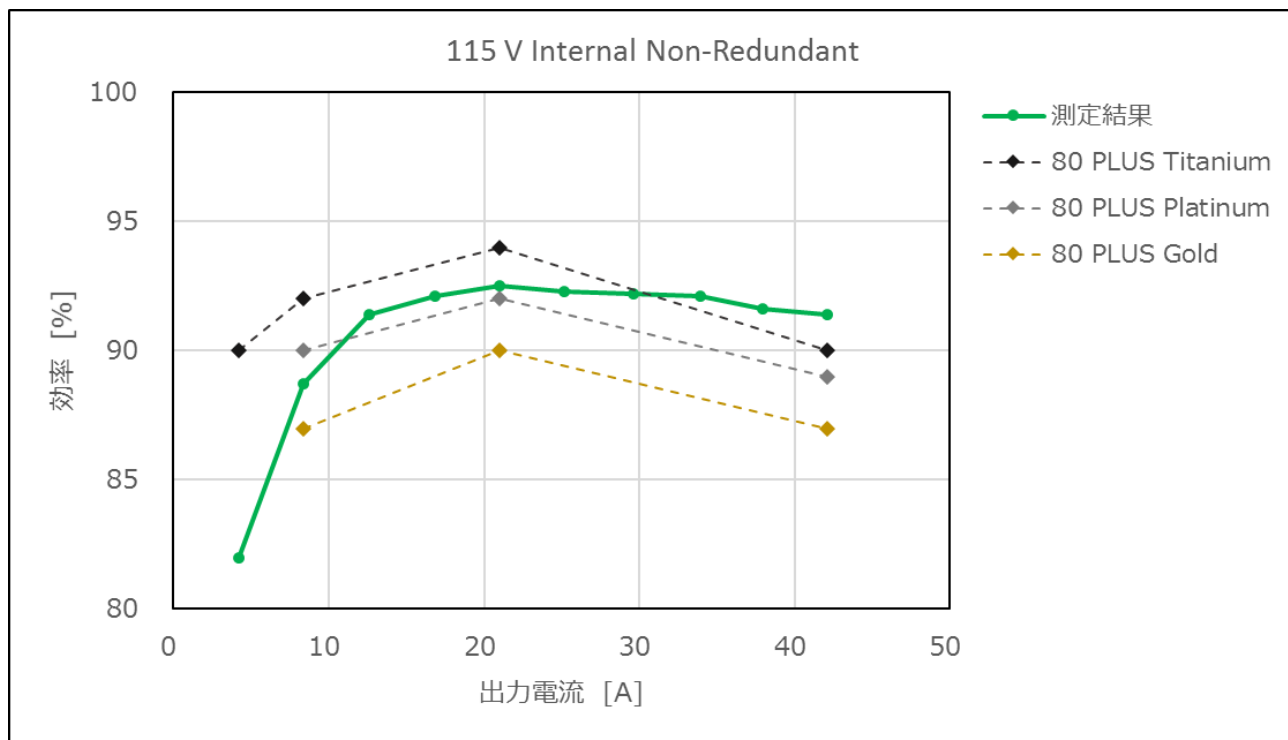


図 4.2 効率測定結果 (80 PLUS : 115 V Internal Non-Redundant)

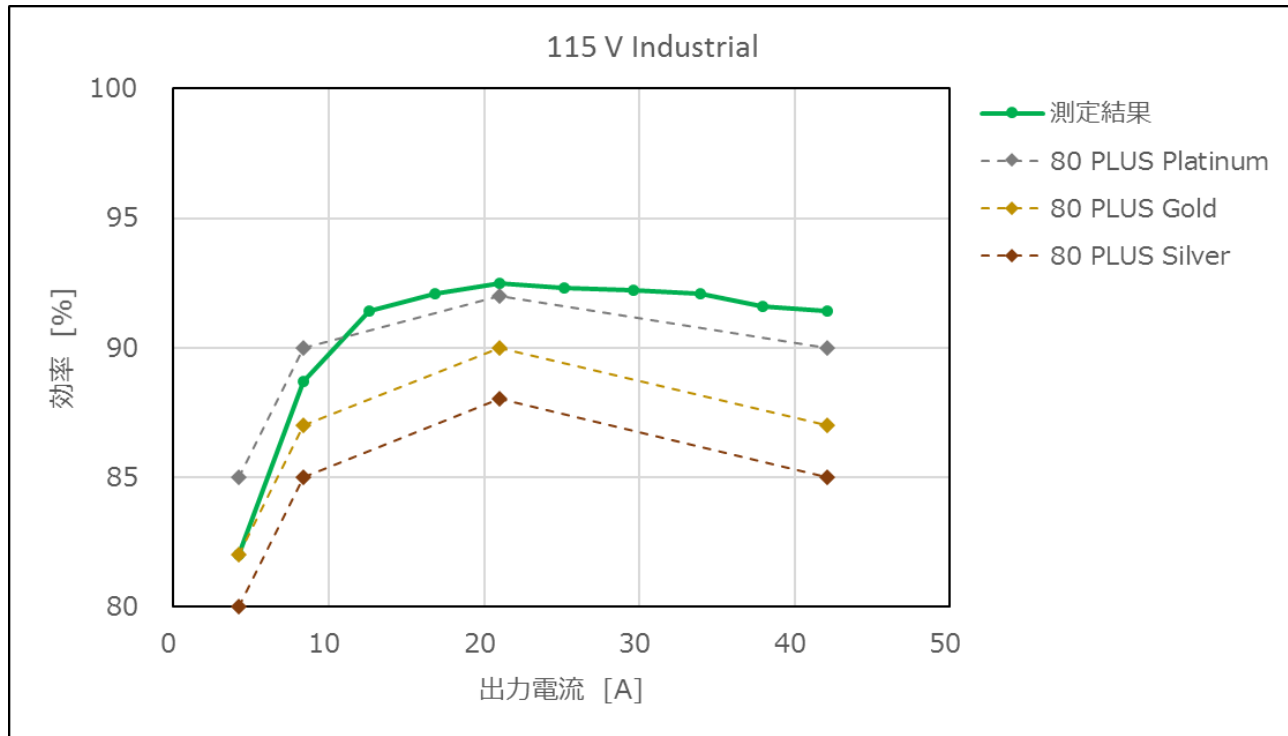


図 4.3 効率測定結果 (80 PLUS : 115 V Industrial)

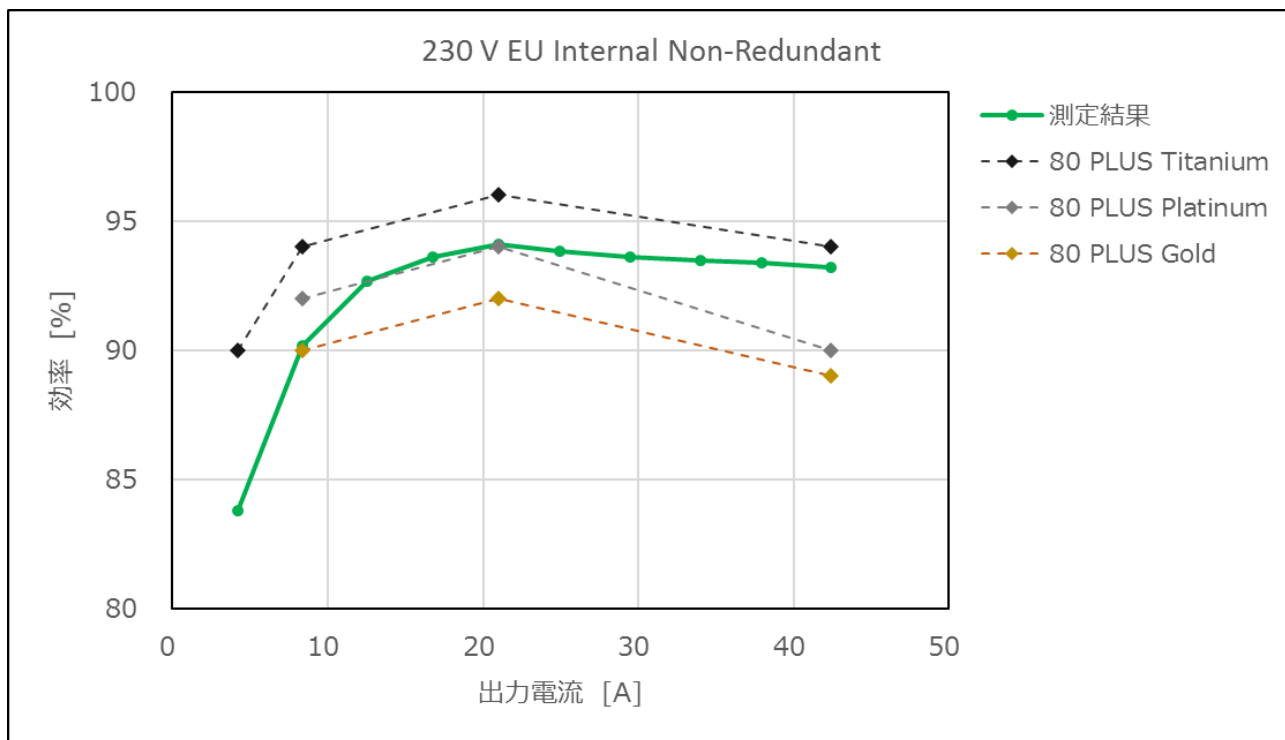


図 4.4 効率測定結果 (80 PLUS : 230 V EU Internal Non-Redundant)

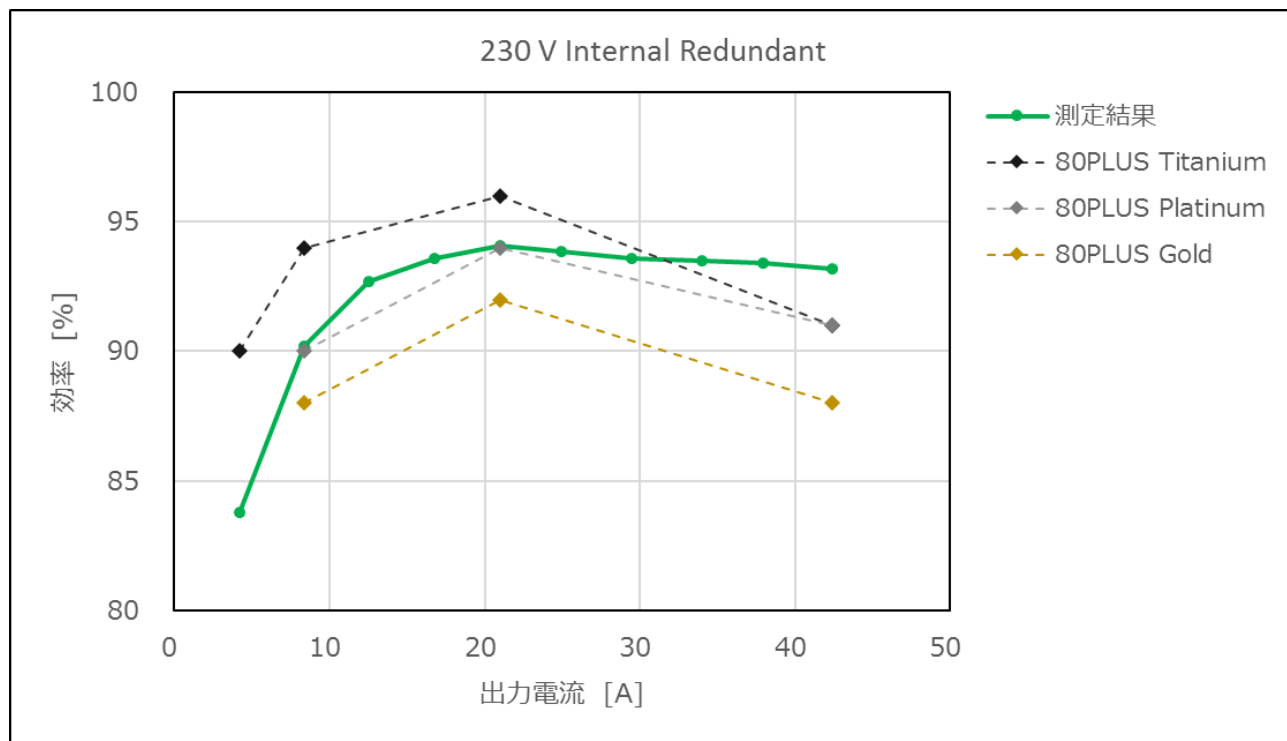


図 4.5 効率測定結果 (80 PLUS : 230 V Internal Redundant)

ご利用規約

本規約は、お客様と東芝デバイス&ストレージ株式会社（以下「当社」といいます）との間で、当社半導体製品を搭載した機器を設計する際に参考となるドキュメント及びデータ（以下「本リファレンスデザイン」といいます）の使用に関する条件を定めるものです。お客様は本規約を遵守しなければなりません。本リファレンスデザインをダウンロードすることをもって、お客様は本規約に同意したものとみなされます。なお、本規約は変更される場合があります。当社は、理由の如何を問わずいつでも本規約を解除することができます。本規約が解除された場合は、お客様は、本リファレンスデザインを破棄しなければなりません。またお客様が本規約に違反した場合は、お客様は、本リファレンスデザインを破棄し、その破棄したことを証する書面を当社に提出しなければなりません。

第1条 禁止事項

お客様の禁止事項は、以下の通りです。

1. 本リファレンスデザインは、機器設計の参考データとして使用されることを意図しています。信頼性検証など、それ以外の目的には使用しないでください。
2. 本リファレンスデザインを販売、譲渡、貸与等しないでください。
3. 本リファレンスデザインは、高温・多湿・強電磁界などの対環境評価には使用できません。
4. 本リファレンスデザインを、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用しないでください。

第2条 保証制限等

1. 本リファレンスデザインは、技術の進歩などにより予告なしに変更されることがあります。
2. 本リファレンスデザインは参考用のデータです。当社は、データおよび情報の正確性、完全性に関して一切の保証をいたしません。
3. 半導体素子は誤作動したり故障したりすることがあります。本リファレンスデザインを参考に機器設計を行う場合は、誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。また、使用されている半導体素子に関する最新の情報（半導体信頼性ハンドブック、仕様書、データシート、アプリケーションノートなど）をご確認の上、これに従ってください。
4. 本リファレンスデザインを参考に機器設計を行う場合は、システム全体で十分に評価し、お客様の責任において適用可否を判断して下さい。当社は、適用可否に対する責任を負いません。
5. 本リファレンスデザインは、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
6. 当社は、本リファレンスデザインに関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をせず、また当社は、本リファレンスデザインに関する一切の損害（間接損害、結果的損害、特別損害、付随的損害、逸失利益、機会損失、休業損、データ喪失等を含むがこれに限らない。）につき一切の責任を負いません。

第3条 輸出管理

お客様は本リファレンスデザインを、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用してはなりません。また、お客様は「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守しなければなりません。

第4条 準拠法

本規約の準拠法は日本法とします。