CMOSデジタル集積回路　シリコン モノリシック

74VHC9164FT

1. 機能

・ 8-Bit Shift Register (P-IN, S-OUT/S-IN, P-OUT)

2. 概要

74VHC9164FTは, シリコンゲートCMOS技術を用いた超高速CMOS 8ビットシフトレジスタです。CMOSの特長である低い消費電力で, 高速ショットキTTLに匹敵する高速動作を実現できます。

本ICは, 8ビットのパラレル入出力, シリアル入力, およびシリアル出力を持ち, データの並列-直列変換を行います。

P/S CONT = "L" の場合, Q/D1 ~ Q/D8の8端子はパラレル出力となり, SI入力のデータがCKの立ち上がりで各レジスタに蓄えられるとともにQ/D1 ~ Q/D8端子へ出力されます。また, $\overline{\text{CLR/LOAD}}$入力を"L"にすることで, CK入力に非同期に各レジスタはリセットします。

P/S CONT = "H"の場合, Q/D1 ~ Q/D8の8端子はパラレル入力となり, $\overline{\text{CLR/LOAD}}$ = "L"でCK入力に非同期にQ/D1 ~ Q/D8入力のデータが各レジスタに蓄えられます。

全ての入力はヒステリシスを持っているため, ゆるやかなスロープを持つ信号波形への応用, またノイズに強い特長があります。

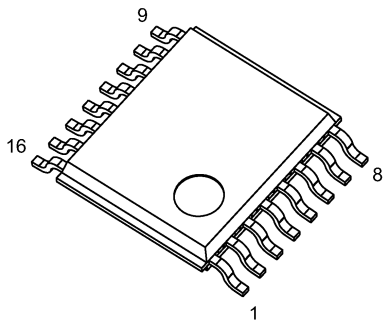
また, 全ての入力端子には, プラス側 (入力からV_{CC}に向かって順方向になる) のダイオードが入らない, 新開発の入力保護回路を採用しました。これにより, 電源電圧が加わらない状態で入力に5.5 Vの電圧が与えられるケースも許容されます。この入力パワーダウンプロテクション方式により, 2電源間インタフェース, 5 Vから3 V系へのレベル変換, バッテリバックアップ回路などへの幅広い応用が可能となります。

3. 特長

(1) AEC-Q100 (Rev. H) (注1)
(2) 動作温度が広い: T_{opr} = -40 ~ 125 °C
(3) 高速動作: f_{MAX} = 149 MHz (標準) (V_{CC} = 5.0 V)
(4) 低消費電流: I_{CC} = 4.0 μA (最大) (T_a = 25 °C)
(5) 全入力とも, パワーダウンテクション機能あり
(6) バランスのとれた遅延時間: $t_{PLH} \approx t_{PHL}$
(7) 広い動作電圧範囲: $V_{CC(opr)}$ = 2.0 V ~ 5.5 V

注1: AEC-Q100の信頼性レベルを満足した製品です。詳細については弊社営業にお問合せください。

4. 外観図

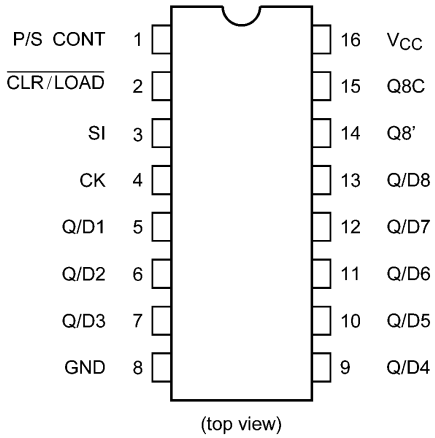


TSSOP16B

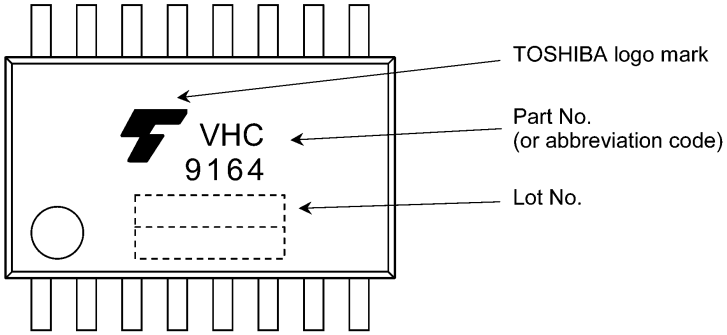
製品量産開始時期
2014-06

©2026 Toshiba Electronic Devices & Storage Corporation

5. 端子配置図



6. 現品表示



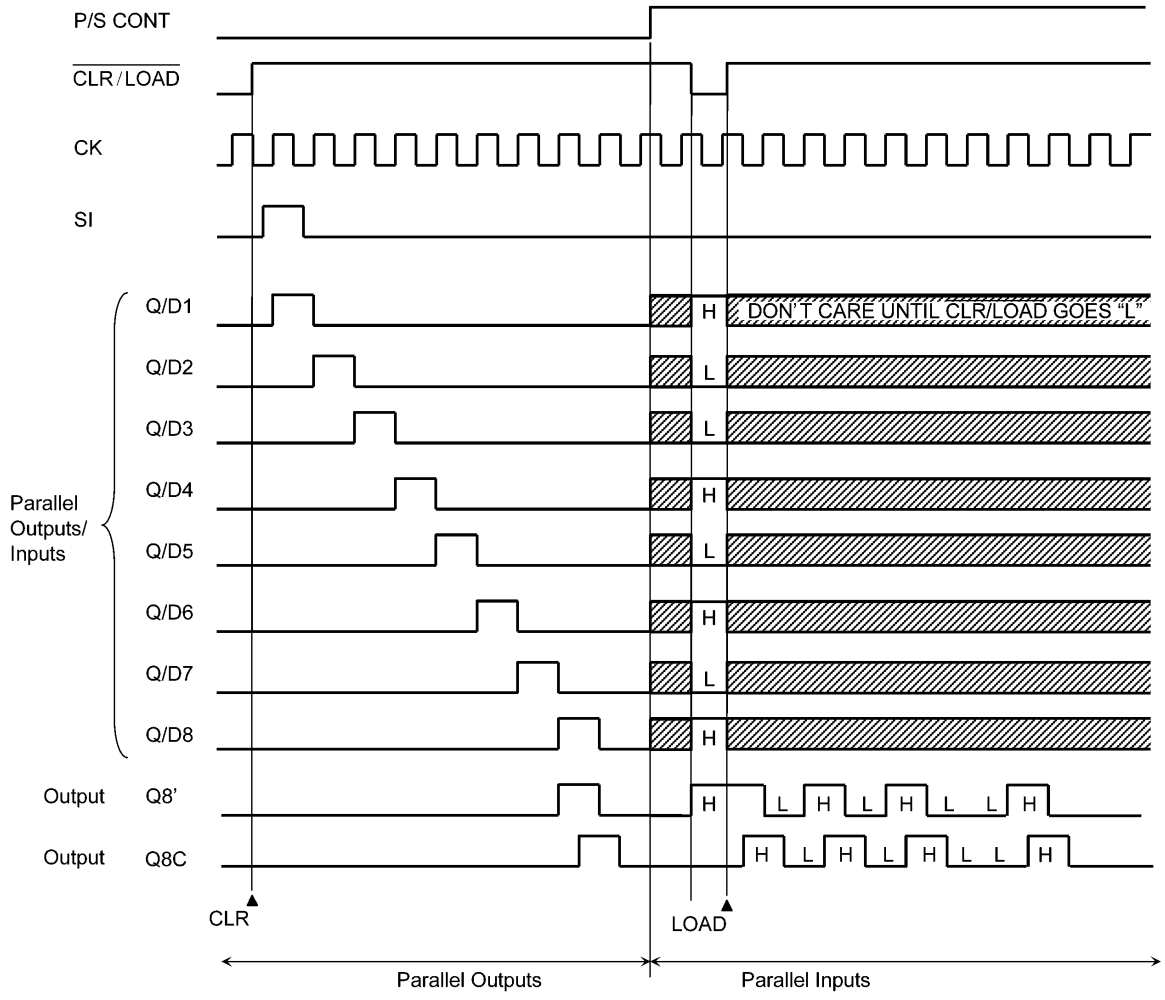
7. 真理値表

Inputs				Parallel Outputs/Inputs	Function
P/S CONT	$\overline{\text{CLR/LOAD}}$	SI	CK	Q/D1·····Q/D8	
L	X	X	X	出力状態 Parallel Outputs	Q/D1～Q/D8 は出力状態となる。(Parallel outputs)
L	L	X	X		シフトレジスタはクリアされる。
L	H	L	↑		シフトレジスタの初段の状態は “L”，他はおのおの前段のデータをストアする。
L	H	H	↑		シフトレジスタの初段の状態は “H”，他はおのおの前段のデータをストアする
L	H	X	↓		シフトレジスタは変化しない。Q8C 出力は前段のデータをストアする。
H	X	X	X	入力状態 Parallel Inputs	Q/D1～Q/D8 は入力状態となる。(Parallel inputs)
H	L	X	X		シフトレジスタへ Q/D1～Q/D8 のデータがストアされる。
H	H	L	↑		シフトレジスタの初段の状態は “L”，他はおのおの前段のデータをストアする。
H	H	H	↑		シフトレジスタの初段の状態は “H”，他はおのおの前段のデータをストアする。
H	H	X	↓		シフトレジスタは変化しない。Q8C 出力は前段のデータをストアする。

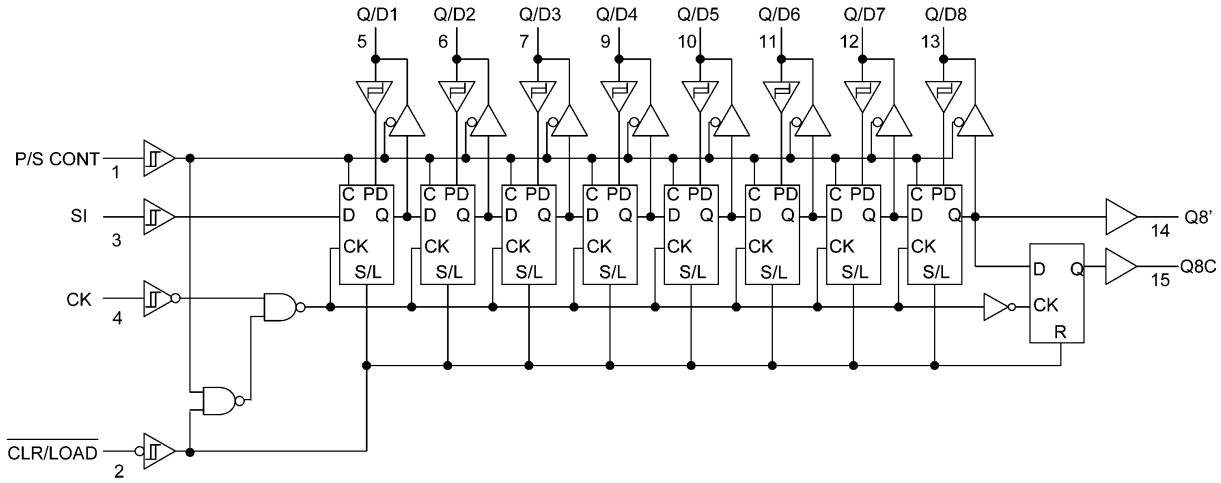
X: Don't care

©2026 Toshiba Electronic Devices & Storage Corporation

8. タイミングチャート



9. システム図



10. 絶対最大定格 (注)

項目	記号	注記	定格	単位
電源電圧	V_{CC}		-0.5 ~ 7.0	V
入力電圧	V_{IN}		-0.5 ~ 7.0	V
出力電圧	V_{OUT}		-0.5 ~ V_{CC} + 0.5	V
入出力電圧 (Q/D1 ~ Q/D8)	$V_{I/O}$	(注1)	-0.5 ~ 7.0	V
		(注2)	-0.5 ~ V_{CC} + 0.5	
入力保護ダイオード電流	I_{IK}		-20	mA
出力寄生ダイオード電流	I_{OK}		±20	mA
出力電流	I_{OUT}		±25	mA
電源/GND電流	I_{CC}		±75	mA
許容損失	P_D	(注3)	180	mW
保存温度	T_{stg}		-65 ~ 150	℃

注: 絶対最大定格は, 瞬時たりとも超えてはならない値であり, 1つの項目も超えてはなりません。
本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても, 高負荷 (高温および大電流/高電圧印加, 多大な温度変化等) で連続して使用される場合は, 信頼性が著しく低下するおそれがあります。
弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート, 推定故障率等) をご確認の上, 適切な信頼性設計をお願いします。

注1: 出力オフ状態

注2: ハイ (H) またはロー (L) 状態, I_{OUT}の絶対最大定格を超えないこと。

注3: T_a = -40 ~ 85 °C まで, 180 mW。T_a = 85 ~ 125 °Cの範囲では-3.25 mW/°Cで, 50 mWまでディレーティングしてください。

11. 動作範囲 (注)

項目	記号	注記	定格	単位
電源電圧	V_{CC}		2.0 ~ 5.5	V
入力電圧	V_{IN}		0 ~ 5.5	V
出力電圧	V_{OUT}		0 ~ V_{CC}	V
入出力電圧 (Q/D1 ~ Q/D8)	$V_{I/O}$	(注 1)	0 ~ 5.5	V
		(注 2)	0 ~ V_{CC}	
動作温度	T_{opr}		-40 ~ 125	℃

注: 動作範囲は動作を保証するための条件です。
使用していない入力は V_{CC}, もしくはGNDに接続してください。

注 1:出力オフ状態

注 2:ハイ (H) またはロー (L) 状態

©2026 Toshiba Electronic Devices & Storage Corporation

12. 電気的特性

12.1. DC特性 (特に指定のない限り, T_a = 25 °C)

項目	記号	測定条件		V_{CC} (V)	最小	標準	最大	単位
ハイレベルしきい値電圧	V_P	—		3.0	—	—	2.20	V
				4.5	—	—	3.15	
				5.5	—	—	3.85	
ローレベルしきい値電圧	V_N	—		3.0	0.90	—	—	V
				4.5	1.35	—	—	
				5.5	1.65	—	—	
ヒステリシス電圧	V_H	—		3.0	0.30	—	1.20	V
				4.5	0.40	—	1.40	
				5.5	0.50	—	1.60	
ハイレベル出力電圧	V_{OH}	V_{IN} = V_{IH} or V_{IL}	I_{OH} = -50 μA	2.0	1.9	2.0	—	V
				3.0	2.9	3.0	—	
				4.5	4.4	4.5	—	
			I_{OH} = -4 mA	3.0	2.58	—	—	
			I_{OH} = -8 mA	4.5	3.94	—	—	
ローレベル出力電圧	V_{OL}	V_{IN} = V_{IH} or V_{IL}	I_{OL} = 50 μA	2.0	—	0.0	0.1	V
				3.0	—	0.0	0.1	
				4.5	—	0.0	0.1	
			I_{OL} = 4 mA	3.0	—	—	0.36	
			I_{OL} = 8 mA	4.5	—	—	0.36	
スリーステートオフリーク電流 (Q/D1 ~ Q/D8)	I_{OZ}	V_{IN} = V_{IH} or V_{IL} $V_{I/O}$ = 5.5 V or GND		0 ~ 5.5	—	—	±0.25	μA
入力リーク電流	I_{IN}	V_{IN} = 5.5 V or GND		0 ~ 5.5	—	—	±0.1	μA
静的消費電流	I_{CC}	V_{IN} = V_{CC} or GND		5.5	—	—	4.0	μA

©2026 Toshiba Electronic Devices & Storage Corporation

12.2. DC特性 (特に指定のない限り, T_a = -40 ~ 85 °C)

項目	記号	測定条件		V_{CC} (V)	最小	最大	単位
ハイレベルしきい値電圧	V_P	—		3.0	—	2.20	V
				4.5	—	3.15	
				5.5	—	3.85	
ローレベルしきい値電圧	V_N	—		3.0	0.90	—	V
				4.5	1.35	—	
				5.5	1.65	—	
ヒステリシス電圧	V_H	—		3.0	0.30	1.20	V
				4.5	0.40	1.40	
				5.5	0.50	1.60	
ハイレベル出力電圧	V_{OH}	V_{IN} = V_{IH} or V_{IL}	I_{OH} = -50 μA	2.0	1.9	—	V
				3.0	2.9	—	
				4.5	4.4	—	
			I_{OH} = -4 mA	3.0	2.48	—	
			I_{OH} = -8 mA	4.5	3.80	—	
ローレベル出力電圧	V_{OL}	V_{IN} = V_{IH} or V_{IL}	I_{OL} = 50 μA	2.0	—	0.1	V
				3.0	—	0.1	
				4.5	—	0.1	
			I_{OL} = 4 mA	3.0	—	0.44	
			I_{OL} = 8 mA	4.5	—	0.44	
スリーステートオフリーク電流 (Q/D1 ~ Q/D8)	I_{OZ}	V_{IN} = V_{IH} or V_{IL} $V_{I/O}$ = 5.5 V or GND		0 ~ 5.5	—	±2.5	μA
入力リーク電流	I_{IN}	V_{IN} = 5.5 V or GND		0 ~ 5.5	—	±1.0	μA
静的消費電流	I_{CC}	V_{IN} = V_{CC} or GND		5.5	—	40.0	μA

©2026 Toshiba Electronic Devices & Storage Corporation

12.3. DC特性 (特に指定のない限り, T_a = -40 ~ 125 °C)

項目	記号	測定条件		V_{CC} (V)	最小	最大	単位
ハイレベルしきい値電圧	V_P	—		3.0	—	2.20	V
				4.5	—	3.15	
				5.5	—	3.85	
ローレベルしきい値電圧	V_N	—		3.0	0.90	—	V
				4.5	1.35	—	
				5.5	1.65	—	
ヒステリシス電圧	V_H	—		3.0	0.30	1.20	V
				4.5	0.40	1.40	
				5.5	0.50	1.60	
ハイレベル出力電圧	V_{OH}	V_{IN} = V_{IH} or V_{IL}	I_{OH} = -50 μA	2.0	1.9	—	V
				3.0	2.9	—	
				4.5	4.4	—	
			I_{OH} = -4 mA	3.0	2.40	—	
			I_{OH} = -8 mA	4.5	3.70	—	
ローレベル出力電圧	V_{OL}	V_{IN} = V_{IH} or V_{IL}	I_{OL} = 50 μA	2.0	—	0.1	V
				3.0	—	0.1	
				4.5	—	0.1	
			I_{OL} = 4 mA	3.0	—	0.55	
			I_{OL} = 8 mA	4.5	—	0.55	
スリーステートオフリーク電流 (Q/D1 ~ Q/D8)	I_{OZ}	V_{IN} = V_{IH} or V_{IL} $V_{I/O}$ = 5.5 V or GND		0 ~ 5.5	—	±10.0	μA
入力リーク電流	I_{IN}	V_{IN} = 5.5 V or GND		0 ~ 5.5	—	±2.0	μA
静的消費電流	I_{CC}	V_{IN} = V_{CC} or GND		5.5	—	80.0	μA

©2026 Toshiba Electronic Devices & Storage Corporation

12.4. タイミング推奨動作条件 (特に指定のない限り, T_a = 25 °C, Input: $t_r = t_f$ = 3 ns)

項目	記号	測定条件	V_{CC} (V)	Limit	単位
最小パルス幅 (CK)	$t_{w(L)}$,$t_{w(H)}$	—	3.3 ± 0.3	7.0	ns
			5.0 ± 0.5	5.0	
最小パルス幅 ($\overline{CLR}$/LOAD)	$t_{w(L)}$	—	3.3 ± 0.3	6.0	ns
			5.0 ± 0.5	5.0	
最小セットアップ時間 (Q/D1 ~ Q/D8 -$\overline{CLR}$/LOAD)	t_S	—	3.3 ± 0.3	6.0	ns
			5.0 ± 0.5	5.0	
最小セットアップ時間 (SI-CK)	t_S	—	3.3 ± 0.3	6.0	ns
			5.0 ± 0.5	5.0	
最小ホールド時間 (Q/D1 ~ Q/D8 -$\overline{CLR}$/LOAD)	t_h	—	3.3 ± 0.3	1.0	ns
			5.0 ± 0.5	1.0	
最小ホールド時間 (SI-CK)	t_h	—	3.3 ± 0.3	1.0	ns
			5.0 ± 0.5	1.5	
最小リムーバル時間 ($\overline{CLR}$/LOAD-CK)	t_{rem}	—	3.3 ± 0.3	5.0	ns
			5.0 ± 0.5	3.0	

12.5. タイミング推奨動作条件 (特に指定のない限り, T_a = -40 ~ 85 °C, Input: $t_r = t_f$ = 3 ns)

項目	記号	測定条件	V_{CC} (V)	Limit	単位
最小パルス幅 (CK)	$t_{w(L)}$,$t_{w(H)}$	—	3.3 ± 0.3	8.0	ns
			5.0 ± 0.5	6.0	
最小パルス幅 ($\overline{CLR}$/LOAD)	$t_{w(L)}$	—	3.3 ± 0.3	7.0	ns
			5.0 ± 0.5	6.0	
最小セットアップ時間 (Q/D1 ~ Q/D8 -$\overline{CLR}$/LOAD)	t_S	—	3.3 ± 0.3	7.0	ns
			5.0 ± 0.5	6.0	
最小セットアップ時間 (SI-CK)	t_S	—	3.3 ± 0.3	7.0	ns
			5.0 ± 0.5	5.0	
最小ホールド時間 (Q/D1 ~ Q/D8 -$\overline{CLR}$/LOAD)	t_h	—	3.3 ± 0.3	1.0	ns
			5.0 ± 0.5	1.0	
最小ホールド時間 (SI-CK)	t_h	—	3.3 ± 0.3	1.0	ns
			5.0 ± 0.5	1.5	
最小リムーバル時間 ($\overline{CLR}$/LOAD-CK)	t_{rem}	—	3.3 ± 0.3	5.0	ns
			5.0 ± 0.5	3.0	

©2026 Toshiba Electronic Devices & Storage Corporation

12.6. タイミング推奨動作条件
(特に指定のない限り, T_a = -40 ~ 125 °C, Input: $t_r = t_f$ = 3 ns)

項目	記号	測定条件	V_{CC} (V)	Limit	単位
最小パルス幅 (CK)	$t_{w(L)}$,$t_{w(H)}$	—	3.3 ± 0.3	8.0	ns
			5.0 ± 0.5	6.0	
最小パルス幅 ($\overline{CLR}$/LOAD)	$t_{w(L)}$	—	3.3 ± 0.3	7.0	ns
			5.0 ± 0.5	6.0	
最小セットアップ時間 (Q/D1 ~ Q/D8 -$\overline{CLR}$/LOAD)	t_s	—	3.3 ± 0.3	8.0	ns
			5.0 ± 0.5	7.0	
最小セットアップ時間 (SI-CK)	t_s	—	3.3 ± 0.3	8.0	ns
			5.0 ± 0.5	5.0	
最小ホールド時間 (Q/D1 ~ Q/D8 -$\overline{CLR}$/LOAD)	t_h	—	3.3 ± 0.3	1.0	ns
			5.0 ± 0.5	1.0	
最小ホールド時間 (SI-CK)	t_h	—	3.3 ± 0.3	1.0	ns
			5.0 ± 0.5	1.5	
最小リムーバル時間 ($\overline{CLR}$/LOAD-CK)	t_{rem}	—	3.3 ± 0.3	5.0	ns
			5.0 ± 0.5	3.0	ns

©2026 Toshiba Electronic Devices & Storage Corporation

12.7. AC特性 (特に指定のない限り, T_a = 25 °C, Input: $t_r = t_f$ = 3 ns)

項目	記号	注記	測定条件	V_{CC} (V)	C_L (pF)	最小	標準	最大	単位
伝搬遅延時間 (CK-Q/D1 ~ Q/D8)	t_{PLH},t_{PHL}		—	3.3 ± 0.3	15	—	9.3	14.7	ns
					50	—	12.1	19.0	
				5.0 ± 0.5	15	—	6.7	9.7	
					50	—	9.1	13.1	
伝搬遅延時間 (CK-Q8',Q8C)	t_{PLH},t_{PHL}		—	3.3 ± 0.3	15	—	9.0	14.4	ns
					50	—	11.8	18.6	
				5.0 ± 0.5	15	—	6.4	9.4	
					50	—	8.7	12.7	
伝搬遅延時間 ($\overline{\text{CLR}}$/LOAD-Q/D1 ~ Q/D8)	t_{PLH},t_{PHL}		—	3.3 ± 0.3	15	—	7.9	11.7	ns
					50	—	10.2	15.1	
				5.0 ± 0.5	15	—	6.2	8.4	
					50	—	8.0	11.1	
伝搬遅延時間 ($\overline{\text{CLR}}$/LOAD-Q8',Q8C)	t_{PLH},t_{PHL}		—	3.3 ± 0.3	15	—	8.0	11.8	ns
					50	—	10.3	15.3	
				5.0 ± 0.5	15	—	6.2	8.5	
					50	—	8.1	11.2	
伝搬遅延時間 (Q/D8-Q8')	t_{PLH},t_{PHL}		—	3.3 ± 0.3	15	—	9.5	15.2	ns
					50	—	11.8	18.9	
				5.0 ± 0.5	15	—	6.7	9.6	
					50	—	8.4	12.2	
出力イネーブル時間 (P/S CONT-Q/D1 ~ Q/D8)	t_{PZL},t_{PZH}		R_L = 1 kΩ	3.3 ± 0.3	15	—	6.7	10.4	ns
					50	—	9.9	15.4	
				5.0 ± 0.5	15	—	5.0	7.3	
					50	—	7.6	11.0	
出力ディセーブル時間 (P/S CONT-Q/D1 ~ Q/D8)	t_{PLZ},t_{PHZ}		R_L = 1 kΩ	3.3 ± 0.3	50	—	10.1	12.8	ns
				5.0 ± 0.5	50	—	7.8	9.8	
最大クロック周波数	f_{MAX}		—	3.3 ± 0.3	15	68	107	—	MHz
					50	52	82	—	
				5.0 ± 0.5	15	103	149	—	
					50	76	109	—	
入力容量	C_{IN}		—			—	4	10	pF
入出力端子容量	$C_{I/O}$		Q/D1 ~ Q/D8			—	8	—	pF
等価内部容量	C_{PD}	(注 1)	P/S CONT = L (Parallel Outputs)			—	102	—	pF
			P/S CONT = H (Parallel Inputs)			—	34	—	

注 1:C_{PD}は, 動作消費電流から算出したIC内部の等価容量です。
無負荷時の平均消費電流は, 次式から求められます。

$I_{CC(opr)} = C_{PD} \times V_{CC} \times f_{IN} + I_{CC}$

©2026 Toshiba Electronic Devices & Storage Corporation

12.8. AC特性 (特に指定のない限り, T_a = -40 ~ 85 °C, Input: $t_r = t_f$ = 3 ns)

項目	記号	測定条件	V_{CC} (V)	C_L (pF)	最小	最大	単位
伝搬遅延時間 (CK-Q/D1 ~ Q/D8)	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	16.7	ns
				50	1.0	21.6	
			5.0 ± 0.5	15	1.0	11.1	
				50	1.0	14.9	
伝搬遅延時間 (CK-Q8',Q8C)	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	16.4	ns
				50	1.0	21.2	
			5.0 ± 0.5	15	1.0	10.7	
				50	1.0	14.5	
伝搬遅延時間 ($\overline{\text{CLR}}$/LOAD-Q/D1 ~ Q/D8)	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	13.4	ns
				50	1.0	17.2	
			5.0 ± 0.5	15	1.0	9.6	
				50	1.0	12.6	
伝搬遅延時間 ($\overline{\text{CLR}}$/LOAD-Q8',Q8C)	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	13.5	ns
				50	1.0	17.5	
			5.0 ± 0.5	15	1.0	9.7	
				50	1.0	12.8	
伝搬遅延時間 (Q/D8-Q8')	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	17.3	ns
				50	1.0	21.6	
			5.0 ± 0.5	15	1.0	10.9	
				50	1.0	13.9	
出力イネーブル時間 (P/S CONT-Q/D1 ~ Q/D8)	t_{PZL},t_{PZH}	R_L = 1 kΩ	3.3 ± 0.3	15	1.0	11.9	ns
				50	1.0	17.6	
			5.0 ± 0.5	15	1.0	8.3	
				50	1.0	12.5	
出力ディセーブル時間 (P/S CONT-Q/D1 ~ Q/D8)	t_{PLZ},t_{PHZ}	R_L = 1 kΩ	3.3 ± 0.3	50	1.0	13.7	ns
			5.0 ± 0.5	50	1.0	10.6	
最大クロック周波数	f_{MAX}	—	3.3 ± 0.3	15	59	—	MHz
				50	46	—	
			5.0 ± 0.5	15	90	—	
				50	67	—	
入力容量	C_{IN}	—			—	10	pF

©2026 Toshiba Electronic Devices & Storage Corporation

12.9. AC特性 (特に指定のない限り, T_a = -40 ~ 125 °C, Input: $t_r = t_f$ = 3 ns)

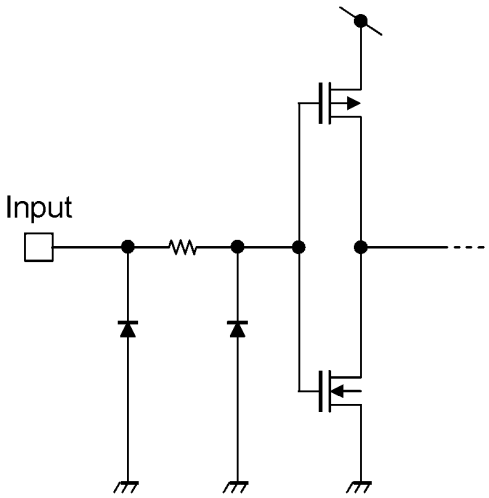
項目	記号	測定条件	V_{CC} (V)	C_L (pF)	最小	最大	単位
伝搬遅延時間 (CK-Q/D1 ~ Q/D8)	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	18.5	ns
				50	1.0	23.5	
			5.0 ± 0.5	15	1.0	12.5	
				50	1.0	16.5	
伝搬遅延時間 (CK-Q8',Q8C)	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	18.0	ns
				50	1.0	23.0	
			5.0 ± 0.5	15	1.0	12.0	
				50	1.0	16.0	
伝搬遅延時間 ($\overline{CLR}$/LOAD-Q/D1 ~ Q/D8)	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	15.0	ns
				50	1.0	19.0	
			5.0 ± 0.5	15	1.0	10.5	
				50	1.0	14.0	
伝搬遅延時間 ($\overline{CLR}$/LOAD-Q8',Q8C)	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	15.0	ns
				50	1.0	19.0	
			5.0 ± 0.5	15	1.0	10.5	
				50	1.0	14.0	
伝搬遅延時間 (Q/D8-Q8')	t_{PLH},t_{PHL}	—	3.3 ± 0.3	15	1.0	19.0	ns
				50	1.0	23.5	
			5.0 ± 0.5	15	1.0	12.0	
				50	1.0	15.5	
出力イネーブル時間 (P/S CONT-Q/D1 ~ Q/D8)	t_{PZL},t_{PZH}	R_L = 1 kΩ	3.3 ± 0.3	15	1.0	13.0	ns
				50	1.0	19.5	
			5.0 ± 0.5	15	1.0	9.0	
				50	1.0	13.5	
出力ディセーブル時間 (P/S CONT-Q/D1 ~ Q/D8)	t_{PLZ},t_{PHZ}	R_L = 1 kΩ	3.3 ± 0.3	50	1.0	14.5	ns
			5.0 ± 0.5	50	1.0	11.5	
最大クロック周波数	f_{MAX}	—	3.3 ± 0.3	15	50	—	MHz
				50	40	—	
			5.0 ± 0.5	15	80	—	
				50	60	—	
入力容量	C_{IN}	—			—	10	pF

12.10. ノイズ特性 (特に指定のない限り, T_a = 25 °C, Input: $t_r = t_f$ = 3 ns)

項目	記号	測定条件	V_{CC} (V)	標準	Limit	単位
非動作出力最大ダイナミックV_{OL}	V_{OLP}	C_L = 50 pF	5.0	0.6	1.0	V
非動作出力最小ダイナミックV_{OL}	V_{OLV}	C_L = 50 pF	5.0	-0.5	-1.0	V
最小ダイナミックV_{IH}	V_{IHD}	C_L = 50 pF	5.0	—	3.5	V
最大ダイナミックV_{IL}	V_{ILD}	C_L = 50 pF	5.0	—	1.5	V

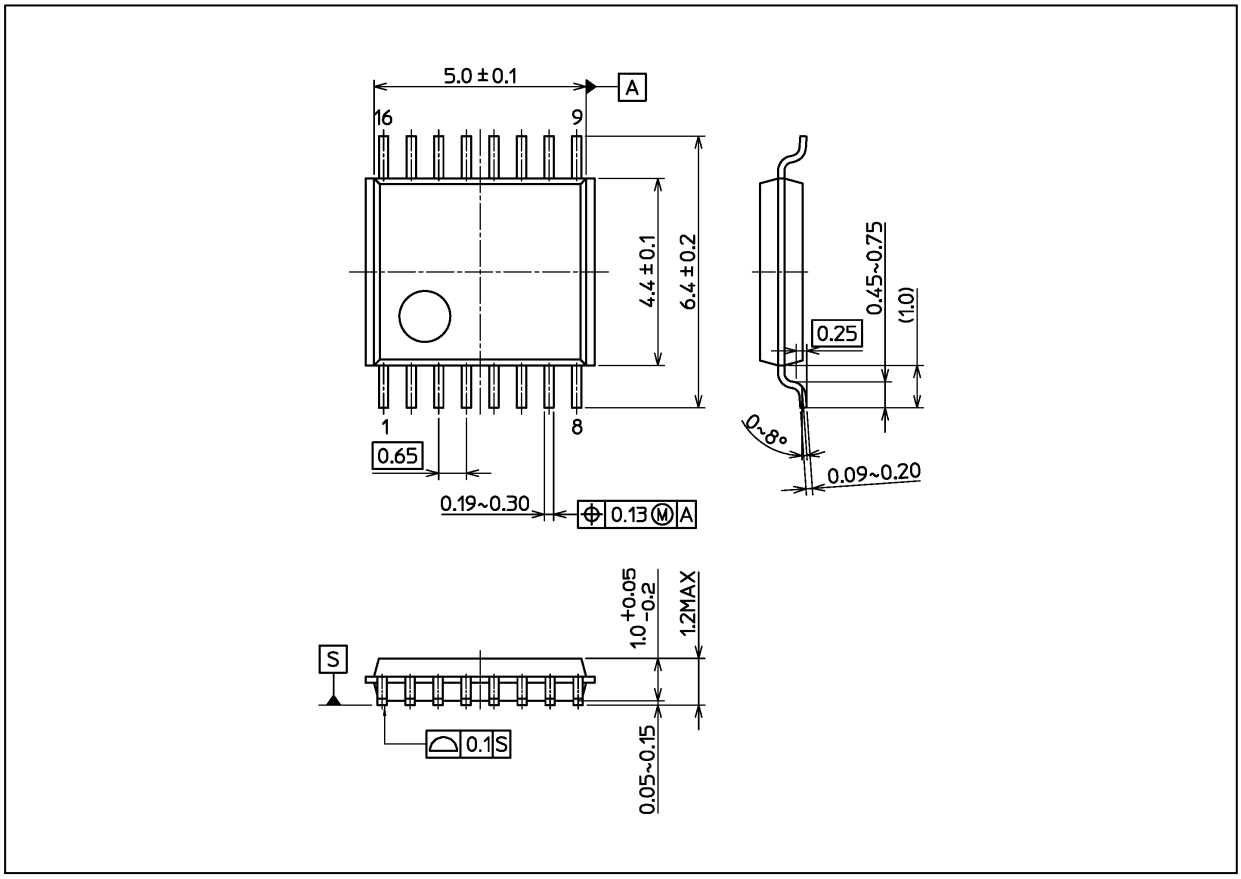
©2026 Toshiba Electronic Devices & Storage Corporation

13. 内部等価回路図



外形寸法図

Unit: mm



質量: 0.055 g (typ.)

パッケージ名称
通称名: TSSOP16B

製品取り扱い上のお願い

- 本資料に掲載されているハードウエア、ソフトウエアおよびシステム(以下、本製品という)に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報(本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど)および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（生命直結機器）、車載・輸送機器、防衛関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証 (機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。) をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品のRoHS適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。

©2026 Toshiba Electronic Devices & Storage Corporation