アプリケーションノート

TSPI_CONTROLLER_RECEIVE

Arm および Keil は、Arm Limited（またはその子会社）の米国およびその他の国における登録商標です。

この資料に記載されている社名・商品名・サービス名などは、それぞれ各社が商標として使用している場合があります。

目次

目次 2
1. はじめに 3
2. 用語 3
3. 関連するドキュメント 3
4. 対象サンプルプログラム 4
5. 構成図 4
6. サンプルプログラム：TSPI_CONTROLLER_RECEIVE 5
6.1. 動作・操作概要 5
6.2. 使用する機能 5
6.3. 使用する割り込み 5
6.4. コンフィグレーション 5
6.5. ターミナルソフト出力例 5
6.6. DMAC 通信設定 6
7. アクティビティ図 7
7.1. main 7
7.2. 割り込み 11
8. 改訂履歴 13
製品取り扱い上のお願い 14

1. はじめに

本書は、シリアルペリフェラルインターフェース(TSPI)を用いるサンプルソフト TSPI_CONTROLLER_RECEIVE について記載しています。製品を開発する際、動作確認用または、プログラム開発の参考としてご利用願います。

2. 用語

用語／略語	定義
BSP	Board Support Package
CG	Clock Control and Operation Mode
CRC	Cyclic Redundancy Check
DMA	Direct Memory Access Controller
Timer	T32A：32-bit Timer Event Counter
TSPI	Serial Peripheral Interface

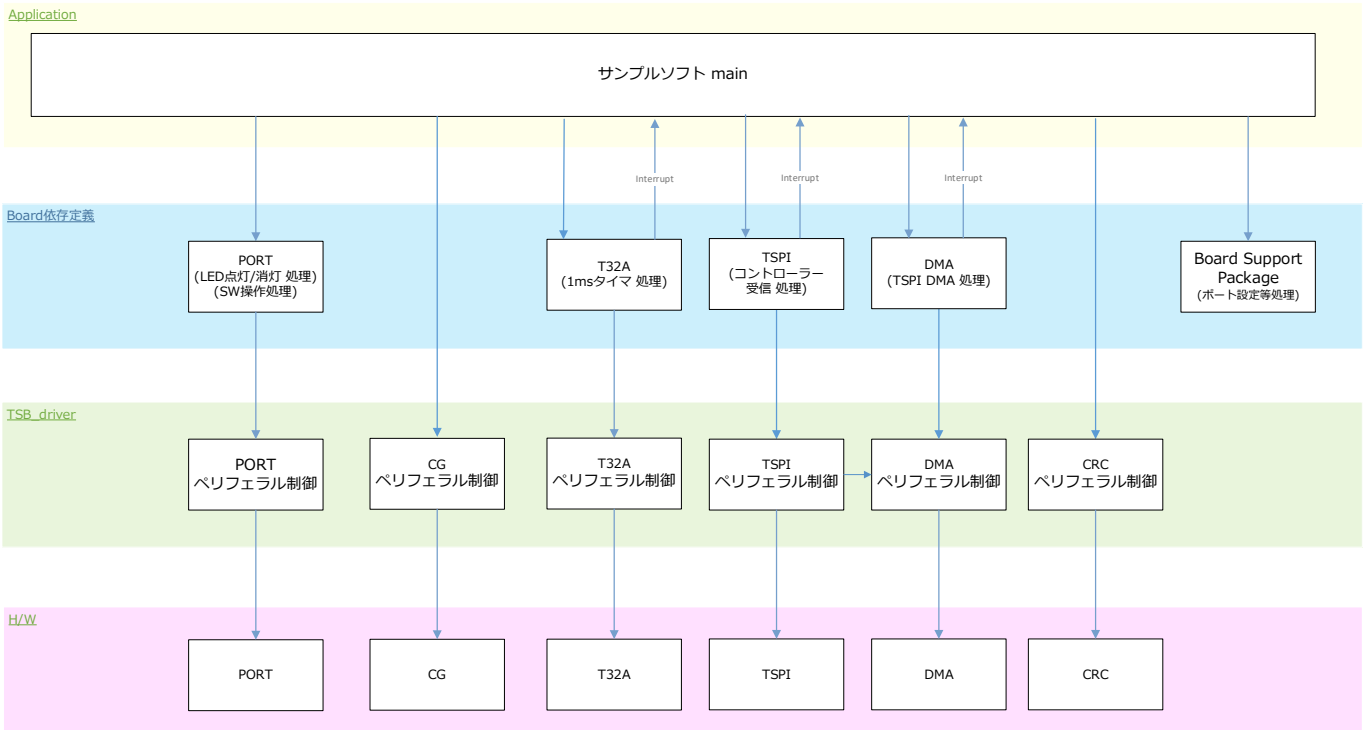
3. 関連するドキュメント

ドキュメント	備考
データシート	利用する MCU のデータシートを参照してください
リファレンスマニュアル	利用する各 IP のリファレンスマニュアルを参照してください
アプリケーションノート MCU 利用説明書	利用する MCU 利用説明書を参照してください

4. 対象サンプルプログラム

サンプルプログラム	概要
TSPI_CONTROLLER_RECEIVE	SPI 通信機能(Controller 受信処理)のサンプル

5. 構成図



6. サンプルプログラム : TSPI_CONTROLLER_RECEIVE

SPI 通信機能の Controller 受信処理機能を使用して、スイッチを押下すると受信待ち状態になり、データ受信完了ごとに LED の点灯/消灯を切り替えるサンプルソフトです。

6.1. 動作・操作概要

BSP_LED_1、BSP_LED_3、BSP_LED_4 を消灯します。
BSP_PSW_1 を押下すると、BSP_LED_3、BSP_LED_4 を消灯し、データサイズ分のデータを受信します。BSP_LED_1 の点灯状態(点灯・消灯)を切り替えます。
SPI read エラーが発生した場合、BSP_LED_3 を点灯します。
CRC 値が不一致の場合、BSP_LED_4 を点灯します。

6.2. 使用する機能

使用する機能は下記のとおりです。
各 Channel の Port 割り当ては、MCU 利用説明書を参照願います。

IP	チャネル	目的
TSPI	BSP_TSPI_1	SPI 通信用
T32A	BSP_T32A_TIMER_1	インターバルタイマー用
PORT (Push-Switch)	BSP_PSW_1	イベントトリガー用
PORT (LED)	BSP_LED_1	動作確認用
	BSP_LED_3	動作確認用
	BSP_LED_4	動作確認用

6.3. 使用する割り込み

MCU 利用説明書“サンプル毎の割り込み一覧”を参照願います。

6.4. コンフィグレーション

コンフィグレーション設定

コンフィグレーション	ソフト定義名	設定値 (デフォルト)	説明
データサイズ	BSP_DATA_LENGTH	12	データサイズ(単位: byte) (注 1) BSP_CHK_CODE の設定により値が切り替わります。
確認コード	BSP_CHK_CODE	BSP_CHK_CODE _CRC16	BSP_CHK_CODE_CRC16、BSP_CHK_CODE_CRC32 が切り替え可能
通信制御	BSP_REQUEST_MODE	BSP_FIFO_MODE	BSP_FIFO_MODE、BSP_DMA_MODE が切り替え可能
受信Fill レベル設定	BSP_RX_FILL_LEVEL	4	TSPIxCR2 の RIL に設定

注 1： BSP_CHK_CODE_CRC16 の場合 12 byte
BSP_CHK_CODE_CRC32 の場合 14 byte

6.5. ターミナルソフト出力例

特に無し。

6.6. DMAC 通信設定

起動要因と転送モード

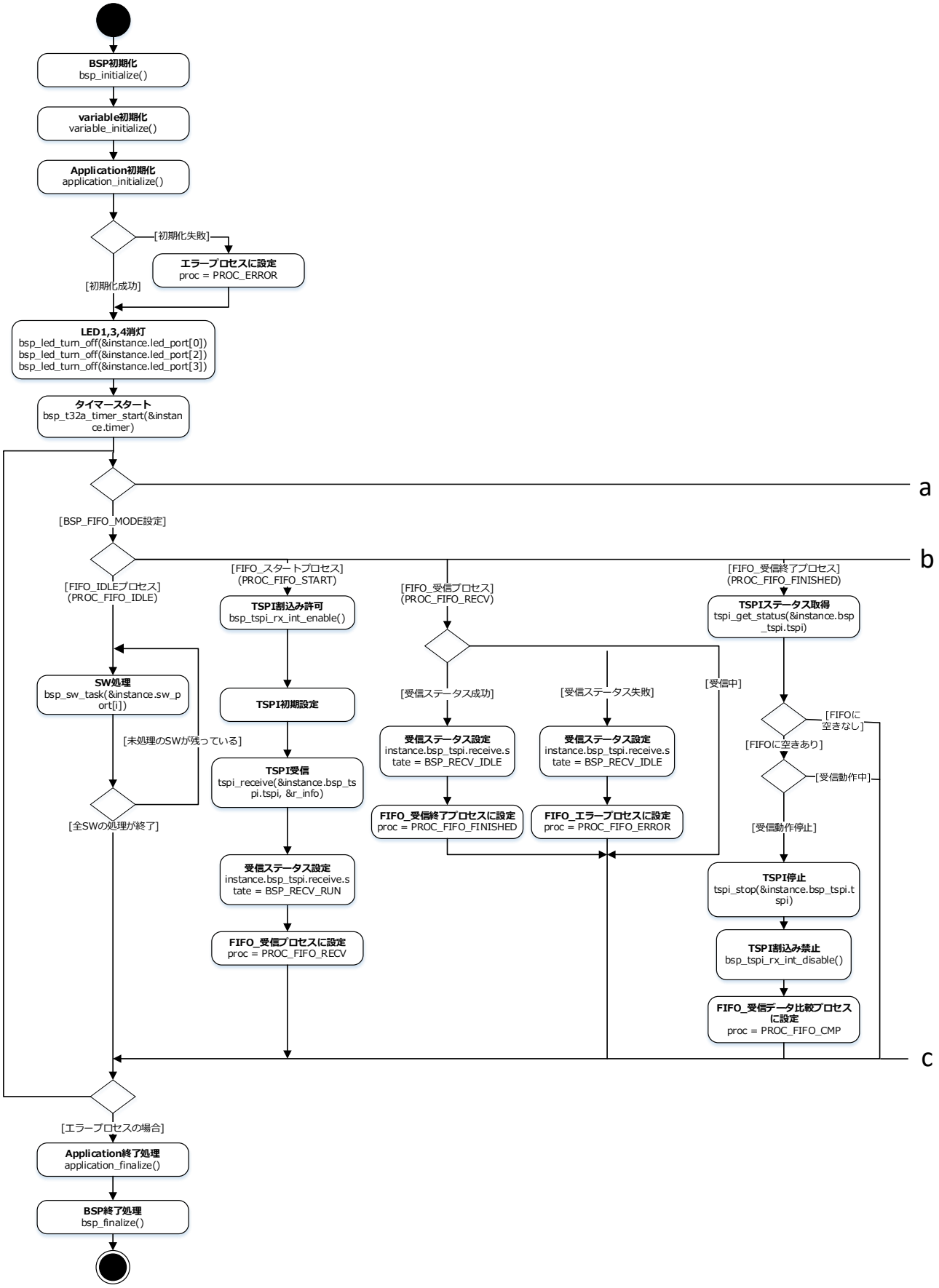
設定	設定内容
起動要因	TSPI ドライバーからの DMA 要求(FIFO レベルによる要求)
転送モード	シングル転送/単位ノーマル転送

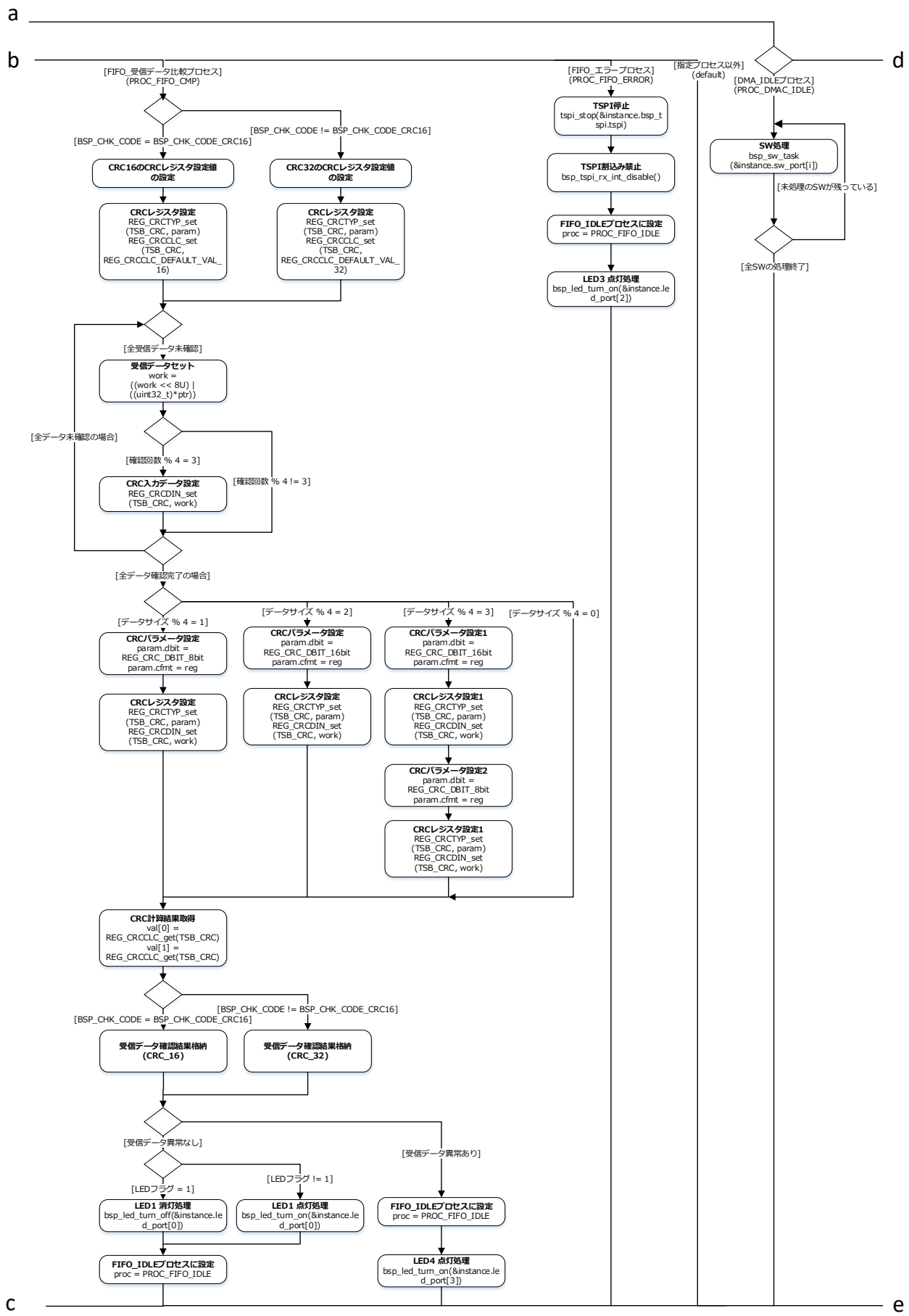
チャネル制御データ：転送モード設定［DMAChnlCfg］

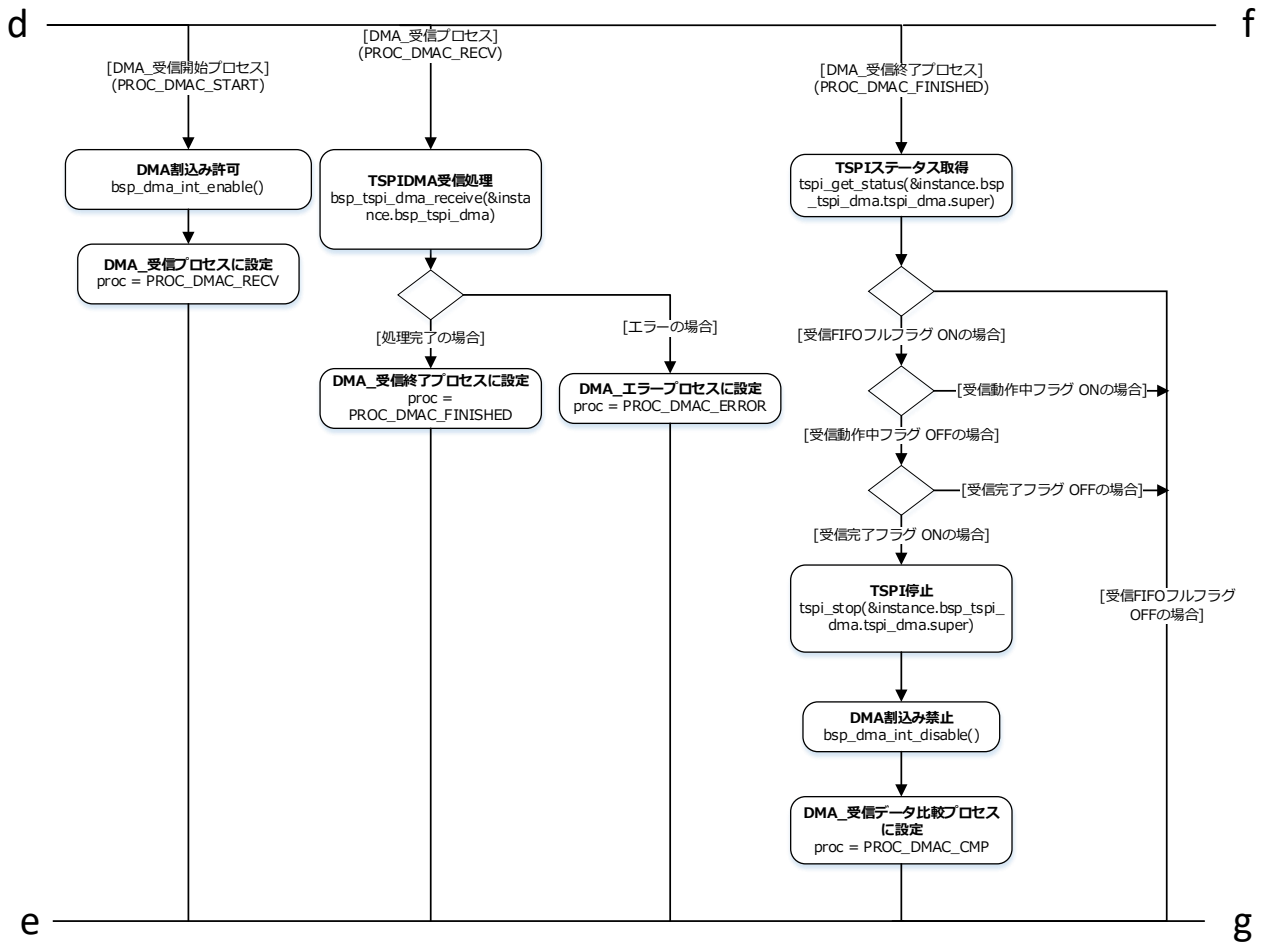
設定	設定内容
転送先アドレスのインクリメント	00：[1byte]
転送先データサイズ	00：[1byte]
転送元アドレスのインクリメント	11：[インクリメントなし]
転送元データサイズ	00：[1byte]
アービトレーション	0000：[1 回転送後]
転送回数	0x00B：[12 回(BSP_DATA_LENGTH)]
シングル転送設定	0：[チェーン転送ではないので未使用]
転送モード	001：[単位ノーマル転送]

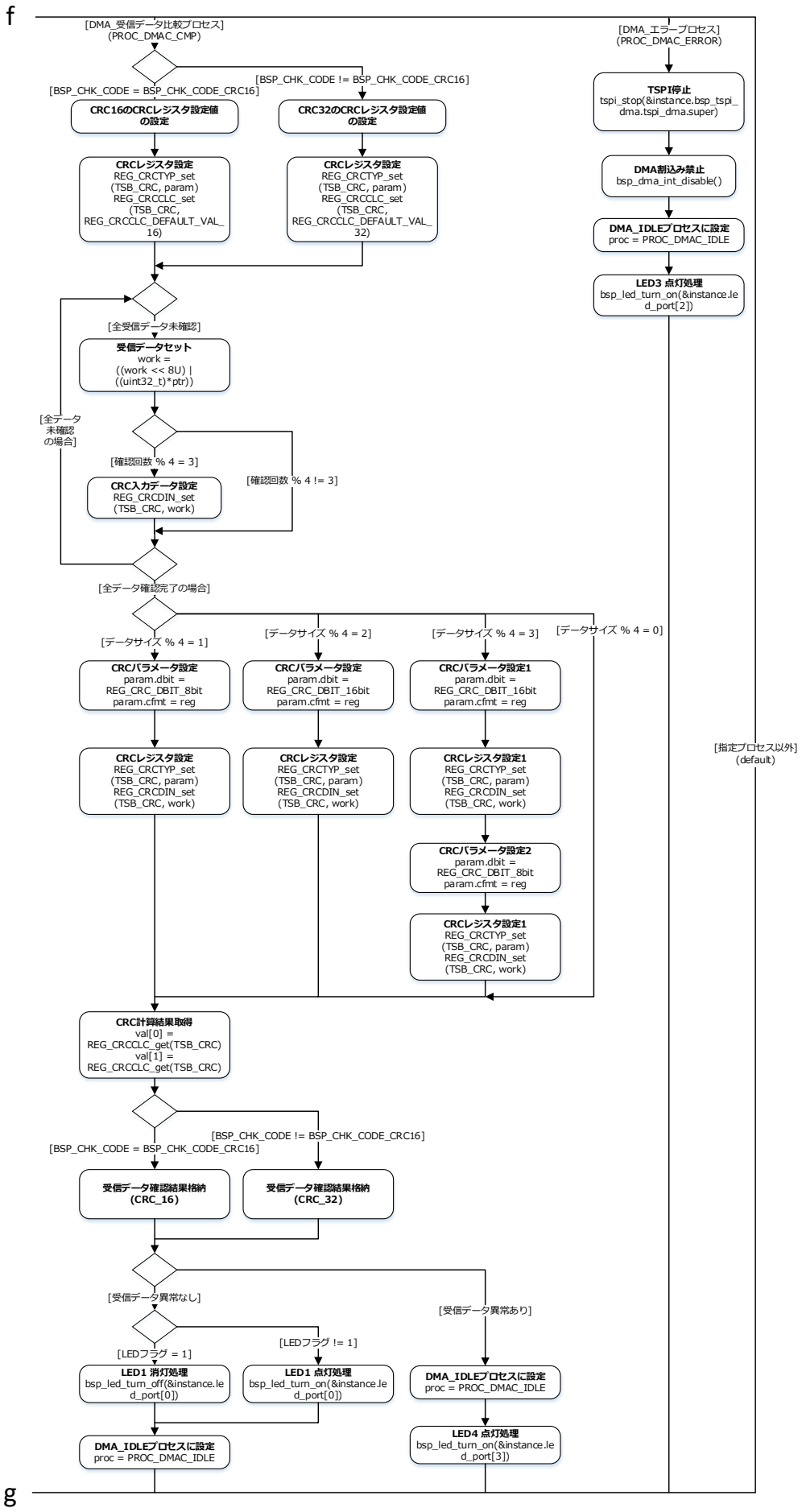
7. アクティビティ図

7.1. main

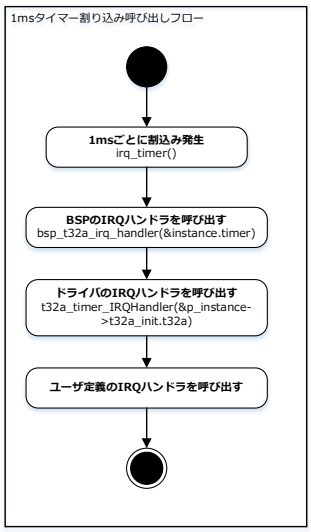


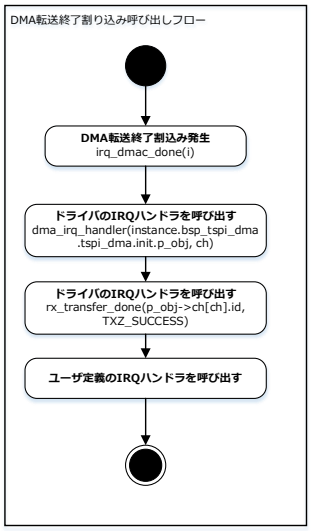

a
b
d
c
e
[FIFO_受信データ比較プロセス]
(PROC_FIFO_CMP)
[BSP_CHK_CODE = BSP_CHK_CODE_CRC16]
[BSP_CHK_CODE != BSP_CHK_CODE_CRC16]
CRC16のCRCレジスタ設定値の設定
CRC32のCRCレジスタ設定値の設定
CRCレジスタ設定
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCCLC_set
(TSB_CRC,
REG_CRCCLC_DEFAULT_VAL_16)
CRCレジスタ設定
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCCLC_set
(TSB_CRC,
REG_CRCCLC_DEFAULT_VAL_32)
[全受信データ未確認]
受信データセット
work =
((work << 8U) |
((uint32_t)*ptr))
[全データ未確認の場合]
[確認回数 % 4 = 3]
[確認回数 % 4 != 3]
CRC入力データ設定
REG_CRCDIN_set
(TSB_CRC, work)
[全データ確認完了の場合]
[データサイズ % 4 = 1]
[データサイズ % 4 = 2]
[データサイズ % 4 = 3]
[データサイズ % 4 = 0]
CRCパラメータ設定
param.dbit =
REG_CRC_DBIT_8bit
param.cfmt = reg
CRCレジスタ設定
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCDIN_set
(TSB_CRC, work)
CRCパラメータ設定
param.dbit =
REG_CRC_DBIT_16bit
param.cfmt = reg
CRCレジスタ設定
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCDIN_set
(TSB_CRC, work)
CRCパラメータ設定1
param.dbit =
REG_CRC_DBIT_16bit
param.cfmt = reg
CRCレジスタ設定1
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCDIN_set
(TSB_CRC, work)
CRCパラメータ設定2
param.dbit =
REG_CRC_DBIT_8bit
param.cfmt = reg
CRCレジスタ設定1
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCDIN_set
(TSB_CRC, work)
CRC計算結果取得
val[0] =
REG_CRCCLC_get(TSB_CRC)
val[1] =
REG_CRCCLC_get(TSB_CRC)
[BSP_CHK_CODE = BSP_CHK_CODE_CRC16]
[BSP_CHK_CODE != BSP_CHK_CODE_CRC16]
受信データ確認結果格納
(CRC_16)
受信データ確認結果格納
(CRC_32)
[受信データ異常なし]
[受信データ異常あり]
[LEDフラグ = 1]
[LEDフラグ != 1]
LED1 消灯処理
bsp_led_turn_off(&instance.led_port[0])
LED1 点灯処理
bsp_led_turn_on(&instance.led_port[0])
FIFO_IDLEプロセスに設定
proc = PROC_FIFO_IDLE
FIFO_IDLEプロセスに設定
proc = PROC_FIFO_IDLE
LED4 点灯処理
bsp_led_turn_on(&instance.led_port[3])
[FIFO_エラープロセス]
(PROC_FIFO_ERROR)
TSPI停止
tspi_stop(&instance.bsp_tspi.tspi)
TSPI割込み禁止
bsp_tspi_rx_int_disable()
FIFO_IDLEプロセスに設定
proc = PROC_FIFO_IDLE
LED3 点灯処理
bsp_led_turn_on(&instance.led_port[2])
[指定プロセス以外]
(default)
[DMA_IDLEプロセス]
(PROC_DMAC_IDLE)
SW処理
bsp_sw_task
(&instance.sw_port[i])
[未処理のSWが残っている]
[全SWの処理終了]

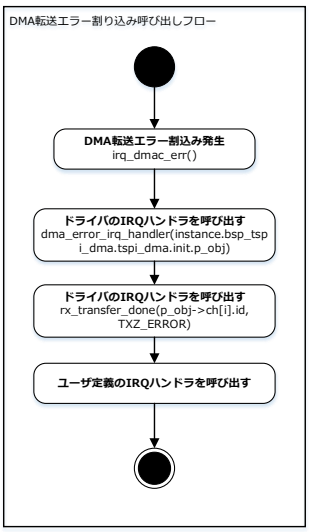

d
f
[DMA_受信開始プロセス]
(PROC_DMAC_START)
[DMA_受信プロセス]
(PROC_DMAC_RECV)
[DMA_受信終了プロセス]
(PROC_DMAC_FINISHED)
DMA割込み許可
bsp_dma_int_enable()
DMA_受信プロセスに設定
proc = PROC_DMAC_RECV
TSPIDMA受信処理
bsp_tspi_dma_receive(&instance.bsp_tspi_dma)
[処理完了の場合]
[エラーの場合]
DMA_受信終了プロセスに設定
proc = PROC_DMAC_FINISHED
DMA_エラープロセスに設定
proc = PROC_DMAC_ERROR
TSPIステータス取得
tspi_get_status(&instance.bsp_tspi_dma.tspi_dma.super)
[受信FIFOフルフラグ ONの場合]
[受信動作中フラグ ONの場合]
[受信動作中フラグ OFFの場合]
[受信完了フラグ OFFの場合]
[受信完了フラグ ONの場合]
[受信FIFOフルフラグ OFFの場合]
TSPI停止
tspi_stop(&instance.bsp_tspi_dma.tspi_dma.super)
DMA割込み禁止
bsp_dma_int_disable()
DMA_受信データ比較プロセスに設定
proc = PROC_DMAC_CMP
e
g

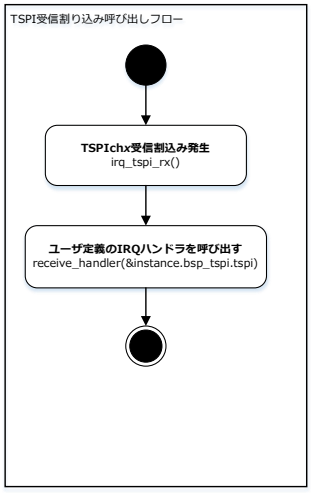

f
[DMA_受信データ比較プロセス]
(PROC_DMAC_CMP)
[BSP_CHK_CODE = BSP_CHK_CODE_CRC16]
[BSP_CHK_CODE != BSP_CHK_CODE_CRC16]
CRC16のCRCレジスタ設定値の設定
CRC32のCRCレジスタ設定値の設定
CRCレジスタ設定
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCCLC_set
(TSB_CRC,
REG_CRCCLC_DEFAULT_VAL_16)
CRCレジスタ設定
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCCLC_set
(TSB_CRC,
REG_CRCCLC_DEFAULT_VAL_32)
[DMA_エラープロセス]
(PROC_DMAC_ERROR)
TSPI停止
tspi_stop(&instance.bsp_tspi_dma.tspi_dma.super)
DMA割込み禁止
bsp_dma_int_disable()
DMA_IDLEプロセスに設定
proc = PROC_DMAC_IDLE
LED3 点灯処理
bsp_led_turn_on(&instance.led_port[2])
[全受信データ未確認]
受信データセット
work =
((work << 8U) |
((uint32_t)*ptr))
[全データ未確認の場合]
[確認回数 % 4 = 3]
[確認回数 % 4 != 3]
CRC入力データ設定
REG_CRCDIN_set
(TSB_CRC, work)
[全データ確認完了の場合]
[データサイズ % 4 = 1]
[データサイズ % 4 = 2]
[データサイズ % 4 = 3]
[データサイズ % 4 = 0]
CRCパラメータ設定
param.dbit =
REG_CRC_DBIT_8bit
param.cfmt = reg
CRCパラメータ設定
param.dbit =
REG_CRC_DBIT_16bit
param.cfmt = reg
CRCパラメータ設定1
param.dbit =
REG_CRC_DBIT_16bit
param.cfmt = reg
CRCレジスタ設定
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCDIN_set
(TSB_CRC, work)
CRCレジスタ設定
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCDIN_set
(TSB_CRC, work)
CRCレジスタ設定1
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCDIN_set
(TSB_CRC, work)
CRCパラメータ設定2
param.dbit =
REG_CRC_DBIT_8bit
param.cfmt = reg
CRCレジスタ設定1
REG_CRCTYP_set
(TSB_CRC, param)
REG_CRCDIN_set
(TSB_CRC, work)
[指定プロセス以外]
(default)
CRC計算結果取得
val[0] =
REG_CRCCLC_get(TSB_CRC)
val[1] =
REG_CRCCLC_get(TSB_CRC)
[BSP_CHK_CODE = BSP_CHK_CODE_CRC16]
[BSP_CHK_CODE != BSP_CHK_CODE_CRC16]
受信データ確認結果格納
(CRC_16)
受信データ確認結果格納
(CRC_32)
[受信データ異常なし]
[受信データ異常あり]
[LEDフラグ = 1]
[LEDフラグ != 1]
LED1 消灯処理
bsp_led_turn_off(&instance.led_port[0])
LED1 点灯処理
bsp_led_turn_on(&instance.led_port[0])
DMA_IDLEプロセスに設定
proc = PROC_DMAC_IDLE
DMA_IDLEプロセスに設定
proc = PROC_DMAC_IDLE
LED4 点灯処理
bsp_led_turn_on(&instance.led_port[3])
g

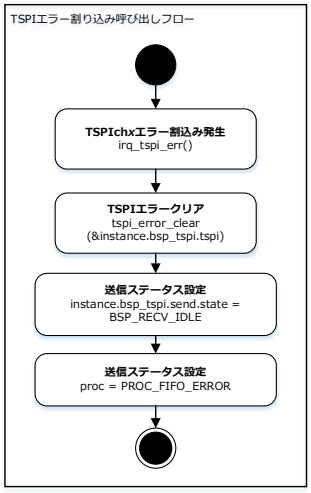
7.2. 割り込み

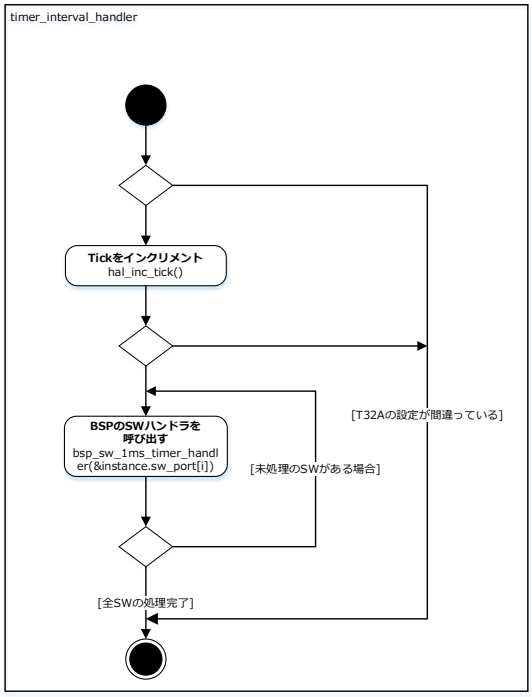




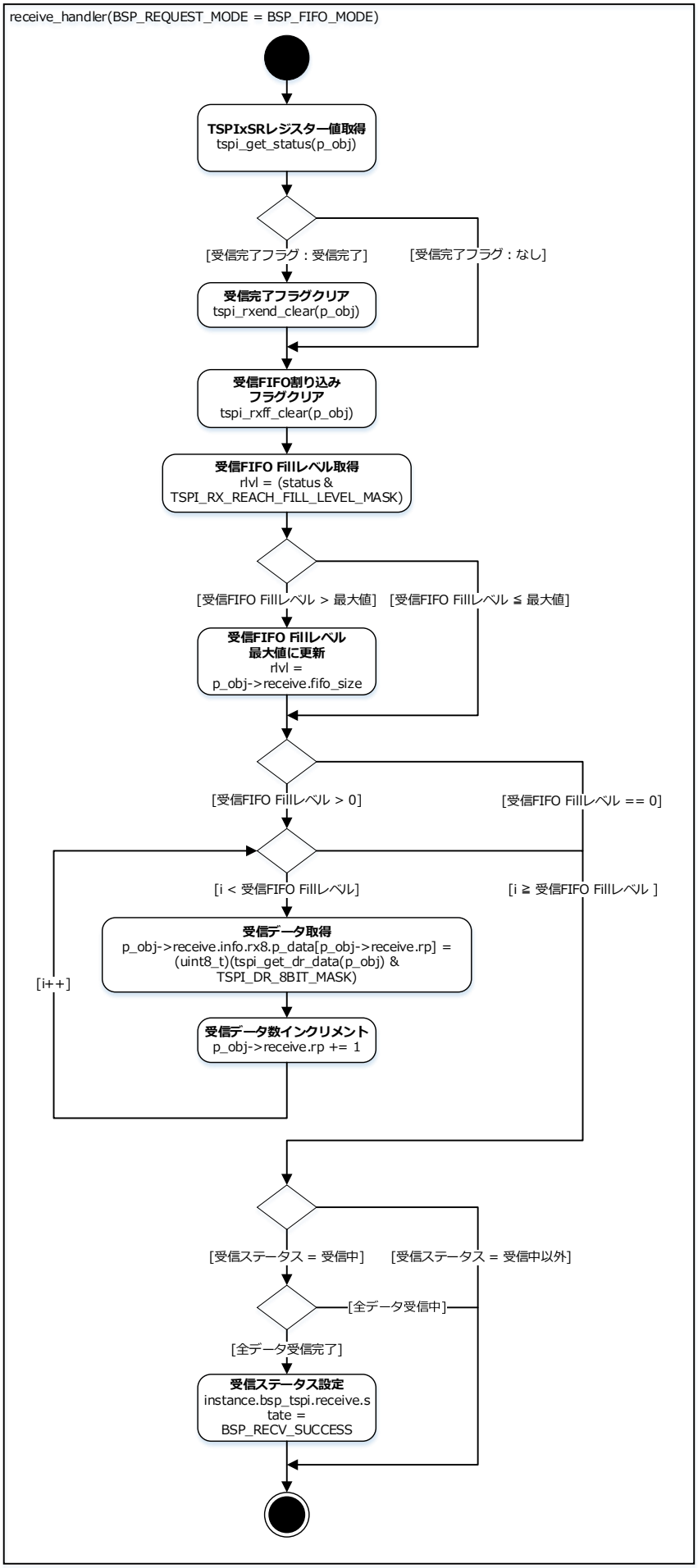








Note: x について、MCU 利用説明書“アクティビィ図の記号”を参照願います。


receive_handler(BSP_REQUEST_MODE = BSP_FIFO_MODE)
TSPIxSRレジスター値取得
tspi_get_status(p_obj)
[受信完了フラグ：受信完了]
[受信完了フラグ：なし]
受信完了フラグクリア
tspi_rxend_clear(p_obj)
受信FIFO割り込み
フラグクリア
tspi_rxff_clear(p_obj)
受信FIFO Fillレベル取得
rlvl = (status &
TSPI_RX_REACH_FILL_LEVEL_MASK)
[受信FIFO Fillレベル > 最大値]
[受信FIFO Fillレベル ≦ 最大値]
受信FIFO Fillレベル
最大値に更新
rlvl =
p_obj->receive.fifo_size
[受信FIFO Fillレベル > 0]
[受信FIFO Fillレベル == 0]
[i < 受信FIFO Fillレベル]
[i ≧ 受信FIFO Fillレベル]
受信データ取得
p_obj->receive.info.rx8.p_data[p_obj->receive.rp] =
(uint8_t)(tspi_get_dr_data(p_obj) &
TSPI_DR_8BIT_MASK)
[i++]
受信データ数インクリメント
p_obj->receive.rp += 1
[受信ステータス = 受信中]
[受信ステータス = 受信中以外]
[全データ受信中]
[全データ受信完了]
受信ステータス設定
instance.bsp_tspi.receive.s
tate =
BSP_RECV_SUCCESS

8. 改訂履歴

Revision	日付	変更項目
1.0	2025-01-20	初版
1.1	2025-10-30	6.3 使用する割り込み M3H 使用割り込み名追記
1.2	2026-07-30	6.3 使用する割り込み 詳細は利用説明書に転載

© 2026
Toshiba Electronic Devices & Storage Corporation

製品取り扱い上のお願い

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。
本資料に掲載されているハードウエア、ソフトウエアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（生命直結機器）、車載・輸送機器、防衛関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。

東芝デバイス&ストレージ株式会社
https://toshiba.semicon-storage.com/jp/

© 2026
Toshiba Electronic Devices & Storage Corporation