

東芝 Bi-CMOS 集積回路 シリコン モノリシック

TB6631FNG

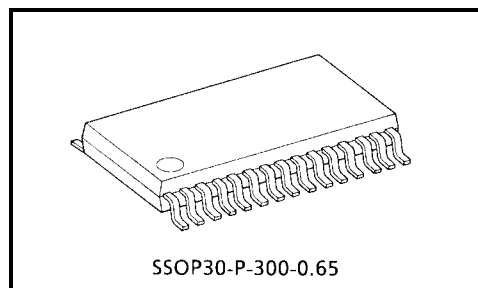
正弦波 PWM 駆動方式

3 相全波ブラシレスモータコントローラ

三相ブラシレス DC モータのファン用途向けに開発した製品となります。

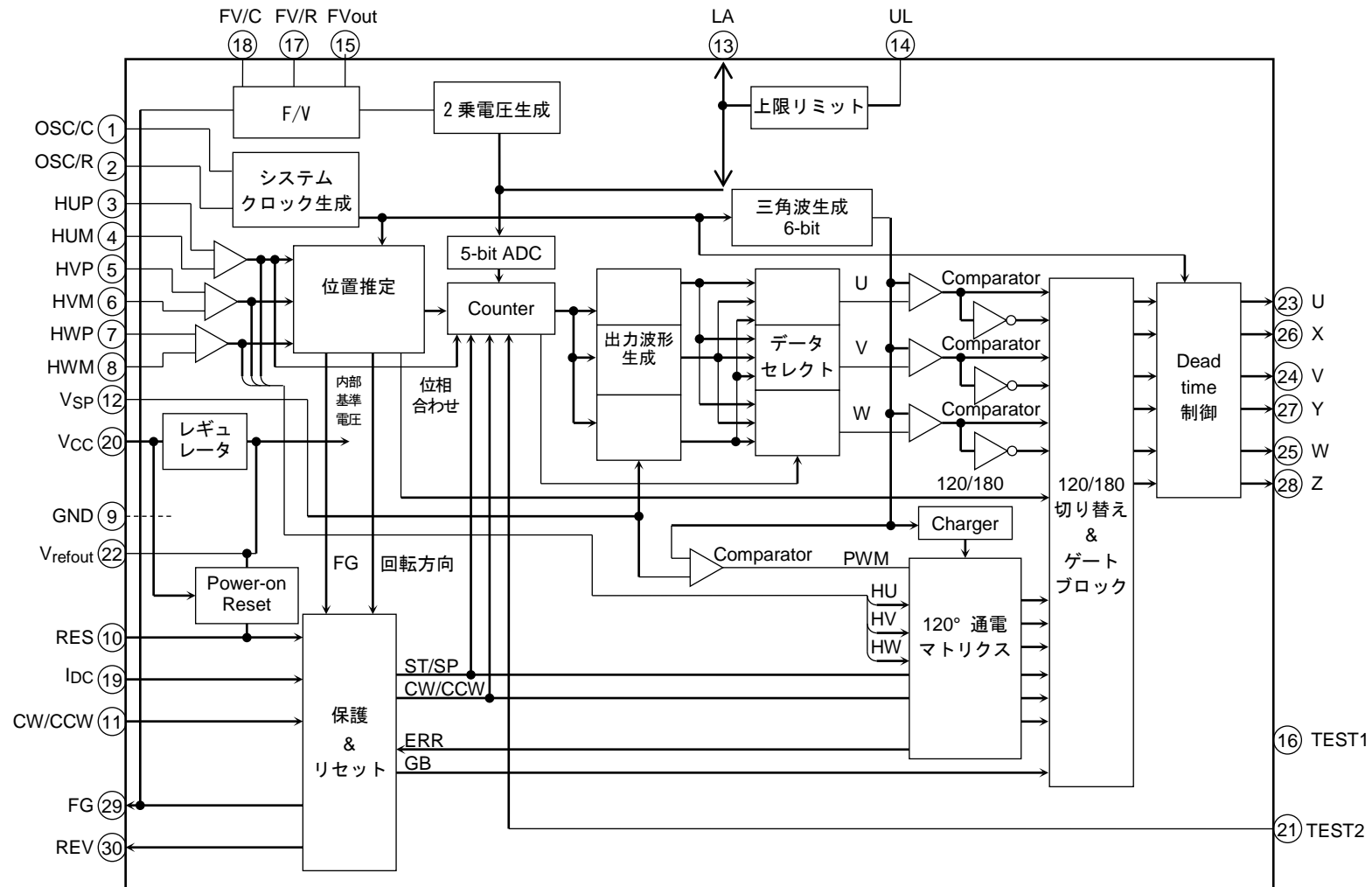
特 長

- 正弦波 PWM 駆動方式
- 三角波生成回路内蔵 (キャリア周期 = $f_{osc}/252$ (Hz))
- 進み角制御機能内蔵 (0 ~ 58° を 32 段階設定)
FG 信号の周波数による内部自動制御
- 電流制限入力端子
- レギュレータ回路内蔵 ($V_{refout} = 5$ V (標準), 30 mA (最大))
- 動作電源電圧範囲: $V_{CC} = 7 \sim 16.5$ V



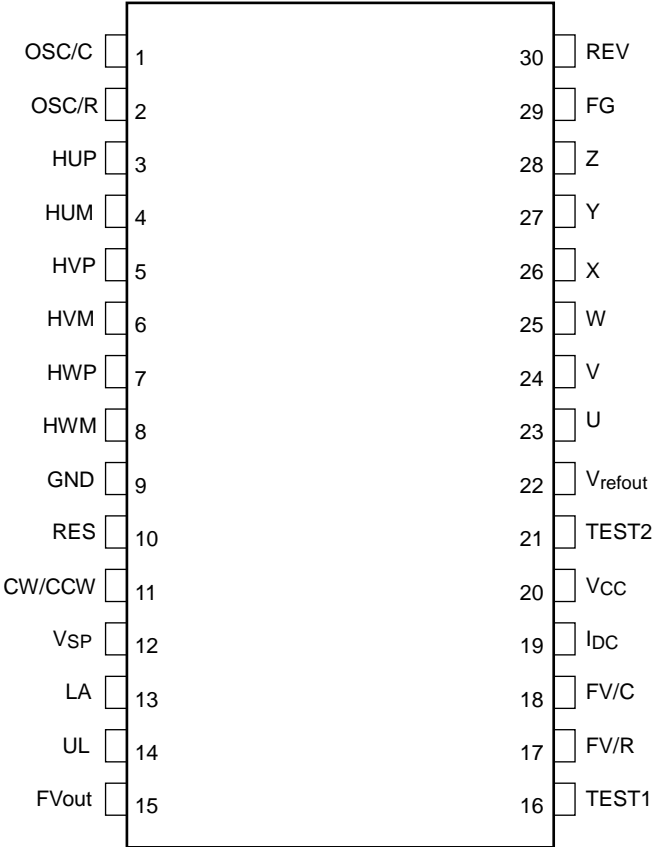
質量: 0.17 g (標準)

ブロック図



ブロック図内の機能ブロック/回路/定数などは、機能を説明するため、一部省略・簡略化している場合があります。

ピン配置図



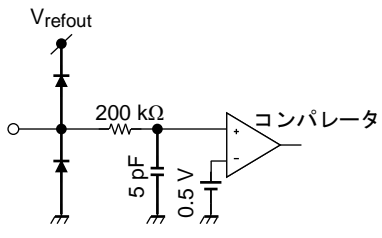
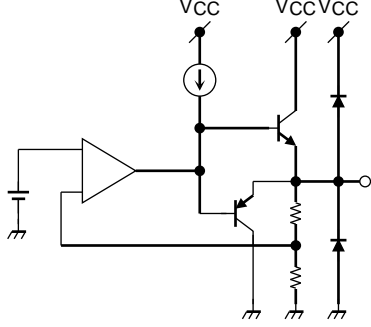
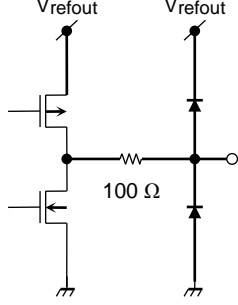
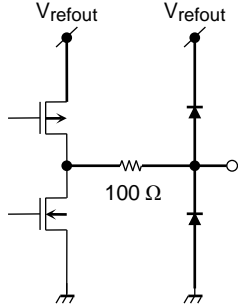
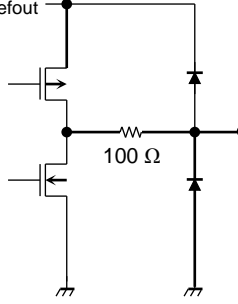
端子説明

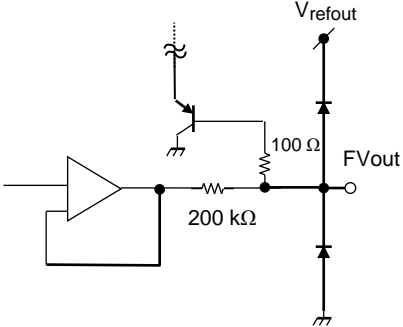
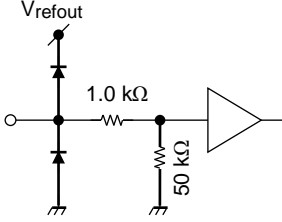
端子番号	名称	端子説明	備 考	
1	OSC/C	発振用コンデンサ	CR 発振	
2	OSC/R	発振用抵抗		
3	HUP	位置信号入力 U	位置信号(UVW)=HHH または LLL のときは、ゲートブロック保護が動作 デジタルフィルタ内蔵 (≒ 500 ns)	
4	HUM			
5	HVP	位置信号入力 V		
6	HVM			
7	HWP	位置信号入力 W		
8	HWM			
9	GND	接地端子		—
10	RES	リセット入力		L: 運転 H: 停止 (出力は Low) ブルダウン抵抗内蔵
11	CW/CCW	正逆転切り替え入力	L: 正転 H: 逆転 ブルアップ抵抗内蔵	
12	VSP	電圧指令入力	ブルダウン抵抗内蔵	
13	LA	進み角設定入出力	0~58°を 32 段階の設定	
14	UL	進み角上限リミット	進み角設定値の上限リミットを設定 (UL = 0 V~5.0 V)	
15	FVout	F/V 出力電圧	F/V	
16	TEST1	テスト端子	ブルダウン抵抗内蔵 TEST1 端子は OPEN または GND と接続して使用してください	
17	FV/R	F/V 抵抗	F/V	
18	FV/C	F/V コンデンサー	F/V	
19	Idc	電流制限入力	直流リンク電流を入力 基準電位 0.5 V、RC フィルタ内蔵 (≒ 1 μs)、デジタルフィルタ内蔵 (≒ 1 μs)	
20	VCC	電源電圧	VCC = 7~16.5 V	
21	TEST2	変調波生成切り替え入力	L または Open: 360° (電気角) 毎 H: 60° (電気角) 毎 ブルダウン抵抗内蔵	
22	Vrefout	基準電圧出力	5 V (標準), 30 mA (最大) 発振防止用コンデンサ接続	
23	U	通電信号 U (U 相上側)	High-active	
24	V	通電信号 V (V 相上側)		
25	W	通電信号 W (W 相上側)		
26	X	通電信号 X (U 相下側)		
27	Y	通電信号 Y (V 相下側)		
28	Z	通電信号 Z (W 相下側)		
29	FG	FG 信号出力	位置信号の 3PPR (パルス/電気角) 出力	
30	REV	逆回転信号	逆回転検出用	

入出力等価回路

等価回路は、回路を説明するため、一部省略・簡略化している場合があります。

端子説明	名称	入出力信号	入出力内部回路
位置信号入力 U 位置信号入力 V 位置信号入力 W	HUP HUM HVP HVM HWP HWM	アナログ ヒステリシス ± 7.5 mV (標準)	
正逆転切り替え入力 L: 正転 (CW) H: 逆転 (CCW)	CW/CCW	デジタル L: 0.8 V (最大) H: Vrefout - 1 V (最小)	
リセット入力 L: 運転 H: 停止 (リセット)	RES	デジタル L: 0.8 V (最大) H: Vrefout - 1 V (最小)	
電圧指令入力 1.0 V < VSP ≤ 2.1 V リフレッシュ動作 (X, Y, Z 端子; 8%ON duty)	VSP	アナログ 入力範囲 0 ~ 10 V 5.7 V ~ 7.3 V の入力電圧は、PWM duty = 92% (標準) に固定されます。 8.2 V ≤ VSP ≤ 10 V はテストモードとなります。	
進み角設定入力 0 V: 0° 5 V: 58° (5 ビット ADC)	LA	外部より進角固定する場合 UL = Vrefout に接続し、LA 端子に設定電位を入力 入力範囲 0 ~ 5.0 V (Vrefout) Vrefout 以上の入力電圧は、最大進角 58° に固定されます。 自動進角設定時は、LA 端子をオープンとしてください。この時 LA 端子は、進角幅の確認用となります。	
進み上限リミット	UL	進み角の上限をクリップ UL = 0 V ~ 5.0 V	

端子説明	名称	入出力信号	入出力内部回路
電流制限入力	IDC	アナログフィルタ 1 μ s (標準) デジタルフィルタ 1 μ s (標準) 0.5 V 以上でゲートブロック保護 (キャリヤ周期で解除) 未接続時は出力停止	 <p>The diagram shows a comparator circuit. The non-inverting input (+) is connected to a 200 kΩ resistor from the IDC pin and a 5 pF capacitor to ground. The inverting input (-) is connected to a 0.5 V reference voltage source. The output of the comparator is labeled 'コンパレータ'.</p>
基準電圧出力	Vrefout	5 \pm 0.5 V (最大 30 mA)	 <p>The diagram shows a voltage divider circuit connected to VCC. The output of the divider is connected to the base of a PNP transistor. The emitter of the transistor is connected to VCC, and the collector is connected to the output pin. A diode is connected from the output pin to ground. Another diode is connected from VCC to the output pin.</p>
逆回転検出信号出力	REV	デジタル プッシュプル出力 (最大 \pm 1 mA)	 <p>The diagram shows a push-pull output stage. It consists of two NPN transistors connected to ground. The emitters are connected to ground, and the collectors are connected to a 100 Ω resistor. The other end of the resistor is connected to the output pin. A diode is connected from the output pin to ground.</p>
FG 信号出力	FG	デジタル プッシュプル出力 (最大 \pm 1 mA) 3 PPR 出力 (3 パルス/電気角)	 <p>The diagram shows a push-pull output stage similar to the REV pin, with two NPN transistors connected to ground and a 100 Ω resistor connected to the output pin. A diode is connected from the output pin to ground.</p>
通電信号出力 U 通電信号出力 V 通電信号出力 W 通電信号出力 X 通電信号出力 Y 通電信号出力 Z	U V W X Y Z	デジタル プッシュプル出力 (最大 \pm 2 mA) L: 0.78 V (最大) H: Vrefout - 0.78 V (最小)	 <p>The diagram shows a push-pull output stage similar to the REV pin, with two NPN transistors connected to ground and a 100 Ω resistor connected to the output pin. A diode is connected from the output pin to ground.</p>

端子説明	名称	入出力信号	入出力内部回路
F/V 出力電圧 (コンデンサ接続)	FVout	アナログ出力	
変調波生成切り替え 入力 L: 360° (電気角) 毎 H: 60° (電気角) 毎	TEST2	デジタル L または Open: 0.8 V (最大) H: Vrefout - 1 V (最小)	

絶対最大定格 ($T_a = 25^\circ\text{C}$)

項 目	記 号	定 格	単 位
電 源 電 圧	V_{CC}	18	V
入 力 電 圧	$V_{IN(1)}$	-0.3~ V_{CC} (注1)	V
	$V_{IN(2)}$	-0.3~ $V_{refout} + 0.3$ (注2)	
通 電 信 号 出 力 電 流	I_{OUT}	2	mA
V_{refout} 出 力 電 流	I_{refout}	30 (注3)	mA
動 作 温 度	T_{opr}	-30~115	$^\circ\text{C}$
保 存 温 度	T_{stg}	-55~150	$^\circ\text{C}$

注1: $V_{IN(1)}$ 端子: VSP, LA, UL

注2: $V_{IN(2)}$ 端子: HUP, HVP, HWP, HUM, HVM, HWM, CW/CCW, IDc, TEST2

注3: V_{refout} 端子の出力電流は、30 mA 最大となりますので、外付けのインピーダンスにご注意ください。

動作条件 ($T_a = 25^\circ\text{C}$)

項 目	記 号	最小	標準	最大	単 位
電 源 電 圧	V_{CC}	7	15	16.5	V
発 振 周 波 数	f_{osc}	3	4.5	6	MHz

電気的特性 (Ta = 25°C, VCC = 15 V)

項目		記号	測定条件	最小	標準	最大	単位
電源電流		ICC	Vrefout = OPEN	—	5	8	mA
入力電流	IIN (1)-1	VIN = 5 V	LA	—	25	50	μA
	IIN (1)-2	VIN = 5 V	VSP	—	35	70	
	IIN (2)-1	VIN = 5 V	RES	—	50	100	
	IIN (2)-2	VIN = 0 V	CW/CCW	-100	-50	—	
	IIN (2)-3	VIN = 5 V	TEST2	—	100	200	
入力電圧	VIN	High	CW/CCW, RES, TEST2	Vrefout -1	—	Vrefout	V
		Low		—	—	0.8	V
	VSP	T	強制 120°通電 ON duty = 92 % - 3.8 μs (標準)	8.2	—	10	V
		H	PWM duty 92%	5.1	5.4	5.7	V
		M	リフレッシュ → モータ動作開始	1.8	2.1	2.4	V
L		通電 OFF → リフレッシュ	0.7	1.0	1.3	V	
ホールド入力	入力感度	VS	差動入力	100	—	—	mVpp
	同相範囲	VW		1.5	—	3.5	V
	入力ヒステリシス	VH (1)	(注 1)	±5.5	±7.5	±9.5	mV
入力遅延	TDT	ホール入力	(fosc = 4.5 MHz)	—	1.0	—	μs
	TDC	Idc	(fosc = 4.5 MHz)	—	2.5	—	
出力電圧	VOUT (H)-1	IOUT = 2 mA	U, V, W, X, Y, Z	Vrefout - 0.78	Vrefout - 0.3	—	V
	VOUT (L)-1	IOUT = -2 mA	U, V, W, X, Y, Z	—	0.3	0.78	
	VREV (H)	IOUT = 1 mA	REV	Vrefout - 1.0	Vrefout - 0.2	—	
	VREV (L)	IOUT = -1 mA	REV	—	0.2	1.0	
	VFG (H)	IOUT = 1 mA	FG	Vrefout - 1.0	Vrefout - 0.2	—	
	VFG (L)	IOUT = -1 mA	FG	—	0.2	1.0	
	Vrefout	IOUT = 30 mA	Vrefout	4.5	5.0	5.5	
出力リーク電流	IL (H)	VOUT = 0 V	U, V, W, X, Y, Z	—	0	10	μA
	IL (L)	VOUT = Vrefout	U, V, W, X, Y, Z	—	0	10	
出力上下オフタイム	TOFF	(fosc = 4.5 MHz), IOUT = ± 2 mA,		1.7	2.0	2.3	μs
電流検出	VDC	Idc		0.46	0.5	0.54	V
自動進角設定誤差	VLA	FG IN = 150 Hz FV/C : 820 pF FV/R : 220 kΩ, 0.22 μF FVout : 0.1 μF		0.82	1.02	1.22	V
進角部リミット設定誤差	ΔU	UL = 2.0 V		-20	—	20	mV
進角補正	T _{LA} (0)	LA = 0 V or Open, ホール入力 = 100 Hz		—	0	—	°
	T _{LA} (2.5)	LA = 2.5 V, ホール入力 = 100 Hz		28	32	35	
	T _{LA} (5)	LA = 5 V, ホール入力 = 100 Hz		52	57	60	
VCC電源監視	VCC (H)	出力動作開始点		4.1	4.4	4.7	V
	VCC (L)	出力非動作点		3.7	4.0	4.3	
	VH	入力ヒステリシス幅		—	0.5	—	

注 1: 製品出荷時のテストは実施していません。

項 目	記 号	測 定 条 件	最小	標準	最大	単位
P W M 発 振 周 波 数 (キ ャ リ ヤ 周 波 数)	F _C (20)	OSC/C = 330 pF, OSC/R = 9.1 kΩ	18	20	22	kHz
	F _C (18)	OSC/C = 330 pF, OSC/R = 10 kΩ	16.2	18	19.8	
出 力 O N d u t y (最 大)	T _{ON} (最大)	OSC/C = 330 pF, OSC/R = 10 kΩ V _{SP} = 5.7 V	89	92	95	%

動作説明

1. 基本動作

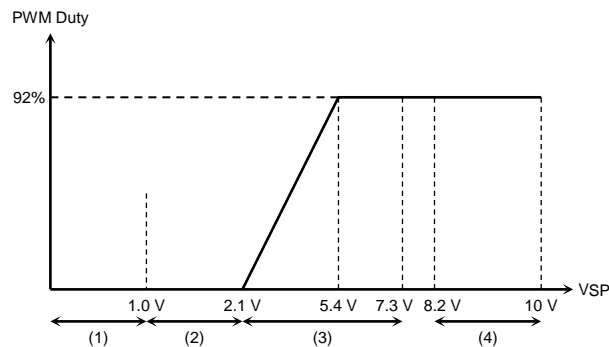
始動時は、位置検出信号から矩形波駆動の通電信号にて駆動します。位置検出信号が $f = 1 \text{ Hz}$ 以上の回転数に達すると、位置検出信号からロータ位置を推定して変調波を発生し、この変調波と三角波を比較して正弦波 PWM 信号を生成し駆動します。

始動～1 Hz：矩形波駆動（120°通電）

1 Hz～：正弦波 PWM 駆動（180°通電） $f_{osc} = 4 \text{ MHz}$ の場合、約 1 Hz となります。

2. VSP 電圧指令入力、ブートストラップ電圧確立機能

- (1) 電圧指令入力: $V_{SP} \leq 1.0 \text{ V}$ 時
通電信号出力を OFF とします。(ゲートブロック保護)
- (2) 電圧指令入力: $1.0 \text{ V} < V_{SP} \leq 2.1 \text{ V}$ 時
一定周期 (キャリア周期) で下側通電信号出力を ON します。(ON duty 約 8%)
- (3) 電圧指令入力: $2.1 \text{ V} < V_{SP} \leq 7.3 \text{ V}$ 時
正弦波駆動中は、駆動信号をそのまま出力します。
矩形波駆動中は、一定周期 (キャリア周期) で下側通電信号出力を強制的に ON します。(ON duty 約 8%)
- (4) 電圧指令入力: $8.2 \text{ V} \leq V_{SP} \leq 10 \text{ V}$ 時 (テストモード)
強制的に矩形波駆動となります。
正弦波駆動から矩形波駆動への切り替わりは、 $V_{SP} = 7.9 \text{ V}$ (標準) となります。
矩形波時の出力 ON duty は、キャリア周波数 $\times 92\% - 3.8 \mu\text{s}$ (標準) となります。



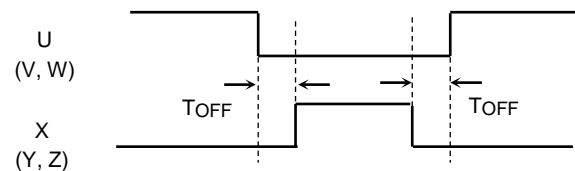
3. デッドタイム機能 (出力上下オフタイム)

正弦波 PWM 駆動時における、外付けパワー素子の上下同時 ON による短絡防止のためデッドタイムを IC 内部でデジタル的に生成します。(矩形波駆動時の Full Duty 時も短絡防止のためデッドタイム機能が動作します。)

$$T_{OFF} = 9/f_{osc}$$

$$f_{osc} = 4.5 \text{ MHz 時 } T_{OFF} \approx 2.0 \mu\text{s}$$

$$f_{osc} = \text{基準クロック周波数 (CR 発振周波数)}$$



4. 進み角補正機能

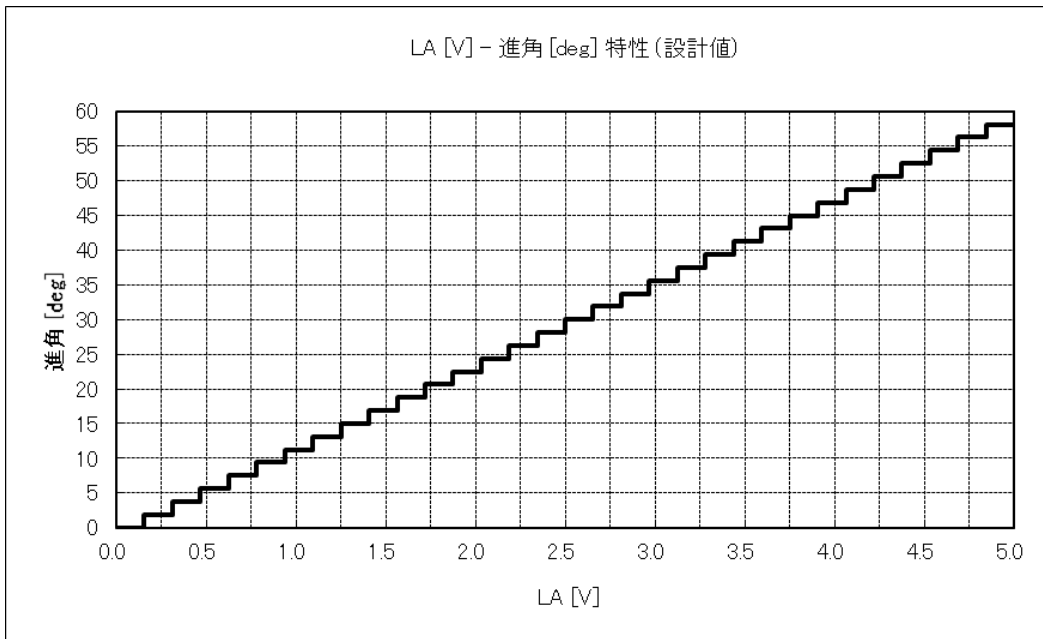
誘起電圧に対する通電信号を 0~58° の範囲で進み角を補正することができます。
 LA 端子アナログ入力 (0~5 V を 32 分割)

0 V = 0°

5 V = 58° (5 V 以上が入力された場合は 58°とします)

(数値は設計値)

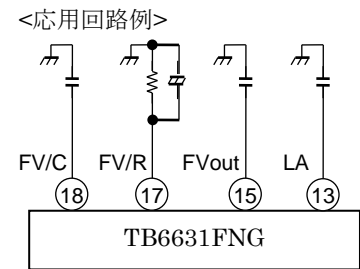
段数	LA [V]	進角 [deg]	段数	LA [V]	進角 [deg]	段数	LA [V]	進角 [deg]
0	0.000	0.000	11	1.719	20.625	22	3.438	41.250
1	0.156	1.875	12	1.875	22.500	23	3.594	43.125
2	0.313	3.750	13	2.031	24.375	24	3.750	45.000
3	0.469	5.625	14	2.188	26.250	25	3.906	46.875
4	0.625	7.500	15	2.344	28.125	26	4.063	48.750
5	0.781	9.375	16	2.500	30.000	27	4.219	50.625
6	0.938	11.250	17	2.656	31.875	28	4.375	52.500
7	1.094	13.125	18	2.813	33.750	29	4.531	54.375
8	1.250	15.000	19	2.969	35.625	30	4.688	56.250
9	1.406	16.875	20	3.125	37.500	31	4.844	58.125
10	1.563	18.750	21	3.281	39.375	32	5.000	58.125



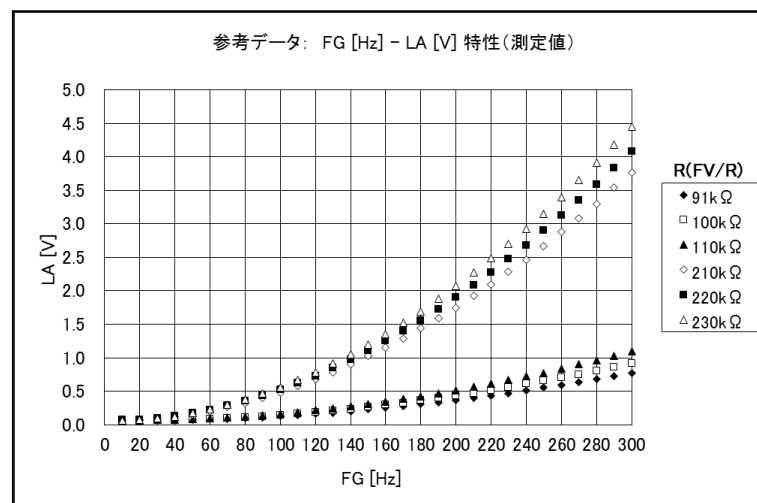
自動進角機能

自動進角機能を使用する場合、下記のように外付け部品を設定して下さい。このとき、LA 端子は FG 信号の周波数による内部自動制御し、電圧を出力します。

端子番号	端子名称	外付け部品	備考
13	LA	C(LA)	安定化用コンデンサ
15	FVout	C(FVout)	安定化用コンデンサ
17	FV/R	R(FV/R)	2乗曲線の係数設定用抵抗
		C(FV/R)	安定化用コンデンサ
18	FV/C	C(FV/C)	2乗曲線の係数設定用コンデンサ



<参考データ>



参考データ (測定値)

R(FV/R)	91 kΩ	100 kΩ	110 kΩ	210 kΩ	220 kΩ	230 kΩ
C(FV/C)	820 pF	820 pF	820 pF	820 pF	820 pF	820 pF
FG [Hz]	LA [V]					
10	0.06	0.06	0.06	0.07	0.07	0.07
20	0.07	0.07	0.07	0.08	0.08	0.08
30	0.07	0.07	0.07	0.09	0.10	0.10
40	0.07	0.07	0.07	0.12	0.13	0.12
50	0.08	0.07	0.08	0.16	0.17	0.17
60	0.08	0.08	0.09	0.20	0.22	0.23
70	0.09	0.09	0.10	0.26	0.28	0.30
80	0.10	0.11	0.12	0.32	0.35	0.37
90	0.11	0.12	0.14	0.40	0.43	0.46
100	0.13	0.14	0.16	0.48	0.52	0.56
110	0.14	0.16	0.19	0.58	0.62	0.67
120	0.16	0.18	0.22	0.68	0.73	0.79
130	0.18	0.21	0.24	0.78	0.85	0.92
140	0.20	0.24	0.28	0.90	0.98	1.05
150	0.23	0.26	0.31	1.02	1.11	1.20

参考データ (測定値)

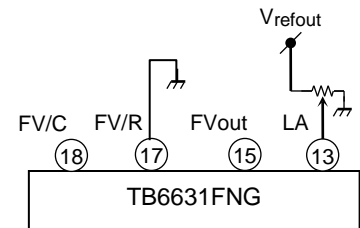
R(FV/R)	91 kΩ	100 kΩ	110 kΩ	210 kΩ	220 kΩ	230 kΩ
C(FV/C)	820 pF	820 pF	820 pF	820 pF	820 pF	820 pF
FG [Hz]	LA [V]					
160	0.25	0.29	0.35	1.15	1.25	1.35
170	0.28	0.33	0.38	1.29	1.40	1.52
180	0.31	0.36	0.43	1.44	1.56	1.70
190	0.34	0.40	0.47	1.59	1.73	1.88
200	0.37	0.43	0.51	1.75	1.90	2.07
210	0.40	0.47	0.56	1.92	2.08	2.27
220	0.44	0.51	0.61	2.10	2.28	2.48
230	0.47	0.56	0.66	2.28	2.47	2.70
240	0.51	0.61	0.72	2.47	2.68	2.92
250	0.55	0.65	0.78	2.67	2.90	3.15
260	0.59	0.70	0.83	2.88	3.12	3.40
270	0.63	0.75	0.90	3.09	3.36	3.65
280	0.68	0.80	0.96	3.30	3.59	3.91
290	0.72	0.86	1.03	3.54	3.83	4.18
300	0.77	0.92	1.10	3.77	4.08	4.45

外部入力進角機能

LA 端子へ外部電圧入力し進角制御する場合、下記のように外付け部品を設定して下さい。

端子番号	端子名称	外付け部品	備考
13	LA	—	LA 端子: 外部入力
15	FVout	無し または C(FVout)	—
17	FV/R	GND に接続	—
18	FV/C	無し	—

<応用回路例>



5. キャリヤ周波数設定機能

PWM 信号生成に必要な三角波の周期 (キャリヤ周期) を設定します。
 (三角波は矩形波駆動時の下側通電信号出力の強制 ON にも使用します。)

キャリヤ周期 $F_C = f_{osc}/252$ (Hz) f_{osc} = 基準クロック周波数 (CR 発振周波数)

6. 逆回転検出信号出力機能

モータの回転方向を検出できます。
 電気角 360°ごとの検出となります。
 REV 端子が Low の時、180°通電モード (ホール入力 = 1 Hz 以上) となります。

CW/CCW 端子	実際のモータ回転方向	REV 端子
Low (CW 時)	CW (正転)	Low
	CCW (逆転)	High
High (CCW 時)	CW (正転)	High
	CCW (逆転)	Low

7. 保護入力端子

電流制限保護 (IDC 端子)

直流リンク電流が内部の基準電圧を超えた場合に、通電信号出力を Low にします。電流制限保護の解除はキャリヤ周波数ごとに解除されます。基準電圧 = 0.5 V (標準)

(5) ゲートブロック保護 (RES 端子)

入力信号レベルが、Res = High で通電信号出力を Low にします。Res =Low または Open で再始動します。

外部より異常を検出し、RES 端子に入力します。

RES 端子	通電信号出力 (U, V, W, X, Y, Z)
High	Low
Low or Open	モータ動作可能

(RES = High 時は、ブートストラップコンデンサの充電動作も停止状態となり、動作復帰時においても充電動作はありません。)

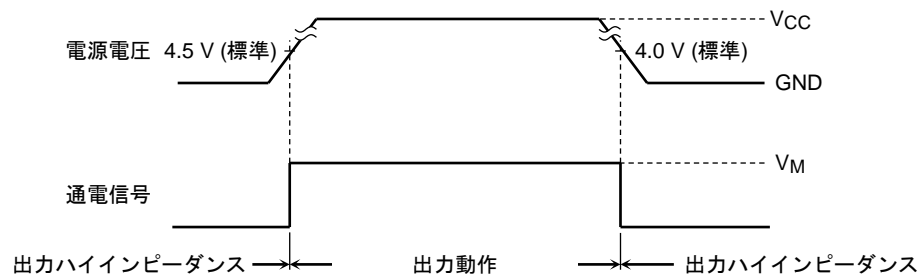
(6) 内蔵保護

● 位置検出信号異常保護

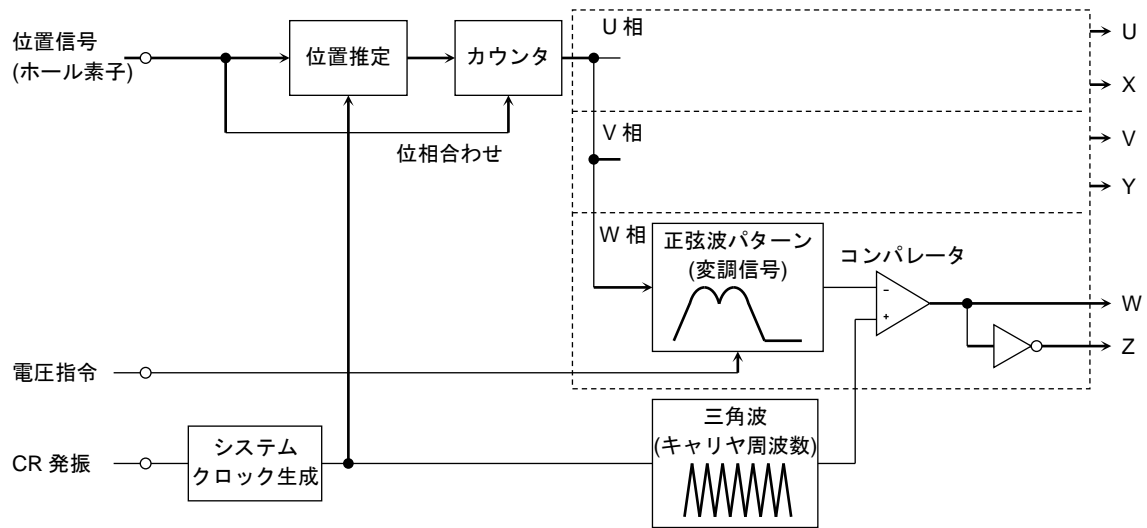
位置検出信号が H・H・H または、L・L・L になった場合は、通電信号出力を OFF (Low) し、それ以外で再始動します。(H・H・H/L・L・L は、内蔵のホールアンプの出力となります)

● 低電源電圧保護 (VCC 電源監視)

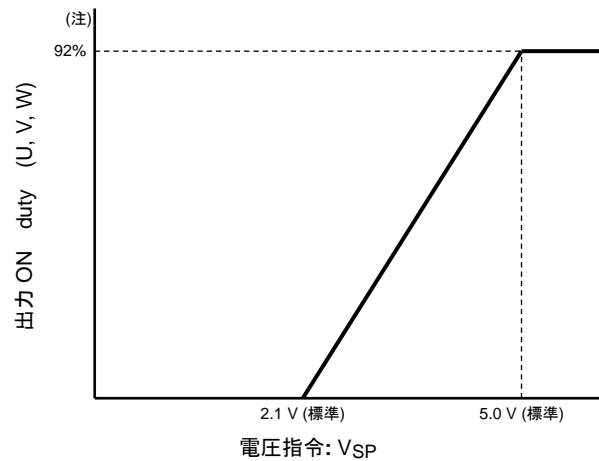
電源 ON/OFF 時における、動作電圧範囲外においては、通電信号出力をハイインピーダンスとして、パワー素子の短絡破損を防止します。



動作フロー

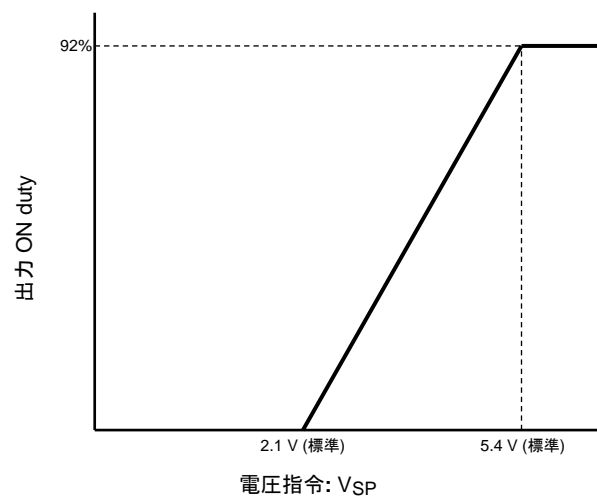


矩形波駆動時



注: 出力 ON 時間は、デッドタイム分減少します。(キャリア周期 \times 92% - $T_D \times 2$)

正弦波駆動時



変調波生成タイミング

変調波生成とリセットのタイミングを TEST2 端子により選択できます。

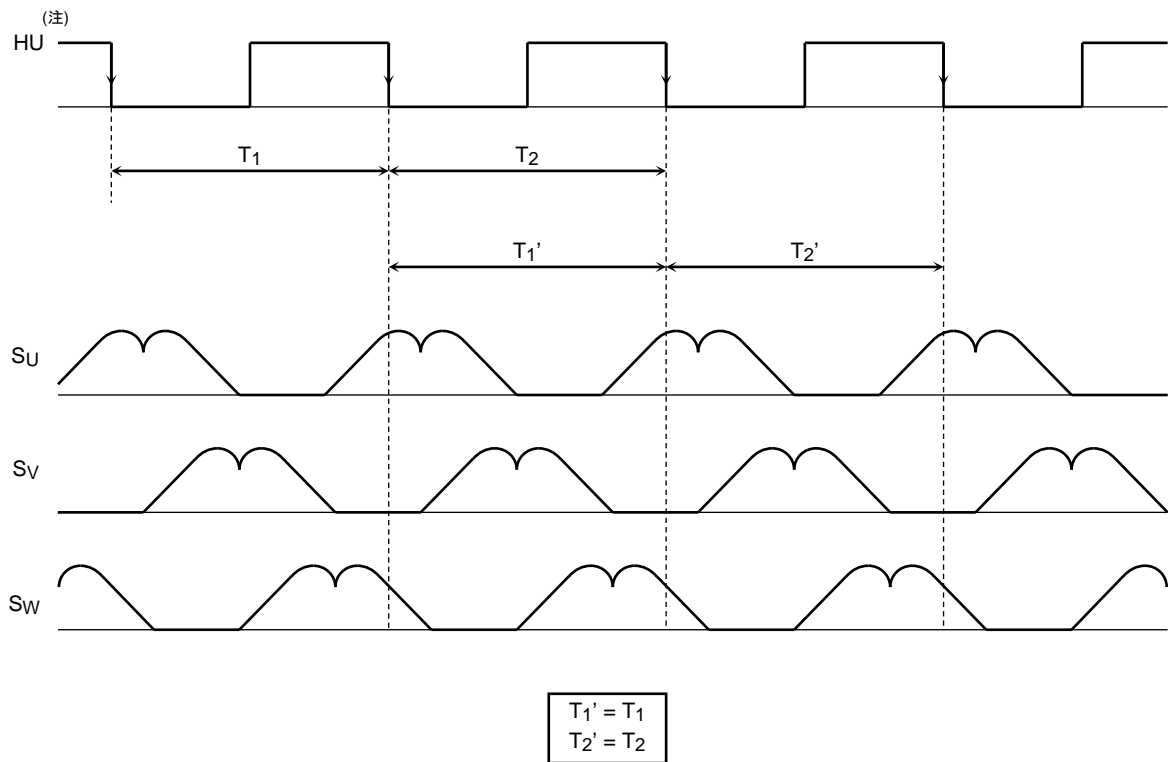
TEST2	機能説明
L	360° (電気角) 毎に変調波を生成
H	60° (電気角) 毎に変調波を生成

TEST2 = L の時

ホール信号から変調波形を作り、この変調波形を三角波と比較して正弦波 PWM 信号を生成します。

HU 信号のダウンエッジから次のダウンエッジまでの時間 (電気角: 360°) をカウントし、この時間を次の変調波形の 360°位相分のデータとして使用しています。

変調波形の 360°位相分は 192 データからなっており、その 1 データ分の時間幅は、1 つ前の 360°位相分の時間幅の 1/192 であり、この幅で変調波形は生成されます。



上図において、HU: \downarrow から HU: \downarrow までの時間 T1 の時間幅で、変調波形の T1' データは進みます。T1' データが終了しても次の HU エッジが来ない場合には、次のデータは次のエッジが来るまで同じ時間幅で進みます。

HU ホール信号の電気角 360°ごとのダウンエッジに同期し変調波形はリセットされます。モータの加減速時は、リセットごとに変調波形が不連続となります。

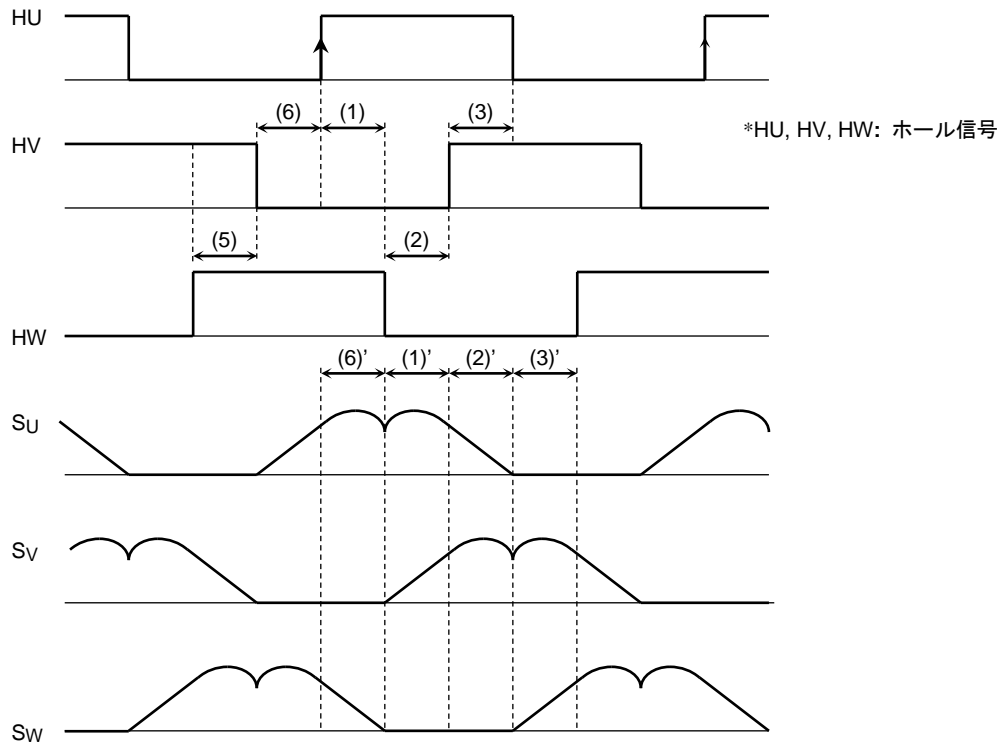
注: 図を単純化するため、方形波としております。

TEST2 = H の時

ホール信号から変調波形を作り、この変調波形を三角波と比較して正弦波 PWM 信号を生成します。

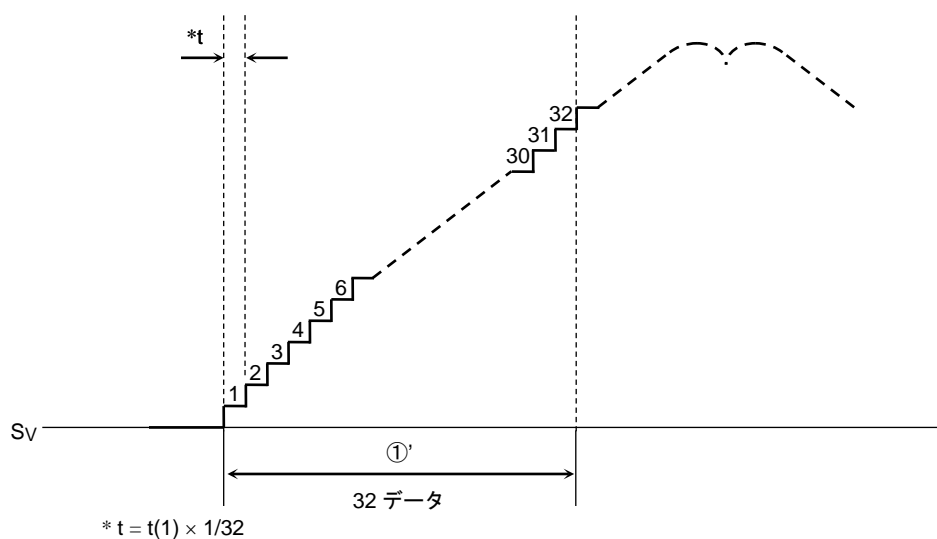
3つのホール信号のアップエッジ(ダウンエッジ)から次のダウンエッジ(アップエッジ)までの時間(電気角: 60°)をカウントし、この時間を変調波形の次の60°位相分のデータとして使用しています。

変調波形の60°位相分は32データからなっており、その1データ分の時間幅は、1つ前の60°位相分の時間幅の1/32であり、この幅で変調波形は進みます。



上図において、HU: \uparrow から HW: \downarrow までの時間(1)の 1/32 の時間幅で、変調波形の(1)'データは進み、同じく、HW: \downarrow から HV: \uparrow までの時間(2)の 1/32 の時間幅で、(2)'のデータは進みます。

32データが終了しても次のエッジが来ない場合には、次の32データは次のエッジが来るまで同じ時間幅で進みます。



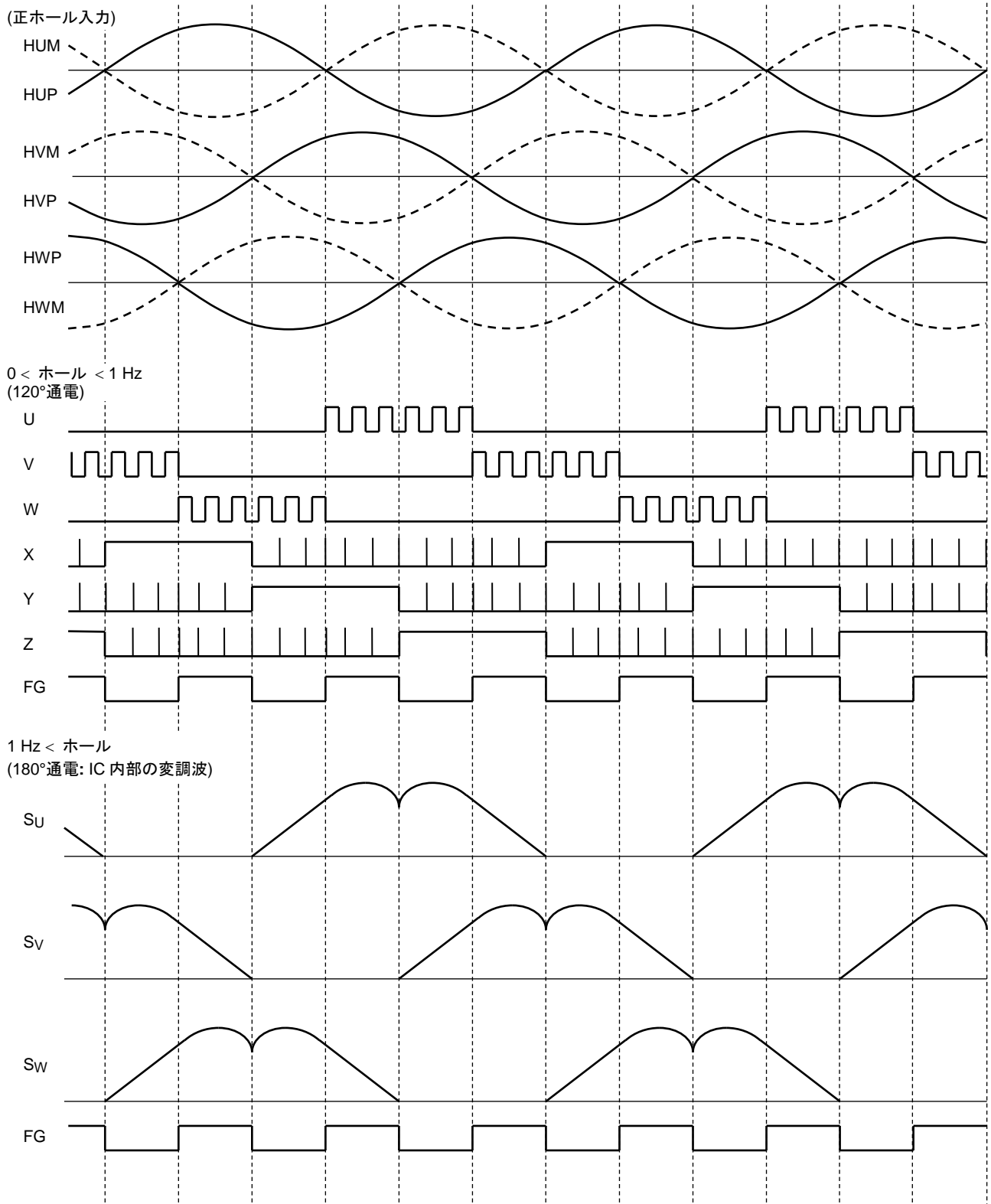
また、位置検出信号のゼロクロスごとに変調波形との位相合わせを行います。

電気角 60°ごとに位置検出信号のアップエッジおよびダウンエッジと同期し変調波形はリセットされます。

従いまして、ホール信号の位置ずれおよび、加減速時はリセットごとに変調波形が不連続となります。

注: 図を単純化するため、ホール信号を方形波としております。

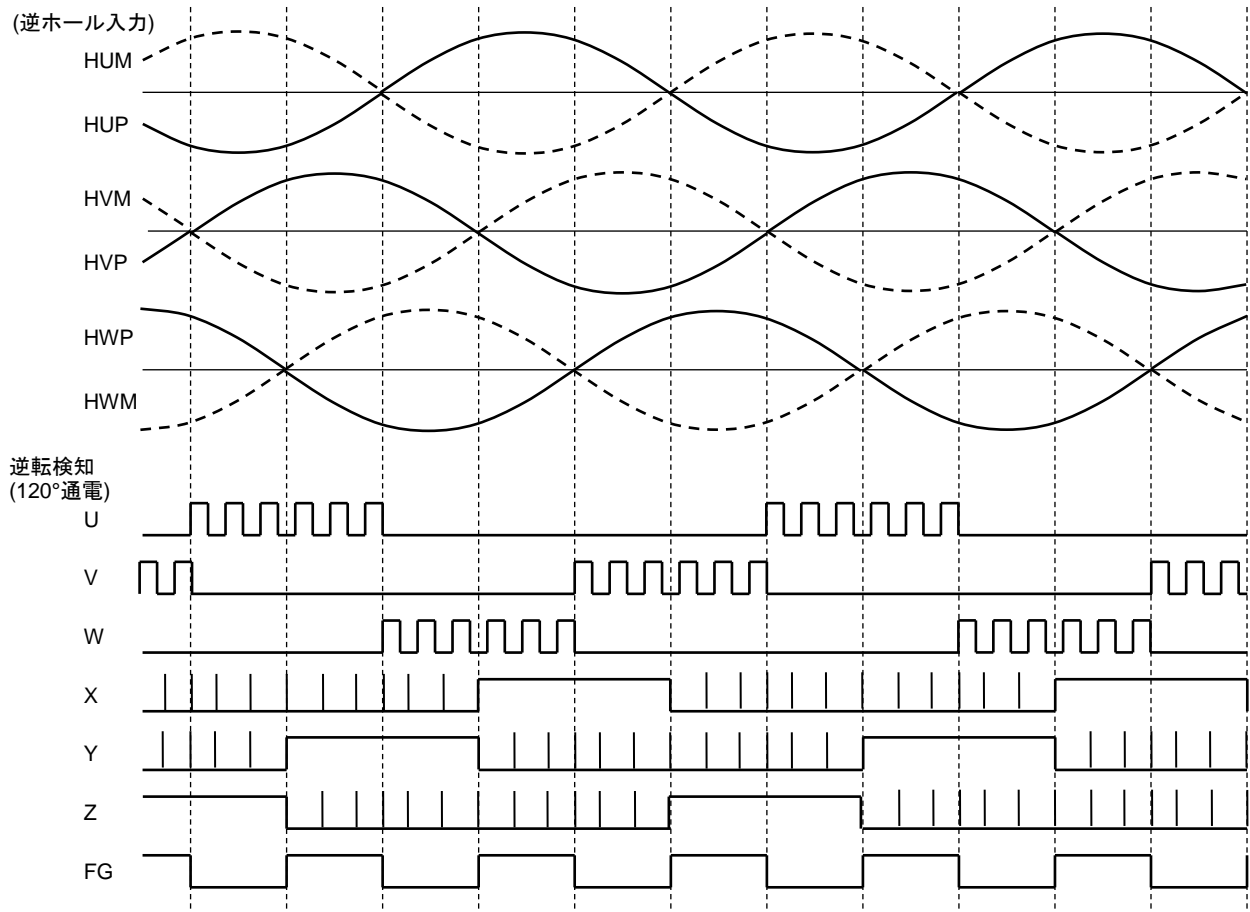
正転動作タイミングチャート (CW/CCW = Low, LA = GND)



*: ホール信号が 1 Hz 以上 ($f_{osc} = 4 \text{ MHz}$ 時) では、LA 端子に従い進角補正機能が動作します。

タイミングチャートは機能・動作を説明するため、単純化しております。

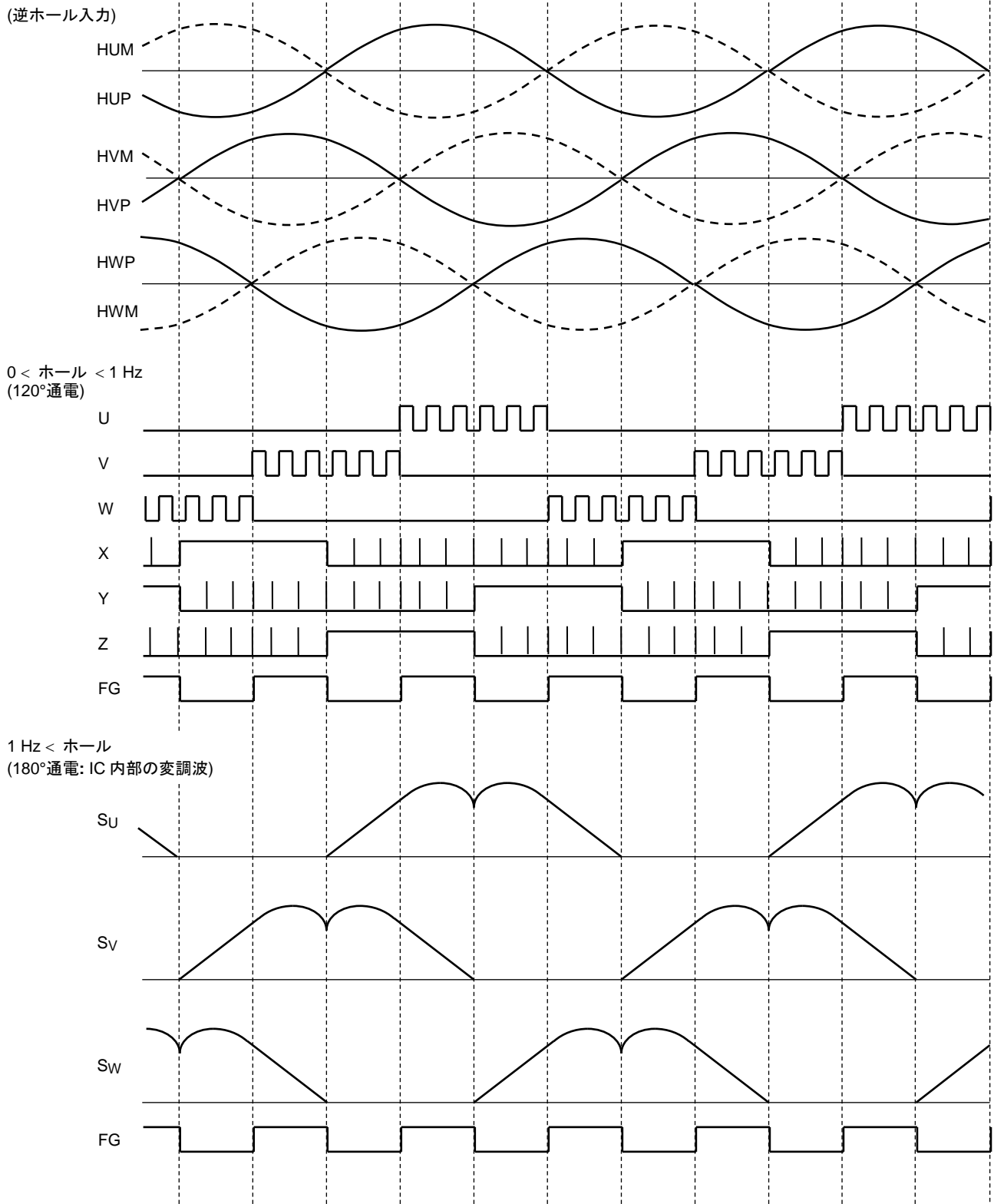
正転動作タイミングチャート (CW/CCW = Low, LA = GND)



*: CW/CCW = Low で逆ホール信号が入力された場合は、進角 0°の 120°通電で駆動します。(逆転動作)

タイミングチャートは機能・動作を説明するため、単純化しております。

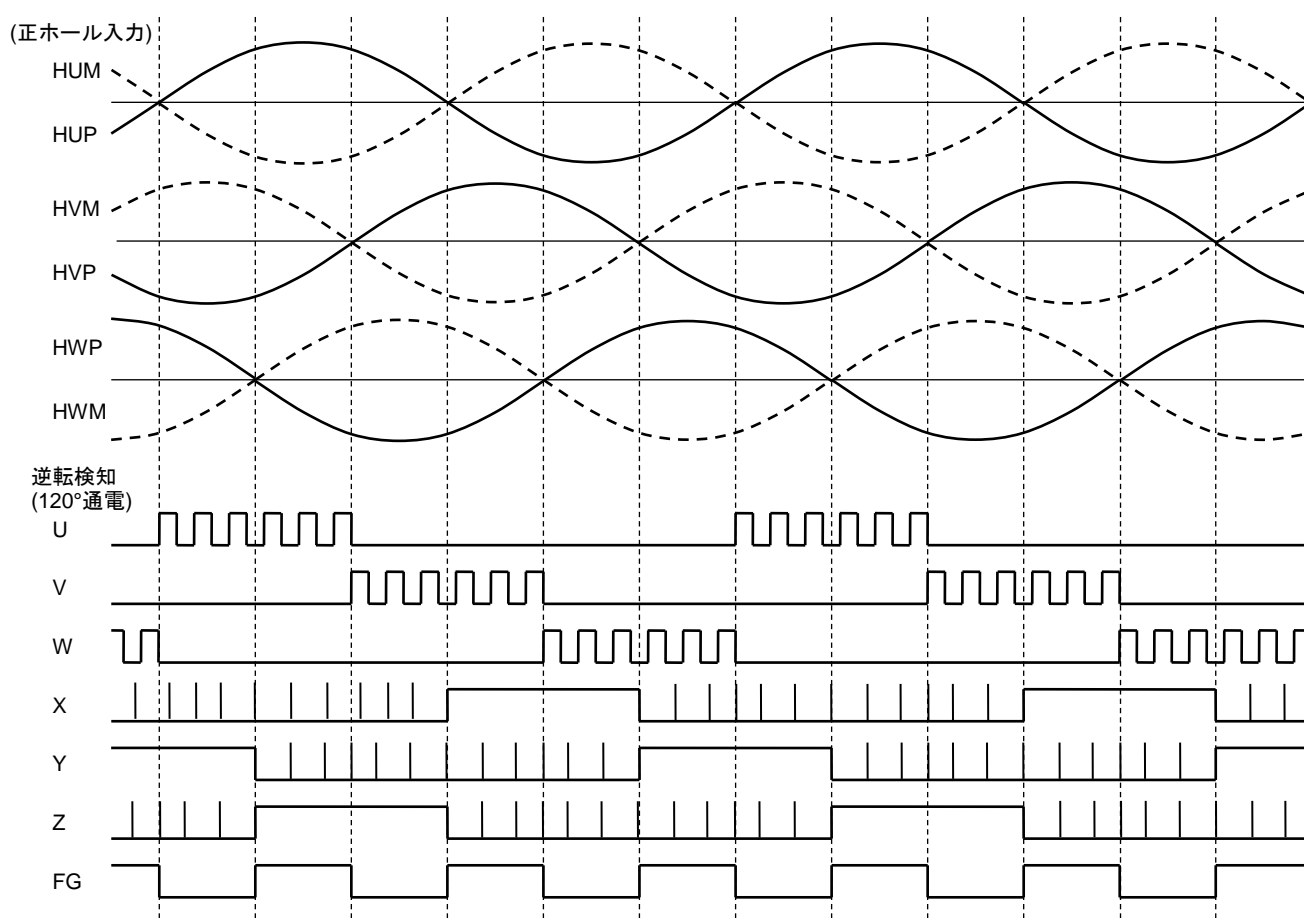
逆転動作タイミングチャート (CW/CCW = High, LA = GND)



*: ホール信号が 1 Hz 以上 ($f_{osc} = 4 \text{ MHz}$ 時) では、LA 端子に従い進角補正機能が動作します。

タイミングチャートは機能・動作を説明するため、単純化しております。

逆転動作タイミングチャート (CW/CCW = High, LA = GND)

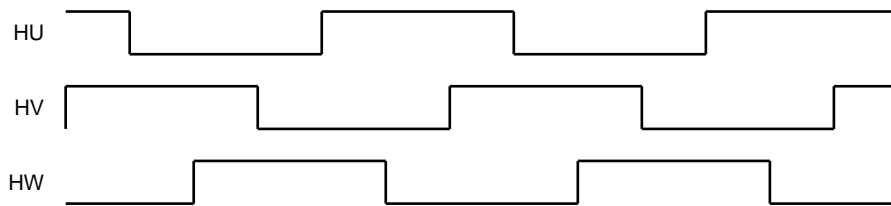


*: CW/CCW = High で正ホール信号が入力された場合は、進角 0°の 120°通電で駆動します。(逆転動作)

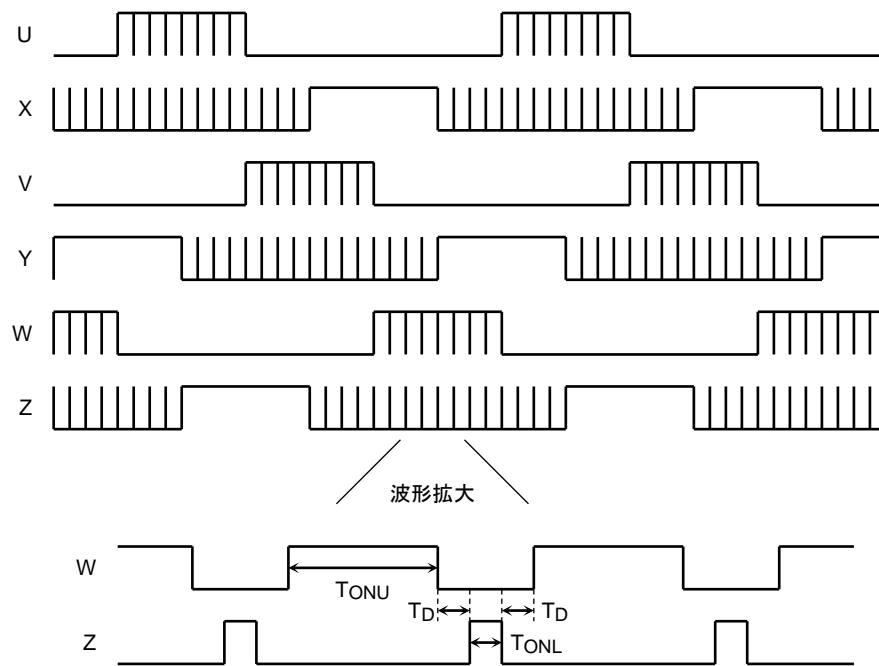
タイミングチャートは機能・動作を説明するため、単純化しております。

矩形波駆動の動作波形 (CW/CCW = Low)

ホール信号 (注)



出力波形



注: 図を単純化するため、方形波としております。

ブートストラップ電圧確保のため、下側 X、Y、Z 出力は、OFF 期間においても、キャリア周期で常に ON します。また、このとき、上側 U、V、W 波形は、上図、拡大波形のように、下側が ON するタイミングで、デッドタイムを持ち OFF します。(TD は、VSP 入力により変化します)

$$\text{キャリア周期} = f_{\text{osc}}/252 \text{ (Hz)} \quad \text{デッドタイム: } T_D = 9/f_{\text{osc}} \text{ (s)} \text{ (VSP = 5.0 V 以上)}$$

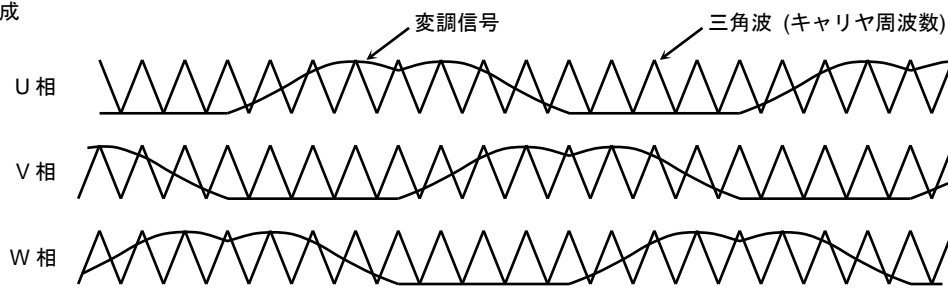
$$T_{\text{ONL}} = \text{キャリア周期} \times 8\% \text{ (s)} \text{ (VSP 入力に関係なく一定)}$$

矩形波駆動時の速度変更は、VSP 電圧で決定され、TONU の ON duty で加減速します。(16 ページ正弦波駆動時出力 ON duty 図を参照ください)

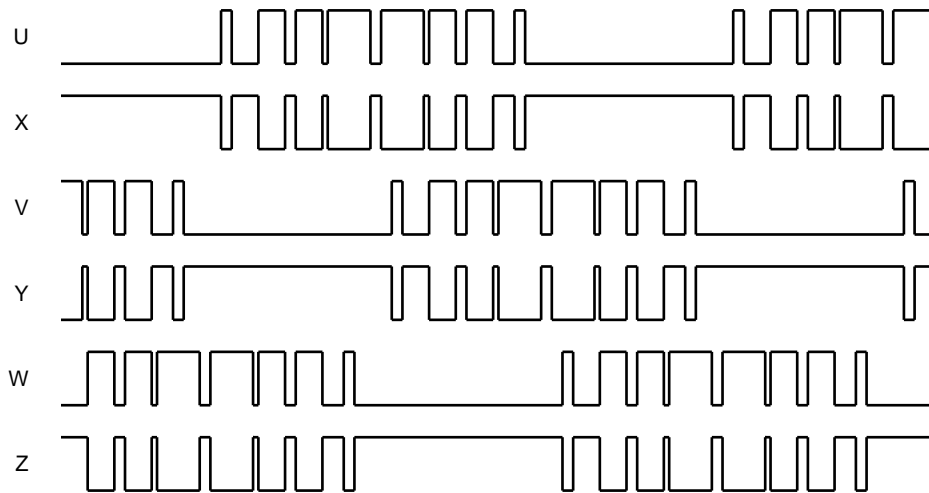
注: 始動時におけるホール信号が 1 Hz ($f_{\text{osc}} = 4 \text{ MHz}$ 時) 以下およびモータの回転方向が設定に対し反転している場合 (REV = High) に、矩形波駆動となります。

正弦波 PWM 駆動の動作波形 (CW/CCW = Low)

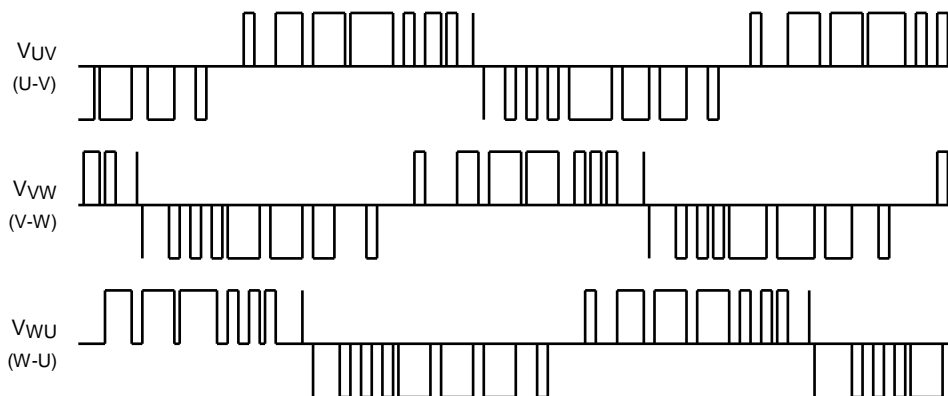
IC 内部生成



出力波形



線間電圧

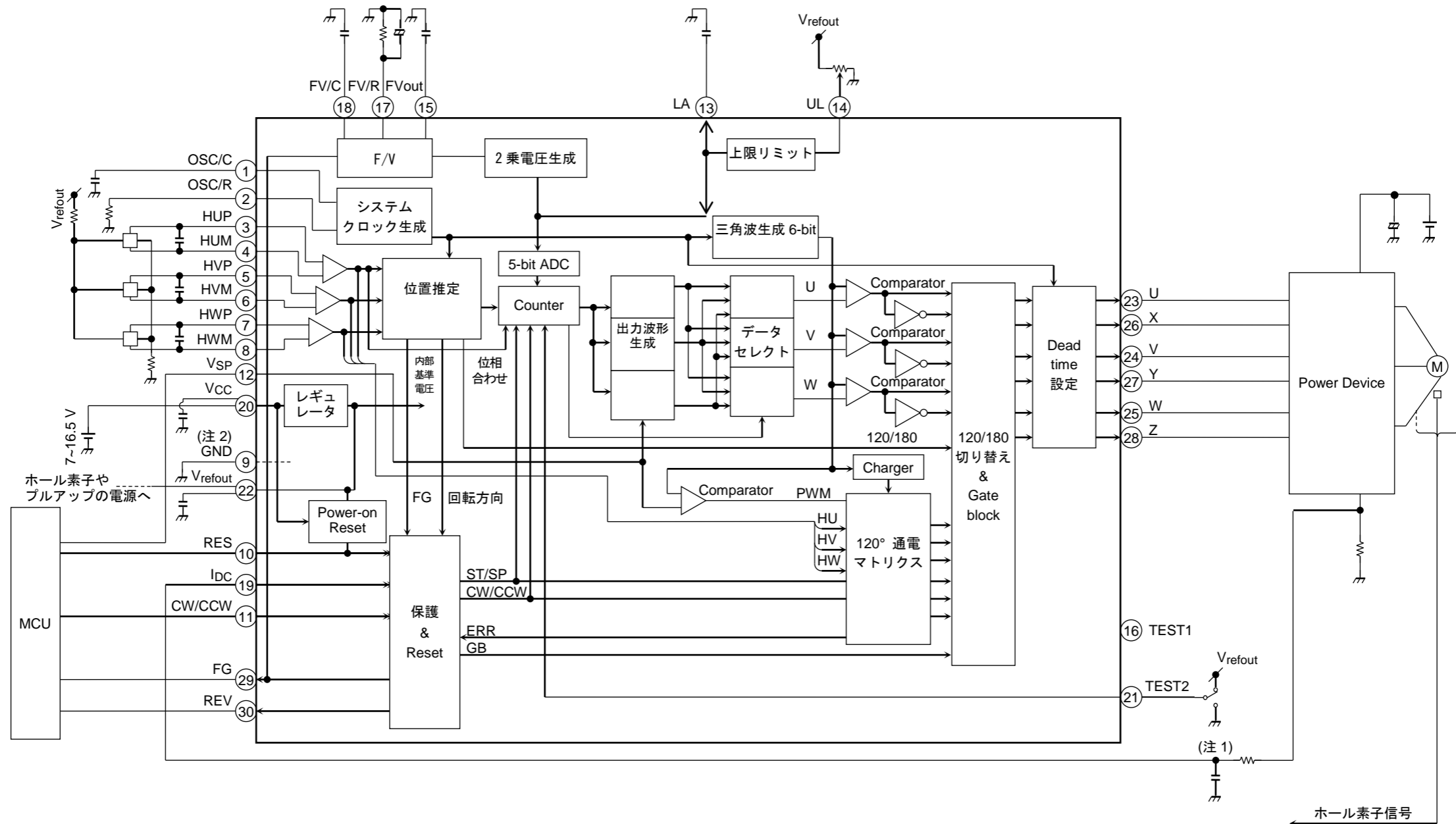


正弦波駆動時の速度変更は、VSP 電圧で変調記号の振幅が変化し、出力波形の ON duty で加減速します。
(16 ページ矩形波駆動時出力 ON duty 図を参照ください)

$$\text{三角波周波数} = \text{キャリア周波数} = f_{\text{osc}}/252 \text{ (Hz)}$$

注: 始動後、ホール信号が 1 Hz ($f_{\text{osc}} = 4 \text{ MHz}$ 時) 以上およびモータの回転方向が設定方向に回転している場合 (REV = Low) に、正弦波駆動となります。

応用回路例



注 1: ノイズなどによる IC 誤動作防止用として必要に応じて接続してください。

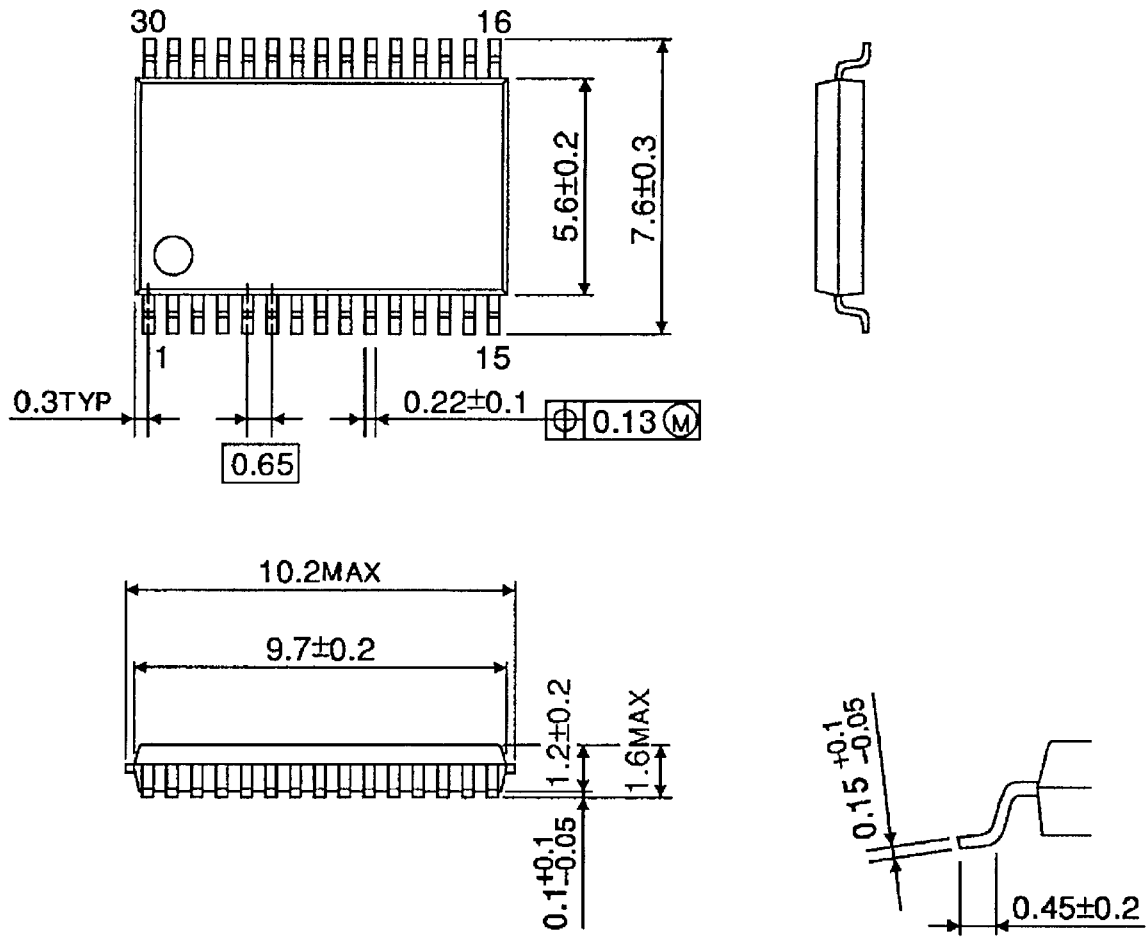
注 2: GND 端子はアプリケーション上のシグナル系 GND に接続してください。

注 3: 端子間ショートおよび出力の天絡、地絡時に IC の破壊、発火および周辺部品に過電圧、過電流が加わる恐れがありますので、特に、出力ライン、Vcc、GND ラインの設計は十分注意してください。また、IC を回転差し (逆差し) した場合にも、同様に破壊、発火の恐れがありますので注意してください。

外形図

SSOP30-P-300-0.65

Unit : mm



質量: 0.17 g (標準)

記載内容の注意点について

ブロック図

ブロック図内の機能ブロック/回路/定数などは、機能を説明するため、一部省略・簡略化している場合があります。

等価回路

等価回路は、回路を説明するため、一部省略・簡略化している場合があります。

タイミングチャート

タイミングチャートは機能・動作を説明するため、単純化している場合があります。

絶対最大定格

絶対最大定格は瞬時たりとも超えてはならない規格です。

絶対最大定格を超えると IC の破壊や損傷の原因となり、また、発火する恐れもあります。IC 以外にも破壊や損傷や劣化を与えるおそれがあります。

いかなる動作条件においても必ず絶対最大定格を超えないように設計を行ってください。

ご使用に際しては、記載された動作範囲内でご使用ください。

応用回路例

応用回路例は、参考例であり、量産設計に際しては、十分な評価を行ってください。

また、工業所有権の使用の許諾を行うものではありません。

測定回路図

測定回路内の部品は、特性確認のために使用しているものであり、応用機器の誤動作や故障が発生しないことを保証するものではありません。

使用上のご注意およびお願い事項

使用上の注意事項

- (1)絶対最大定格は複数の定格の、どの一つの値も瞬時たりとも超えてはならない規格です。
複数の定格のいずれに対しても超えることができません。
絶対最大定格を超えると破壊、損傷および劣化の原因となり、破裂・燃焼による傷害を負うことがあります。
- (2)過電流の発生や IC の故障の場合に大電流が流れ続けないように、適切な電源ヒューズを使用してください。IC は絶対最大定格を超えた使い方、誤った配線、および配線や負荷から誘起される異常パルスノイズなどが原因で破壊することがあり、この結果、IC に大電流が流れ続けることで、発煙・発火に至ることがあります。破壊における大電流の流入を想定し、影響を最小限にするため、ヒューズの容量や溶断時間、挿入回路位置などの適切な設定が必要となります。
- (3)モータの駆動など、コイルのような誘導性負荷がある場合、ON 時の突入電流や OFF 時の逆起電力による負極性の電流に起因するデバイスの誤動作あるいは破壊を防止するための保護回路を接続してください。IC が破壊した場合、傷害を負ったり発煙・発火に至ることがあります。
保護機能が内蔵されている IC には、安定した電源を使用してください。電源が不安定な場合、保護機能が動作せず、IC が破壊することがあります。IC の破壊により、傷害を負ったり発煙・発火に至ることがあります。
- (4)デバイスの逆差し、差し違い、または電源のプラスとマイナスの逆接続はしないでください。電流や消費電力が絶対最大定格を超え、破壊、損傷および劣化の原因になるだけでなく、破裂・燃焼により傷害を負うことがあります。なお、逆差しおよび差し違いのまま通電したデバイスは使用しないでください。

使用上の留意点

(1)過電流保護回路

過電流制限回路（通常：カレントリミッタ回路）はどのような場合でも IC を保護するわけではありません。動作後は、速やかに過電流状態を解除するようお願いします。

絶対最大定格を超えた場合など、ご使用方法や状況により、過電流制限回路が正常に動作しなかったり、動作する前に IC が破壊したりすることがあります。また、動作後、長時間過電流が流れ続けた場合、ご使用方法や状況によっては、IC が発熱などにより破壊することがあります。

(2)放熱設計

パワーアンプ、レギュレータ、ドライバなどの、大電流が流出入する IC の使用に際しては、適切な放熱を行い規定接合温度 (T_j) 以下になるように設計してください。これらの IC は通常使用時においても、自己発熱をします。IC 放熱設計が不十分な場合、IC の寿命の低下・特性劣化・破壊が発生することがあります。

また、IC の発熱に伴い、周辺に使用されている部品への影響も考慮して設計してください。

(3)逆起電力

モータを逆転やストップ、急減速を行った場合に、モータの逆起電力の影響でモータからモータ側電源へ電流が流れ込みますので、電源の Sink 能力が小さい場合、IC のモータ側電源端子、出力端子が絶対最大定格以上に上昇する恐れがあります。

逆起電力によりモータ側電源端子、出力端子が絶対最大定格電圧を超えないように設計してください。

製品取り扱い上のお願い

- 本資料に掲載されているハードウェア、ソフトウェアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いいたします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。