バイポーラートランジスター　シリコンPNPエピタキシャル形 (PCT方式)(バイアス抵抗内蔵)

RN2101MFV/02MFV/03MFV/04MFV/05MFV/06MFV

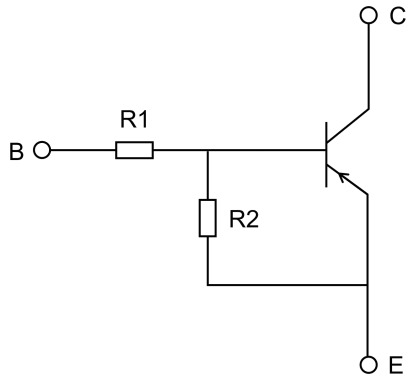
1. 用途

- スイッチング用
- インバーター回路用
- インターフェース用
- ドライバー回路用

2. 特長

(1) AEC-Q101適合
(2) 超小型パッケージ (VESM) のため超高密度実装に適しています。
(3) バイアス抵抗がトランジスターに内蔵されているため, 部品点数の削減による機器の小型化, 組み立ての省力化が可能です。
(4) 多様な回路設計に適するように種々の抵抗値をそろえています。
(5) RN1101MFV ~ RN1106MFVとコンプリメンタリーになります。

3. 等価回路図



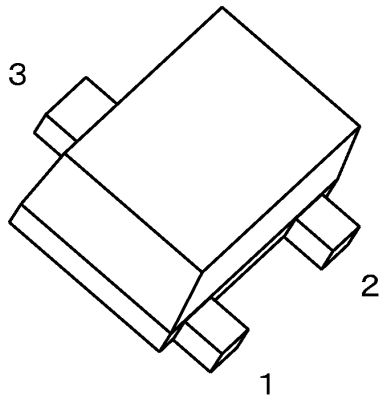
4. バイアス抵抗値

品番	R1 (kΩ)	R2 (kΩ)
RN2101MFV	4.7	4.7
RN2102MFV	10	10
RN2103MFV	22	22
RN2104MFV	47	47
RN2105MFV	2.2	47
RN2106MFV	4.7	47

製品量産開始時期
2005-02

©2021-2026
Toshiba Electronic Devices & Storage Corporation

5. 外観と端子配置図



1: ベース
2: エミッター
3: コレクター

VESM

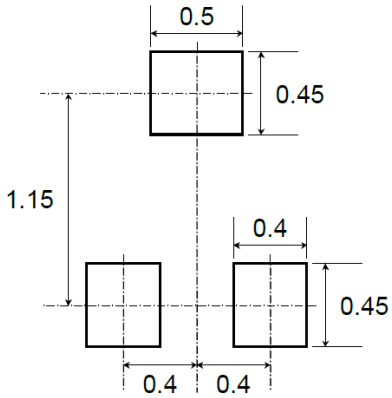
6. 絶対最大定格 (注) (特に指定のない限り, T_a = 25 ℃)

項目		記号	定格	単位
コレクター・ベース間電圧	RN2101MFV～RN2106MFV	V_{CBO}	-50	V
コレクター・エミッター間電圧		V_{CEO}	-50	
エミッター・ベース間電圧	RN2101MFV～RN2104MFV	V_{EBO}	-10	
	RN2105MFV,RN2106MFV		-5	
コレクター電流	RN2101MFV～RN2106MFV	I_C	-100	mA
コレクター損失		P_C (注1)	150	mW
接合温度		T_j	150	℃
保存温度		T_{stg}	-55 ~ 150	

注: 本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格以内での使用においても, 高負荷 (高温および大電流/高電圧印加, 多大な温度変化等) で連続して使用される場合は, 信頼性が著しく低下するおそれがあります。弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート, 推定故障率等) をご確認の上, 適切な信頼性設計をお願いします。

注1: FR4基板実装時(25.4 mm × 25.4 mm × 1.6 mm)

7. 参考パッド寸法



単位：mm

©2021-2026
Toshiba Electronic Devices & Storage Corporation

8. 電気的特性 (特に指定のない限り, T_a = 25 °C)

項目		記号	測定条件	最小	標準	最大	単位
コレクターしゃ断電流	RN2101MFV～RN2106MFV	I_{CBO}	V_{CB} = -50 V, I_E = 0 mA	—	—	-100	nA
		I_{CEO}	V_{CE} = -50 V, I_B = 0 mA	—	—	-500	
エミッターしゃ断電流	RN2101MFV	I_{EBO}	V_{EB} = -10 V, I_C = 0 mA	-0.82	—	-1.52	mA
	RN2102MFV			-0.38	—	-0.71	
	RN2103MFV			-0.17	—	-0.33	
	RN2104MFV			-0.082	—	-0.15	
	RN2105MFV		V_{EB} = -5 V, I_C = 0 mA	-0.078	—	-0.145	
	RN2106MFV			-0.074	—	-0.138	
直流電流増幅率	RN2101MFV	h_{FE}	V_{CE} = -5 V, I_C = -10 mA	30	—	—	—
	RN2102MFV			50	—	—	
	RN2103MFV			70	—	—	
	RN2104MFV			80	—	—	
	RN2105MFV			80	—	—	
	RN2106MFV			80	—	—	
コレクター・エミッター間飽和電圧	RN2101MFV～RN2106MFV	$V_{CE(sat)}$	I_C = -5 mA, I_B = -0.5 mA	—	-0.1	-0.3	V
入力オン電圧	RN2101MFV	$V_{I(ON)}$	V_{CE} = -0.2 V, I_C = -5 mA	-1.1	—	-2.0	V
	RN2102MFV			-1.2	—	-2.4	
	RN2103MFV			-1.3	—	-3.0	
	RN2104MFV			-1.5	—	-5.0	
	RN2105MFV			-0.6	—	-1.1	
	RN2106MFV			-0.7	—	-1.3	
入力オフ電圧	RN2101MFV～RN2104MFV	$V_{I(OFF)}$	V_{CE} = -5 V, I_C = -0.1 mA	-1.0	—	-1.5	V
	RN2105MFV, RN2106MFV			-0.5	—	-0.8	
コレクター出力容量	RN2101MFV～RN2106MFV	C_{ob}	V_{CB} = -10 V, I_E = 0 mA, f = 1 MHz	—	0.9	—	pF
入力抵抗	RN2101MFV	R_1	-	3.29	4.7	6.11	kΩ
	RN2102MFV			7	10	13	
	RN2103MFV			15.4	22	28.6	
	RN2104MFV			32.9	47	61.1	
	RN2105MFV			1.54	2.2	2.86	
	RN2106MFV			3.29	4.7	6.11	
抵抗比率	RN2101MFV～RN2104MFV	R1/R2	-	0.8	1.0	1.2	—
	RN2105MFV			0.0376	0.0468	0.0562	
	RN2106MFV			0.08	0.1	0.12	

©2021-2026
Toshiba Electronic Devices & Storage Corporation

9. 現品表示

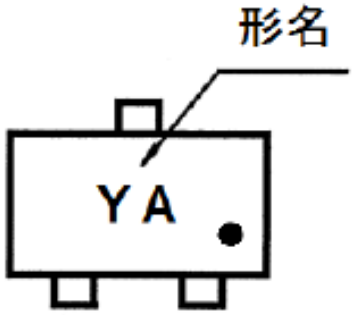


図 9.1 現品表示 RN2101MFV

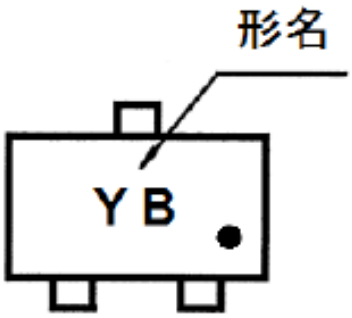


図 9.2 現品表示 RN2102MFV

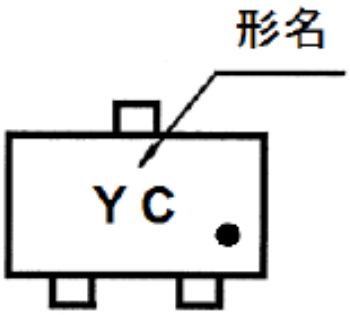


図 9.3 現品表示 RN2103MFV

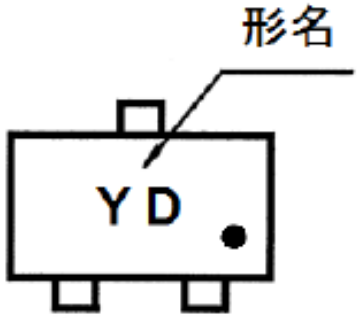


図 9.4 現品表示 RN2104MFV

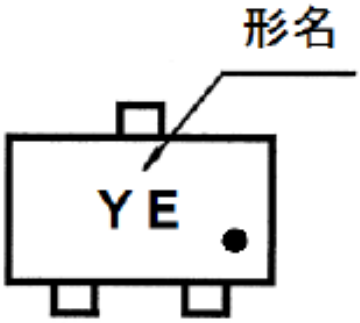


図 9.5 現品表示 RN2105MFV

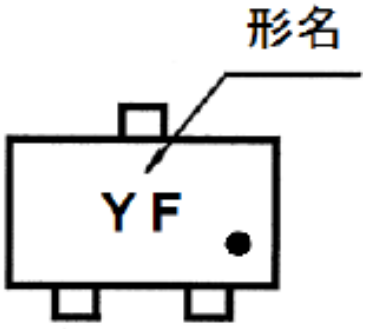


図 9.6 現品表示 RN2106MFV

©2021-2026
Toshiba Electronic Devices & Storage Corporation

10. 特性図 (注)

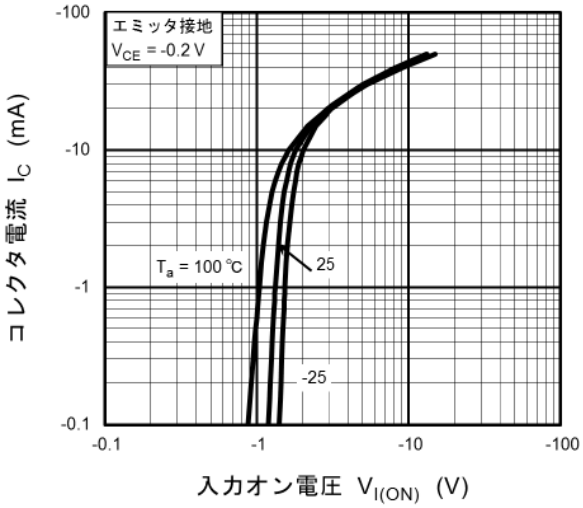


図 10.1 RN2101MFV I_C-$V_{I(ON)}$

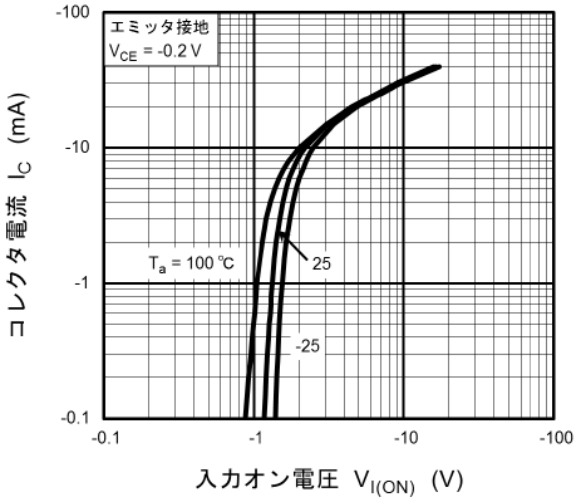


図 10.2 RN2102MFV I_C-$V_{I(ON)}$

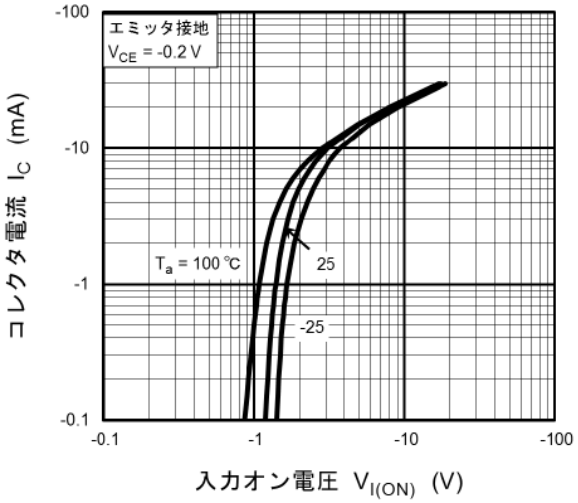


図 10.3 RN2103MFV I_C-$V_{I(ON)}$

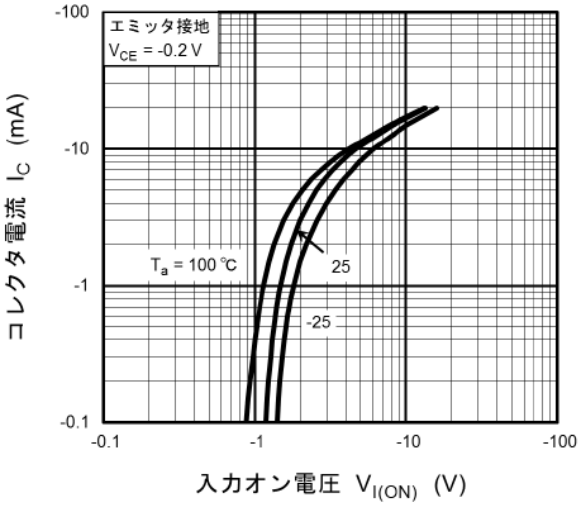


図 10.4 RN2104MFV I_C-$V_{I(ON)}$

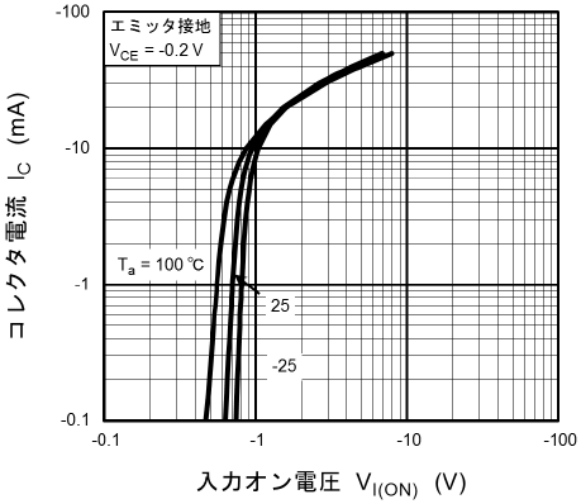


図 10.5 RN2105MFV I_C-$V_{I(ON)}$

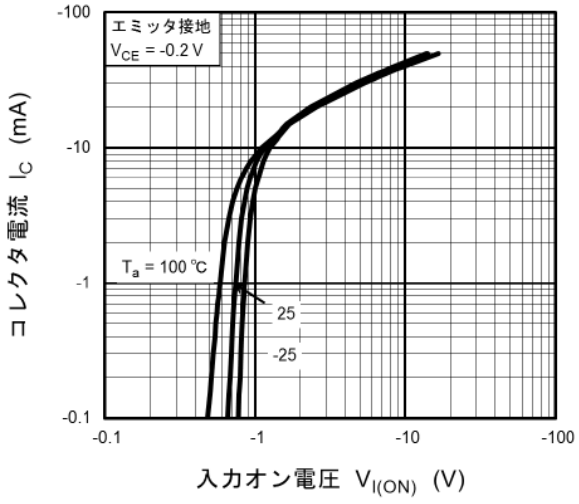


図 10.6 RN2106MFV I_C-$V_{I(ON)}$

©2021-2026
Toshiba Electronic Devices & Storage Corporation

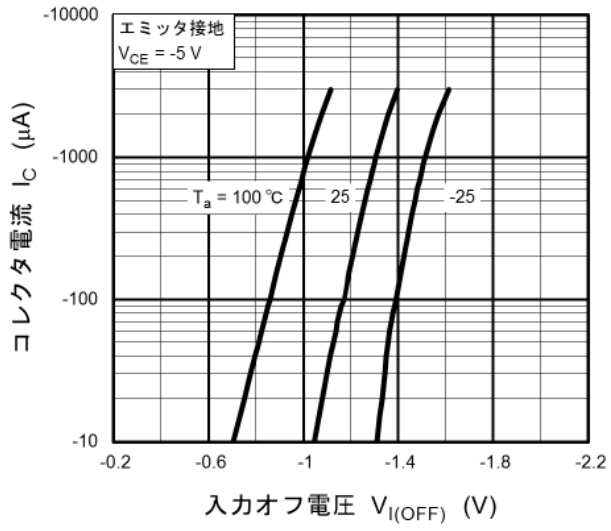


図 10.7 RN2101MFV I_C-$V_{I(OFF)}$

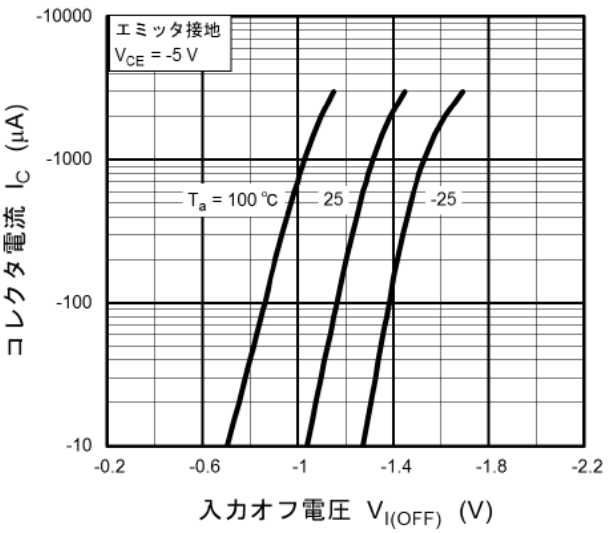


図 10.8 RN2102MFV I_C-$V_{I(OFF)}$

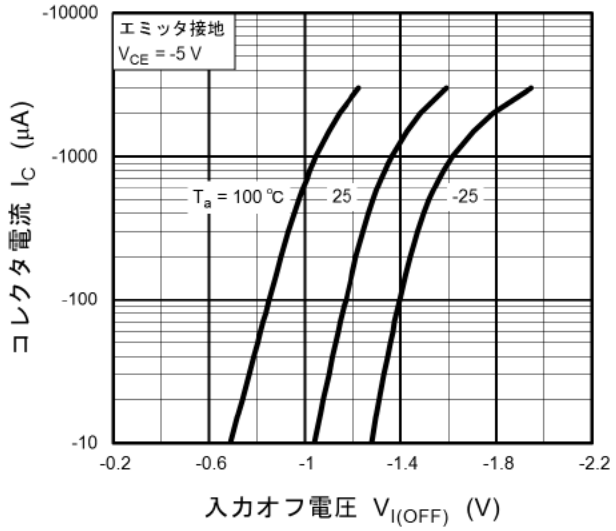


図 10.9 RN2103MFV I_C-$V_{I(OFF)}$

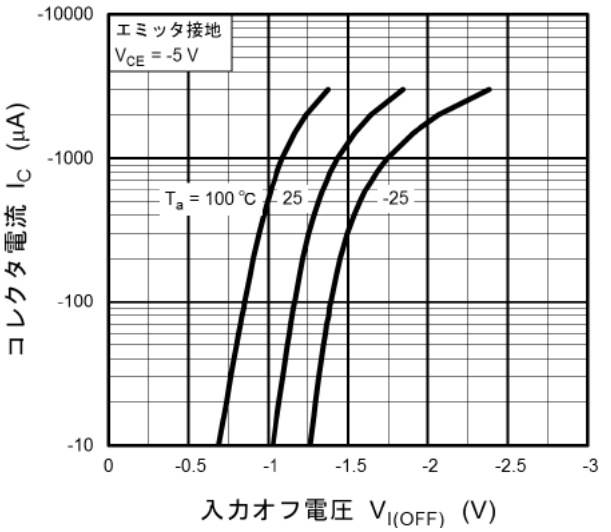


図 10.10 RN2104MFV I_C-$V_{I(OFF)}$

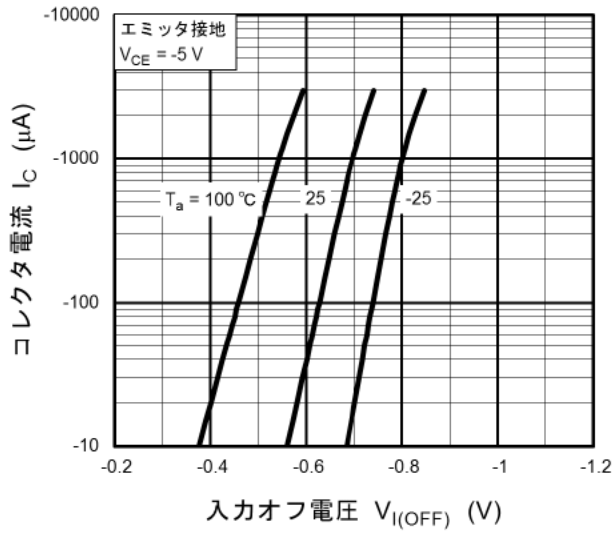


図 10.11 RN2105MFV I_C-$V_{I(OFF)}$

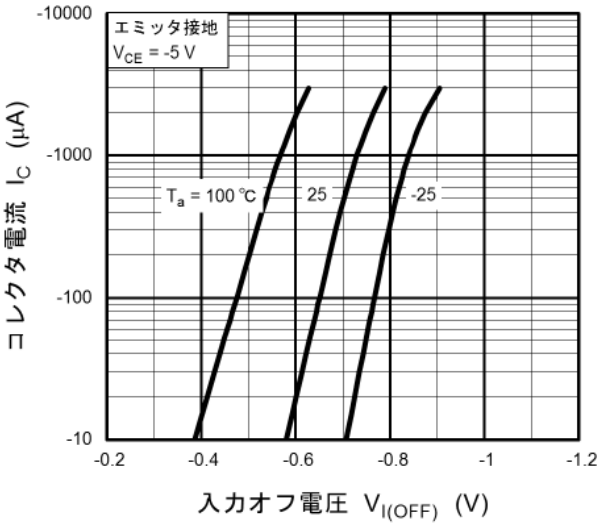


図 10.12 RN2106MFV I_C-$V_{I(OFF)}$

©2021-2026
Toshiba Electronic Devices & Storage Corporation

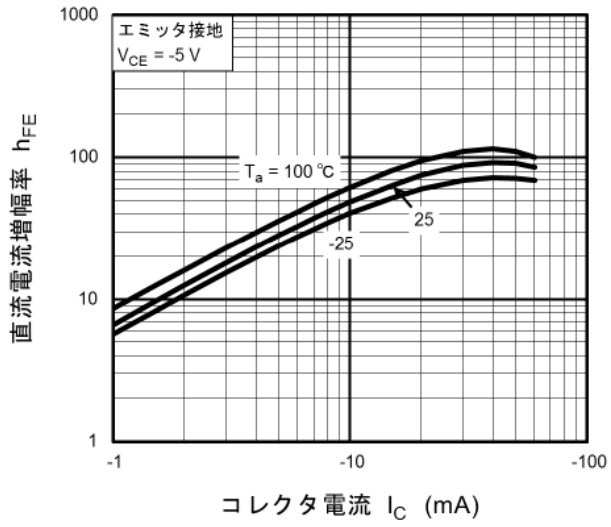


図 10.13 RN2101MFV h_{FE}-I_C

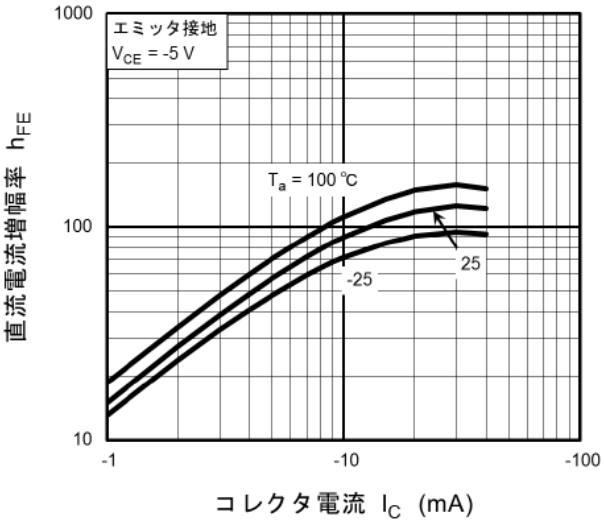


図 10.14 RN2102MFV h_{FE}-I_C

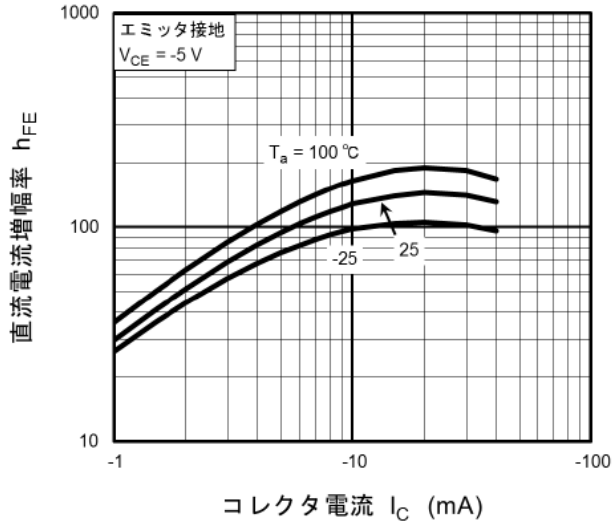


図 10.15 RN2103MFV h_{FE}-I_C

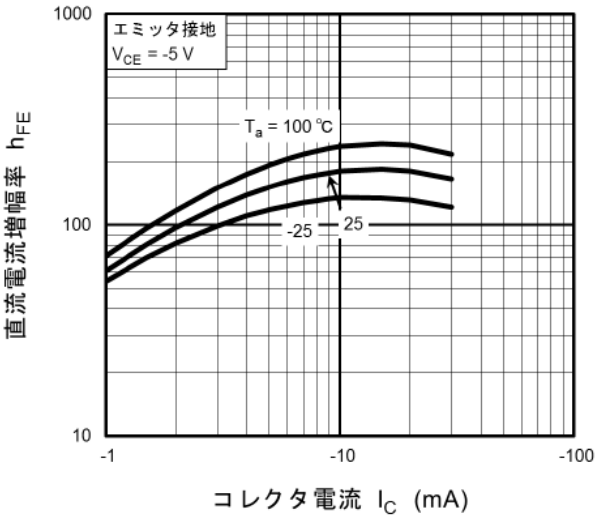


図 10.16 RN2104MFV h_{FE}-I_C

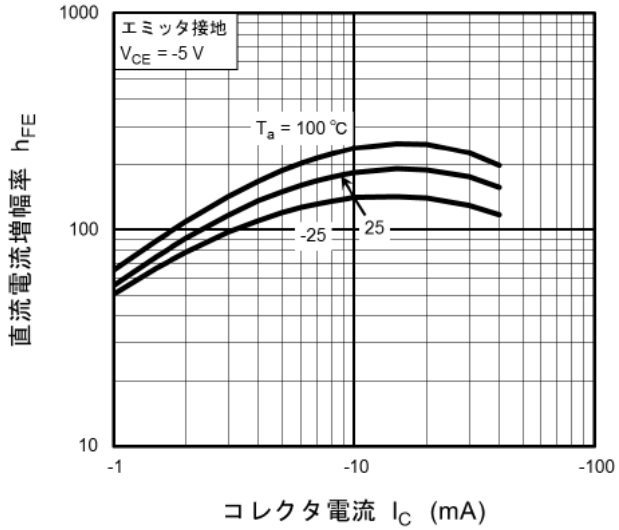


図 10.17 RN2105MFV h_{FE}-I_C

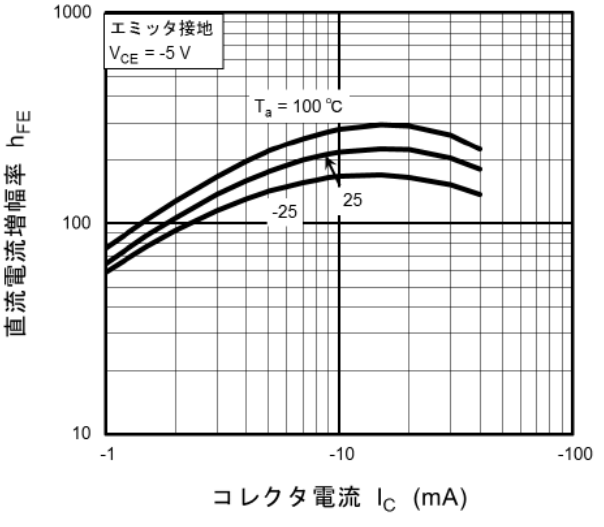


図 10.18 RN2106MFV h_{FE}-I_C

©2021-2026
Toshiba Electronic Devices & Storage Corporation

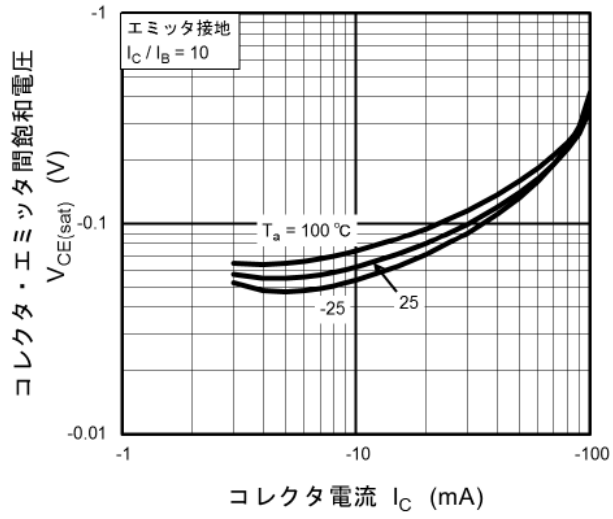


図 10.19 RN2101MFV $V_{CE(sat)}$-I_C

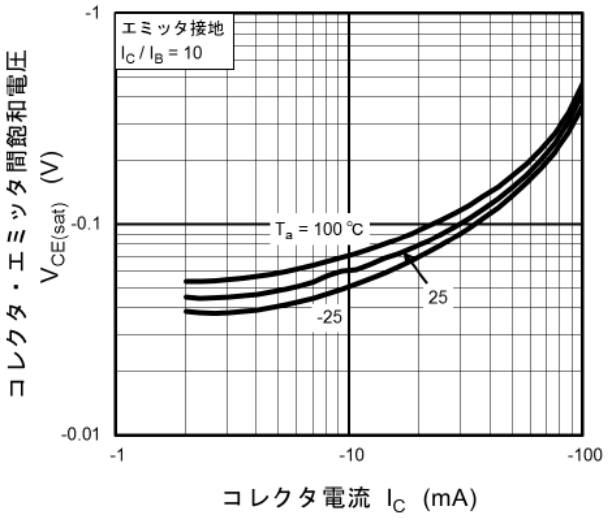


図 10.20 RN2102MFV $V_{CE(sat)}$-I_C

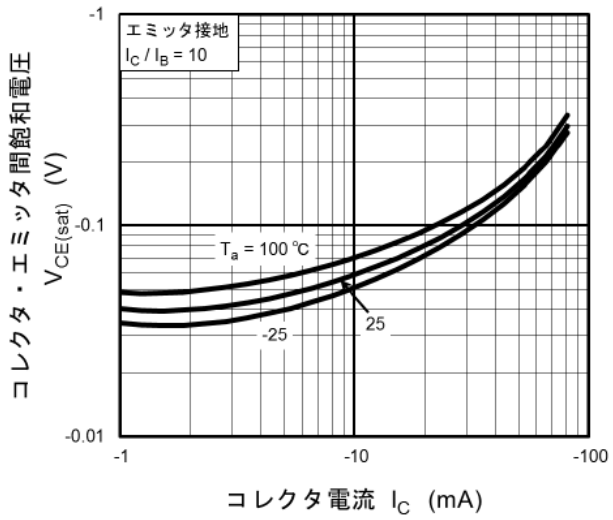


図 10.21 RN2103MFV $V_{CE(sat)}$-I_C

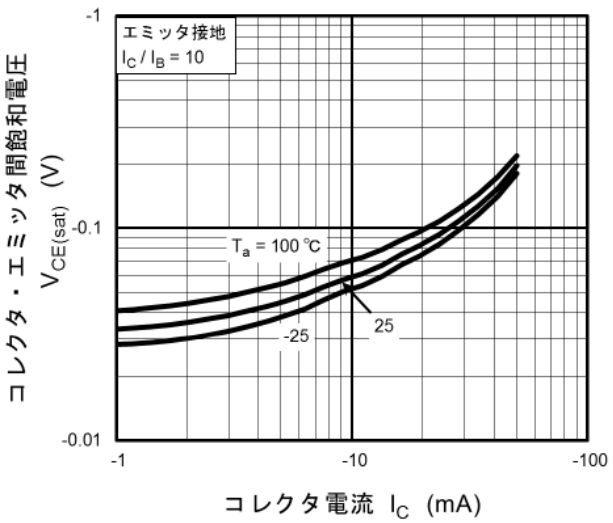


図 10.22 RN2104MFV $V_{CE(sat)}$-I_C

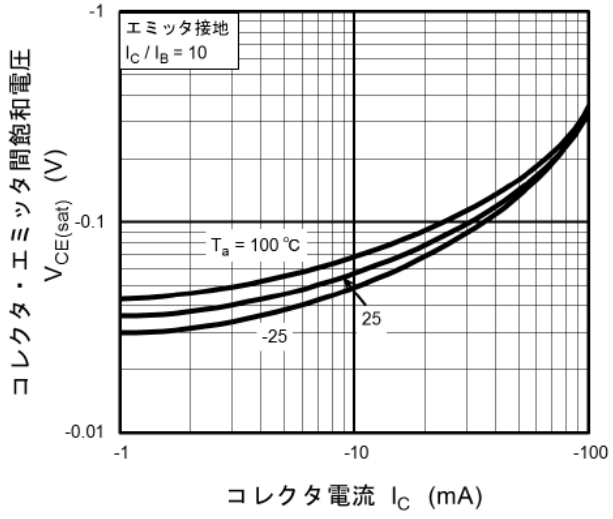


図 10.23 RN2105MFV $V_{CE(sat)}$-I_C

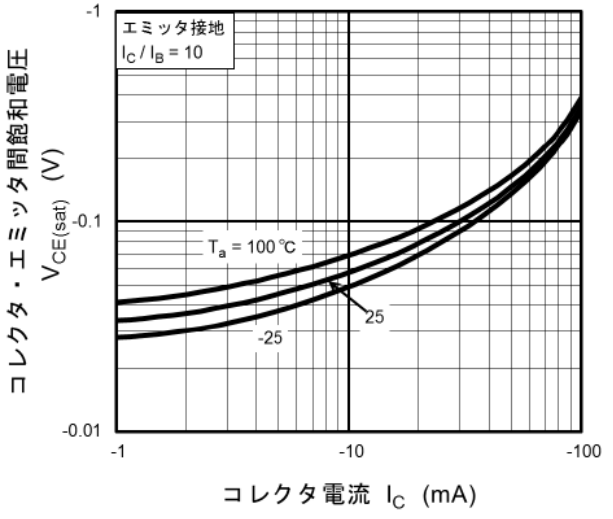


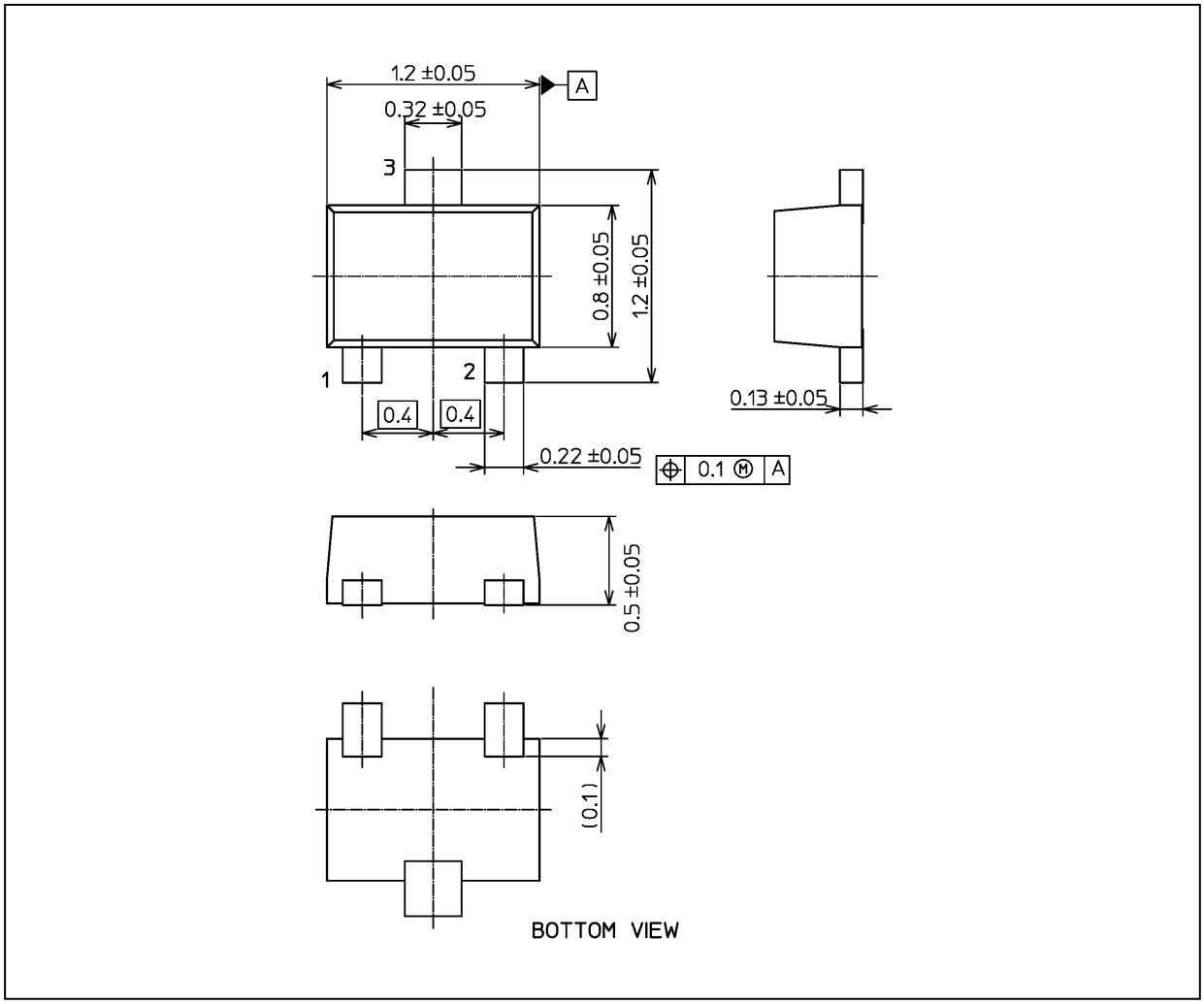
図 10.24 RN2106MFV $V_{CE(sat)}$-I_C

注: 特性図の値は, 特に指定のない限り保証値ではなく参考値です。

©2021-2026
Toshiba Electronic Devices & Storage Corporation

外形寸法図

Unit: mm



質量: 1.5 mg (typ.)

パッケージ名称
通称名: VESM

製品取り扱い上のお願い

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。
本資料に掲載されているハードウエア、ソフトウエアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報(本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど)および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器(以下“特定用途”という)に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器(生命直結機器)、車載・輸送機器、防衛関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社Webサイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証　(機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。) をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品のRoHS適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。

©2021-2026
Toshiba Electronic Devices & Storage Corporation