

東芝 BiCD プロセス集積回路 シリコン モノリシック

# TB67S522FTAG

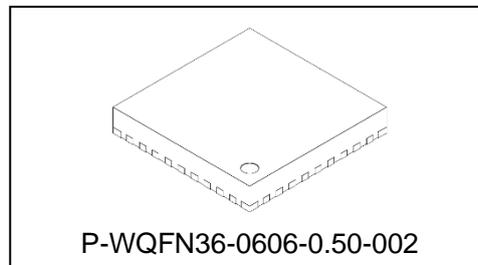
PWM 方式クロックインバイポーラーステッピングモータードライバー

## 1. 概要

TB67S522FTAG は、PWM チョッパー型 2 相バイポーラ駆動方式、クロックインデコーダー内蔵のステッピングモータードライバーです。

BiCD プロセスを使うことにより、出力耐圧 40 V、最大電流 2.8 A を実現しています。

また、内蔵レギュレーターにより、VM 単一電源でモーターを駆動できます。



質量: 0.14 g (標準)

## 2. 特長

- バイポーラ型ステッピングモーターを駆動コントロール可能。
- PWM 定電流駆動。
- 2 相、1-2 相、W1-2 相の励磁駆動が可能。
- BiCD プロセスによる出力段低オン抵抗。
- 高耐圧 / 大電流 (Spec は絶対最大定格および動作範囲を参照してください。)
- 熱検出回路(TSD)、過電流検出回路(ISD)、VM 電源のパワーオンリセット回路を内蔵。
- 内部回路動作 VCC レギュレーター内蔵のため、VM 電源のみで動作可能。
- チョッピング周波数は外部抵抗とコンデンサーで設定可能。
- パッケージ : P-WQFN36-0606-0.50-002

注: 使用に当たっては熱的条件に十分注意してください。

製品量産開始年月

2017-01

## 3. ブロック図

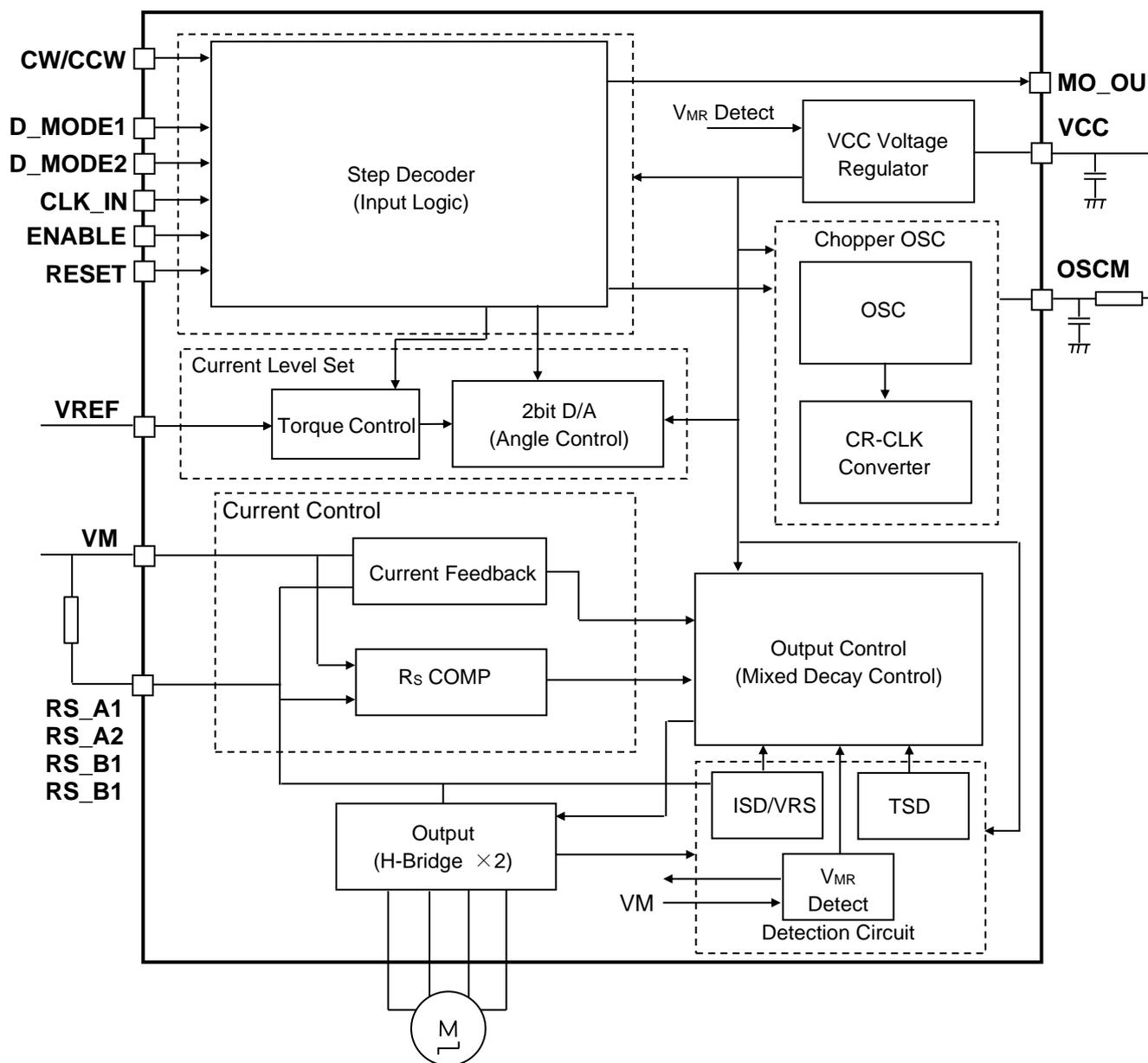


図 3.1 ブロック図

注: ブロック図内の機能ブロック/回路/定数などは、機能を説明するため、一部省略・簡略化してあります。

注: TB67S522FTAG の GND 配線はベタ接続とし、基板から取り出し部は 1 点接地であるとともに、放熱設計を考慮したパターンになるようなレイアウトにしてください。

出力間のショートおよび出力の天絡、地絡時に IC の破壊の恐れがありますので、出力ライン、VM ライン、GND ラインの設計は十分注意してください。

この IC では、特に大電流が流れる電源系の端子 (VM、RS\_A1、RS\_A2、RS\_B1、RS\_B2、OUT\_A1+、OUT\_A2+、OUT\_A1-、OUT\_A2-、OUT\_B1+、OUT\_B2+、OUT\_B1-、OUT\_B2-、GND) が正常に配線されていない場合、破壊も含む不具合が生じる可能性があります。

また、ロジックの入力端子についても正常に配線が行われていない場合、異常動作がおこり IC が破壊することがあります。この場合、規定以上の大電流が流れるなどによって IC が破壊する可能性があります。IC のパターンの設計や実装については十分ご注意ください。

## 4. 端子配置图

(Top View)

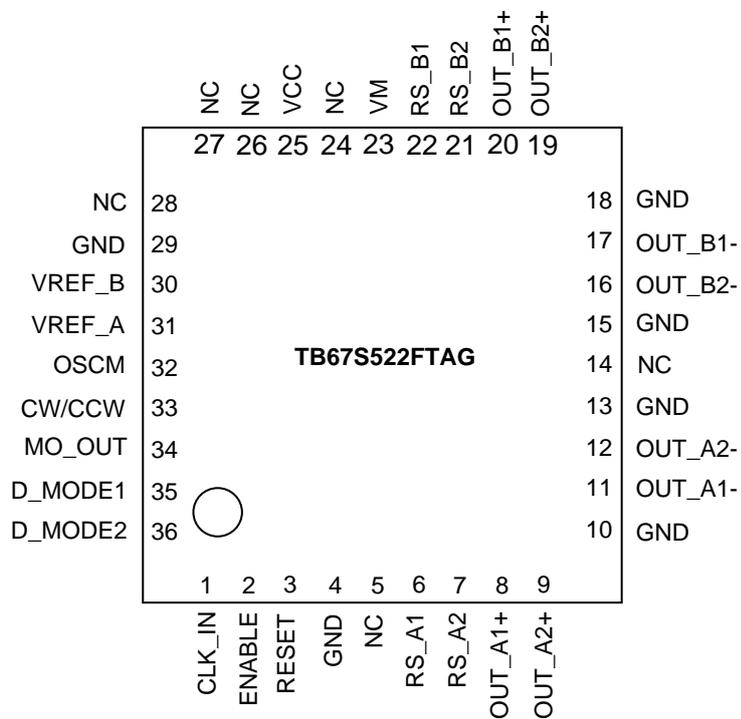


图 4.1 端子配置图

## 5. 端子説明

表 5.1 端子説明

端子番号	端子名称	機能
1	CLK_IN	モーターの回転数を決定するクロック入力端子。立ち上がりで電気角が進みます。
2	ENABLE	A,B チャネルの出力イネーブル端子
3	RESET	電気角リセット端子
4	GND	GND
5	NC	ノンコネクション
6	RS_A1(注)	A チャネル出力の電流値設定用センス抵抗接続端子
7	RS_A2(注)	A チャネル出力の電流値設定用センス抵抗接続端子
8	OUT_A1+(注)	A チャネル出力+
9	OUT_A2+(注)	A チャネル出力+
10	GND	GND
11	OUT_A1-(注)	A チャネル出力-
12	OUT_A2-(注)	A チャネル出力-
13	GND	GND
14	NC	ノンコネクション
15	GND	GND
16	OUT_B2-(注)	B チャネル出力-
17	OUT_B1-(注)	B チャネル出力-
18	GND	GND
19	OUT_B2+(注)	B チャネル出力+
20	OUT_B1+(注)	B チャネル出力+
21	RS_B2(注)	B チャネル出力の電流値設定用センス抵抗接続端子
22	RS_B1(注)	B チャネル出力の電流値設定用センス抵抗接続端子
23	VM	モーター電源モニター端子
24	NC	ノンコネクション
25	VCC	内部生成 VCC レギュレーターモニター端子
26	NC	ノンコネクション
27	NC	ノンコネクション
28	NC	ノンコネクション
29	GND	GND
30	VREF_B	B チャネル出力の電流値設定用バイアス端子
31	VREF_A	A チャネル出力の電流値設定用バイアス端子
32	OSCM	チョッピング用発振回路周波数設定端子
33	CW/CCW	モーター動作の正転/逆転
34	MO_OUT	電気角モニター端子
35	D_MODE1	励磁設定端子 1
36	D_MODE2	励磁設定端子 2

NC のピンは、必ず Open にて使用してください。

注: 端子名称の後ろに (注) と記載されている同一機能ピン (1、2 の番号付き) は、それぞれの端子近傍でショートしてください

### 入力等価回路

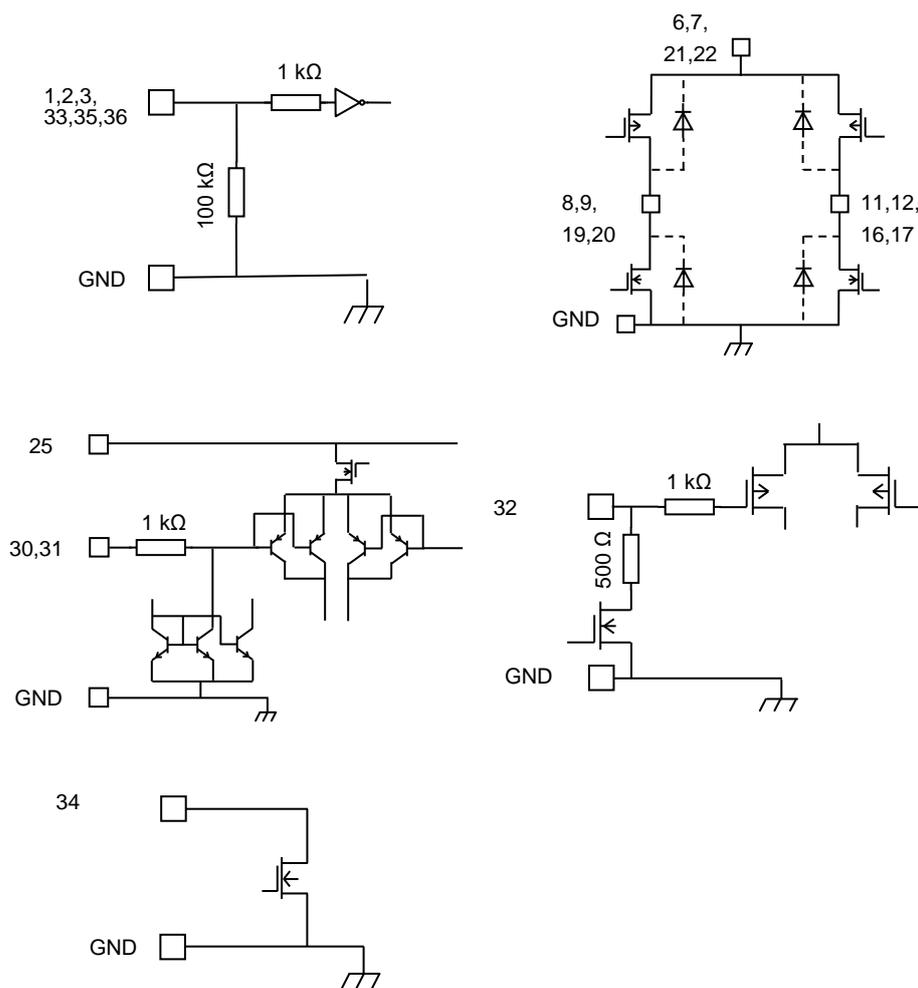


図 5.1 入力等価回路

注: 等価回路は、回路を説明するため、一部省略・簡略化しています

表 5.2 入力等価回路

Pin No	Pin name	Pin No	Pin name
1	CLK_IN	23	VM
2	ENABLE	25	VCC
3	RESET	30	VREF_B
6,7	RS_A1, RS_A2	31	VREF_A
8,9	OUT_A1+, OUT_A2+	32	OSCM
11,12	OUT_A1-, OUT_A2-	33	CW/CCW
16,17	OUT_B2-, OUT_B1-	34	MO_OUT
19,20	OUT_B2+, OUT_B1+	35	D_MODE1
21,22	RS_B2, RS_B1	36	D_MODE2

## 6. 動作説明

### 6.1. CLK のファンクション

CLK 毎に電気角が 1 つ進みます。Up エッジで信号が反映されます。

表 6.1 CLK のファンクション

CLK 入力	ファンクション
↑	Up エッジで次のステップへ
↓	-(前状態を保持)

### 6.2. ENABLE のファンクション

ステッピングモーターを駆動する場合に、電流の ON/OFF を指定します。  
電源の立ち上げや立ち下げのときは、この端子を必ず L に固定してください。

表 6.2 ENABLE のファンクション

ENABLE 入力	ファンクション
H	出力トランジスター ON 動作(通常動作)
L	出力トランジスター動作 OFF(ハイインピーダンス)

### 6.3. CW/CCW のファンクション

ステッピングモーターの回転方向を切り替えます。

表 6.3 CW/CCW のファンクション

CW/CCW 入力	入力ファンクション
H	正転(CW)
L	逆転(CCW)

### 6.4. 励磁設定のファンクション

表 6.4 CW/CCW のファンクション

D_MODE1	D_MODE2	ファンクション
L	L	STANDBY MODE OSCM 停止、出力トランジスター動作停止、2 相励磁モード、トルク 100 %
L	H	2 相励磁
H	L	1-2 相励磁 (a)
H	H	W1-2 相励磁

D\_MODE1、D\_MODE2 の変更は、イニシャル状態(MO\_OUT = Low)で RESET を Low とした後に変更することを推奨します。

## 6.5. RESET のファンクション

表 6.5 RESET のファンクション

RESET 入力	入力ファンクション
H	電気角 RESET
L	通常動作

RESET をかけたときの各相電流は以下の通りです。  
この場合、MO\_OUT 端子は Low となります。

励磁モード	A 相電流	B 相電流	電気角
2 相励磁	100 %	100 %	45 °
1-2 相励磁	100 %	100 %	45 °
W1-2 相励磁	71 %	71 %	45 °

## 6.6. Mixed Decay Mode

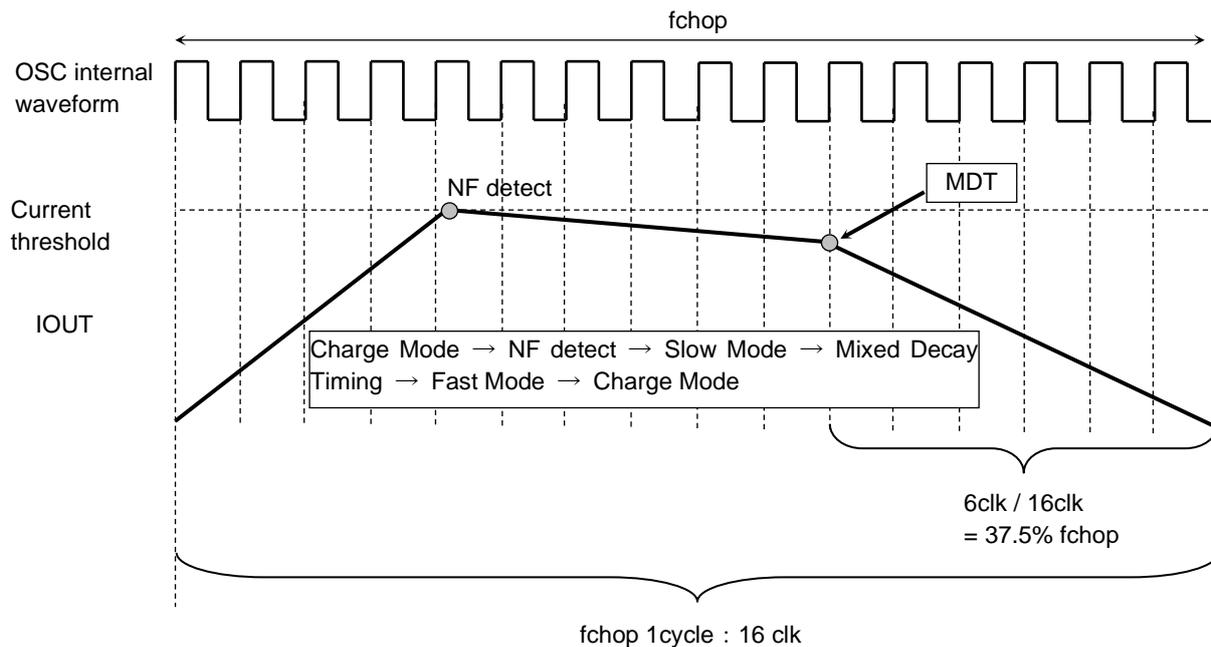


図 6.1 Mixed Decay Mode

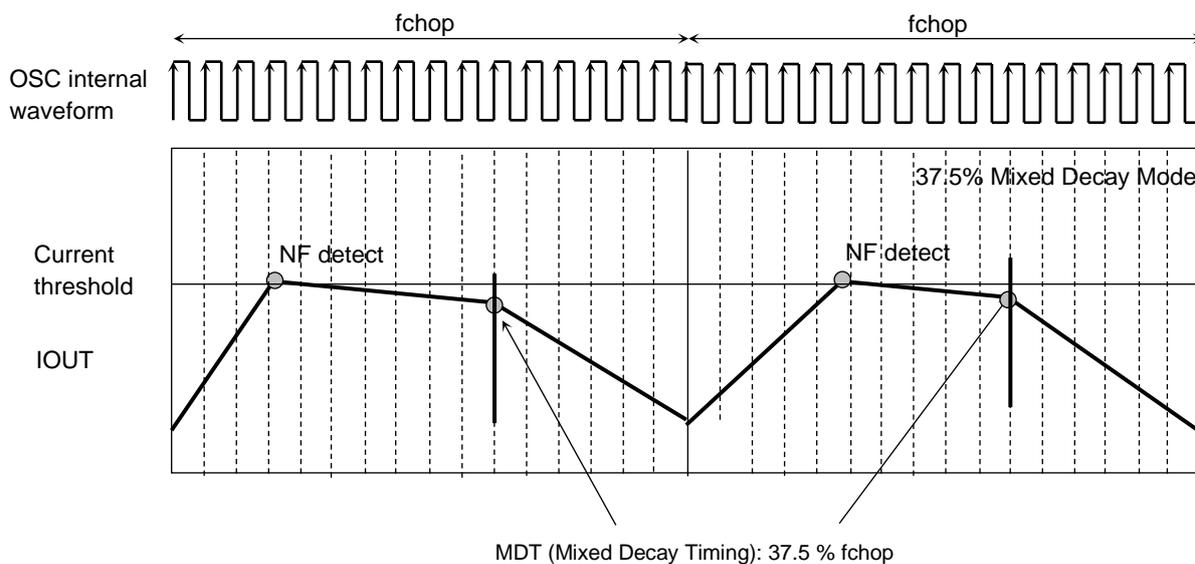


図 6.2 Mixed Decay Mode シーケンス波形

注: タイミングチャートは、説明のため簡略化しております。

## Mixed (Slow + Fast) Decay Mode current waveform

・次のステップの電流しきい値が前のステップ以上の場合。

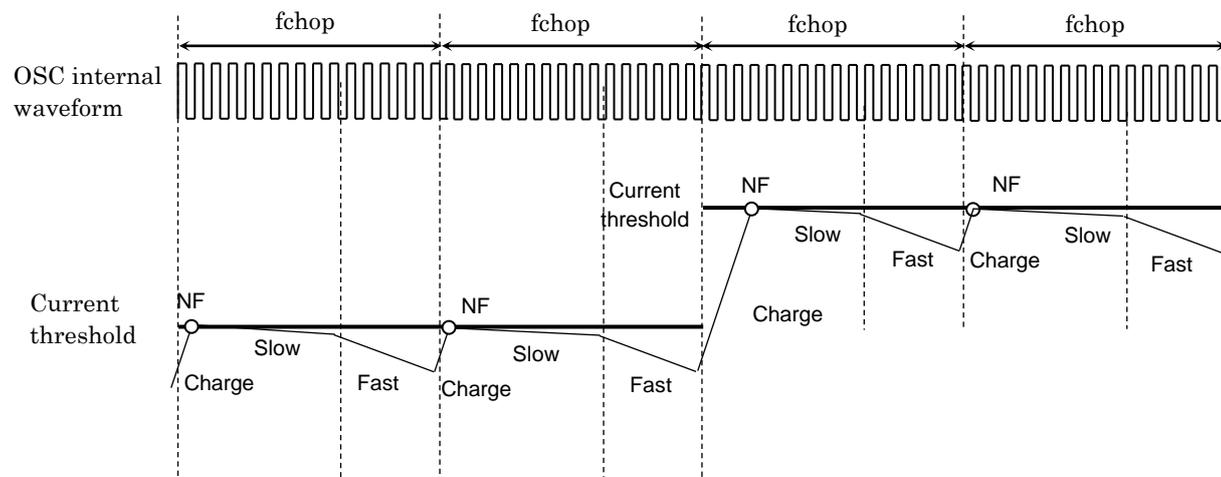


図 6.3 次のステップの電流しきい値が前のステップ以上の場合

・次のステップの電流しきい値が前のステップ以下の場合。

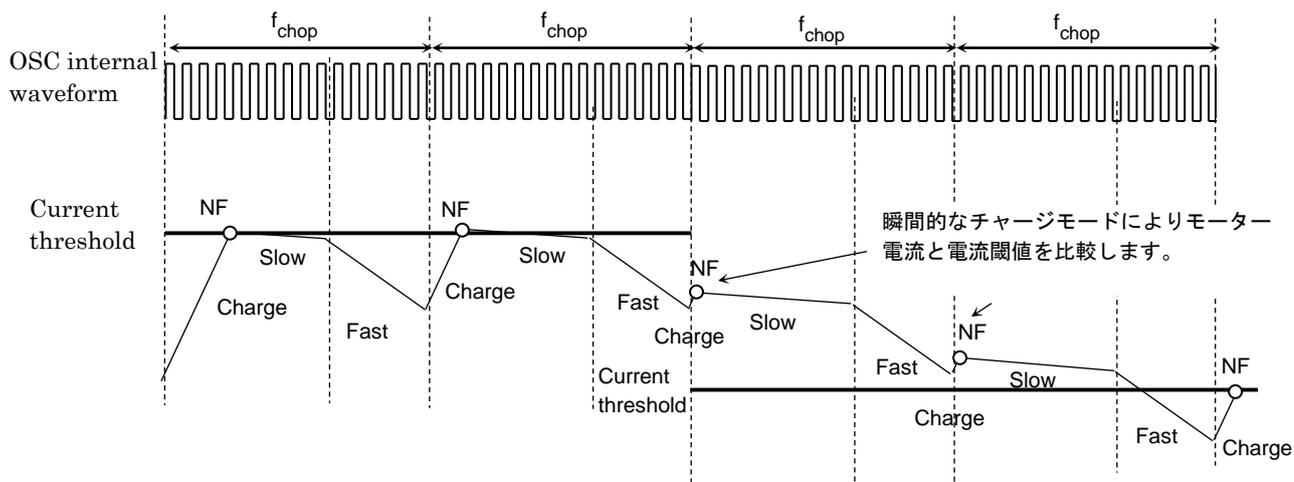


図 6.4 次のステップの電流しきい値が前のステップ以下の場合

注: タイミングチャートは、説明のため簡略化しております。

## 6.7. 出力段トランジスタ動作モード

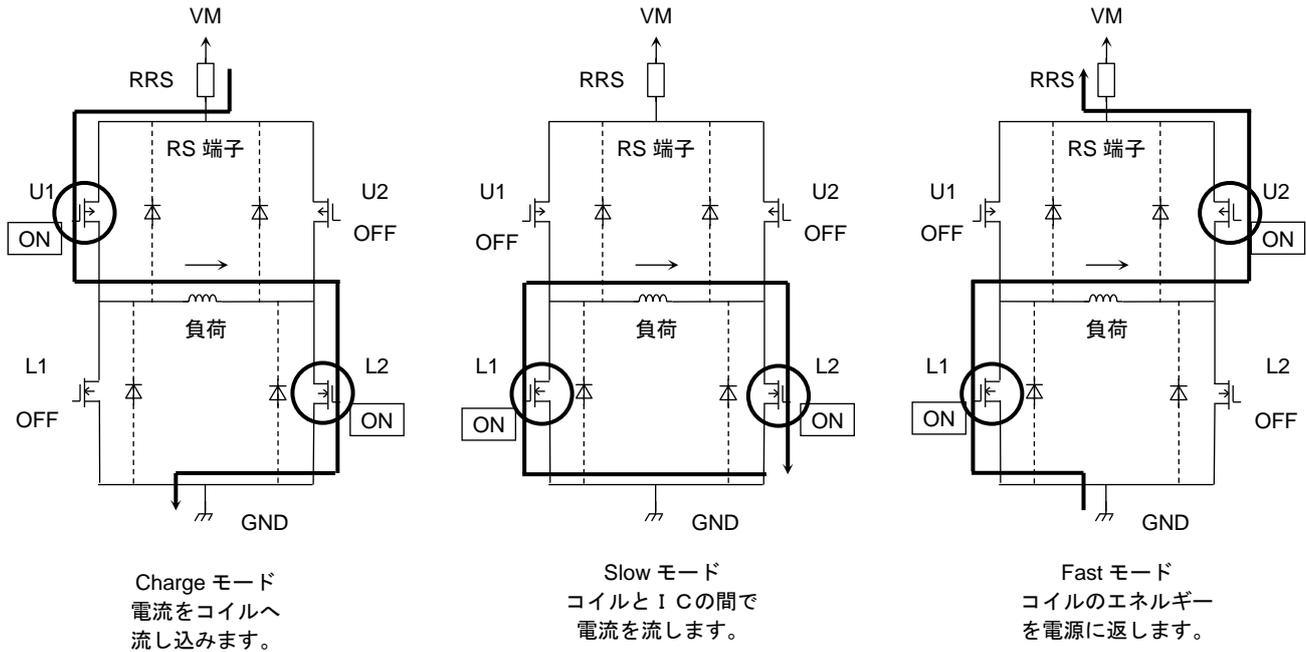


図 6.5 出力段トランジスタ動作モード

注: 等価回路は、回路を説明するため、一部省略・簡略化しています。

表 6.6 出力段トランジスタ動作のファンクション

Mode	U1	L1	U2	L2
Charge	ON	OFF	OFF	ON
Slow decay	OFF	ON	OFF	ON
Fast decay	OFF	ON	ON	OFF

注: 上表は、例として上の図中の矢印の方向に電流を流す場合です。  
逆方向の場合は、下表のようになります。

Mode	U1	L1	U2	L2
Charge	OFF	ON	ON	OFF
Slow decay	OFF	ON	OFF	ON
Fast decay	ON	OFF	OFF	ON

## 6.8. 設定電流の計算式について

この IC では、OSCM 発振回路の周波数を基準にした PWM 定電流制御を行い、モーターの動作を行います。そのときの最高電流値 (設定電流値) については、電流をセンスするためのセンス抵抗 (RS) と、リファレンス電圧 (Vref) を設定することによって、決定することができます。

$$I_{out(max)} = V_{ref(gain)} \times \frac{V_{ref}(V)}{R_{RS}(\Omega)}$$

Vref(gain): Vref 減衰比は 1 / 5.0 (Typ.) です。

例: 100 %設定のとき

$$V_{ref} = 3.0 \text{ V}, \text{ Torque} = 100 \%, \text{ RS} = 0.51 \Omega$$

を入力した場合、モーターの定電流出力値(Peak 電流)は以下の値が計算されます。

$$I_{out} = 3.0 \text{ V} / 5.0 / 0.51 \Omega = 1.18 \text{ A} \text{ となります。}$$

## 6.9. OSCM 発振周波数 (チョッピング基準周波数) の計算式について

OSCM 発振周波数 (fOSCM) とチョッピング周波数 (fchop) は以下の式で計算できます。

$$f_{OSCM} = 1 / [0.56 \times \{C \times (R1 + 500)\}]$$

C, R1: OSCM 用外付け定数(C=270 pF, R1=3.6 kΩ)

$$f_{chop} = f_{OSCM} / 16$$

チョッピング周波数を上げた場合、電流の脈流分が減少するため波形の再現性はあがりますが、IC 内部のゲート損失が上昇するため、発熱が大きくなります。

チョッピング周波数を下げる事により発熱の減少が期待できますが、電流脈流分が増える可能性があります。一般的には 70 kHz 程度の周波数を基準にし、50 kHz から 100 kHz 程度の周波数範囲にて設定される事を推奨します。

**6.10. IC の消費電力について**

IC が消費する電力については、大枠、出力部のトランジスタが消費する電力とロジック部の消費する電力の 2 つの部分に分けることができます。

**6.10.1. パワートランジスタ部の消費電力 (Ron 上下和 = 0.6 Ω として計算します。)**

出力部の電力は H ブリッジ上下のトランジスタによって消費されます。

1 つの H ブリッジのトランジスタ部の電力は以下の式で表すことができます。

$$P \text{ (out)} = I_{\text{out}} \text{ (A)} \times V_{\text{DS}} \text{ (V)} = I_{\text{out}} \text{ (A)}^2 \times R_{\text{on}} \text{ (}\Omega\text{)} \dots\dots\dots (1)$$

2 相励磁動作を行い、出力電流波形が完全な方形波波形になる場合での出力の平均消費電力は、以下のよう  
に計算できます。

$$\begin{aligned} R_{\text{on}} &= 0.6 \Omega, I_{\text{out}} \text{ (peak: Max)} = 1.0 \text{ A}, V_{\text{M}} = 24 \text{ V} \text{ とすると下記のように計算できます。} \\ P \text{ (out)} &= 2 \text{ (Tr)} \times 1.0 \text{ (A)}^2 \times 0.6 \text{ (}\Omega\text{)} \dots\dots\dots (2) \\ &= 1.2 \text{ (W)} \end{aligned}$$

**6.10.2. ロジックと IM 系の消費電力**

ロジックと IM 系の消費電力は動作時と停止時に分けて計算します。

- I (IM3) = 5 mA (typ.) : 動作時/軸
- I (IM2) = 3.5 mA (typ.) : 停止時/軸
- I (IM1) = 2 mA (typ.) : スタンバイ/軸

出力系は、VM (24V) に接続されています。(出力系: VM に接続される回路により消費される電流と出力段  
がスイッチングすることにより消費される電流の合計)

消費電力は以下のように見積もることができます。

$$\begin{aligned} P \text{ (IM)} &= 24 \text{ (V)} \times 0.005 \text{ (A)} \dots\dots\dots (3) \\ &= 0.12 \text{ (W)} \end{aligned}$$

**6.10.3. 消費電力**

1 と 2 の結果から、全体の消費電力 P は、以下のように計算できます。

$$P = P \text{ (out)} + P \text{ (IM)} = 1.32 \text{ (W)} \text{ となります。}$$

また、スタンバイ時の 1 軸分の消費電力は以下のようになります。

$$P \text{ (スタンバイ時)} = 24 \text{ (V)} \times 0.002 \text{ (A)} = 0.048 \text{ (W)}$$

基板などにおける熱設計に関しては、十分実装評価を行った上、マージンをもって設定してください。

## 6.11. 励磁駆動

## 6.11.1. 励磁駆動のタイミングチャート

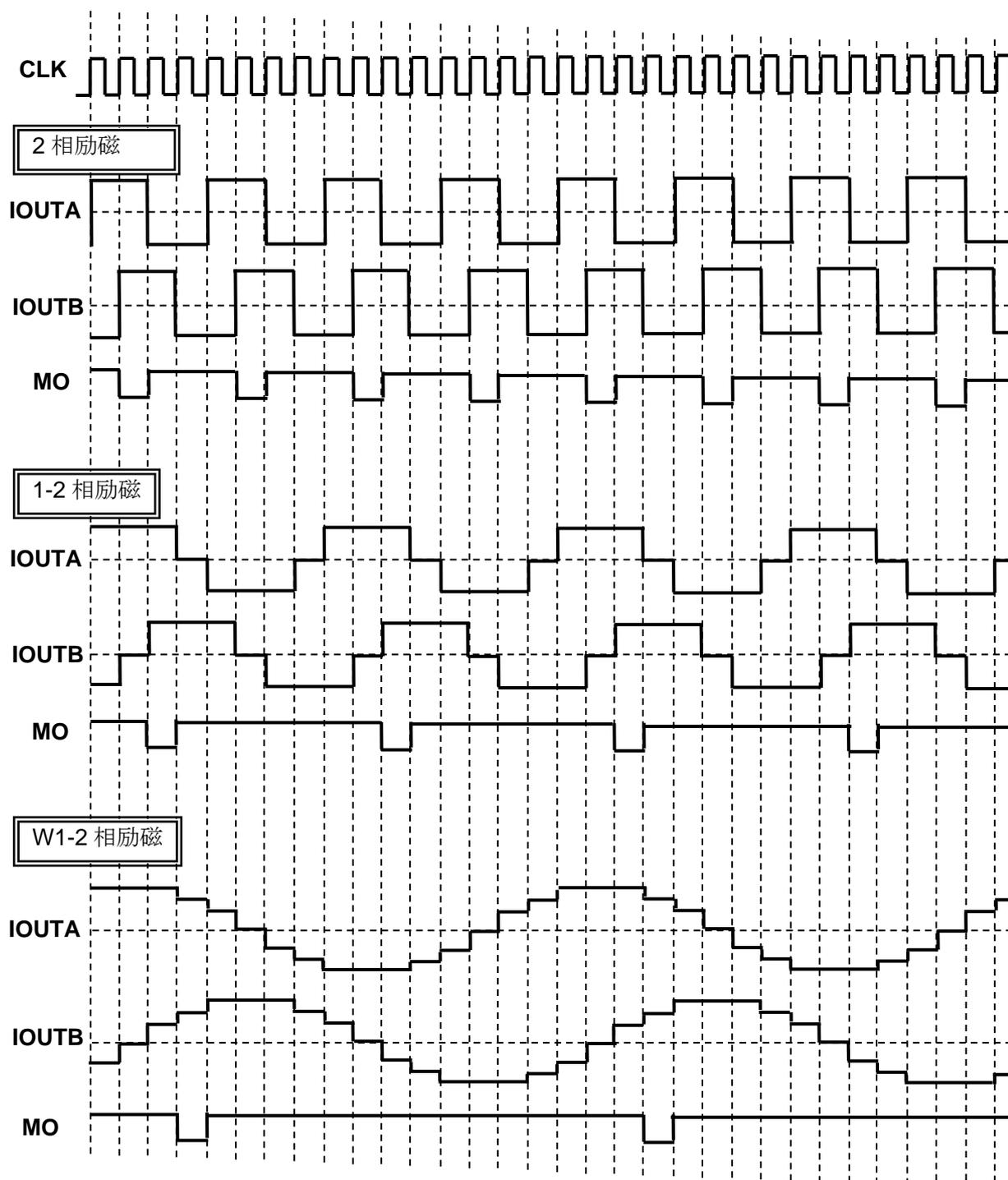


図 6.6 タイミングチャート

MO 出力は Pull Up された状態での端子波形です。

## 6.11.2. 励磁モードの電気角と、イニシャライズ位置

### 6.11.2.1. 2相励磁モード時

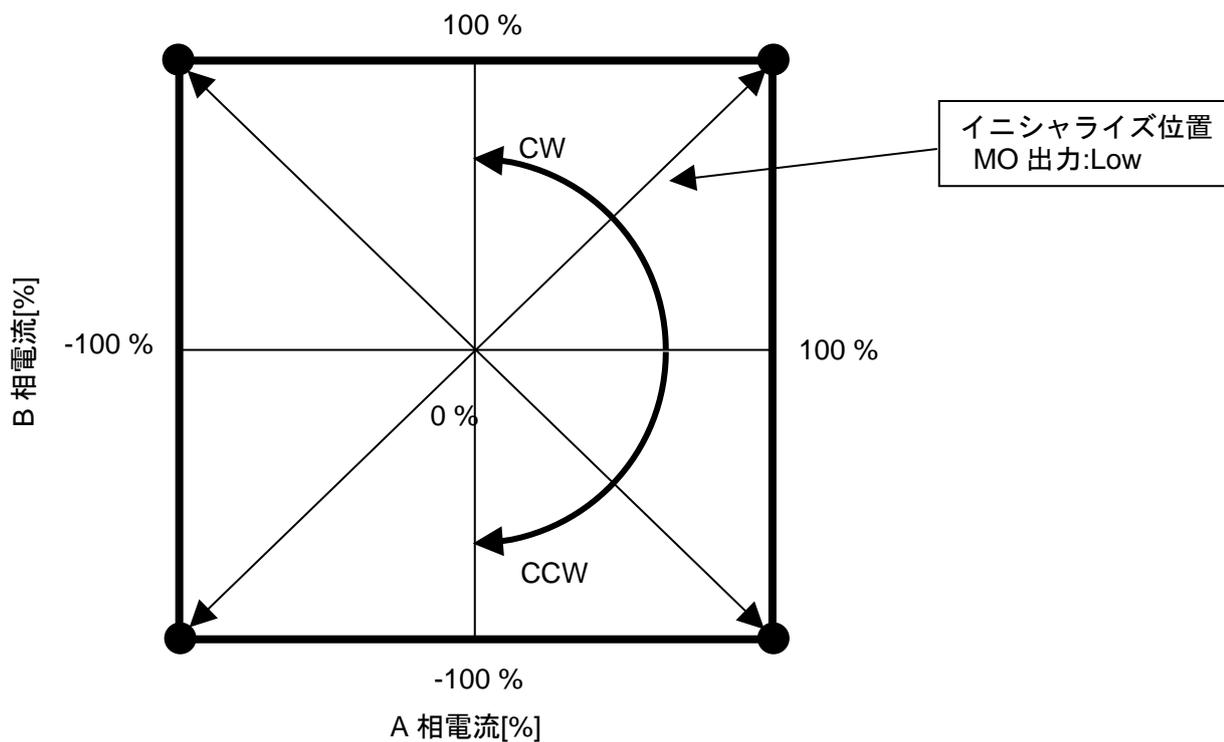


図 6.7 2相励磁モード時

### 6.11.2.2. 1-2相励磁モード時

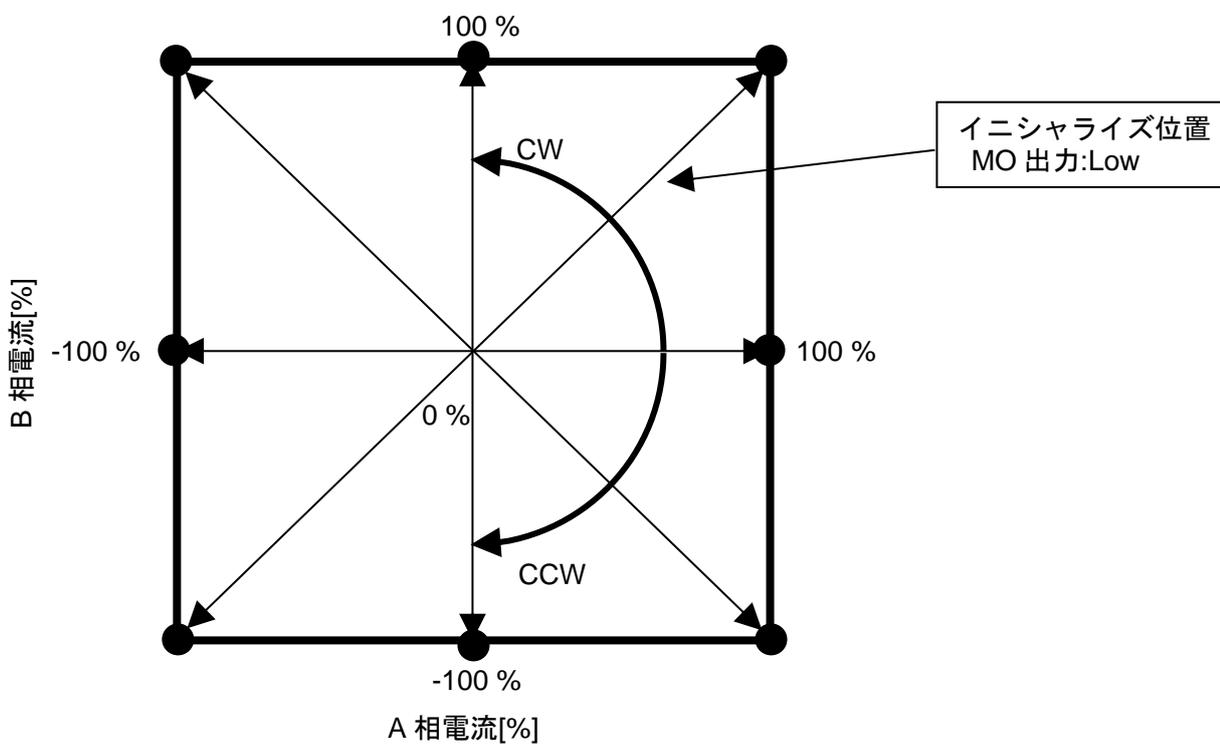


図 6.8 1-2相励磁モード時

## 6.11.2.3. W1-2 相励磁モード時

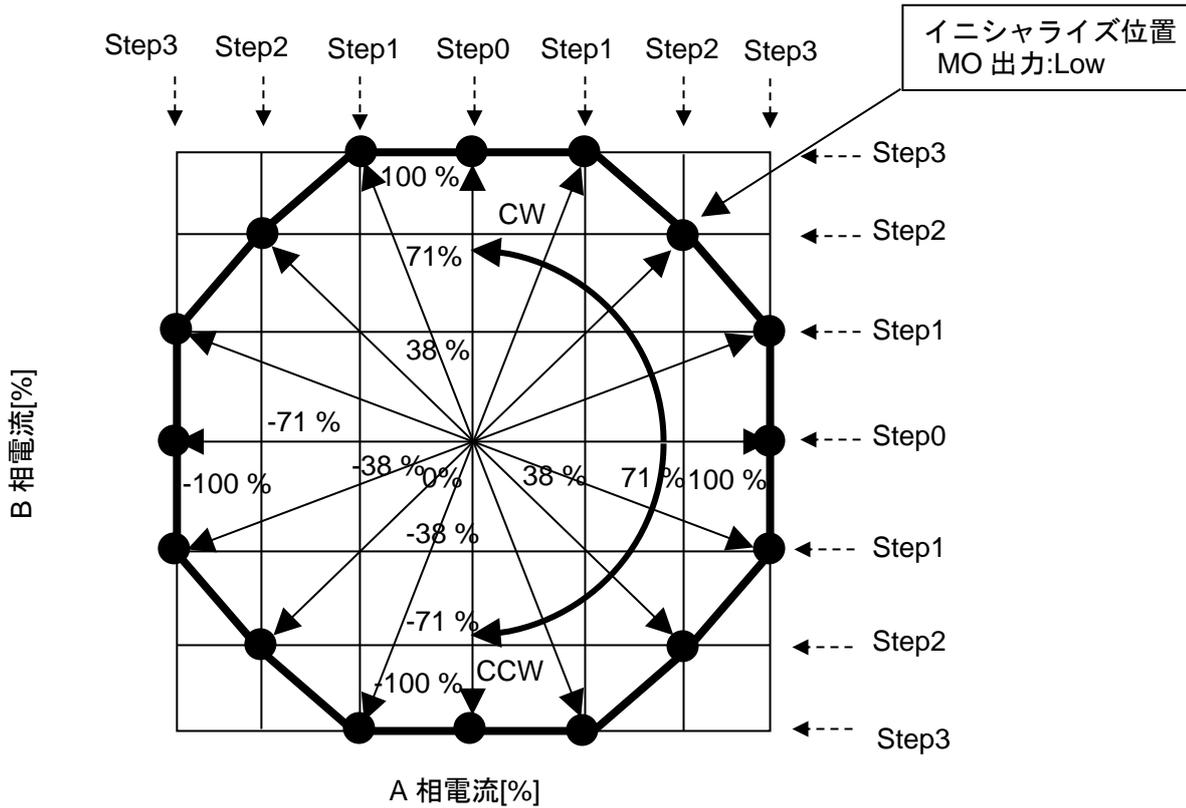


図 6.9 W1-2 相励磁モード時

## 7. 絶対最大定格

表 7.1 絶対最大定格 (Ta = 25 °C)

項目	記号	定格	単位	備考	
モーター電源電圧	VM	40	V	—	
モーター出力電圧	VOUT	40	V	—	
モーター出力電流	IOUT	2.8	A/相	(注 1)	
内部ロジック電源電圧	VCC	6.0	V	外部印加時	
ロジック入力端子電圧	VIN	6.0	V	—	
センス抵抗接続端子電圧	VRS	VM±4.5	V	—	
MO 出力端子電圧	VMO	6.0	V	—	
MO 出力端子流入電流	IMO	30.0	mA	—	
許容損失	単体時	PD	1.3	W	(注 2)
	基板実装時		4.1	W	(注 3)
動作温度	Topr	-20 ~ 85	°C	—	
保存温度	Tstg	-55 ~ 150	°C	—	
接合部温度	Tj (max)	150	°C	—	

注 1: 通常時の最大電流値は熱計算の上、1 相あたり 2 A 程度をめどにご使用ください。

周囲温度条件、基板条件によっては、発熱条件から電流がさらに制限されることがあります。

注 2: 単体測定時 (Ta = 25 °C)。Ta が 25 °C を越える場合は、10.4 mW/°C にてディレーティングする必要があります。

注 3: ガラスエポキシ系専用 4 層基板実装時 (基板サイズ: 100 mm × 110 mm × 1.6 mm, Ta = 25 °C)。Ta が 25 °C を越える場合は、32.8 mW/°C にてディレーティングする必要があります。

Ta : IC の周囲温度です。

Topr : 動作させるときの IC の周囲温度です。

Tj : 動作中の IC のチップ温度です。Tj 最大値は TSD (サーマルシャットダウン回路) の温度で制限されます。

Tj の最大値は、120 °C 程度をめどに使用最大電流を考慮して設計することを推奨します。

### 重要: 絶対最大定格について

絶対最大定格は瞬時たりとも超えてはならない規格です。

絶対最大定格を超えると IC の破壊や劣化や損傷の原因となり、IC 以外にも破壊や損傷や劣化を与えるおそれがあります。

いかなる動作条件でも必ず絶対最大定格を超えないように設計を行ってください。

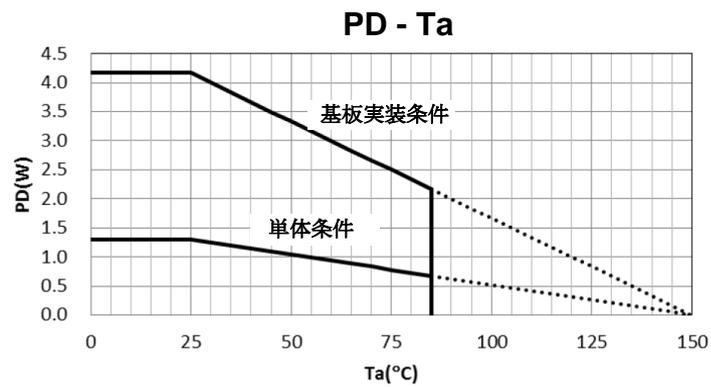
また、この製品には、過電圧検出の回路は搭載しておりません。

従って、Spec 以上の過剰な電圧が印加された場合、IC が破壊します。

電源電圧も含む各電圧範囲は、必ず Spec の範囲内でお使いいただけますようお願い致します。

また、この注意事項に関しては、後ページの注意事項の項も合わせてご確認ください。

■(ご参考)許容損失（単体、基板実装時）と周囲温度の関係



基板条件  
 ガラスエポキシ系専用 4 層基板  
 Cu 厚: 1 層及び 4 層 55µm、2 層及び 3 層 35µm  
 基板サイズ: 100 mm × 110 mm × 1.6 mm,

図 7 PD - Ta (パッケージの許容損失)

## 8. 動作範囲

表 8.1 動作範囲 (Ta=0 ~ 85 °C)

項目	記号	最小	標準	最大	単位	備考
モーター電源電圧	VM	10.0	24.0	35.0	V	—
モーター出力電流	IOUT	—	1.5	2.5	A	1 相当たり (注 1)
ロジック入力電圧	VIN (H)	2.0	—	5.5	V	ロジックの H レベル
	VIN (L)	-0.4	—	1.0	V	ロジックの L レベル
MO 出力端子電圧	VMO	—	3.3	5.5	V	プルアップ先の電圧
クロック入力周波数	fCLK	—	—	100	kHz	—
チョッピング周波数	fchop	40	100	150	kHz	—
Vref 基準電圧	Vref	GND	—	3.6	V	—
センス抵抗接続端子電圧	VRS	0.0	±1.0	±1.5	V	VM 端子基準 (注 2)

注 1: 動作環境(励磁モードや動作時間等の動作条件、周囲温度条件、基板条件等の発熱条件)から、実際に使用できる最大電流は制限されることがあります。動作環境下での熱計算の上、実際に使用できる最大電流値をご確認ください。

注 2: VRS の最大電圧が、絶対最大定格を越えないようにご使用ください。

## 9. 電気的特性

9.1. 電気的特性 1 (特に指定のない限り、 $T_a = 25\text{ }^\circ\text{C}$ ,  $V_M = 24\text{ V}$ )

表 9.1 電気的特性 1

項目		記号	測定回路	測定条件	最小	標準	最大	単位
ロジック入力端子 入力電圧	HIGH	VIN (H)	DC	LOGIC 系入力端子 (注)	2	3.3	5.5	V
	LOW	VIN (L)	DC	LOGIC 系入力端子 (注)	0	—	0.8	V
入力ヒステリシス		VIN (HYS)	DC	LOGIC 系入力端子 (注)	100	200	300	mV
ロジック入力端子 入力電流	HIGH	IIN (H)	DC	測定 LOGIC 系入力端子:5 V	35	50	75	$\mu\text{A}$
	LOW	IIN (L)	DC	測定 LOGIC 系入力端子:0 V	—	—	1	$\mu\text{A}$
MO 端子出力電圧	HIGH	VOH (MO)	DC	IOH=-24 mA 出力: High 時	2.4	—	—	V
	LOW	VOL (MO)	DC	IOL=24 mA 出力: Low 時	—	—	0.5	V
消費電流		IM1	DC	出力:OPEN, スタンバイモード時	—	2	3	mA
		IM2	DC	出力:OPEN, ENABLE=L 時	—	3.5	5	mA
		IM3	DC	出力:OPEN (2 相励磁)	—	5	7	mA
モーター出力 リーク電流	上側	IOH	DC	VRS=VM=40 V, VOUT=0 V	—	—	1	$\mu\text{A}$
	下側	IOL	DC	VRS=VM=VOUT=40 V	1	—	—	$\mu\text{A}$
出力電流 c h 間誤差		$\Delta\text{IOUT1}$	DC	IOUT=2 A	-5	0	5	%
出力設定電流値誤差		$\Delta\text{IOUT2}$	DC	IOUT=2 A	-5	0	5	%
RS 端子電流		IRS	DC	VRS=VM=24 V	0	—	27	$\mu\text{A}$
出力トランジスター ドレイン・ソース間 オン抵抗 (上下和)		RON (D-S)	DC	IOUT=2.0 A, $T_j=25\text{ }^\circ\text{C}$ (設計値)	—	0.53	0.64	$\Omega$

注: 測定端子に VIN を加えその電圧を 0V から上昇させ、モーター出力端子電圧が変化したときの VIN 電圧を VIN (H) と規定します。また、その電圧を下降させ、モーター出力端子電圧が変化したときの VIN 電圧を VIN (L) とします。さらに、VIN (H) と VIN (L) との差を VIN (HYS) とします。

9.2. 電気的特性 2 (特に指定がない限り,  $T_a = 25^\circ\text{C}$ ,  $V_M = 24\text{ V}$ )

表 9.2 電気的特性 2

項目	記号	測定回路	測定条件	最小	標準	最大	単位
Vref 入力電流	$I_{ref}$	DC	Vref=3.0 V	—	0	1	$\mu\text{A}$
Vref 減衰比	$V_{ref}(\text{gain})$	DC	Vref=2.0 V	1/5.2	1/5.0	1/4.8	—
TSD 温度 (注 1)	$T_{jTSD}$	DC	—	140	150	170	$^\circ\text{C}$
VM 復帰電圧	$V_{MR}$	DC	—	7.0	8.0	9.0	V
過電流検出回路動作電流 (注 2)	ISD	DC	(設計値)	3.0	4.0	5.0	A
内部回路動作電源電圧 (注 3)(注 4)	Vcc	DC	Icc=5.0 mA	4.75	5.00	5.25	V

## 注 1: サーマルシャットダウン (TSD) 回路について

この回路は、IC のジャンクション温度が規定温度に達し、TSD 回路が動作した場合、内部リセット回路が働き出力部を OFF 状態にします。

TSD の動作温度の設定は  $140^\circ\text{C}(\text{min})$  から  $170^\circ\text{C}(\text{max})$  で動作します。TSD が動作した場合、解除されるまで、出力を停止します。電源の再投入、もしくは D\_MODE\_1/2 を L/L(スタンバイモード) にすることで再復帰します。

TSD 回路は IC が過熱した場合の検出機能でありますので積極的に TSD を活用することは避けてください。

## 注 2: 過電流検出回路 (ISD) について

この回路は、出力に規定値以上の電流が流れた場合、内部リセット回路が働き、出力部を OFF 状態にします。

スイッチングなどによる、誤動作をさけるため、CR 周期で 4 周期分の不感帯があり、動作するまでに最大 4 周期分の時間がかかります。

D\_MODE\_1/2 を L/L(スタンバイモード) とするか電源を再投入するまで、過電流検出回路は動作したままになります。

ISD の動作状態では、IC はスタンバイモードになります。

注 3: 内部回路動作電源電圧(VCC)を外付け抵抗で分圧し、Vref 入力電圧として使用した場合、VCC 出力電圧精度、Vref 減衰比精度と合わせて、出力電流設定値の精度は  $\pm 8\%$  となります。

## 注 4: VM 電圧が供給されてない状態で、ロジック入力信号が入力された場合でも、信号入力による起電力やリーク電流は発生しない回路設計となっておりますが、VM 電圧再供給の前には、再供給と共にモーターが動作しないよう、ロジック入力信号の制御を行ってください。

## 逆起電力に関して

- モーターを動作中に電力回生のタイミングが発生しますが、そのタイミングでモーターの逆起電力の影響で、モーター電流が電源へ回生されます。

電源の Sink 能力がない場合、IC の電源端子、出力端子が定格以上に上昇する場合があります。

使用条件や、モーターの特性によってモーターの逆起電力が異なりますので、逆起電力により IC の破壊、動作に問題ないこと、また周辺回路等に誤動作や破壊がないことを十分ご確認ください。

## 過電流検出および熱検出回路について

- これら検出機能は出力短絡などの異常状態を一時的に回避する機能であって、IC が破壊しないことを保証するものではありません。
  - 動作保証範囲外では、これら検出機能が動作せず、出力短絡をすると IC が破壊する恐れがあります。
  - 過電流検出機能は、一時的な短絡に対する検出を目的としたものです。長時間短絡が続きますとオーバーストレスとなり破壊する恐れがあります。
- 過電流状態を速やかに解除するようにシステムを構成してください。

## IC の取り扱いについて

回転差しを含めた誤装着はしないでください。IC や機器に破壊や損傷や劣化を招きます。

## 9.3. AC 電气的特性 (特に指定のない限り、 $T_a=25\text{ }^\circ\text{C}$ 、 $V_M=24\text{ V}$ 、出力負荷=6.8 mH/5.7 $\Omega$ )

表 9.3 AC 電气的特性

項目	記号	測定回路	測定条件	最小	標準	最大	単位
CLK (クロック) 入力周波数	fCLK	AC	fOSC=1600 kHz	—	—	100	kHz
CLK 入力内部フィルタ最小 High 幅	TCLK (H)	AC	High 出力する入力 High 期間	300	—	—	ns
CLK 入力内部フィルタ最小 Low 幅	TCLK (L)	AC	Low 出力する入力 Low 期間	250	—	—	ns
出力トランジスタ・スイッチング特性	tr	AC	—	100	150	200	ns
	tf	AC	—	100	150	200	ns
	tpLH(CLK)	AC	CLK ~ 出力電圧間	—	1000	—	ns
	tpHL(CLK)	AC	CLK ~ 出力電圧間	—	1500	—	ns
ノイズ除去不感帯時間	tBLANK	AC	IOUT = 1.0 A	200	300	500	ns
OSCM 発振周波数	fOSC	AC	COSC=270 pF、ROSC=3.6 k $\Omega$	1200	1600	2000	kHz
チョッピング可能周波数範囲	fChop (range)	AC	$V_M=24\text{ V}$ 、 出力 ACTIVE (IOUT=1.0 A)	30	100	150	kHz
チョッピング設定周波数	fchop	AC	出力 ACTIVE (IOUT = 1.0 A)、 CR= 1600 kHz	—	100	—	kHz
過電流検出不感帯時間 (注 1)	tISD (Mask)	AC	出力天絡・地絡で ISD しきい値を超えてから	—	4	—	Osc-CLK
過電流検出動作時間 (注 1)	tISD	AC		—	—	8	

注 1: 出力天絡・地絡で ISD しきい値を超えてからの OSCM クロック数でカウント。

### 出力トランジスタ・スイッチング特性のタイミング

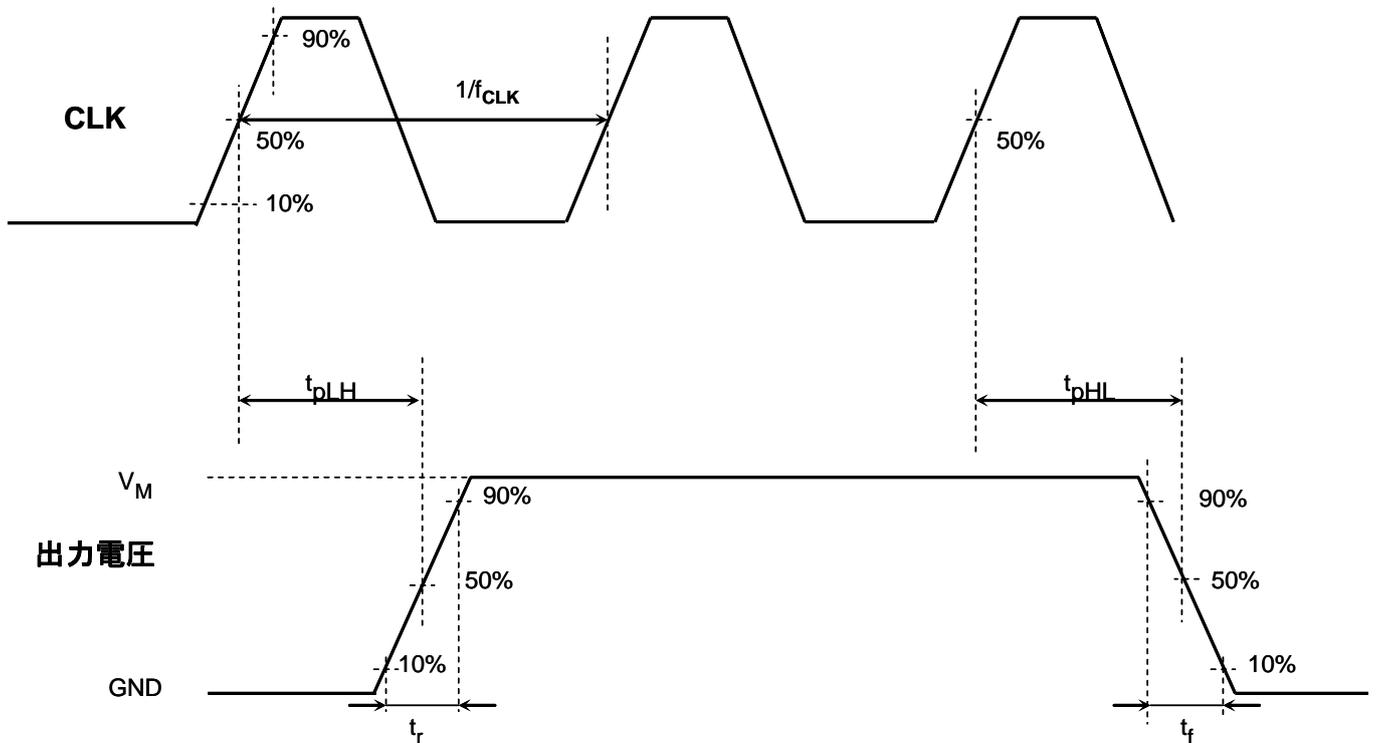


図 9.1 AC タイミングチャート

注: タイミングチャートは機能・動作を説明するため、単純化してあります。

## 10. 推応用回路

### 応用回路例 (チョッピング周波数: 70 kHz の場合)

各素子のところにある数値は推奨値です。

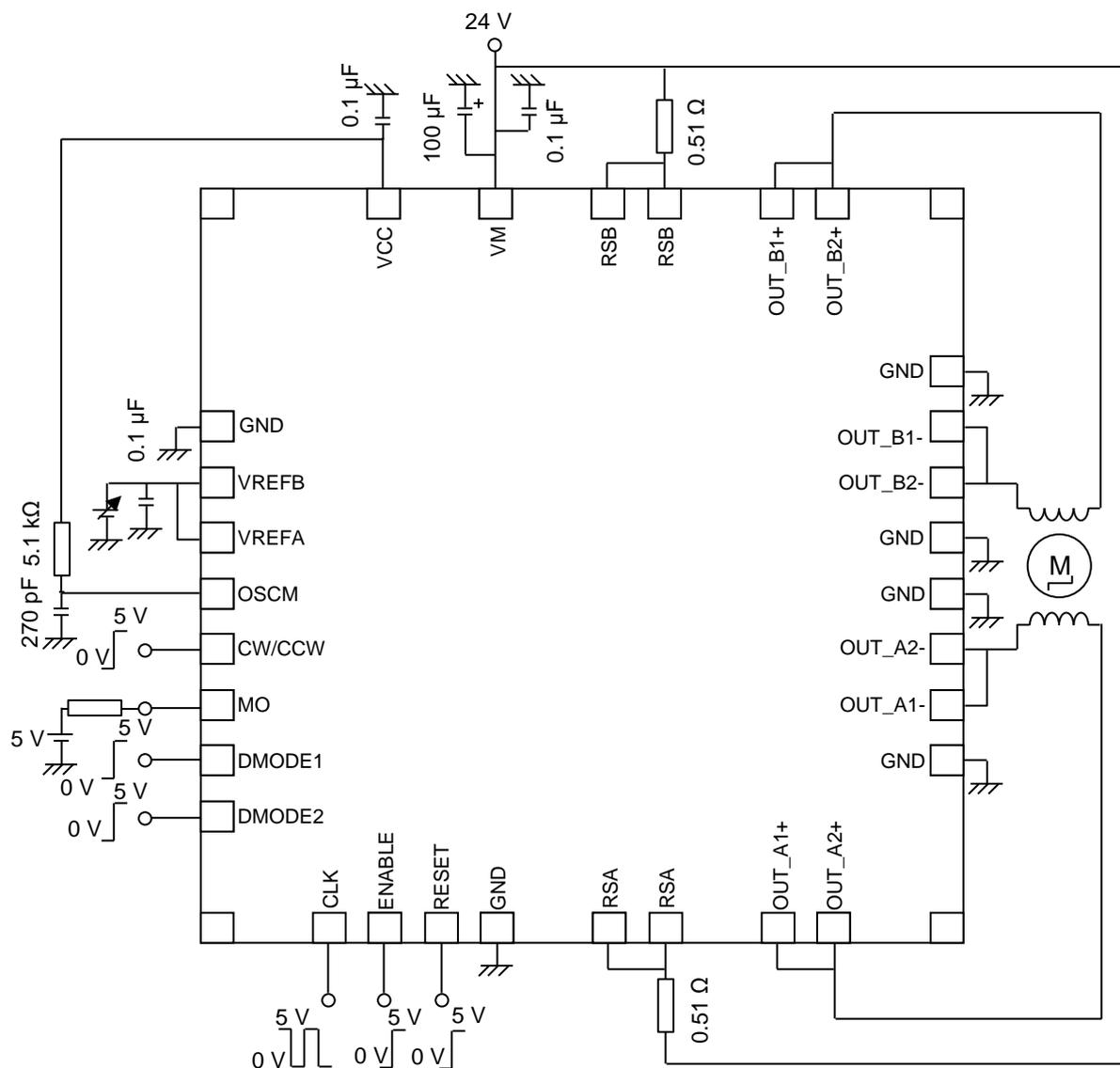


図 10.1 推奨応用回路

注: 必要に応じて、バイパスコンデンサーの追加を推奨します。

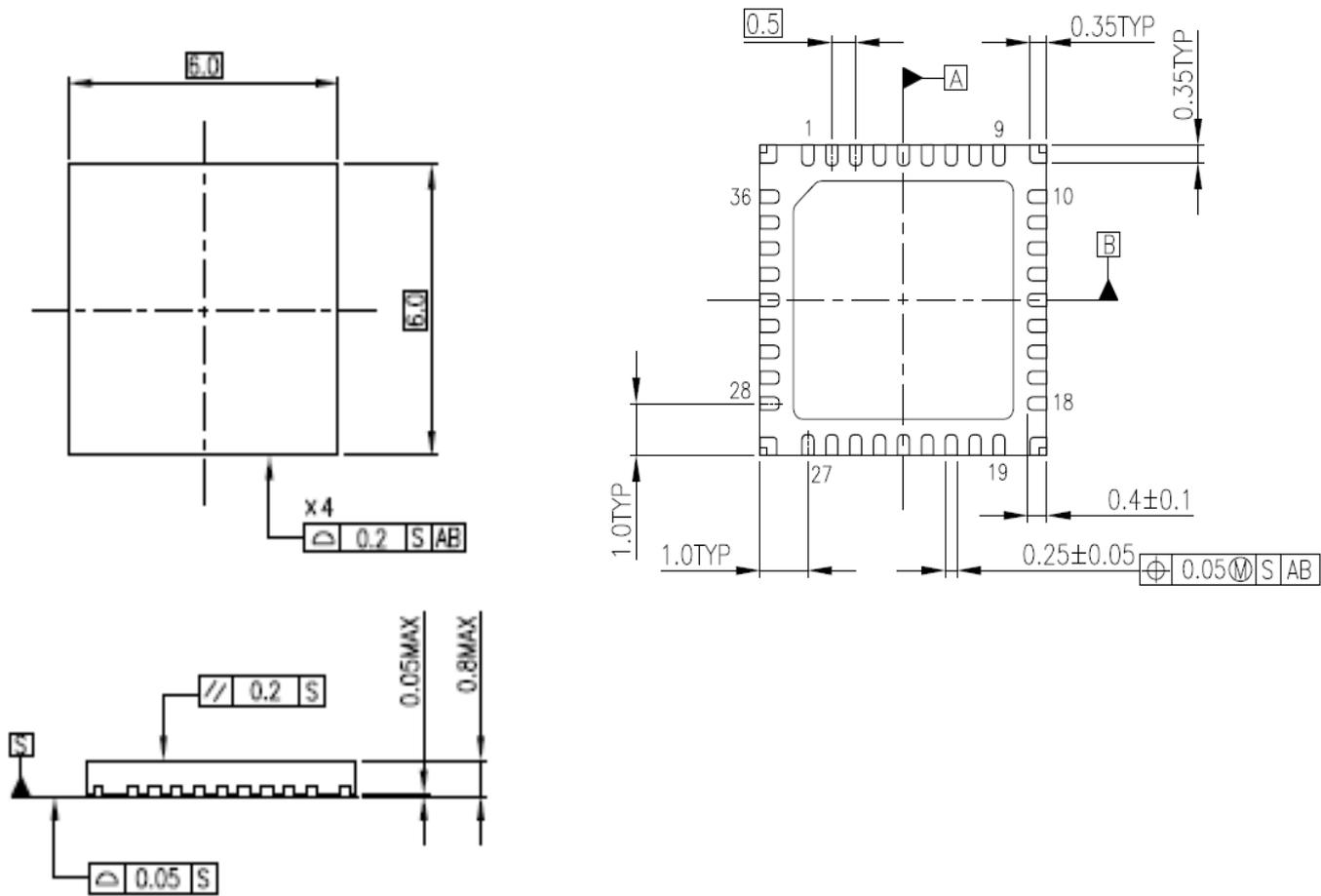
注: 応用回路例は参考例であり、量産設計に際し十分な評価を行ってください。

また、工業所有権の使用の許諾を行うものではありません。

## 11. 外形图

P-WQFN36-0606-0.50-002

Unit:mm



質量: 0.14 g (標準)

## 記載内容の留意点

### 1. ブロック図

ブロック図内の機能ブロック/回路/定数などは、機能を説明するため、一部省略・簡略化している場合があります。

### 2. タイミングチャート

タイミングチャートは機能・動作を説明するため、単純化している場合があります。

### 3. 応用回路例

応用回路例は、参考例であり、量産設計に際しては、十分な評価を行ってください。  
また、工業所有権の使用の許諾を行うものではありません。

### 4. 測定回路図

測定回路内の部品は、特性確認のために使用しているものであり、応用機器の誤動作や故障が発生しないことを保証するものではありません。

## 12. 使用上のご注意およびお願い事項

### 12.1. 使用上の注意事項

- (1) 絶対最大定格は複数の定格の、どの一つの値も瞬時たりとも超えてはならない規格です。  
複数の定格のいずれに対しても超えることができません。  
絶対最大定格を超えると破壊、損傷および劣化の原因となり、破裂・燃焼による傷害を負うことがあります。
- (2) デバイスの逆差し、差し違い、または電源のプラスとマイナスの逆接続はしないでください。電流や消費電力が絶対最大定格を超え、破壊、損傷および劣化の原因になるだけでなく、破裂・燃焼により傷害を負うことがあります。なお、逆差しおよび差し違いのままに通电したデバイスは使用しないでください。
- (3) 過電流の発生や IC の故障の場合に大電流が流れ続けないように、適切な電源ヒューズを使用してください。IC は絶対最大定格を超えた使い方、誤った配線、および配線や負荷から誘起される異常パルスノイズなどが原因で破壊することがあり、この結果、IC に大電流が流れ続けることで、発煙・発火に至ることがあります。破壊における大電流の流出入を想定し、影響を最小限にするため、ヒューズの容量や溶断時間、挿入回路位置などの適切な設定が必要となります。
- (4) モーターの駆動など、コイルのような誘導性負荷がある場合、ON 時の突入電流や OFF 時の逆起電力による負極性の電流に起因するデバイスの誤動作あるいは破壊を防止するための保護回路を接続してください。IC が破壊した場合、傷害を負ったり発煙・発火に至ることがあります。  
保護機能が内蔵されている IC には、安定した電源を使用してください。電源が不安定な場合、保護機能が動作せず、IC が破壊することがあります。IC の破壊により、傷害を負ったり発煙・発火に至ることがあります。
- (5) パワーアンプおよびレギュレーターなどの外部部品（入力および負帰還コンデンサーなど）や負荷部品（スピーカーなど）の選定は十分に考慮してください。  
入力および負帰還コンデンサーなどのリーク電流が大きい場合には、IC の出力 DC 電圧が大きくなります。この出力電圧を入力耐電圧が低いスピーカーに接続すると、過電流の発生や IC の故障によりスピーカーの発煙・発火に至ることがあります。（IC 自体も発煙・発火する場合があります。）特に出力 DC 電圧を直接スピーカーに入力する BTL (Bridge Tied Load) 接続方式の IC を用いる際は留意が必要です。

## 12.2. 使用上の留意点

- (1) 過電流検出回路  
(通常: カレントリミッター回路) はどのような場合でも IC を保護するわけではありません。動作後は、速やかに過電流状態を解除するようお願いします。  
絶対最大定格を超えた場合など、ご使用方法や状況により、過電流制限回路が正常に動作しなかったり、動作する前に IC が破壊したりすることがあります。また、動作後、長時間過電流が流れ続けた場合、ご使用方法や状況によっては、IC が発熱などにより破壊することがあります。
- (2) 熱遮断回路  
熱遮断回路 (通常: サーマルシャットダウン回路) は、どのような場合でも IC を保護するわけではありません。動作後は、速やかに発熱状態を解除するようお願いします。  
絶対最大定格を超えて使用した場合など、ご使用法や状況により、熱遮断回路が正常に動作しなかったり、動作する前に IC が破壊したりすることがあります
- (3) 放熱設計  
パワーアンプ、レギュレーター、ドライバーなどの、大電流が流出入する IC の使用に際しては、適切な放熱を行い、規定接合温度 ( $T_j$ ) 以下になるように設計してください。これらの IC は通常使用時においても、自己発熱をします。IC 放熱設計が不十分な場合、IC の寿命の低下・特性劣化・破壊が発生することがあります。また、IC の発熱に伴い、周辺に使用されている部品への影響も考慮して設計してください。
- (4) 逆起電力  
モーターを逆転やストップ、急減速を行った場合に、モーターの逆起電力の影響でモーターから電源へ電流が流れ込みますので、電源の Sink 能力が小さい場合、IC の電源端子、出力端子が定格以上に上昇する恐れがあります。逆起電力により電源端子、出力端子が定格電圧を超えないように設計してください。

### 13. 製品取り扱い上のお願ひ

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。

本資料に掲載されているハードウェア、ソフトウェアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いいたします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（ヘルスケア除く）、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、発電関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。

東芝デバイス&ストレージ株式会社

<https://toshiba.semicon-storage.com/jp/>