

TCR5AM10A ~ TCR5AM18A

500 mA CMOS Ultra Low Drop-Out Voltage Regulator

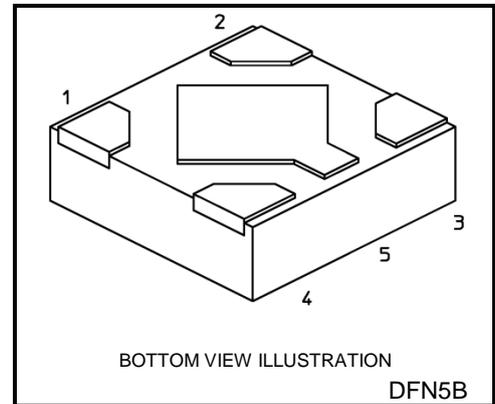
TCR5AM10A~TCR5AM18A は、超低ドロップアウト、高速負荷過渡応答、突入電流抑制回路、コントロール端子付き CMOS プロセスのシングル出力 LDO レギュレータです。

電源入力と別に外部バイアス電圧を与える機能を採用することで、入出力間電位差は 90 mV (標準) (1.1 V 出力, $I_{OUT} = 300$ mA, $V_{BAT} = 3.3$ V) と低ドロップアウト特性を実現しております。

出力電圧は電圧固定タイプで 1.0 V から 1.8 V まで設定可能です。出力電流は最大 500 mA まで出力可能で、過電流保護回路、過熱保護回路、低電圧誤動作防止回路、オートディスチャージ機能を搭載しております。

パッケージは DFN5B (1.2 mm x 1.2 mm; t 0.38 mm) と超小型パッケージを採用しております。

入力・出力コンデンサは 小型セラミックタイプが使用可能であるため、携帯機器などの高密度実装が求められるアプリケーションに最適です。



質量: 1.4 mg (標準)

特長

- 低ドロップアウト電圧です
 $V_{IN}-V_{OUT} = 90$ mV (標準) @ 1.1 V 出力, $V_{BAT} = 3.3$ V, $I_{OUT} = 300$ mA
- 低スタンバイ電流です: ($I_{B(OFF)} = 2.0$ μ A (最大) @ $V_{BAT} = 5.5$ V, $V_{CT} = 0$ V)
- 低バイアス電流です: ($I_B = 38$ μ A (標準) @ $V_{BAT} = 4.2$ V, $I_{OUT} = 0$ mA)
- 幅広い出力電圧ラインアップです: ($V_{OUT} = 1.0 \sim 1.8$ V)
- 過電流保護回路内蔵です
- 過熱保護回路内蔵です
- 突入電流抑制回路内蔵です
- ソフトスタート機能内蔵です
- 低電圧誤動作防止回路内蔵です
- オートディスチャージ機能内蔵です
- CONTROL 端子と GND 端子間は、プルダウン接続です
- 超小型パッケージです: DFN5B (1.2 mm x 1.2 mm ; t 0.38 mm)
- 入力コンデンサ 1.0 μ F、バイアスコンデンサ 1.0 μ F、出力コンデンサ 2.2 μ F 以上で安定動作です。

絶対最大定格(Ta = 25°C)

項目	記号	定格	単位	
バ イ ア ス 電 圧	V _{BAT}	6.0	V	
入 力 電 圧	V _{IN}	6.0	V	
コ ン ト ロ ー ル 電 圧	V _{CT}	-0.3 ~ 6.0	V	
出 力 電 圧	V _{OUT}	-0.3 ~ V _{IN} + 0.3	V	
出 力 電 流	I _{OUT}	DC	500	mA
		Pulse	600 (注 1)	
許 容 損 失	P _D	600 (注 2)	mW	
動 作 温 度	T _{opr}	-40 ~ 85	°C	
接 合 温 度	T _j	150	°C	
保 存 温 度	T _{stg}	-55 ~ 150	°C	

注: 本製品の使用条件 (使用温度/電流/電圧など) が絶対最大定格/動作範囲以内での使用でも、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。

弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

注 1: パルス幅 100 ms, 50% duty cycle

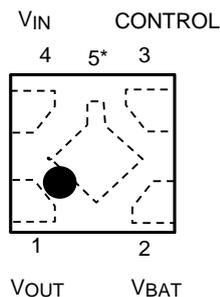
注 2: ガラスエポキシ (FR4)

基板面積: 40 mm x 40 mm, t=1.6 mm

配線率: 表面 約 50%, 裏面 約 50%

スルーホール: 直径 0.5 mm x 24

端子接続図(top view)



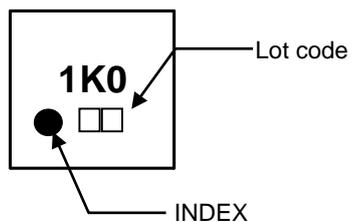
* 中央の電極は GND です。

品名、出力電圧、現品表示一覧表

品名	V _{OUT} (V)(標準)	現品表示
TCR5AM10A	1.0	1K0
TCR5AM105A	1.05	1KA
TCR5AM11A	1.1	1K1
TCR5AM12A	1.2	1K2
TCR5AM18A	1.8	1K8

現品表示 (top view)

例: TCR5AM10A (1.0 V 出力)



電気的特性

(特に指定がない場合, $V_{IN} = V_{OUT} + 0.5\text{ V}$, $I_{OUT} = 50\text{ mA}$, $C_{IN} = C_{BAT} = 1.0\text{ }\mu\text{F}$, $C_{OUT} = 2.2\text{ }\mu\text{F}$)

項目	記号	測定条件	$T_j = 25^\circ\text{C}$			$T_j = -40 \sim 85^\circ\text{C}$ (注 7)		単位	
			最小	標準	最大	最小	最大		
出力電圧精度	V _{OUT}	$I_{OUT} = 50\text{ mA}$	$V_{OUT} < 1.8\text{ V}$	-18	—	+18	—	—	mV
		(注 3)	$1.8\text{ V} \leq V_{OUT}$	-1.0	—	+1.0	—	—	%
バイアス電圧	V _{BAT}	$V_{OUT} \leq 1.1\text{ V}$, $I_{OUT} = 1\text{ mA}$		2.5	—	5.5	2.5	5.5	V
		$V_{OUT} > 1.1\text{ V}$, $I_{OUT} = 1\text{ mA}$		$V_{OUT} + 1.4\text{ V}$	—	5.5	$V_{OUT} + 1.4\text{ V}$	5.5	V
入力電圧	V _{IN}	$I_{OUT} = 1\text{ mA}$		$V_{OUT} + 0.1\text{ V}$	—	V _{BAT}	$V_{OUT} + 0.1\text{ V}$	V _{BAT}	V
入力安定度	Reg·line	$V_{OUT} + 0.5\text{ V} \leq V_{IN} \leq 5.5\text{ V}$, $I_{OUT} = 1\text{ mA}$		—	1	15	—	—	mV
負荷安定度	Reg·load	$1\text{ mA} \leq I_{OUT} \leq 500\text{ mA}$		—	15	70	—	—	mV
消費電流	I _B	$I_{OUT} = 0\text{ mA}$, $V_{BAT} = 4.2\text{ V}$ (注 4)		—	38	—	—	55	μA
スタンバイ電流	I _B (OFF)	$V_{CT} = 0\text{ V}$, $V_{BAT} = 5.5\text{ V}$		—	0.1	—	—	2.0	μA
コントロールプルダウン電流	I _{CT}	—		—	0.1	—	—	—	μA
最小入出力間電圧差	V _{IN-VOUT}	$I_{OUT} = 300\text{ mA}$, $V_{BAT} = 3.3\text{ V}$ (注 5) (注 6)		—	90	—	—	150	mV
低電圧保護しきい値電圧	V _{UVLO}	V _{IN} voltage		—	0.5	—	—	0.65	V
出力電圧温度係数	T _{CV0}	$-40^\circ\text{C} \leq T_{opr} \leq 85^\circ\text{C}$		—	60	—	—	—	ppm/ $^\circ\text{C}$
出力雑音電圧	V _{NO}	$V_{BAT} = 2.5\text{ V}$, $V_{IN} = V_{OUT} + 1\text{ V}$, $I_{OUT} = 10\text{ mA}$, $10\text{ Hz} \leq f \leq 100\text{ kHz}$, $T_a = 25^\circ\text{C}$ (注 5)		—	69	—	—	—	μV_{rms}
リップル圧縮度	R.R.	$V_{BAT} = 5.5\text{ V}$, $V_{IN} = V_{OUT} + 1\text{ V}$, $I_{OUT} = 10\text{ mA}$, $f = 1\text{ kHz}$, V_{IN} Ripple = 200 mV _{p-p} , $T_a = 25^\circ\text{C}$ (注 5)		—	90	—	—	—	dB
コントロール電圧 (ON)	V _{CT} (ON)	—		1.0	—	5.5	1.0	5.5	V
コントロール電圧 (OFF)	V _{CT} (OFF)	—		0	—	0.4	0	0.4	V
出力ディスチャージオン抵抗	R _{SD}	—		—	20	—	—	—	Ω

注 3: I_{OUT} を固定し、十分に出力電圧が安定した状態での規定値です。

注 4: コントロールプルダウン電流は含みません。

注 5: 1.0 V 出力品です。

注 6: $V_{IN-VOUT} = V_{IN1} - (V_{OUT1} \times 0.98)$

V_{OUT1}: $V_{IN} = V_{OUT} + 0.5\text{ V}$ のときの出力電圧値

V_{IN1}: 入力電圧を徐々に下げいき、出力電圧が V_{OUT1} の 98% に降下した時点での入力電圧値

注 7: この項目は、設計的に保証される項目です。

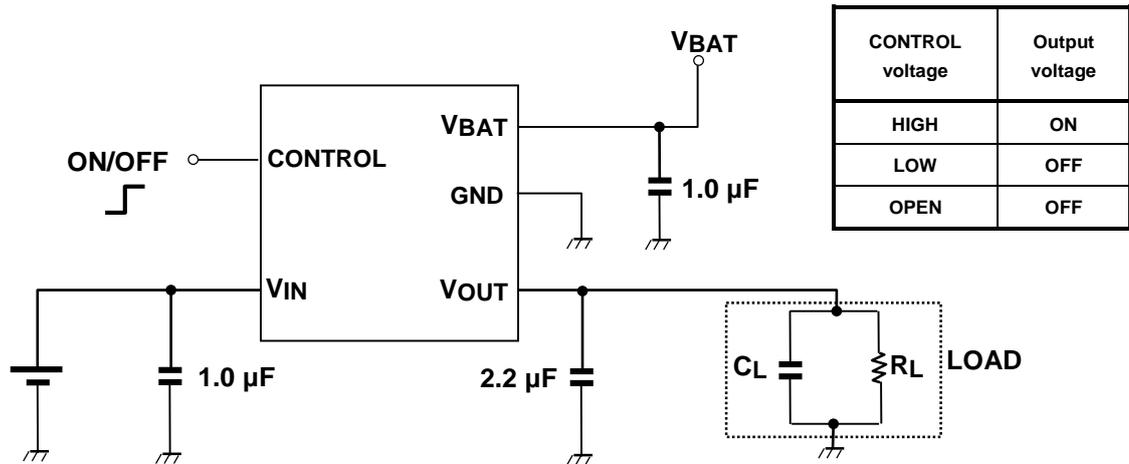
出力電圧別最小入出力間電圧差表
 ($C_{IN} = 1.0 \mu F$, $C_{OUT} = 2.2 \mu F$, $C_{BAT} = 1.0 \mu F$, $T_j = 25^\circ C$)

出力電圧	V_{BAT} 電圧	$I_{OUT} = 300 \text{ mA}$			$I_{OUT} = 500 \text{ mA}$			単位
		最小	標準	最大 (注 10)	最小	標準	最大 (注 10)	
$1.0 \text{ V} \leq V_{OUT} < 1.2 \text{ V}$	3.3 V	—	90	150	—	150	250	mV
$1.2 \text{ V} \leq V_{OUT} < 1.3 \text{ V}$	3.3 V	—	140	170	—	230	270	mV
1.8 V	3.5 V	—	190	250	—	330	430	mV

注 10: $T_j = -40 \sim 85^\circ C$ 。この項目は、設計的に保証される項目です。

アプリケーションノート

1. 推奨使用回路



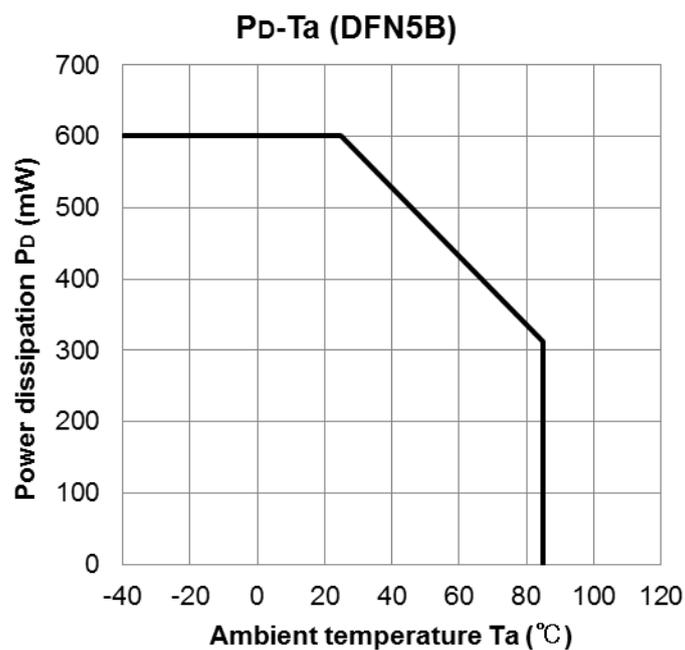
上図にロードドロップアウトレギュレータの推奨使用回路を示します。VIN、VOUT および VBAT 端子には安定動作のためコンデンサを接続してください。(セラミックコンデンサの使用が可能です。)

2. 許容損失

TCR5AM10A~TCR5AM18A の許容損失は基板実装時を絶対最大定格で規定しております。基板は以下に示すサイズで測定しています。

【基板条件】

基板材質: ガラスエポキシ(FR4)
 基板面積: 40 mm x 40 mm, t = 1.6 mm
 配線率: 表面 約 50 %, 裏面 約 50 %
 スルーホール: 直径 0.5 mm x 24



ご使用上の注意

- 出力コンデンサについて

本製品はセラミックコンデンサが使用可能ですが、種類によっては非常に大きな温度特性を持つ場合もあります。コンデンサの選定にあたっては、使用環境を十分に考慮し、選定してください。また、セラミックコンデンサの ESR は 10Ω 以下のものを推奨致します。安定動作のため $1.0\mu\text{F}$ 以上の入力コンデンサ、 $1.0\mu\text{F}$ 以上のバイアスコンデンサ、 $2.2\mu\text{F}$ 以上の出力コンデンサの使用を推奨致します。

- 実装について

IC と出力コンデンサの距離が長いと、この配線抵抗のインピーダンスや L 成分により位相保証に影響を及ぼす可能性があります。より安定した電源にするため、出力コンデンサはできるだけ IC の近くに実装し、GND パターンはできるだけ大きくして配線インピーダンスを小さくしてください。

- 許容損失について

実使用状態では予想される最大許容損失に対して、できるだけ余裕を持った基板パターン設計をしてください。また、実際のご使用の際には周囲温度、入力電圧、出力電流等のパラメータを考慮の上、最大許容損失に対して、適当なディレーティング(一般的には最大値の 70~80%)を考慮した設計をお願いします。

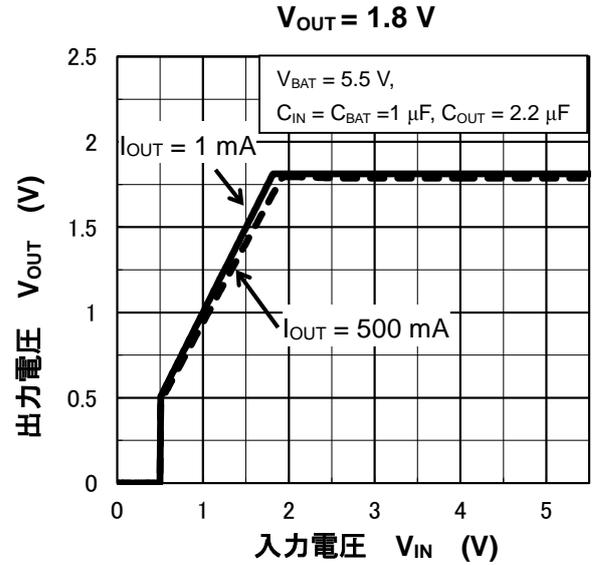
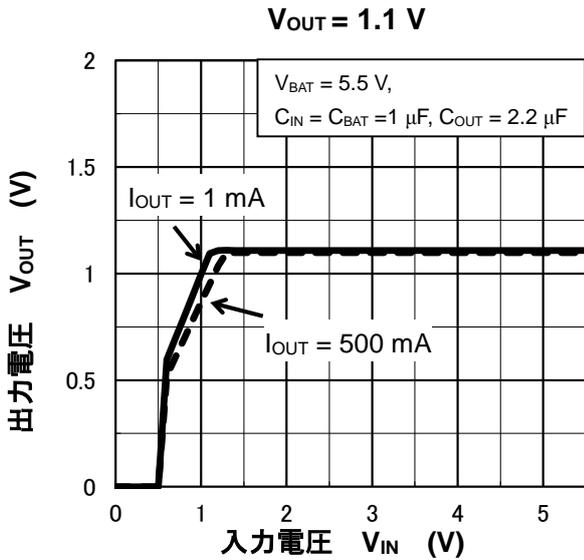
- 過電流保護回路、過熱保護回路について

本製品はフォールドバックタイプの過電流保護回路、過熱保護回路を内蔵しておりますが、デバイスの動作を常に絶対最大定格内に抑える事を保証するものではありません。ご使用条件によっては製品仕様や信頼性保証に影響を与える可能性があります。また、本デバイスの出力端子と GND 端子間が不完全なショートモードに陥った場合、本デバイスが破壊に至るおそれがあります。

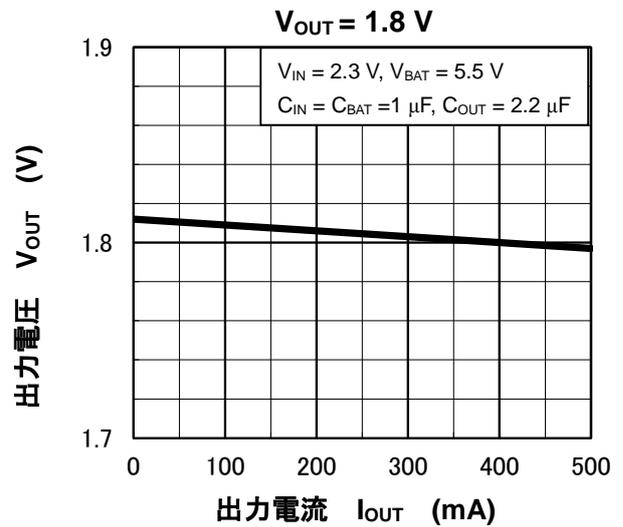
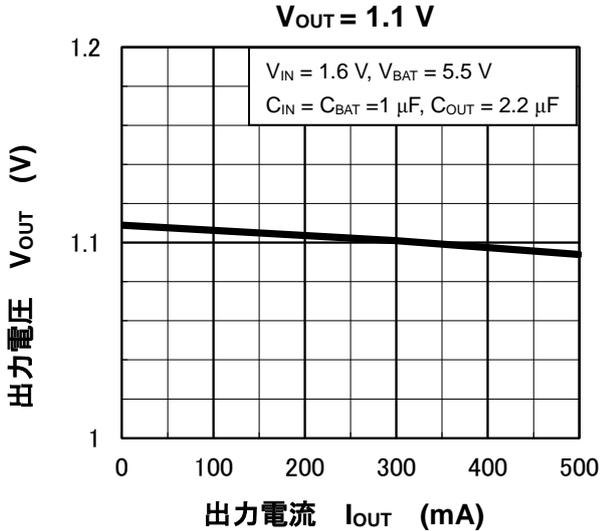
本デバイスのご使用にあたっては、上記および当社「半導体信頼性ハンドブック」等に記載の絶対最大定格に対するディレーティングを考慮の上、いかなる場合でも絶対最大定格を超えないようご注意ください。なお、セットでフェールセーフ等の十分な安全対策を施すことを推奨致します。

代表特性例

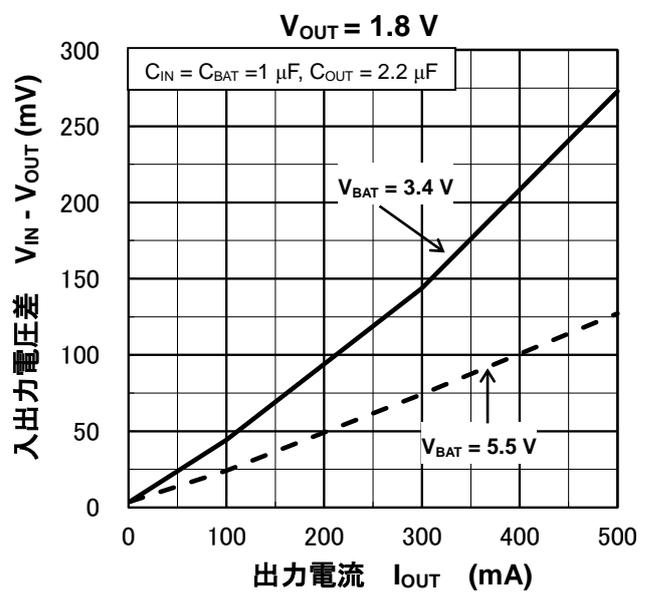
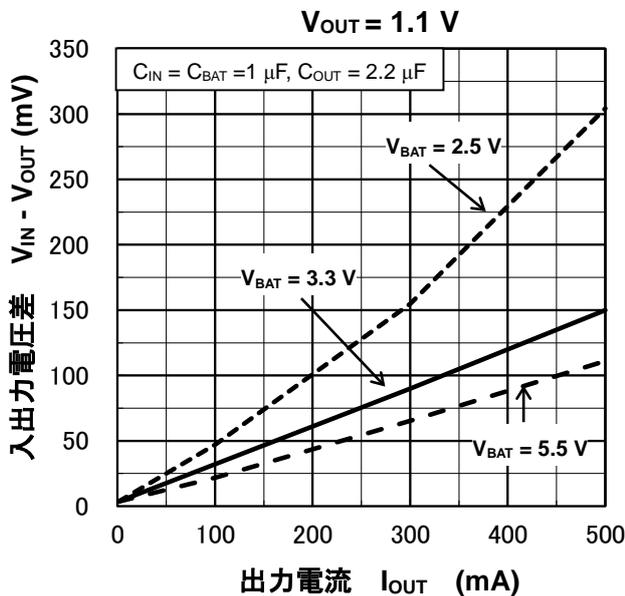
出力電圧－入力電圧特性例



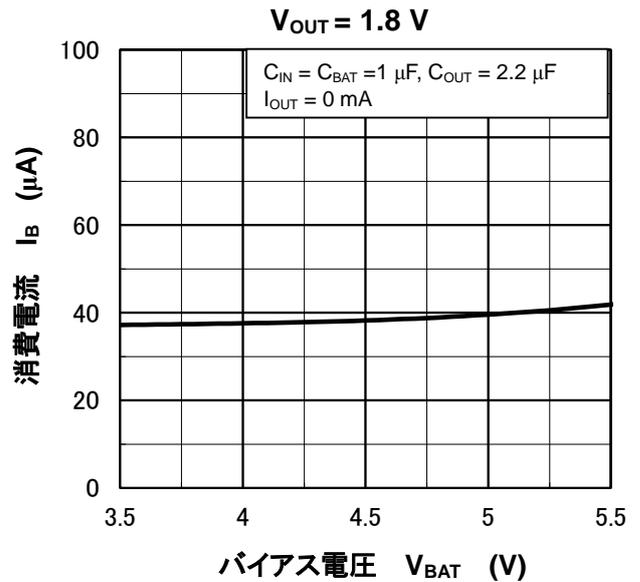
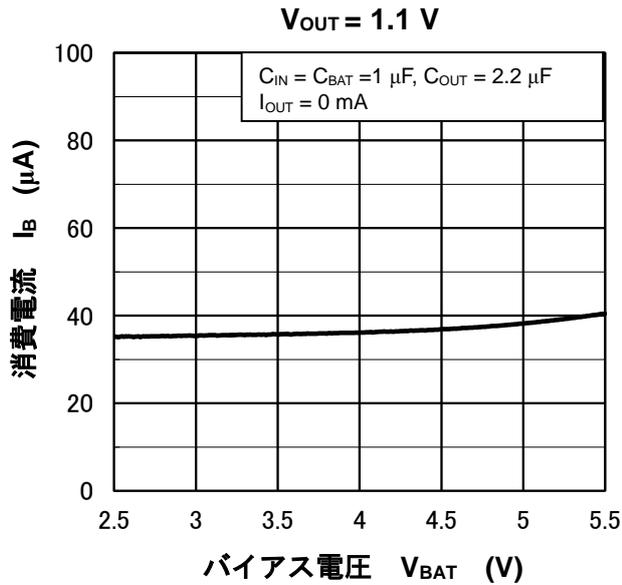
出力電圧－出力電流特性例



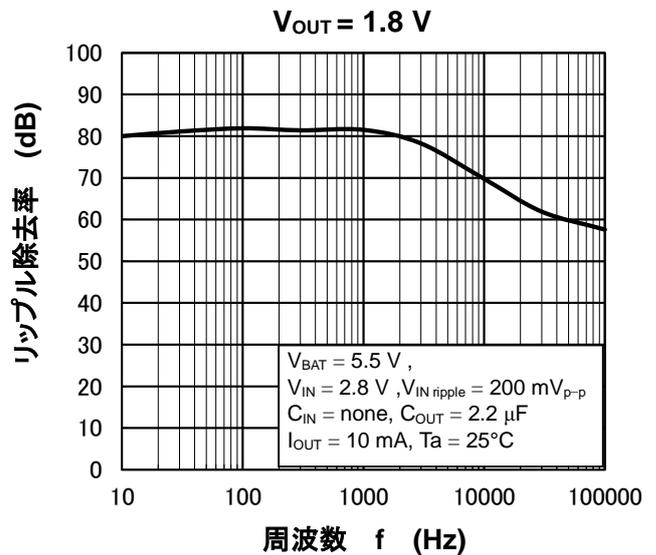
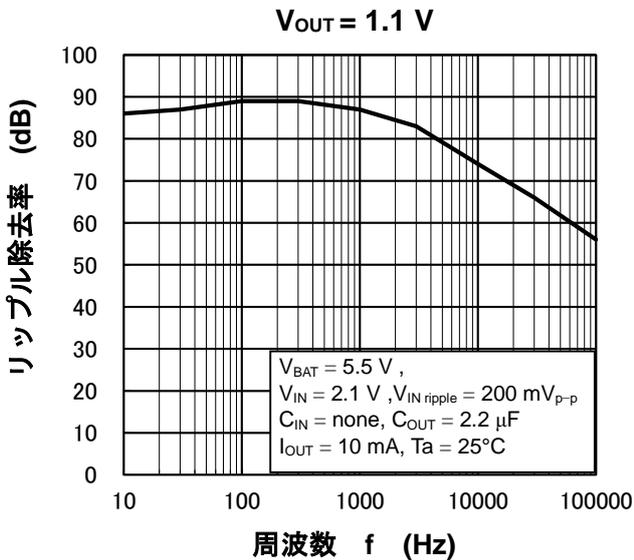
入出力電圧差－出力電流特性例



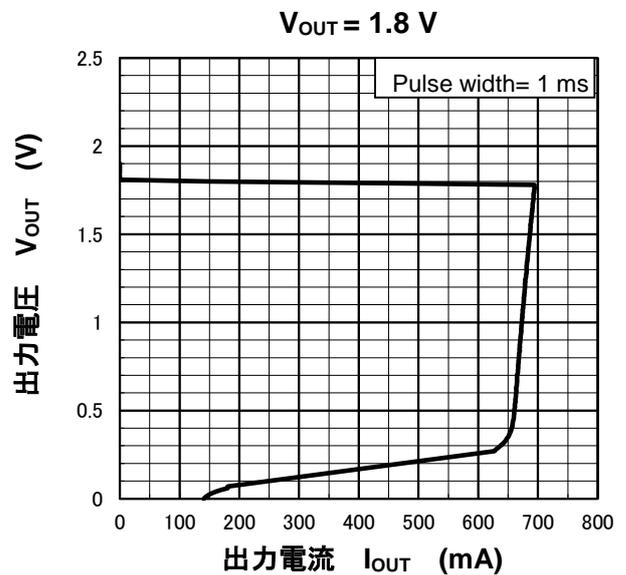
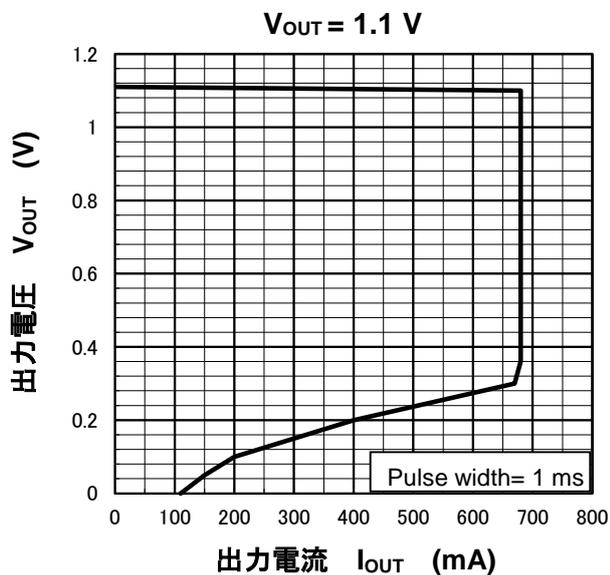
消費電流—バイアス電圧特性例



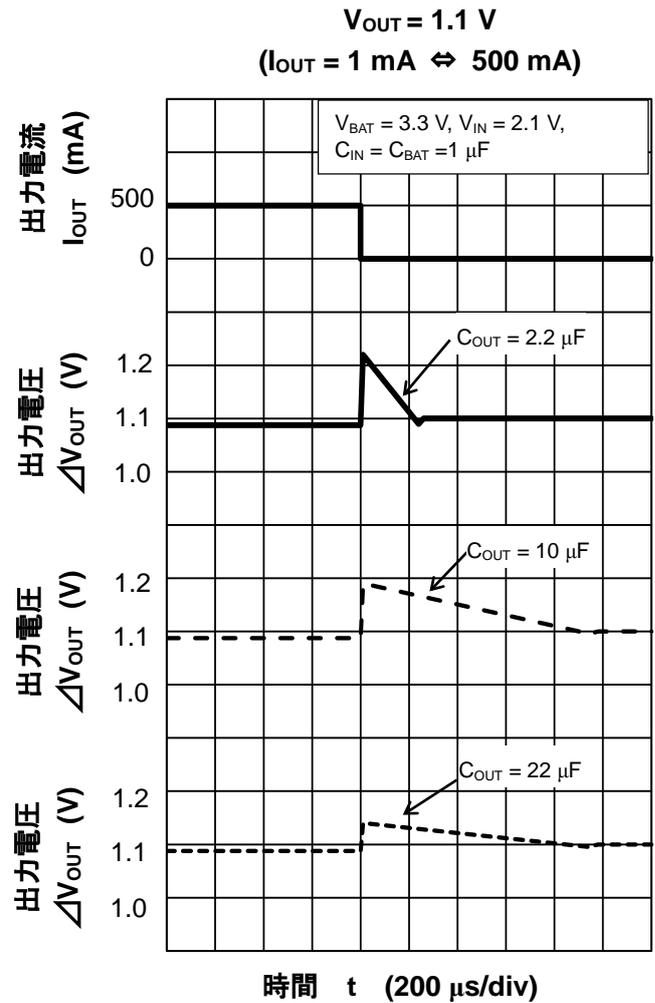
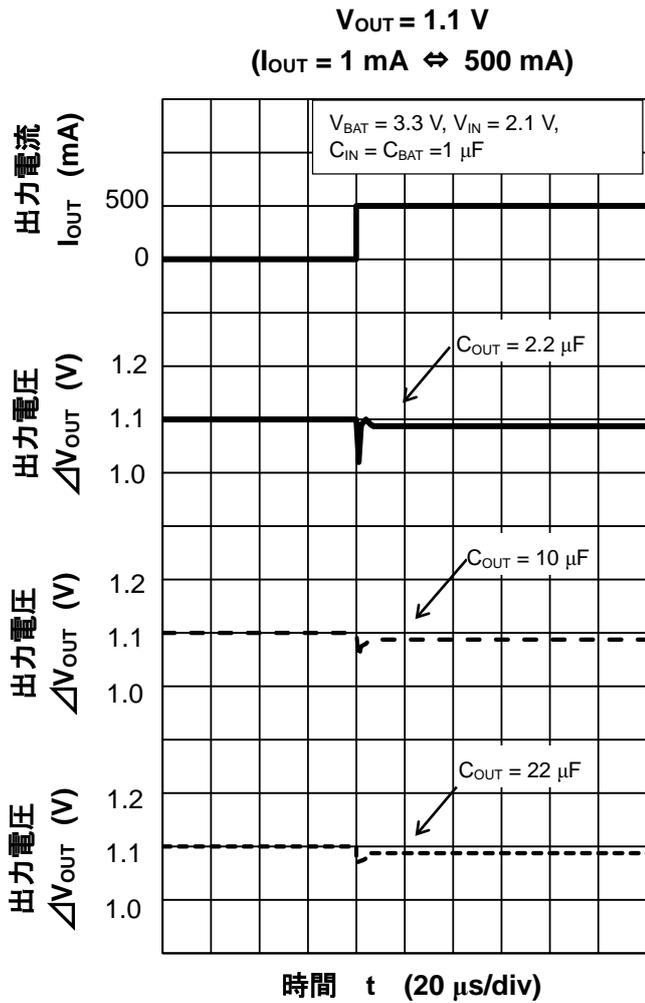
リップル除去率—周波数特性代表例



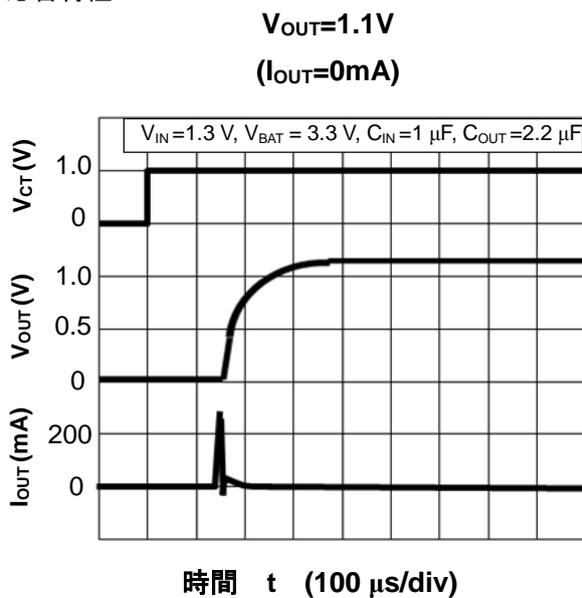
出力電圧—出力電流例



負荷過渡応答特性



t_{ON} 応答特性

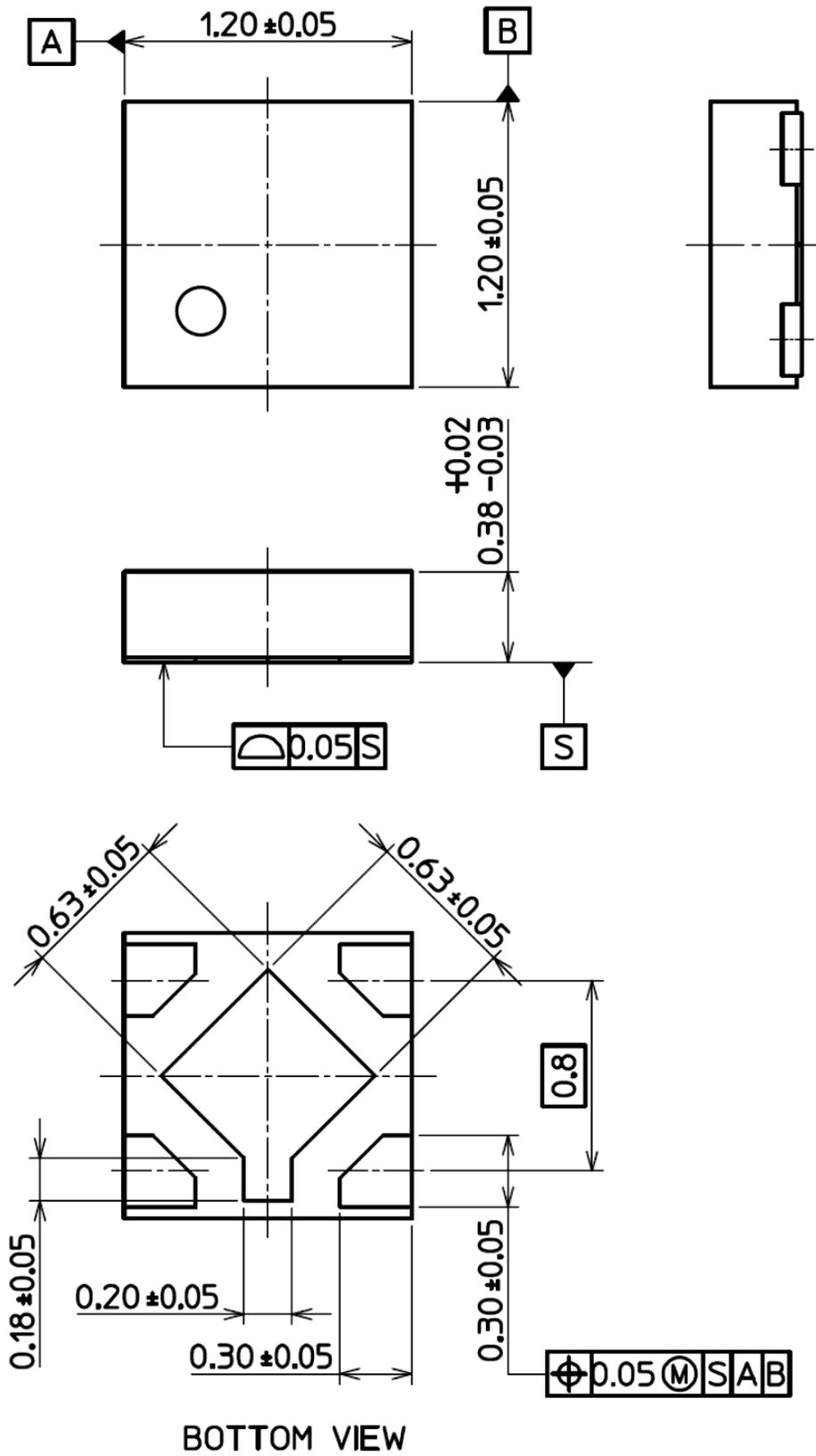


注：上記のデータは参考値です。

外形図

DFN5B

Unit: mm

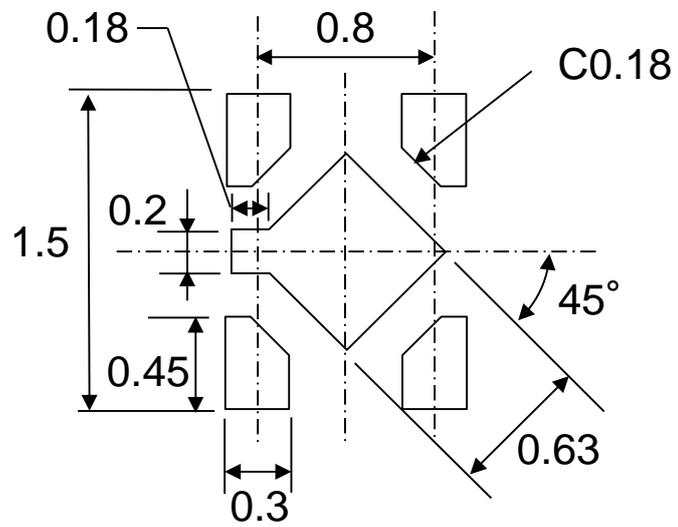


質量 : 1.4 mg (標準)

参考パッド寸法

DFN5B

Unit: mm



製品取り扱い上のお願い

- 本資料に掲載されているハードウェア、ソフトウェアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。