TOSHIBA CCD リニアーイメージセンサー　CCD (Charge Coupled Device)

# TCD2919BFG

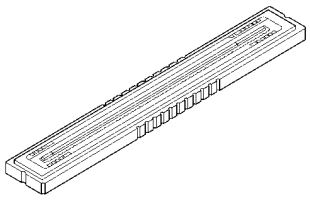
CCD リニアイメージセンサ　CCD (charge coupled device)

# TCD2919BFG

TCD2919BFG は、感光部に高感度･低暗時出力の pn フォトダイオードを採用した 10680 画素 × 4 ライン出力の縮小型高感度カラーリニアイメージセンサです。

カラーPPC 用センサおよびカラーイメージスキャナ用センサとして使用すると、A4 サイズの原稿を 48 本/mm の密度で読み取ることができます。

駆動パルスは 3.3V、電源電圧は 10V 単一電源です。



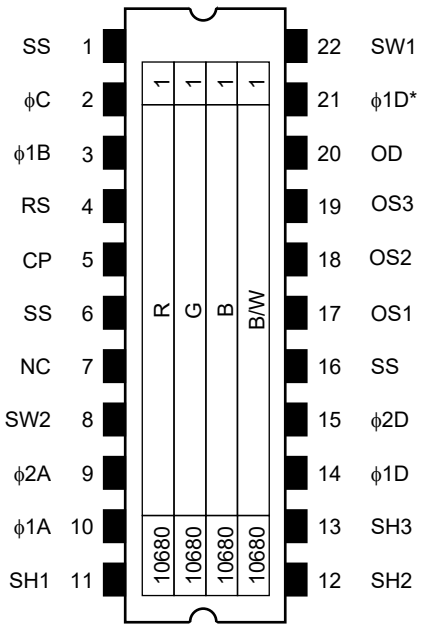
WQFN22-C-R240-1.27

質量：2.0g（標準）

## 特　長

- 有効画素数　：　10680 画素 × 3 ライン(カラー部)
  10680 画素 × 1 ライン(白黒部)
- 画素サイズ　：　2.625 μm × 8.4 μm ( 2.625 μm ピッチ) カラー部
  2.625 μm × 8.4 μm ( 2.625 μm ピッチ) 白黒部
- 感光部　：　高感度･低暗時出力の pn フォトダイオード
- ライン間距離　：　31.5 μm (12 ライン) R 画素 – G 画素、 G 画素 – B 画素
  63 μm (24 ライン) B 画素 – B/W 画素
- 駆動パルス　：　3.3 V
- 電源電圧　：　10 V 単一電源
- 付加機能　：　クランプ回路内蔵
- パッケージ　：　22 ピン CLCC
- カラーフィルタ　：　赤色、緑色、青色の原色系フィルタ

## ピン接続図(上面図)



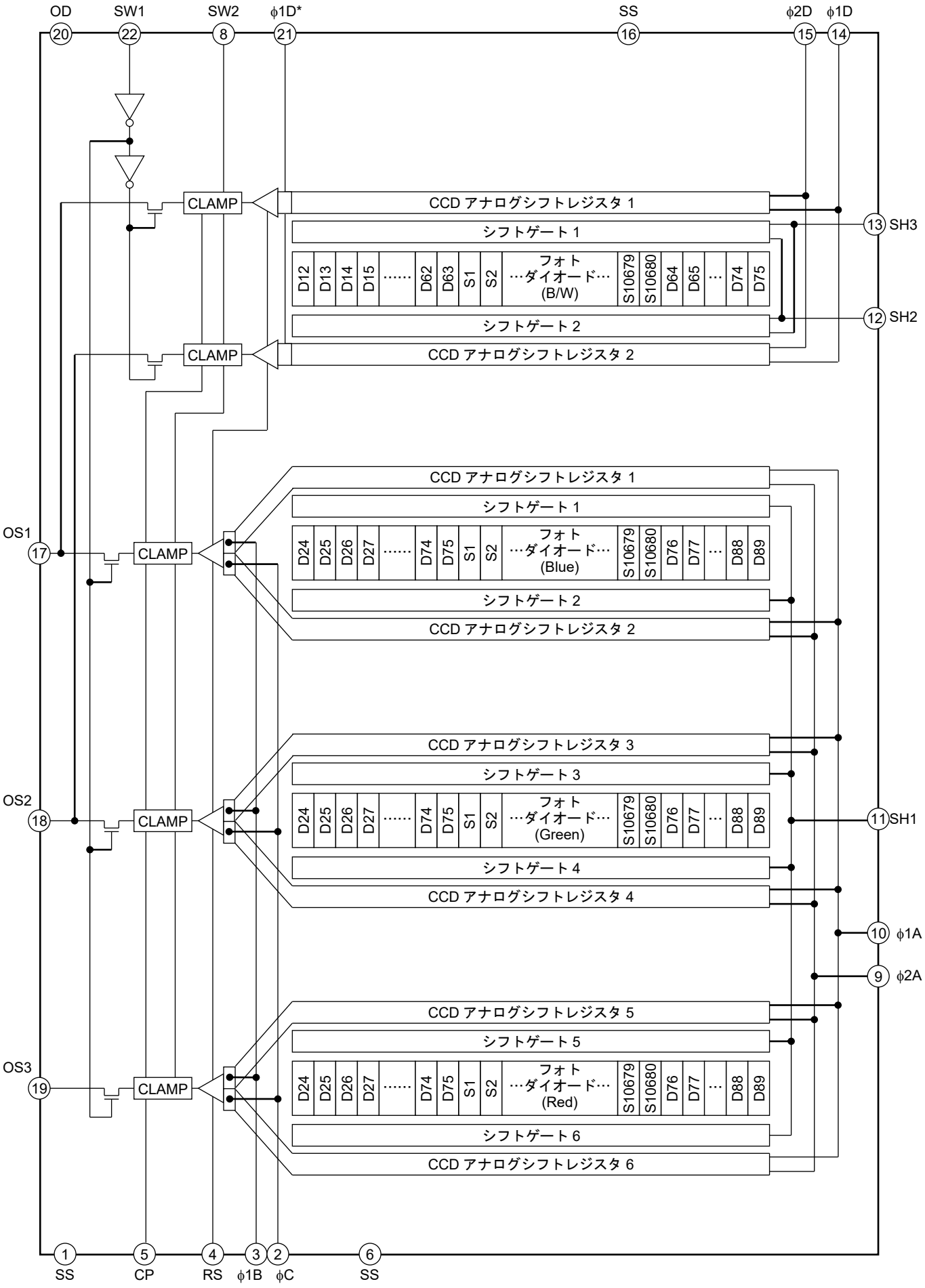

## 絶対最大定格（注 1）

| 項　目 | 記　号 | 定　格 | 単位 |
|---|---|---|---|
| クロックパルス電圧 | $V_{\phi}$ | -0.3 ~ +8.0 | V |
| シフトパルス電圧 | $V_{SH}$ | | |
| リセットパルス電圧 | $V_{RS}$ | | |
| クランプパルス電圧 | $V_{CP}$ | | |
| スイッチパルス電圧 | $V_{SW}$ | | |
| 電源電圧 | $V_{OD}$ | -0.3 ~ +13.5 | V |
| 動作温度 | $T_{opr}$ | 0 ~ 60 | °C |
| 保存温度 | $T_{stg}$ | -25 ~ +85 | °C |

注 1:　絶対最大定格電圧は、すべて SS (グラウンド) を基準とします。
半導体デバイスの絶対最大定格は、ほんの一瞬でも超えてはならない限界値です。
いずれかの値を超えた場合、デバイスの電気特性、信頼性、寿命を保証することはできません。
また、定格値を超えると破壊、破損および劣化の原因となります。
どのような状況においても絶対最大定格を超えないよう設計することが必要です。

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

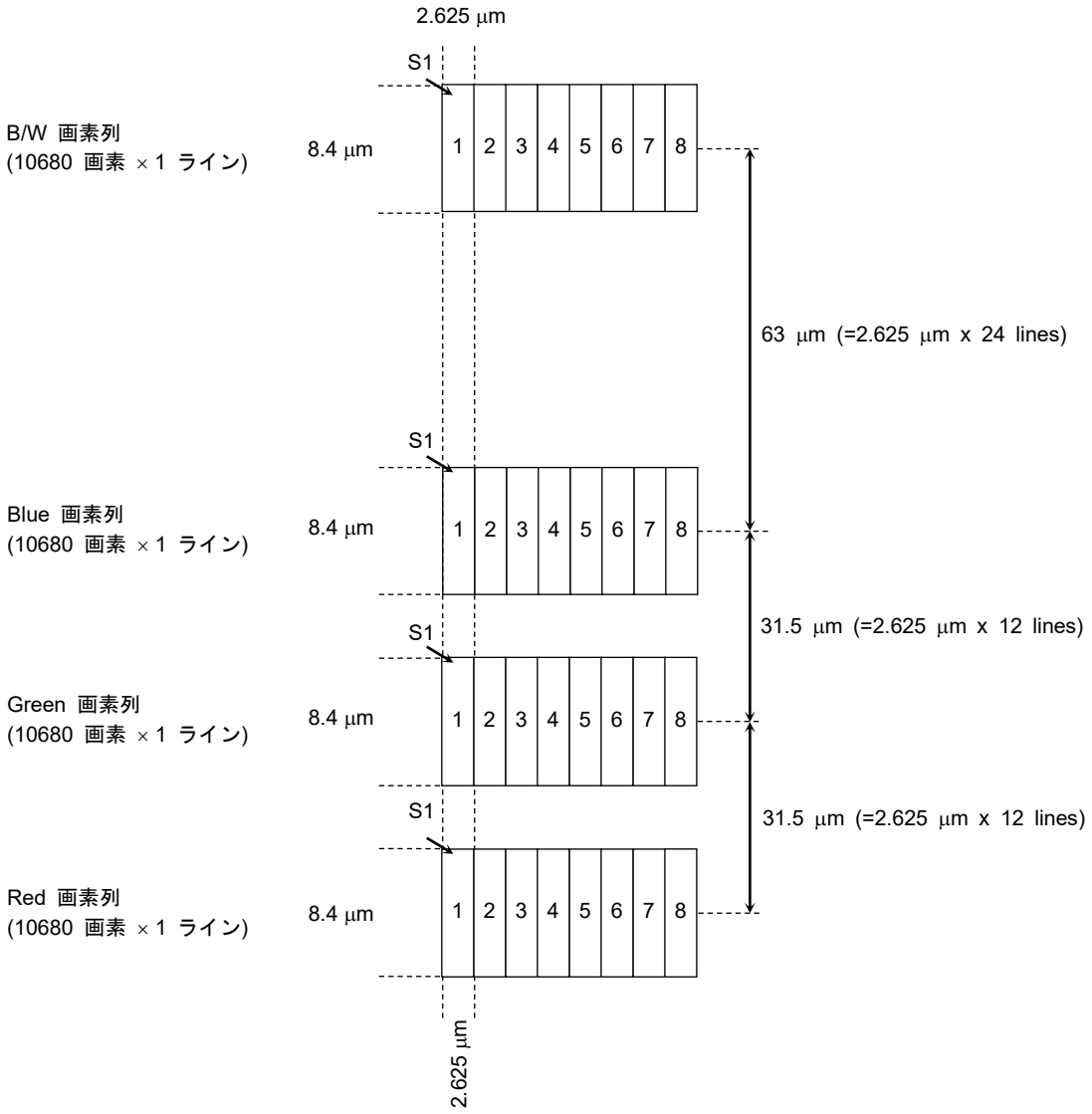
## デバイス回路図


OD
SW1
SW2
φ1D*
SS
φ2D
φ1D
20
22
8
21
16
15
14
CLAMP
CCD アナログシフトレジスタ 1
シフトゲート 1
D12 D13 D14 D15 …… D62 D63 S1 S2 …フォトダイオード… (B/W) S10679 S10680 D64 D65 … D74 D75
シフトゲート 2
CCD アナログシフトレジスタ 2
13 SH3
12 SH2
OS1
17
CCD アナログシフトレジスタ 3
シフトゲート 3
D24 D25 D26 D27 …… D74 D75 S1 S2 …フォトダイオード… (Green) S10679 S10680 D76 D77 … D88 D89
シフトゲート 4
CCD アナログシフトレジスタ 4
OS2
18
11 SH1
10 φ1A
9 φ2A
CCD アナログシフトレジスタ 5
シフトゲート 5
D24 D25 D26 D27 …… D74 D75 S1 S2 …フォトダイオード… (Red) S10679 S10680 D76 D77 … D88 D89
シフトゲート 6
CCD アナログシフトレジスタ 6
OS3
19
1 SS
5 CP
4 RS
3 φ1B
2 φC
6 SS

## ピン名称

| ピン番号 | 記号 | 名　称 | ピン番号 | 記　号 | 名　称 |
|---|---|---|---|---|---|
| 1 | SS | グラウンド | 22 | SW1 | スイッチゲート 1 (カラー／白黒) |
| 2 | ϕC | 最終段転送クロック C カラー用 | 21 | ϕ1D* | 最終段転送クロック D (第 1 相) 白黒用 |
| 3 | ϕ1B | 最終段転送クロック B (第 1 相) カラー用 | 20 | OD | 電源 |
| 4 | RS | リセットゲート | 19 | OS3 | 信号出力 3 (Red) |
| 5 | CP | クランプゲート | 18 | OS2 | 信号出力 2 (Green または B/W) |
| 6 | SS | グラウンド | 17 | OS1 | 信号出力 1 (Blue または B/W) |
| 7 | NC | 無接続 | 16 | SS | グラウンド |
| 8 | SW2 | スイッチゲート 2 (Hi/Lo ゲイン切り替え) | 15 | ϕ2D | 転送クロック D (第 2 相) 白黒用 |
| 9 | ϕ2A | 転送クロック A (第 2 相) カラー用 | 14 | ϕ1D | 転送クロック D (第 1 相) 白黒用 |
| 10 | ϕ1A | 転送クロック A (第 1 相) カラー用 | 13 | SH3 | シフトゲート 3 白黒用 |
| 11 | SH1 | シフトゲート 1 カラー用 | 12 | SH2 | シフトゲート 2 白黒用 |

## 第 1 番目の画素(S1) の配置




© 2017-2026
Toshiba Electronic Devices & Storage Corporation

**電気･光学的特性(カラー 600dpi, High ゲインモード)**
**Ta = 25°C, $V_{OD}$ = 10V, $V_{\phi}$ = $V_{SH}$ = $V_{RS}$ = $V_{CP}$ = 3.3V (パルス), $f_{\phi}$ = 2.5 MHz, $f_{RS}$ = 5 MHz, $t_{INT}$ = 11 ms, 光源 = A 光源 + CM500S filter (t = 1 mm)**

| 項目 | | 記号 | 最小 | 標準 | 最大 | 単位 | 備考 |
|---|---|---|---|---|---|---|---|
| 感度 | 赤色 | R (R) | 17.1 | 24.5 | 31.8 | V/lx·s | (注 2) |
| | 緑色 | R (G) | 18.7 | 26.7 | 34.7 | | |
| | 青色 | R (B) | 11.1 | 15.9 | 20.7 | | |
| 感度不均一性 | | PRNU (1) | — | 10 | 20 | % | (注 3-1) |
| | | PRNU (3) | — | 3 | 12 | mV | (注 4) |
| 飽和出力電圧 | | $V_{SAT}$ | 2.0 | 2.2 | — | V | (注 6) |
| 飽和露光量 | | SE | 0.06 | 0.08 | — | lx·s | (注 7) |
| 全転送効率 | | TTE | 92 | 99 | — | % | — |
| 出力インピーダンス | | $Z_O$ | — | 66 | 250 | Ω | — |
| ランダムノイズ | | $N_{D\sigma}$ | — | 1.9 | — | mV | (注 11) |

**電気･光学的特性(カラー 600dpi, Low ゲインモード)**
**Ta = 25°C, $V_{OD}$ = 10V, $V_{\phi}$ = $V_{SH}$ = $V_{RS}$ = $V_{CP}$ = 3.3V (パルス), $f_{\phi}$ = 2.5 MHz, $f_{RS}$ = 5 MHz, $t_{INT}$ = 11 ms, 光源 = A 光源 + CM500S filter (t = 1 mm)**

| 項目 | | 記号 | 最小 | 標準 | 最大 | 単位 | 備考 |
|---|---|---|---|---|---|---|---|
| 感度 | 赤色 | R (R) | 11.6 | 16.6 | 21.6 | V/lx·s | (注 2) |
| | 緑色 | R (G) | 12.6 | 18.0 | 23.4 | | |
| | 青色 | R (B) | 7.5 | 10.6 | 13.8 | | |
| 感度不均一性 | | PRNU (1) | — | 10 | 20 | % | (注 3-2) |
| | | PRNU (3) | — | 3 | 12 | mV | (注 4) |
| 飽和出力電圧 | | $V_{SAT}$ | 1.7 | 1.9 | — | V | (注 6) |
| 飽和露光量 | | SE | 0.07 | 0.11 | — | lx·s | (注 7) |
| 全転送効率 | | TTE | 92 | 99 | — | % | — |
| 出力インピーダンス | | $Z_O$ | — | 66 | 250 | Ω | — |
| ランダムノイズ | | $N_{D\sigma}$ | — | 1.3 | — | mV | (注 11) |

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

**電気･光学的特性(カラー 1200dpi, High ゲインモード)**
**Ta = 25°C, $V_{OD}$ = 10V, $V_{\phi}$ = $V_{SH}$ = $V_{RS}$ = $V_{CP}$ = 3.3V (パルス), $f_{\phi}$ = 2.5 MHz, $f_{RS}$ = 5 MHz, $t_{INT}$ = 11 ms, 光源 = A 光源 + CM500S filter (t = 1 mm)**

| 項目 | | 記号 | 最小 | 標準 | 最大 | 単位 | 備考 |
|---|---|---|---|---|---|---|---|
| 感度 | 赤色 | R (R) | 8.6 | 12.2 | 15.9 | V/lx·s | (注 2) |
| | 緑色 | R (G) | 9.4 | 13.4 | 17.4 | | |
| | 青色 | R (B) | 5.6 | 7.9 | 10.3 | | |
| 感度不均一性 | | PRNU (1) | — | 10 | 20 | % | (注 3-3) |
| | | PRNU (3) | — | 3 | 12 | mV | (注 4) |
| レジスタインバランス | | RI | — | 1.3 | — | % | (注 5) |
| 飽和出力電圧 | | $V_{SAT}$ | 1.00 | 1.42 | — | V | (注 6) |
| 飽和露光量 | | SE | 0.06 | 0.11 | — | lx·s | (注 7) |
| 暗時出力電圧 | | $V_{DRK}$ | — | 0.6 | 2.0 | mV | (注 8) |
| 暗時出力不均一性 | | DSNU | — | 4.2 | 10.0 | mV | |
| 直流消費電力 | | PD | — | 432 | 578 | mW | (注 9) |
| 全転送効率 | | TTE | 92 | 99 | — | % | — |
| 出力インピーダンス | | $Z_O$ | — | 66 | 250 | Ω | — |
| 信号出力直流電圧 | | $V_{OS}$ | 4.0 | 5.0 | 6.0 | V | (注 10) |
| リセットノイズ | | $V_{RSN}$ | — | 0.4 | — | V | |
| ランダムノイズ | | $N_{D\sigma}$ | — | 2.1 | — | mV | (注 11) |

**電気･光学的特性 (カラー 1200dpi, Low ゲインモード)**
**Ta = 25°C, $V_{OD}$ = 10V, $V_{\phi}$ = $V_{SH}$ = $V_{RS}$ = $V_{CP}$ = 3.3V (パルス), $f_{\phi}$ = 2.5 MHz, $f_{RS}$ = 5 MHz, $t_{INT}$ = 11 ms, 光源 = A 光源 + CM500S filter (t = 1 mm)**

| 項目 | | 記号 | 最小 | 標準 | 最大 | 単位 | 備考 |
|---|---|---|---|---|---|---|---|
| 感度 | 赤色 | R (R) | 5.8 | 8.3 | 10.8 | V/lx·s | (注 2) |
| | 緑色 | R (G) | 6.3 | 9.0 | 11.7 | | |
| | 青色 | R (B) | 3.7 | 5.3 | 6.9 | | |
| 感度不均一性 | | PRNU (1) | — | 10 | 20 | % | (注 3-4) |
| | | PRNU (3) | — | 3 | 12 | mV | (注 4) |
| レジスタインバランス | | RI | — | 1.1 | — | % | (注 5) |
| 飽和出力電圧 | | $V_{SAT}$ | 0.85 | 0.95 | — | V | (注 6) |
| 飽和露光量 | | SE | 0.07 | 0.11 | — | lx·s | (注 7) |
| 暗時出力電圧 | | $V_{DRK}$ | — | 0.4 | 2.0 | mV | (注 8) |
| 暗時出力不均一性 | | DSNU | — | 2.8 | 10.0 | mV | |
| 直流消費電力 | | PD | — | 418 | 578 | mW | (注 9) |
| 全転送効率 | | TTE | 92 | 99 | — | % | — |
| 出力インピーダンス | | $Z_O$ | — | 66 | 250 | Ω | — |
| 信号出力直流電圧 | | $V_{OS}$ | 3.9 | 4.9 | 5.9 | V | (注 10) |
| リセットノイズ | | $V_{RSN}$ | — | 0.4 | — | V | |
| ランダムノイズ | | $N_{D\sigma}$ | — | 1.3 | — | mV | (注 11) |

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

**電気･光学的特性 (白黒 1200dpi, High Gain Mode)**
**Ta = 25°C, $V_{OD}$ = 10 V, $V_{\phi}$ = $V_{SH}$ = $V_{RS}$ = $V_{CP}$ = 3.3 V (パルス), $f_{\phi}$ = 5 MHz, $f_{RS}$ = 5 MHz, $t_{INT}$ = 11 ms, 光源 = A 光源 + CM500S filter (t = 1 mm)**

| 項　　目 | 記　号 | 最小 | 標準 | 最大 | 単位 | 備考 |
|---|---|---|---|---|---|---|
| 感度 | $R_{(B/W)}$ | 25.8 | 36.8 | 47.9 | V/lx·s | (注 2) |
| 感度不均一性 | PRNU (1) | — | 10 | 20 | % | (注 3-1) |
| | PRNU (3) | — | 3 | 12 | mV | (注 4) |
| 飽和出力電圧 | $V_{SAT}$ | 2.0 | 2.2 | — | V | (注 6) |
| 飽和露光量 | SE | 0.04 | 0.06 | — | lx·s | (注 7) |
| 暗時出力電圧 | $V_{DRK}$ | — | 1.1 | 2.0 | mV | (注 8) |
| 暗時出力不均一性 | DSNU | — | 4.5 | 10.0 | mV | |
| 直流消費電力 | PD | — | 407 | 578 | mW | (注 9) |
| 全転送効率 | TTE | 92 | 99 | — | % | — |
| 出力インピーダンス | $Z_O$ | — | 66 | 250 | Ω | — |
| 信号出力直流電圧 | $V_{OS}$ | 4.0 | 5.0 | 6.0 | V | (注 10) |
| リセットノイズ | $V_{RSN}$ | — | 0.4 | — | V | |
| ランダムノイズ | $N_{D\sigma}$ | — | 1.8 | — | mV | (注 11) |

**電気･光学的特性 (白黒 1200dpi, Low Gain Mode)**
**Ta = 25°C, $V_{OD}$ = 10 V, $V_{\phi}$ = $V_{SH}$ = $V_{RS}$ = $V_{CP}$ = 3.3 V (パルス), $f_{\phi}$ = 5 MHz, $f_{RS}$ = 5 MHz, $t_{INT}$ = 11 ms, 光源 = A 光源 + CM500S filter (t = 1 mm)**

| 項　　目 | 記　号 | 最小 | 標準 | 最大 | 単位 | 備考 |
|---|---|---|---|---|---|---|
| 感度 | $R_{(B/W)}$ | 17.3 | 24.7 | 32.1 | V/lx·s | (注 2) |
| 感度不均一性 | PRNU (1) | — | 10 | 20 | % | (注 3-1) |
| | PRNU (3) | — | 3 | 12 | mV | (注 4) |
| 飽和出力電圧 | $V_{SAT}$ | 1.7 | 1.9 | — | V | (注 6) |
| 飽和露光量 | SE | 0.05 | 0.07 | — | lx·s | (注 7) |
| 暗時出力電圧 | $V_{DRK}$ | — | 0.7 | 2.0 | mV | (注 8) |
| 暗時出力不均一性 | DSNU | — | 2.8 | 10.0 | mV | |
| 直流消費電力 | PD | — | 394 | 578 | mW | (注 9) |
| 全転送効率 | TTE | 92 | 99 | — | % | — |
| 出力インピーダンス | $Z_O$ | — | 66 | 250 | Ω | — |
| 信号出力直流電圧 | $V_{OS}$ | 3.9 | 4.9 | 5.9 | V | (注 10) |
| リセットノイズ | $V_{RSN}$ | — | 0.4 | — | V | |
| ランダムノイズ | $N_{D\sigma}$ | — | 1.2 | — | mV | (注 11) |

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

注 2: 感度は感光面に照度および色温度が一様な光をあてたときの各色の全有効画素平均出力値とします。

注 3-1: PRNU (1) は感光面に照度および色温度が一様な光をあてたときに各色ごとに次式にて定義します。
なお、入射光量は全有効画素の平均出力を約 1000mV に設定します。

$$PRNU\ (1) = \frac{\Delta X}{\overline{X}} \times 100(\%)$$

ただし、$\overline{X}$ : 同一色における全有効画素の平均出力振幅値

$\Delta x$: 最大 (最小) 出力画素の出力振幅と $\overline{x}$ との差の絶対値を$\Delta x$ とします。

注 3-2: PRNU (1) は感光面に照度および色温度が一様な光をあてたときに各色ごとに次式にて定義します。
なお、入射光量は全有効画素の平均出力を約 800mV に設定します。

$$PRNU\ (1) = \frac{\Delta X}{\overline{X}} \times 100(\%)$$

ただし、$\overline{X}$ : 同一色における全有効画素の平均出力振幅値

$\Delta x$: 最大 (最小) 出力画素の出力振幅と $\overline{x}$ との差の絶対値を$\Delta x$ とします。

注 3-3: PRNU (1) は感光面に照度および色温度が一様な光をあてたときに各色ごとに次式にて定義します。
なお、入射光量は全有効画素の平均出力を約 500mV に設定します。

$$PRNU\ (1) = \frac{\Delta X}{\overline{X}} \times 100(\%)$$

ただし、$\overline{X}$ : 同一色における全有効画素の平均出力振幅値

$\Delta x$: 最大 (最小) 出力画素の出力振幅と $\overline{x}$ との差の絶対値を$\Delta x$ とします。

注 3-4: PRNU (1) は感光面に照度および色温度が一様な光をあてたときに各色ごとに次式にて定義します。
なお、入射光量は全有効画素の平均出力を約 400mV に設定します。

$$PRNU\ (1) = \frac{\Delta X}{\overline{X}} \times 100(\%)$$

ただし、$\overline{X}$ : 同一色における全有効画素の平均出力振幅値

$\Delta x$: 最大 (最小) 出力画素の出力振幅と $\overline{x}$ との差の絶対値を$\Delta x$ とします。

注 4: PRNU (3) は信号出力電圧を約 50mV としたときの隣接画素の出力電圧差の最大値とします。

注 5: レジスタインバランスは次式にて定義します。

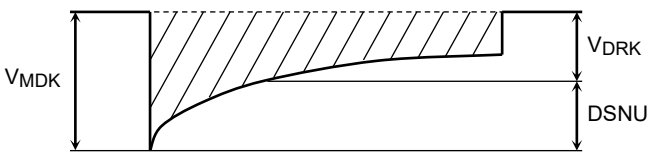
$$RI = \frac{\sum_{n=1}^{10679} |Xn - X(n+1)|}{10679 \times \overline{X}} \times 100(\%)$$

注 6: $V_{SAT}$ は全有効画素の飽和出力電圧の最小値で定義します。
条件は過飽和露光量で VOD は 9.5V です。

注 7: 飽和露光量は次式にて定義します。

$$SE_{(B/W)} = \frac{V_{SAT}}{R_{(B/W)}}\ (lx \cdot s) \quad SE_{(Color)} = \frac{V_{SAT}}{R_{(G)}}\ (lx \cdot s)$$

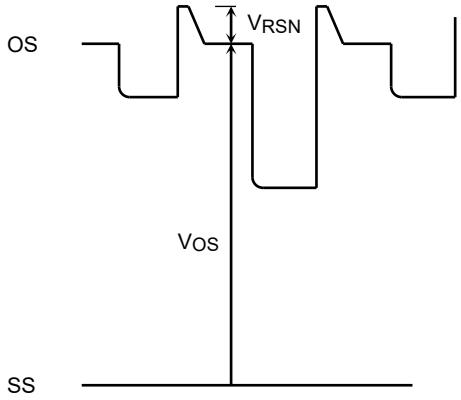
注 8: $V_{DRK}$ は全有効画素の暗時出力電圧の平均値で定義します。
DSNU は全有効画素の暗時出力電圧の最大値(VMDK)と平均値との差で定義します。



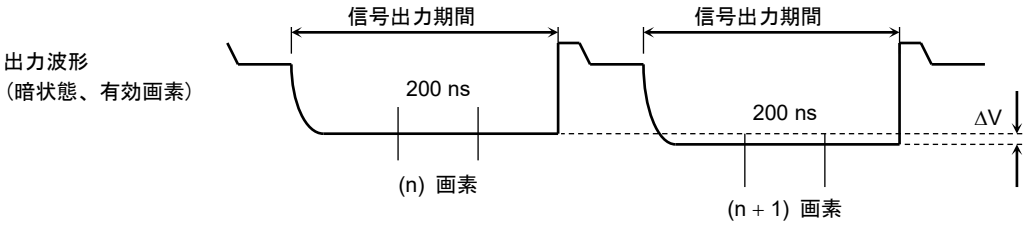

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

注 9:　PD は次式にて定義します。IOD は直流消費電流です。
PD = VOD× IOD
測定条件：　VOD = 10.5V、入力パルス電圧= 5.5V

注 10:　信号出力直流電圧、リセットノイズとは、下記の電圧値のことです。




注 11:　ランダムノイズは暗状態での隣接する有効画素 2 ビット間の出力レベル差の標準偏差値にて定定義します。
クランプパルス期間は 50ns とします。




(1)　1 ライン内の隣接する有効画素 2 ビット (n 画素、(n + 1) 画素) を測定点と定めます。
(2)　両画素の出力レベルを信号出力期間内の 200ns で平均化し、Vn と V(n + 1) を求めます。
(3)　Vn から V (n + 1) を減じ、ΔV を求めます。
$$\Delta V = V(n) - V(n+1)$$
(4)　上記 (2), (3) を 30 回繰り返し、ΔV の標準偏差σを求めます。
$$\overline{\Delta V} = \frac{1}{30}\sum_{i=1}^{30}|\Delta Vi| \qquad \sigma = \sqrt{\frac{1}{30}\sum_{i=1}^{30}(|\Delta V_i| - \overline{\Delta V})^2}$$
(5)　上記 (2), (3), (4) を 10 回繰り返し、ΔV の標準偏差σを平均します。
$$\overline{\sigma} = \frac{1}{10}\sum_{j=1}^{10}\sigma_j$$
(6)　この $\overline{\sigma}$ は、グラウンドレベルを基準に観測される 1 画素のランダムノイズの標準偏差に比べて $\sqrt{2}$ 倍大きい値になります。従って、ランダムノイズを以下のとおり定義します。
$$N_{D\sigma} = \frac{1}{\sqrt{2}}\overline{\sigma}$$
なお、ここで定義したランダムノイズを記号で “NDσ” と定めます。

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## 推奨端子電圧

本製品の性能を十分に発揮するための条件です。推奨動作条件の範囲内でお使いください。

| 項　　目 | | 記　号 | 最小 | 標準 | 最大 | 単位 |
|---|---|---|---|---|---|---|
| 転送パルス電圧 | “H”レベル | $V_{\phi A}$, $V_{\phi D}$ | 3.1 | 3.3 | 5.5 | V |
| | “L”レベル | | 0 | 0 | 0.1 | |
| 最終段転送パルス電圧 | “H”レベル | $V_{\phi 1B}$, $V_{\phi C}$, $V_{\phi 1D}$* | 3.1 | 3.3 | 5.5 | V |
| | “L”レベル | | 0 | 0 | 0.1 | |
| シフトパルス電圧 | “H”レベル | $V_{SH}$ | 2.7 | 3.3 | 5.5 | V |
| | “L”レベル | | 0 | 0 | 0.8 | |
| リセットパルス電圧 | “H”レベル | $V_{RS}$ | 3.1 | 3.3 | 5.5 | V |
| | “L”レベル | | 0 | 0 | 0.5 | |
| クランプパルス電圧 | “H”レベル | $V_{CP}$ | 3.1 | 3.3 | 5.5 | V |
| | “L”レベル | | 0 | 0 | 0.5 | |
| スイッチパルス電圧 | “H”レベル | $V_{SW}$ | 2.7 | 3.3 | 5.5 | V |
| | “L”レベル | | 0 | 0 | 0.8 | |
| 電源電圧 | | $V_{OD}$ | 9.5 | 10.0 | 10.5 | V |

## クロック特性 (Ta = 25°C)

本製品の性能を十分に発揮するための条件です。推奨動作条件の範囲内でお使いください。

| 項　　目 | 記　号 | 最小 | 標準 | 最大 | 単位 |
|---|---|---|---|---|---|
| クロックパルス周波数 | $f_{\phi}$ | 2.5 | 2.5 | 35.0 | MHz |
| リセットパルス周波数 | $f_{RS}$ | 5.0 | 5.0 | 35.0 | MHz |
| クランプパルス周波数 | $f_{CP}$ | 5.0 | 5.0 | 35.0 | MHz |
| クロック(1A) 入力端子容量 カラー用 (注 12) | $C_{\phi 1A}$ | — | 163 | — | pF |
| クロック(2A) 入力端子容量 カラー用 (注 12) | $C_{\phi 2A}$ | — | 165 | — | pF |
| 最終段クロック入力端子容量 (注 12) | $C_{\phi 1B}$, $C_{\phi C}$, $C_{\phi 1D}$* | — | 6 | — | pF |
| クロック(1D) 入力端子容量 白黒用 (注 12) | $C_{\phi 1D}$ | — | 72 | — | pF |
| クロック(2D) 入力端子容量 白黒用 (注 12) | $C_{\phi 2D}$ | — | 73 | — | pF |
| シフトゲート(SH1) 入力端子容量 カラー用 | $C_{SH1}$ | — | 14 | — | pF |
| シフトゲート(SH2) 入力端子容量 白黒用 | $C_{SH2}$ | — | 14 | — | pF |
| シフトゲート(SH3) 入力端子容量 白黒用 | $C_{SH3}$ | — | 5.3 | — | pF |
| リセットゲート入力端子容量 | $C_{RS}$ | — | 7 | — | pF |
| クランプゲート入力端子容量 | $C_{CP}$ | — | 6 | — | pF |
| スイッチゲート入力端子容量 | $C_{SW}$ | — | 13 | — | pF |

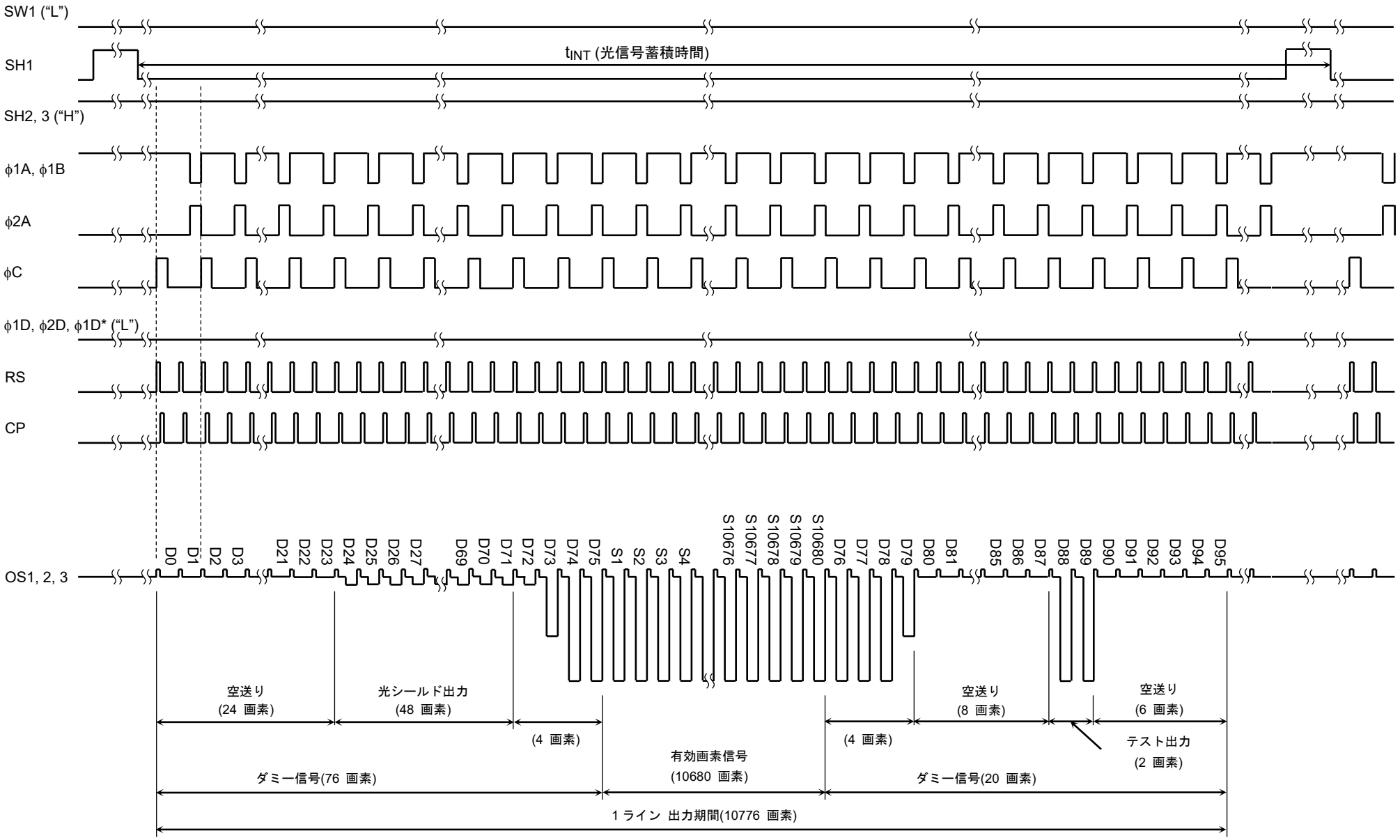
注 12:　VOD = 10 V 印加時の 1 端子当たりの端子容量とします。

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## モード選択

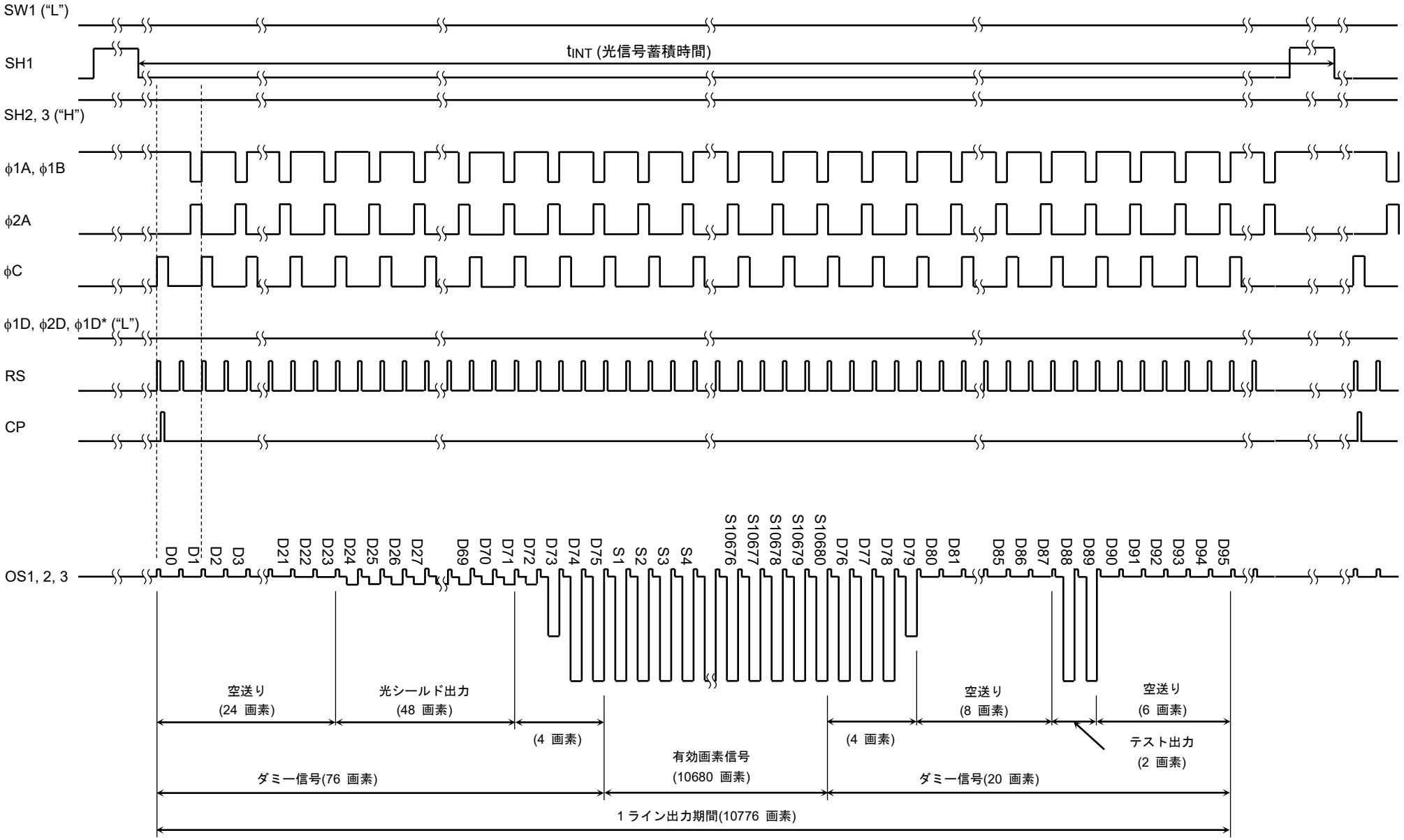
<table>
<tr><th colspan="4">モード</th><th>SW1</th><th>SW2</th><th>SH1</th><th>SH2</th><th>SH3</th><th>ϕ1A,<br>ϕ2A</th><th>ϕ1B</th><th>ϕC</th><th>ϕ1D,<br>ϕ2D</th><th>ϕ1D*</th><th>RS</th><th>CP</th></tr>
<tr><td rowspan="8">ビット<br>クランプ<br>/ ライン<br>クランプ</td><td rowspan="2">カラー</td><td rowspan="2">High<br>ゲイン</td><td>1200dpi</td><td rowspan="2">“L”</td><td rowspan="2">“H”</td><td rowspan="2">Pulse</td><td colspan="2" rowspan="2">“H”</td><td rowspan="2">Pulse</td><td>ϕ1A</td><td>Pulse</td><td colspan="2" rowspan="2">“L”</td><td rowspan="2">Pulse</td><td rowspan="2">Pulse</td></tr>
<tr><td>600dpi</td><td colspan="2">ϕ1A</td></tr>
<tr><td rowspan="2">Low<br>ゲイン</td><td>1200dpi</td><td rowspan="2">“L”</td><td rowspan="2">“L”</td><td rowspan="2">Pulse</td><td colspan="2" rowspan="2">“H”</td><td rowspan="2">Pulse</td><td>ϕ1A</td><td>Pulse</td><td colspan="2" rowspan="2">“L”</td><td rowspan="2">Pulse</td><td rowspan="2">Pulse</td></tr>
<tr><td>600dpi</td><td colspan="2">ϕ1A</td></tr>
<tr><td rowspan="2">白黒</td><td rowspan="2">High<br>ゲイン</td><td>1200dpi</td><td rowspan="2">“H”</td><td rowspan="2">“H”</td><td rowspan="2">“H”</td><td>Pulse</td><td>Pulse</td><td colspan="4" rowspan="2">“L”</td><td colspan="2">Pulse</td><td rowspan="2">Pulse</td><td rowspan="2">Pulse</td></tr>
<tr><td>600dpi</td><td colspan="2">Pulse</td><td colspan="2">Pulse</td></tr>
<tr><td rowspan="2">Low<br>ゲイン</td><td>1200dpi</td><td rowspan="2">“H”</td><td rowspan="2">“L”</td><td rowspan="2">“H”</td><td>Pulse</td><td>Pulse</td><td colspan="4" rowspan="2">“L”</td><td colspan="2">Pulse</td><td rowspan="2">Pulse</td><td rowspan="2">Pulse</td></tr>
<tr><td>600dpi</td><td colspan="2">Pulse</td><td colspan="2">Pulse</td></tr>
</table>

## タイミング図 1: カラー1200dpi モード(ビットクランプモード)



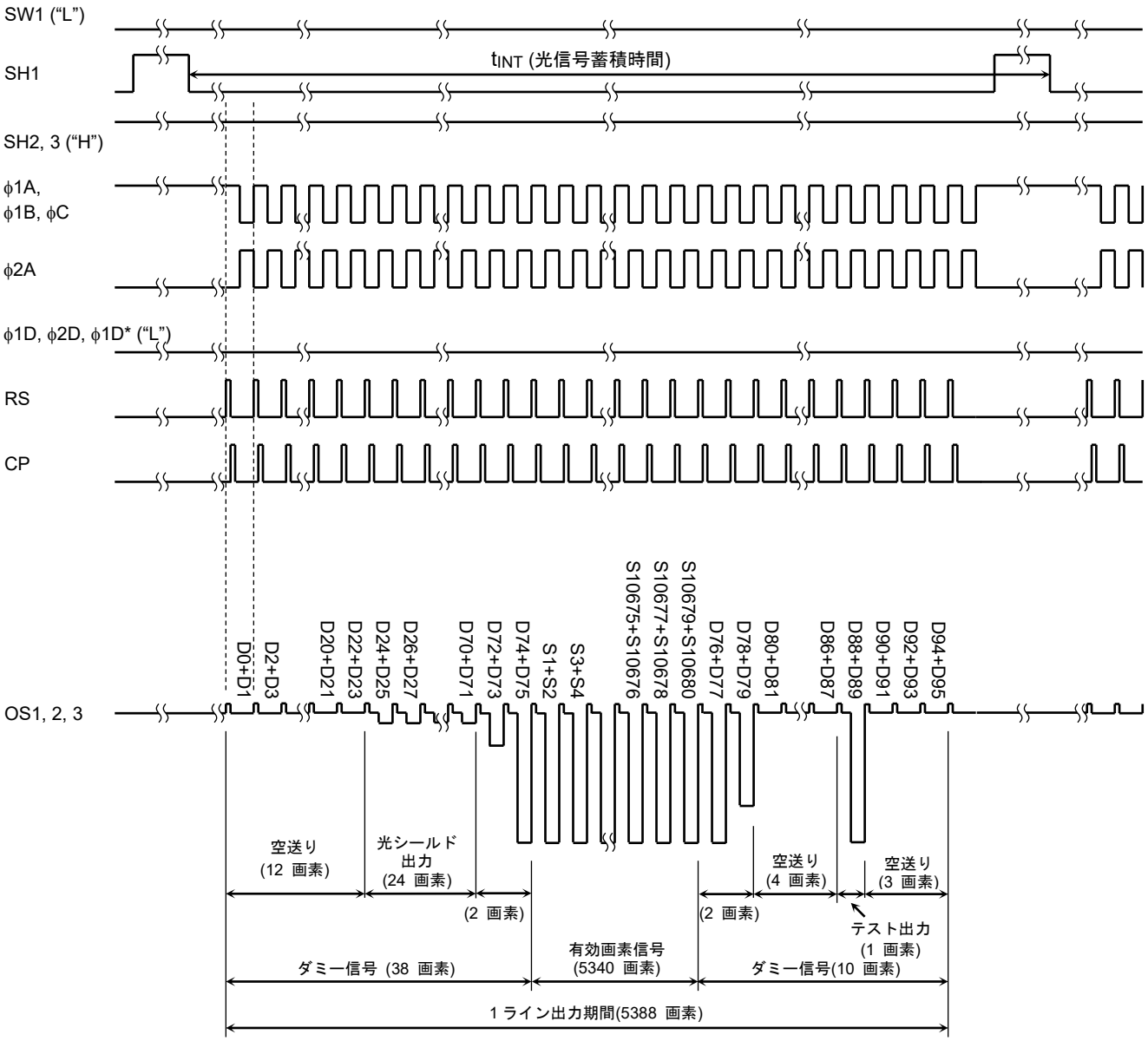

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## タイミング図 2: カラー 1200dpi モード(ラインクランプモード)



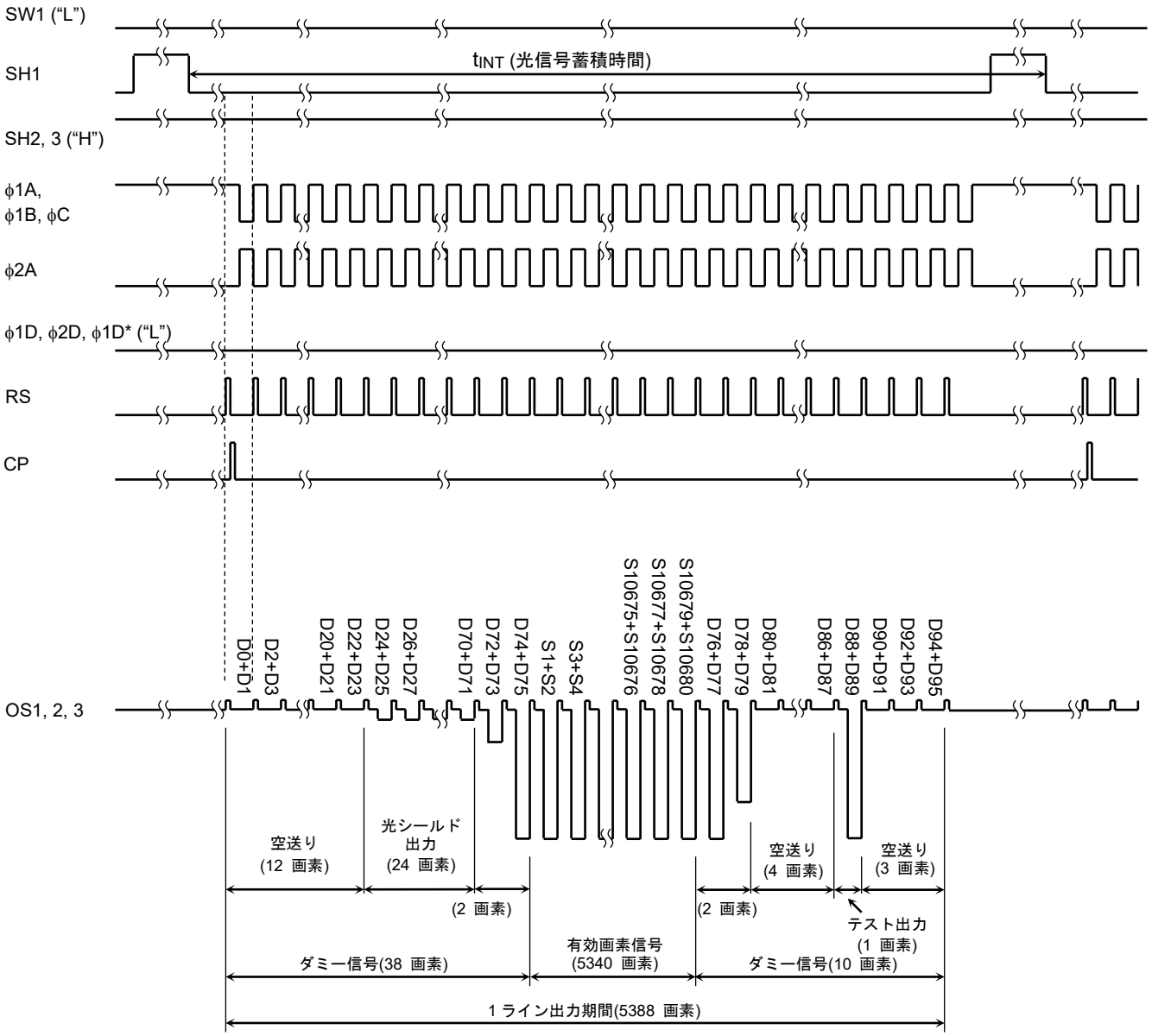

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## タイミング図 3: カラー600dpi モード(ビットクランプモード)



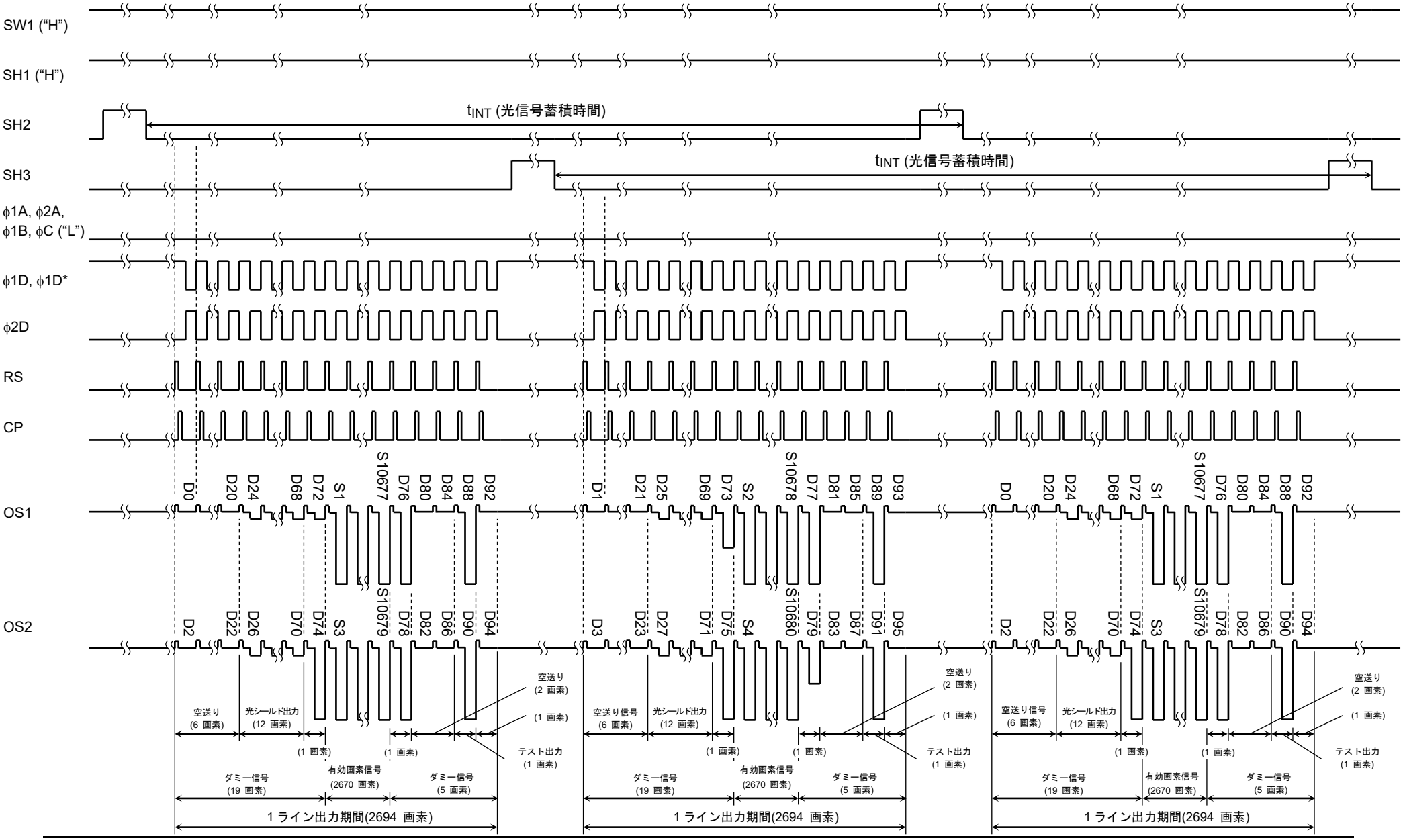

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## タイミング図 4: カラー 600dpi モード(ラインクランプモード)

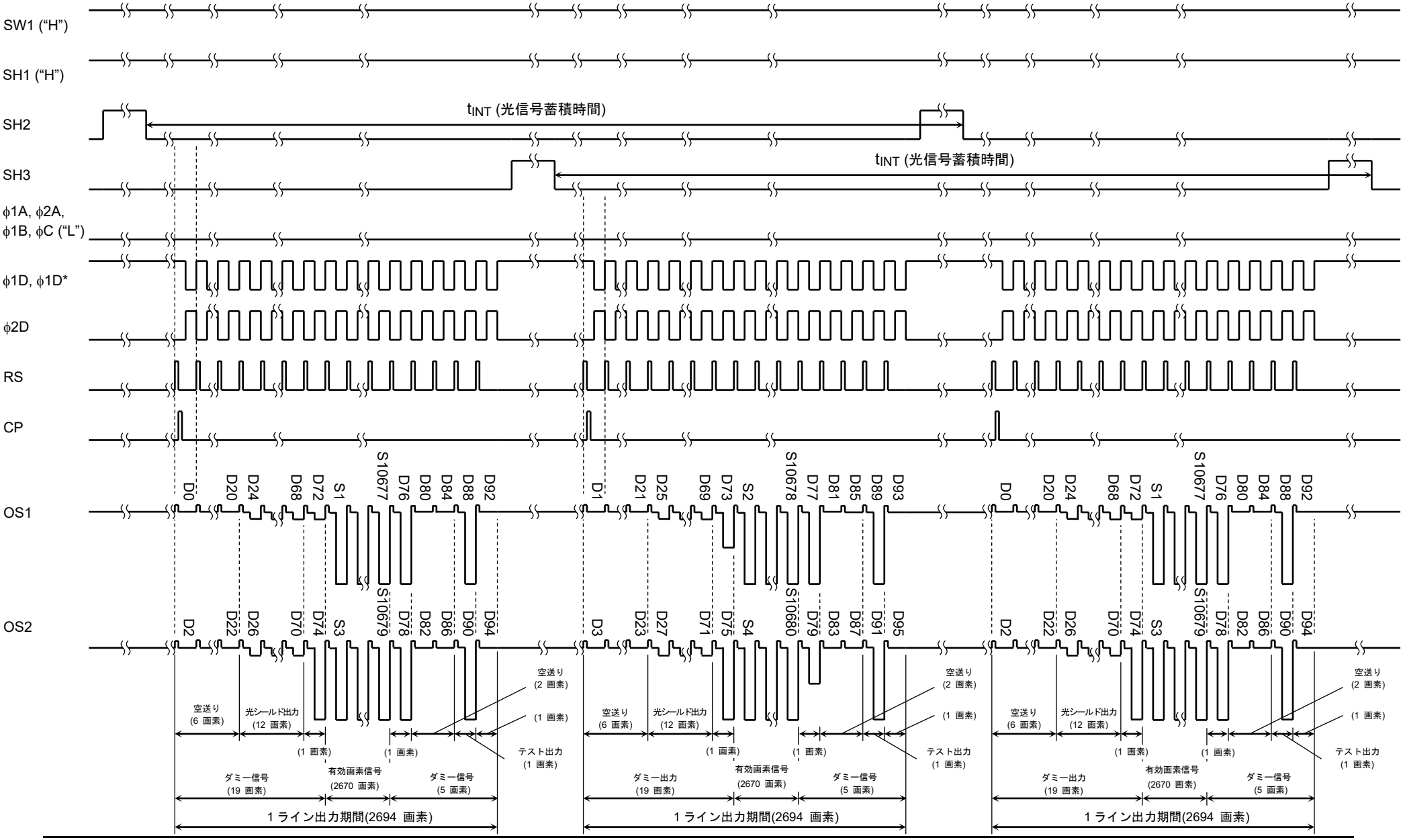



© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## タイミング図 5: 白黒 1200dpi モード (ビットクランプモード)

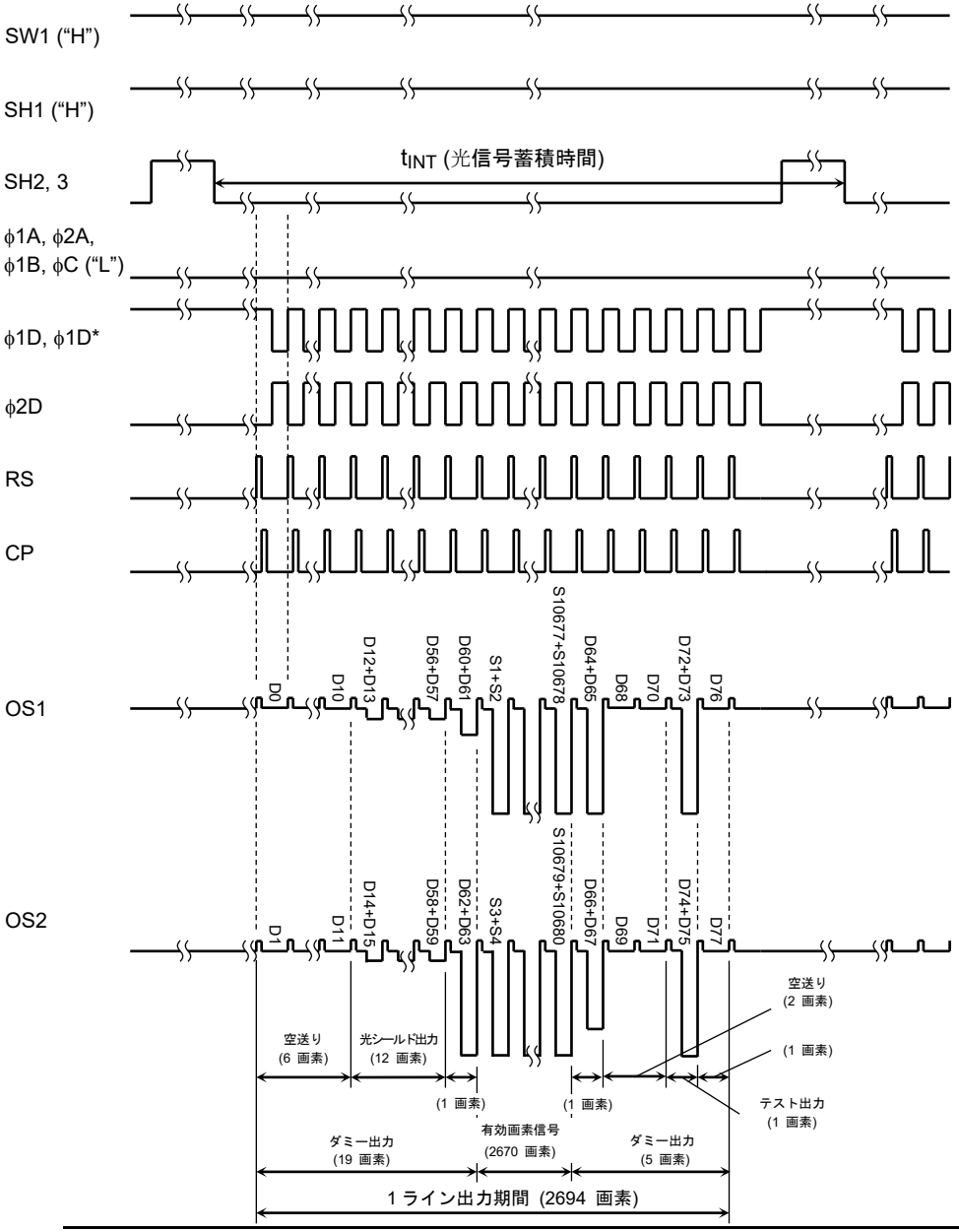


## タイミング図 6: 白黒 1200DPI モード (ラインクランプモード)



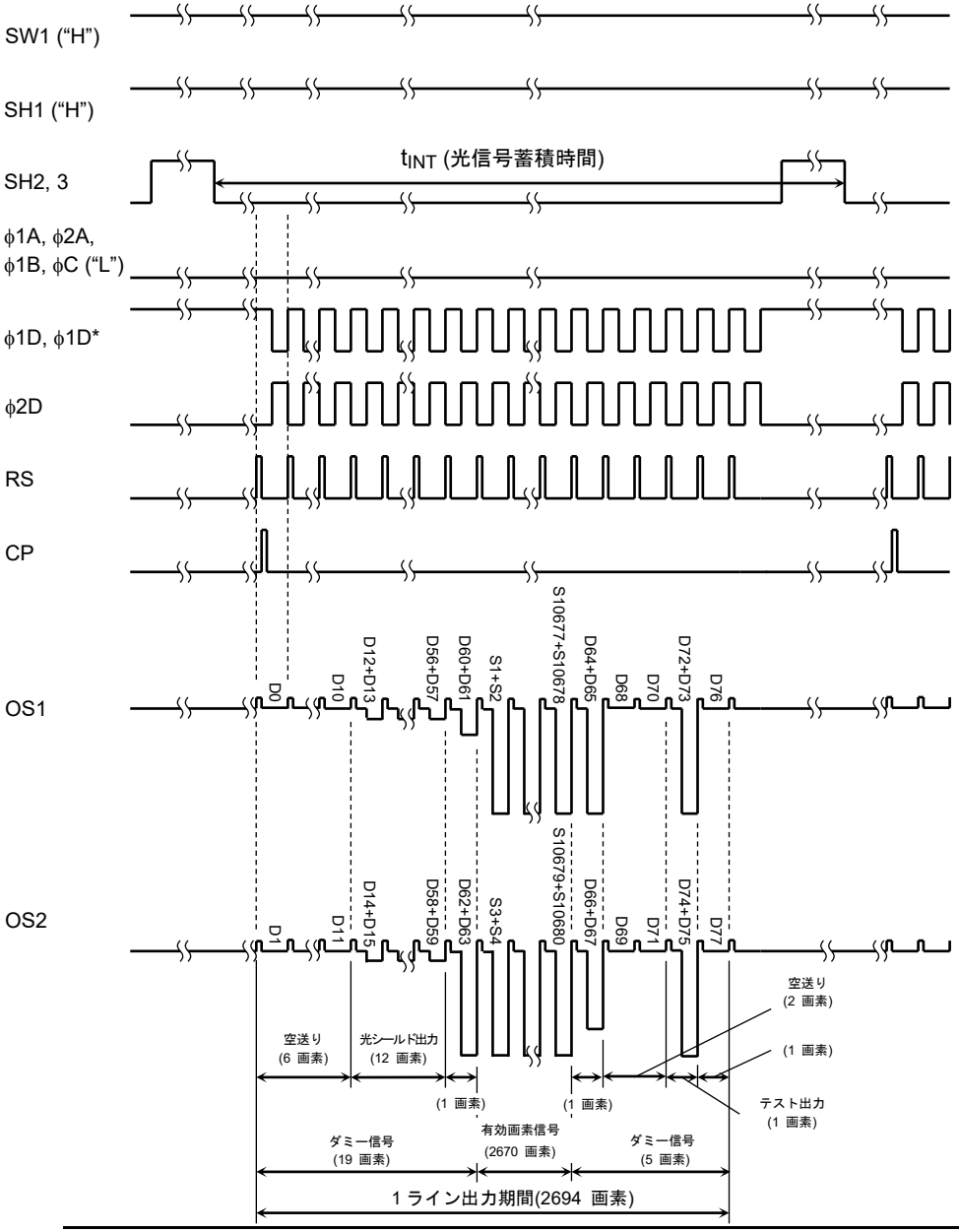

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## タイミング図 7: 白黒 600dpi モード (ビットクランプモード)



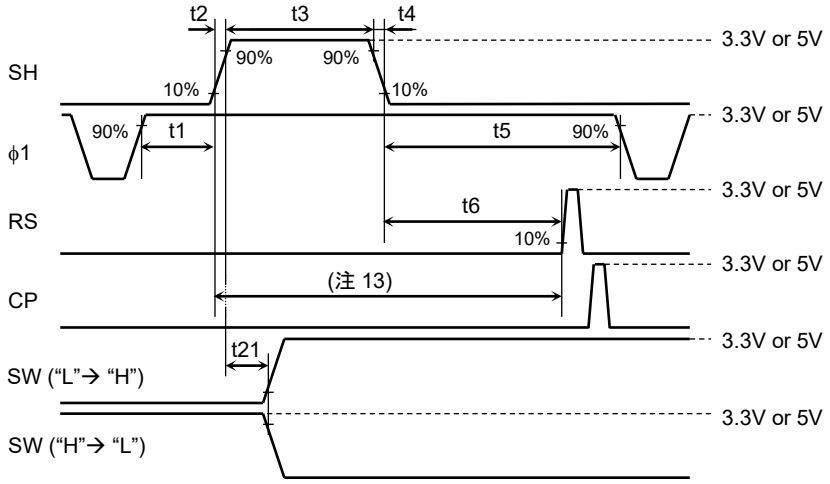

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## タイミング図 8: 白黒 600dpi モード (ラインクランプモード)



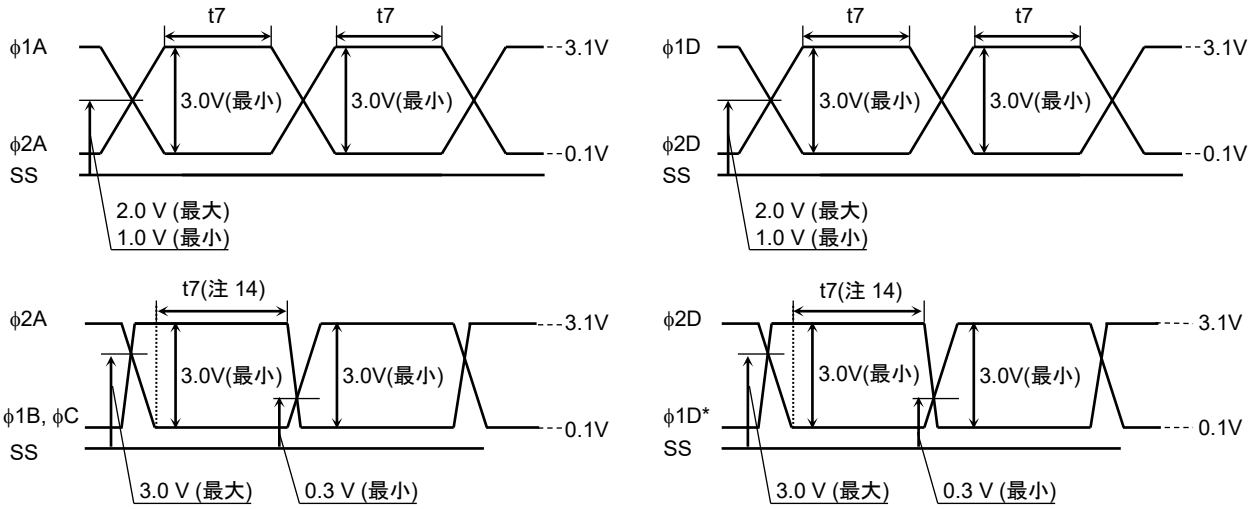

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## パルス波形条件



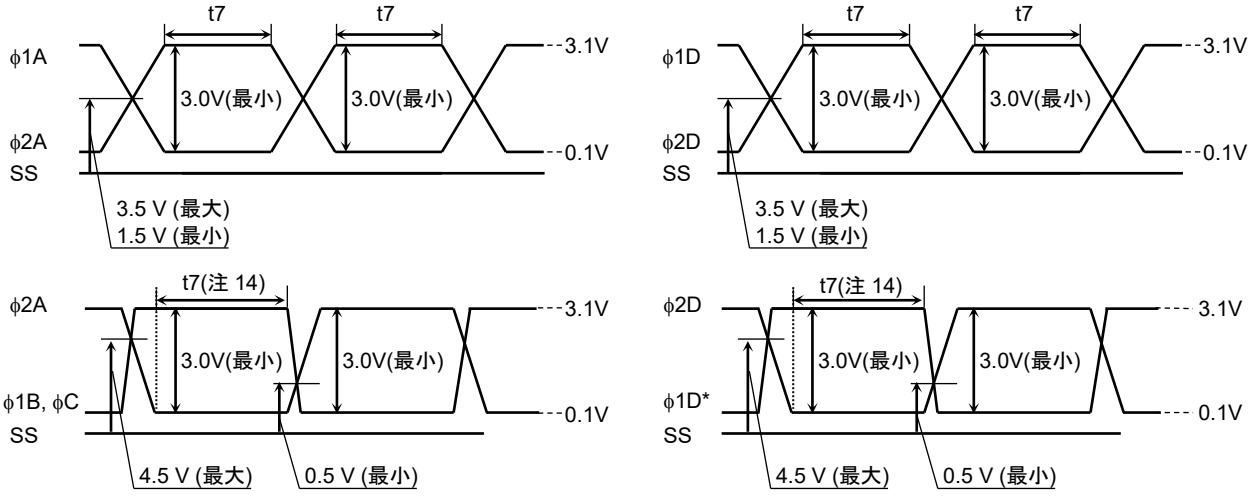

(注 13) この期間は RS、CP の各端子を“L” レベルとして下さい。

### クロスポイント条件（転送パルス電圧 3.3V）




注 14: φ2A とφ1B/ φC、φ2D とφ1D* の電圧差が 3.0V 以上になる時間をパルス期間と定義します。
この規格は転送効率に影響するのでご注意ください。

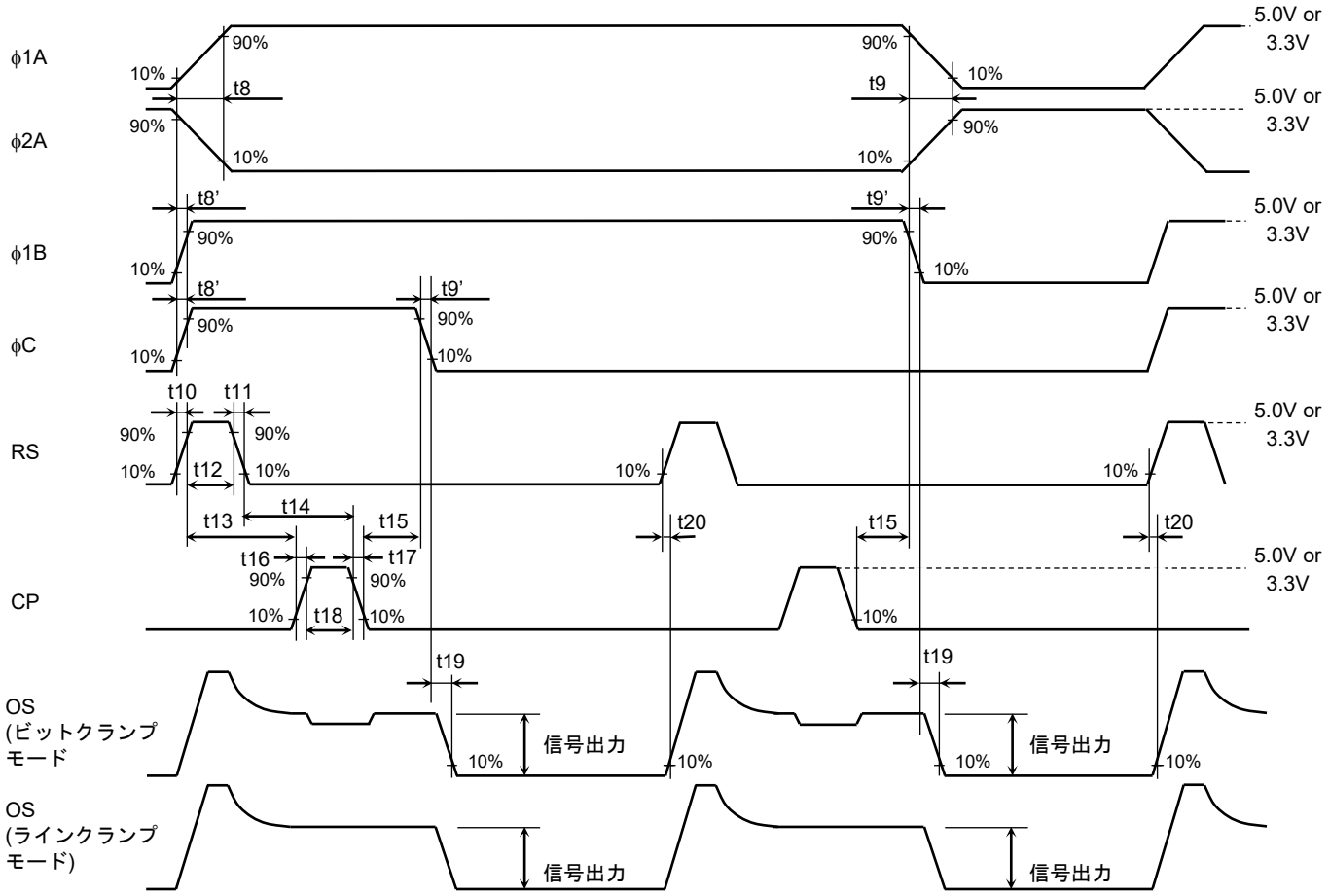
### クロスポイント条件（転送パルス電圧 5.0V）



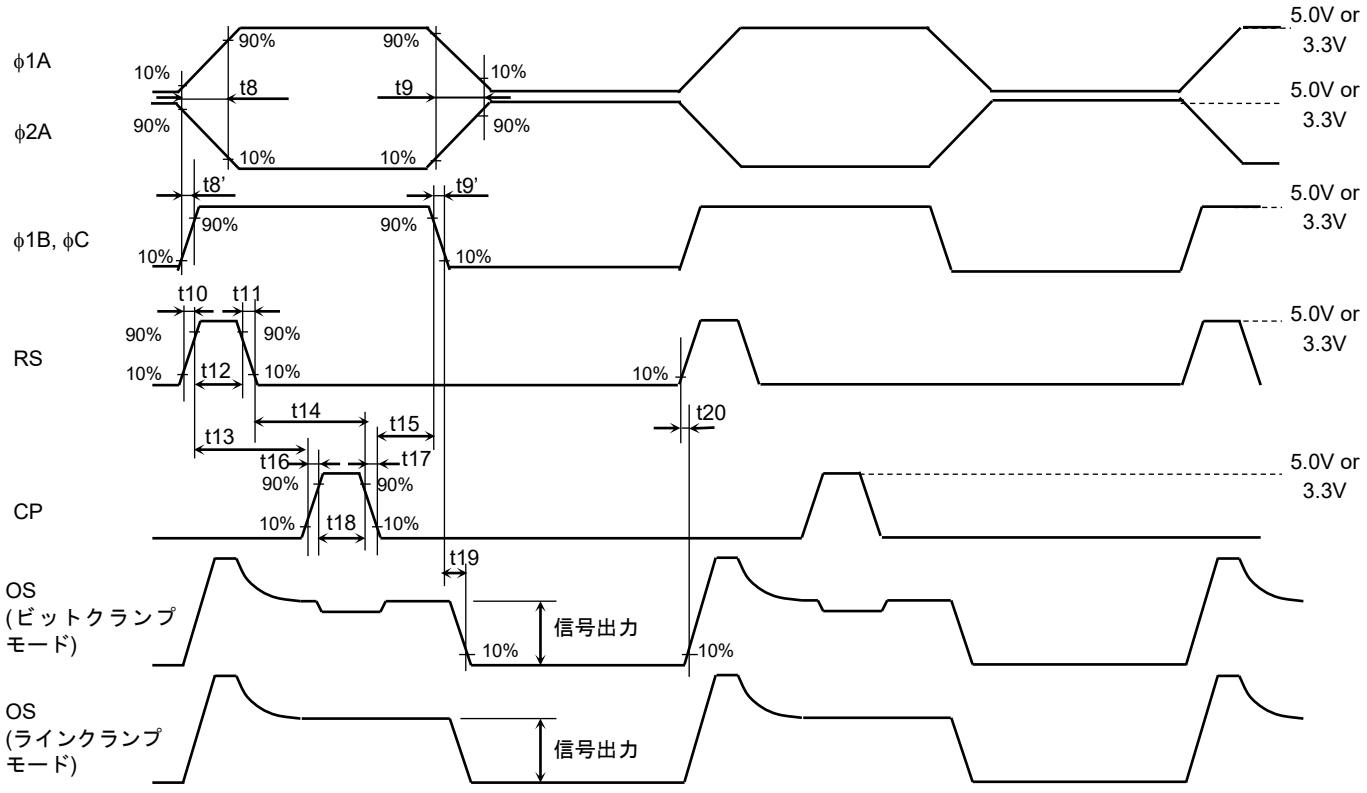

注 14: φ2A とφ1B/ φC、φ2D とφ1D* の電圧差が 3.0V 以上になる時間をパルス期間と定義します。
この規格は転送効率に影響するのでご注意ください。

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

**カラー 1200dpi モード**

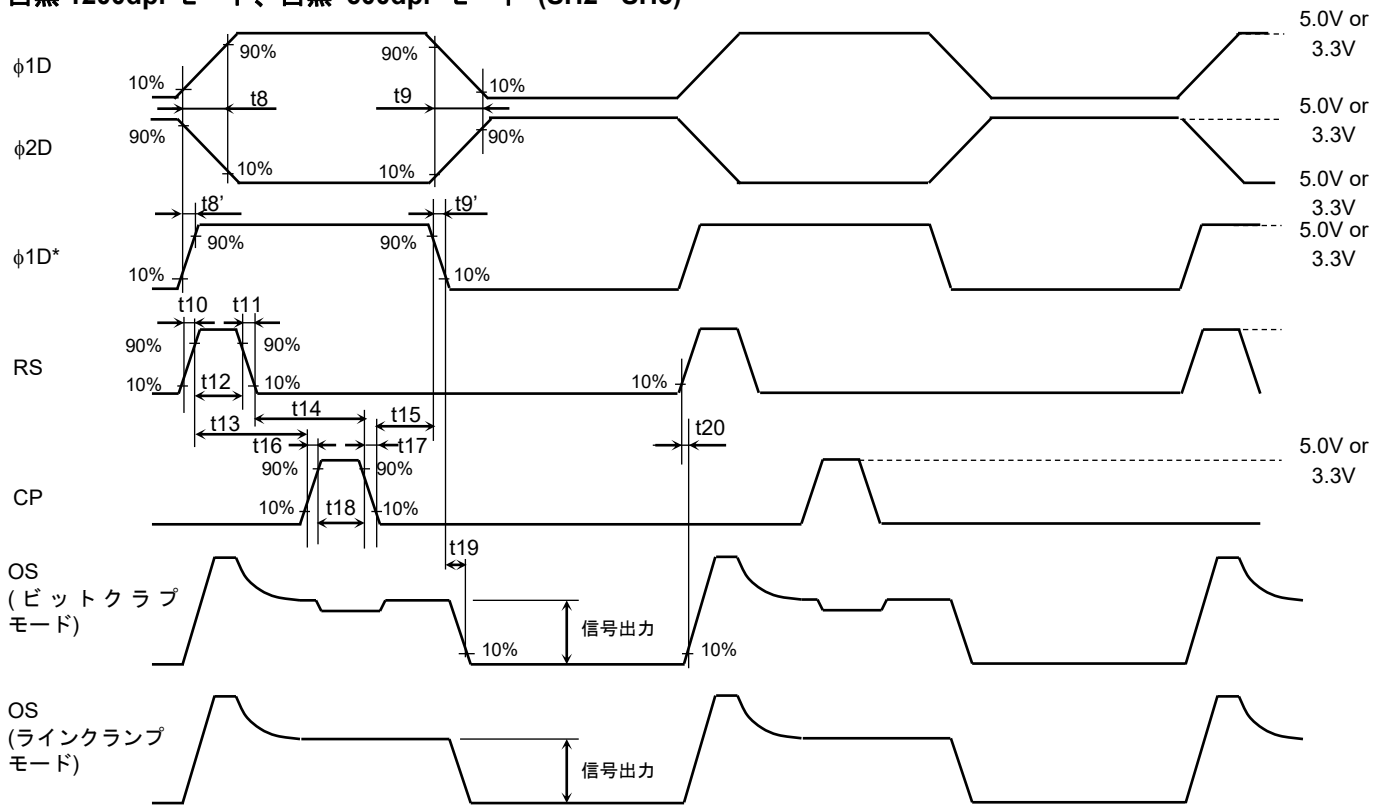



**カラー600dpi モード**



## パルス波形条件

**白黒 1200dpi モード、白黒 600dpi モード (SH2= SH3)**



| 項　　目 | | 記　号 | 最小 | 標準<br>(注 15) | 最大 | 単位 |
|---|---|---|---|---|---|---|
| SH、ϕ1 パルスタイミング | | t1 | 120 | 200 | 2500 | ns |
| | | t5 | 1000 | 1075 | 2500 | |
| SH パルス立ち上がり、立ち下がり時間 | | t2, t4 | 0 | 10 | — | ns |
| SH パルス期間 | | t3 | 3000 | 3500 | — | ns |
| SH 、RS パルスタイミング | | t6 | 975 | — | — | ns |
| ϕ2A, ϕ1B/ ϕC パルス期間 (注 14) | | t7 | 6 | 90 | — | ns |
| ϕ2D, ϕ1D* パルス期間 (注 14) | | | | | | |
| ϕ1A, ϕ2A パルス期間 (注 16) | | | | | | |
| ϕ1D, ϕ2D パルス期間 (注 16) | | | | | | |
| ϕ1A, ϕ2A パルス立ち上がり、立ち下がり | | t8, t9 | 0 | 15 | — | ns |
| ϕ1D, ϕ2D パルス立ち上がり、立ち下がり | | | | | | |
| ϕ1B, ϕC, ϕ1D* パルス立ち上がり、立ち下がり | | t8', t9' | 0 | 3 | 8 | ns |
| RS パルス立ち上がり、立ち下がり | | t10, t11 | 0 | 10 | — | ns |
| RS パルス期間 | | t12 | 6 | 15 | — | ns |
| RS 、CP パルスタイミング | | t13 | 0 | 0 | — | ns |
| | | t14 | 6 | 50 | — | ns |
| ϕ1B 、CP パルスタイミング | | t15 | -2 | 40 | — | ns |
| ϕC 、CP パルスタイミング | | | | | | |
| ϕ1D* 、CP パルスタイミング | | | | | | |
| CP パルス立ち上がり、立ち下がり | | t16, t17 | 0 | 10 | — | ns |
| CP パルス期間 | | t18 | 6 | 40 | — | ns |
| 信号出力遅延時間 | ϕ1B 、OS | t19 | — | 8.5 | — | ns |
| | ϕC 、OS | | — | 8.5 | — | |
| | ϕ1D* 、OS | | — | 8.5 | — | |
| | RS 、OS | t20 | — | 3.1 | — | |
| SH 、SW パルスタイミング | | t21 | 100 | 500 | t3-100 | ns |

注 14:　ϕ2A とϕ1B/ ϕC、ϕ2D とϕ1D* の電圧差が 3.0V 以上になる時間をパルス期間と定義します。
この規格は転送効率に影響するのでご注意下さい。

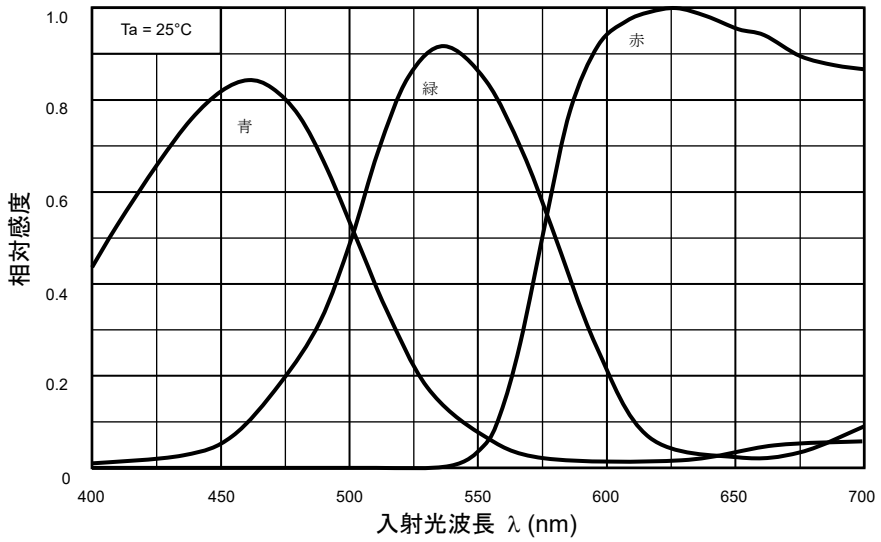
注 15:　標準は $f_{RS}$ = 5.0 MHz です。

注 16:　ϕ1A とϕ2A、 ϕ1D とϕ2D　の電圧差が 3.0V 以上になる時間をパルス期間と定義します。
この規格は転送効率に影響するのでご注意下さい。

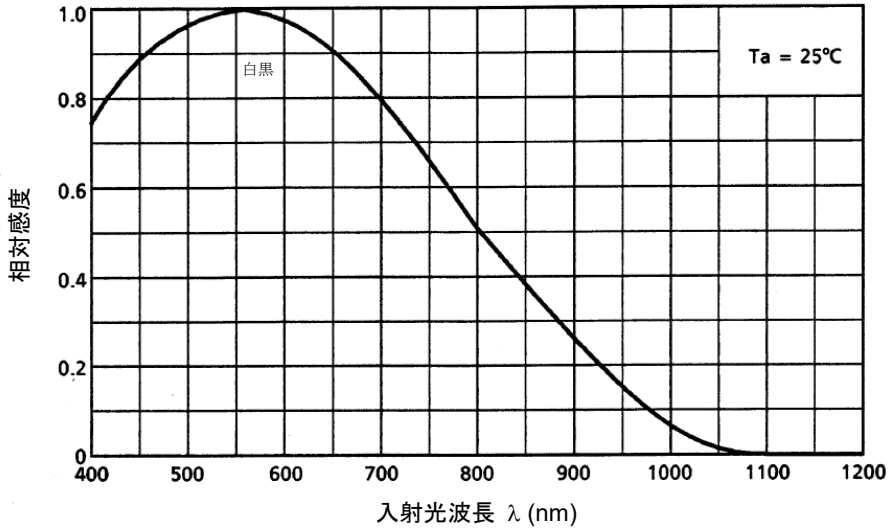
© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## 標準分光感度特性

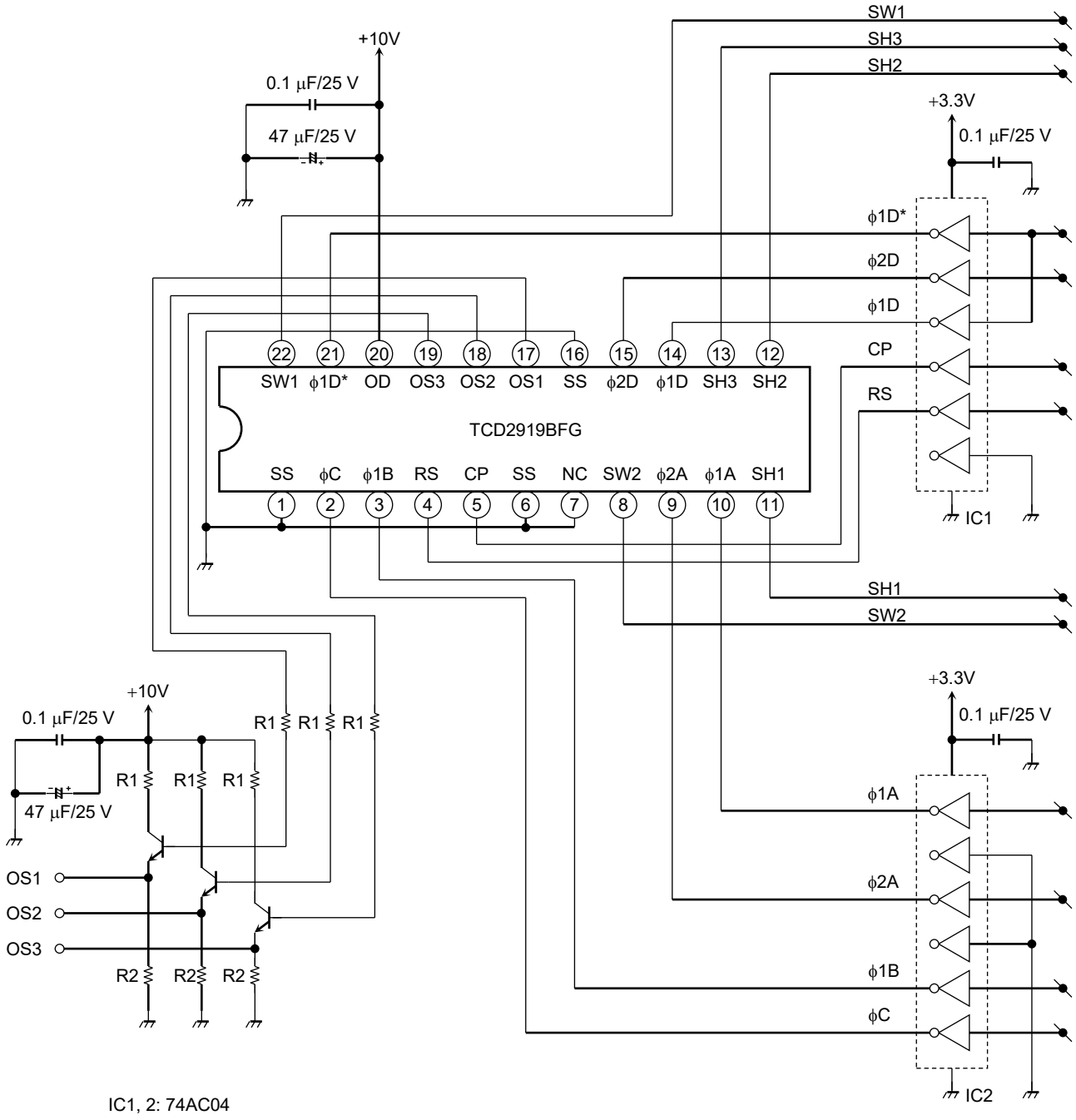
分光感度特性




分光感度特性

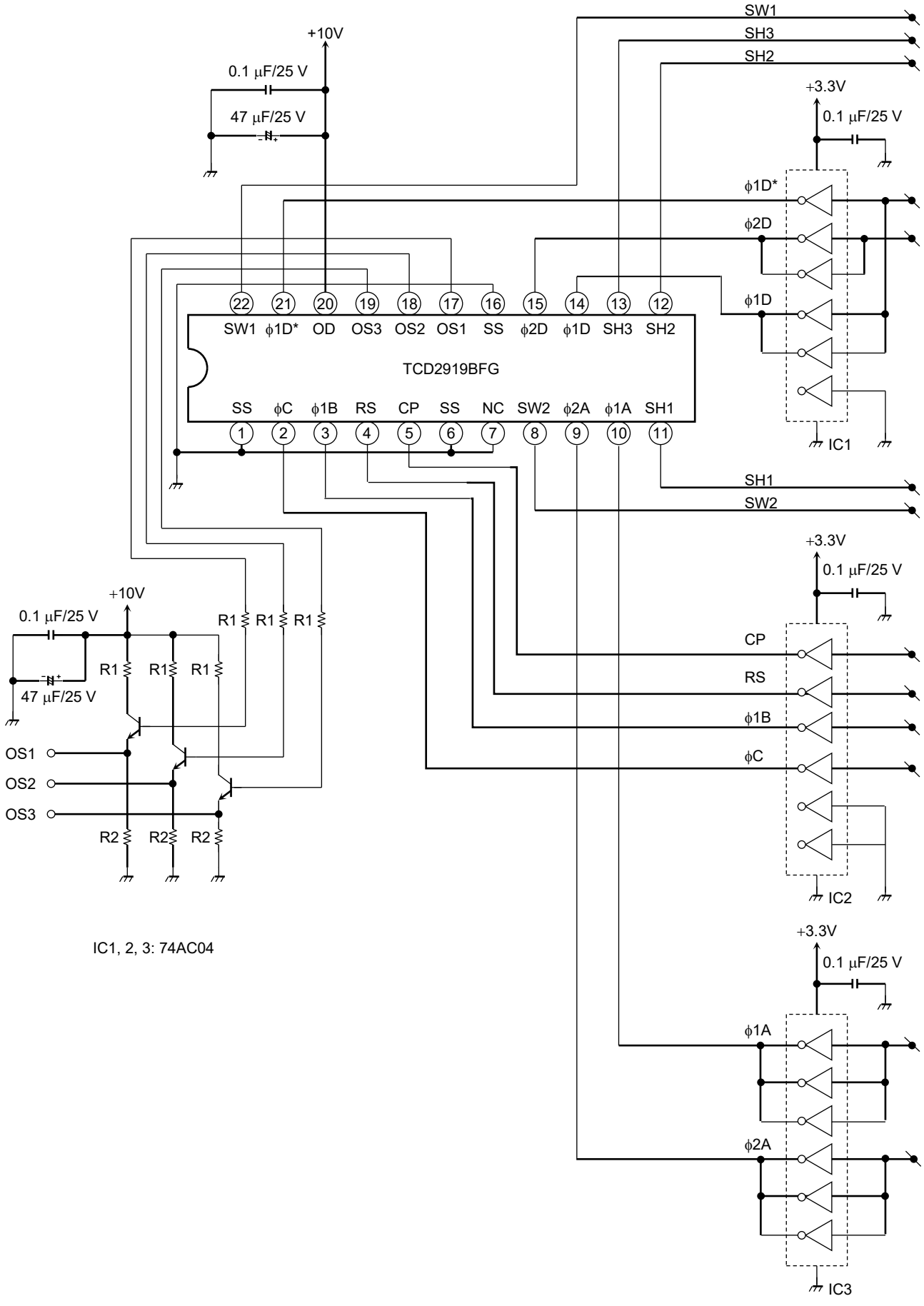


## 周辺回路例（fϕ= 15MHz 以下)




IC1, 2: 74AC04

## 周辺回路例




IC1, 2, 3: 74AC04

## CCD イメージセンサ使用上の注意

### 1. 静電気対策

CCD イメージセンサには静電気に対する保護がなされていますが、静電気による破壊モード不良とみられるデバイスが発見される場合があります。デバイスの取り扱いに際しては静電気による製造システムの故障率増加を未然に防ぐために、次に掲げるような静電気防止対策を実施する必要があります。

a. 作業は素手、または木綿の手袋を使用し、作業衣などは非帯電性のものを着用し、摩擦による静電気発生を防止してください。
b. 作業場などの床、扉、台などはアース板、またはアース線を設け、静電気を放電してください。
c. はんだごて、ラジオペンチ、ピンセットなどの工具はアースしてください。
d. CCD イメージセンサを取り扱いの際には、イオナイズド・エアーで除電することを推奨します。

静電気に関する注意事項は必ずしも全部実施する必要はなく、故障率が規定範囲にあることを確認しつつ緩和することが肝要です。

### 2. 入力光について

CCD イメージセンサ、光波長の広範囲帯域にて感度を有しますが、可視光領域外の長波長入力光にて使用した際には諸特性に大きな変化が生じる場合があります。

### 3. ガラス内面曇り

CCD 面実装品は吸湿した状態で実装時の熱ストレスを受けますと、ガラス内面の水分付着による曇りが発生する可能性がありますので、下記に注意して下さい。
なお、ガラス内面に曇りが生じても、画素領域にかからない場合は品質上問題ありません。
製品は、アルミ袋開封前は 30°C·RH 90%以下の環境で保管し、アルミ袋開封後は 30°C·RH 60% 以下の環境で保管して下さい。
シール日より 12 ヶ月以内、かつアルミ袋開封後 6 ヶ月以内に実装して下さい。(シール日はアルミ袋に印刷されます)

### 4. 超音波洗浄

CCD のような気密封止タイプのデバイスは、超音波洗浄を行うと接続ワイヤが共振して断線する恐れがありますので、超音波洗浄は避けてください。

### 5. 実装

はんだ実装の際には、ウィンドウガラスの表面にリフロー炉内のゴミや汚れが付着しないように、予め付いているウィンドウガラス保護テープを付けた状態で実装してください。

### 6. ウィンドウガラス保護テープ

ウィンドウガラス保護テープは、静電気が帯電しやすい材料を使用しています。はんだ実装後、テープを剥がす際にはイオナイズド・エアーを使用し、テープに帯電しないようにしてください。
ウィンドウガラス保護テープを剥がす際にガラス表面に接着剤が残ります。この接着剤は画像に黒傷もしくは白傷として現れますので、有機溶剤を布でガラス表面を拭いて下さい。そして CCD を製品に取り付けてください。
テープの再利用はしないでください。

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## 7. はんだ付け温度プロファイル

各実装方法における推奨実装温度プロファイルは次の通りです。なお、IC 取り外しを伴う修繕作業に関しては、はんだ取り残しにより平行度が損なわれる可能性があり、行わないでください。また、IC 取り外しを伴わない修繕作業に関しては、はんだごてで行う、もしくはリフローの場合は 1 回で実施してください。

はんだごての場合

a. はんだごての場合
リード部温度を 260°C、10 秒以内、または、350°C、3 秒以内で実施して下さい。

b. 遠赤外線リフロー/温風リフローの場合
下記条件の範疇で、パッケージ表面(電極)温度が、各はんだメーカーの推奨プロファイルとなる条件でリフローして下さい。

1. ピーク温度： 250°C 以下
2. 保持　　： 220～250°C、30～40 秒
3. プレヒート： 150～190°C、60～120 秒

## 8. ウィンドウガラス

ウィンドウガラスの表面にゴミや汚れが付着していますと、画像に黒キズとして現われますので、使用する際は必ずウィンドウガラス表面を清掃してください (たとえば、アルコールなどの有機溶液を少量含ませた柔らかい布または紙などでゴミ、汚れを拭き取ってください)。

また、デバイスを落下させたりウィンドウガラス表面に強い摩擦を与えますと、ウィンドウガラスが破損したり傷がつく恐れがありますので、デバイスの取り扱いには十分注意してください。

## 9. ウィンドウガラス表面のクリーニング方法

拭き取りクロス

a. 目が細かいやわらかい布を使用してください。
b. 拭き取りクロスはそれ自体から発塵しないものを使用してください。
c. 拭き取りクロスは必ず清浄なものを使用してください。

クリーナー

やむを得ずアルコールなどの他の溶剤を使用する場合は次に注意して下さい。

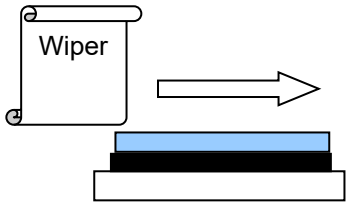
a. 速乾性で清浄なもの。
b. 液が乾燥した後、残渣がないこと。
c. 人体に安全なもの。

また、溶剤の使用期限を守り、溶剤の保管容器も清浄なものを使用して下さい。
火気には十分注意してください。

クリーニング方法

最初に、クリーナーを滲みこませた拭き取りクロスで、ウィンドウガラスの表面を拭きます。最低 2 回以上拭いて下さい。
次に、乾いた拭き取りクロスで乾拭きして下さい。
最低 3 以上拭いて下さい。
最後に、フィルタリングされた乾いた $N_2$ によりブロー洗浄して下さい。
上述の工程でクリーニングして汚れが残っている場合は、最初から繰り返してください。
拭き取りの際には次の点に注意して下さい。

a. クリーナーはつけすぎないで下さい
b. 拭き取り部分は光学範囲内とし、ウィンドウガラスの縁には触らないようにしてください。
c. 必ず長辺方向に同一方向で拭いて下さい。
d. 拭き取りクロスは常に未使用部分を使用して下さい。




© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## 10. 実装基板のフットパターンについて

実装基板のフットパターンとして、図 1 のものを推奨します。　　単位: mm

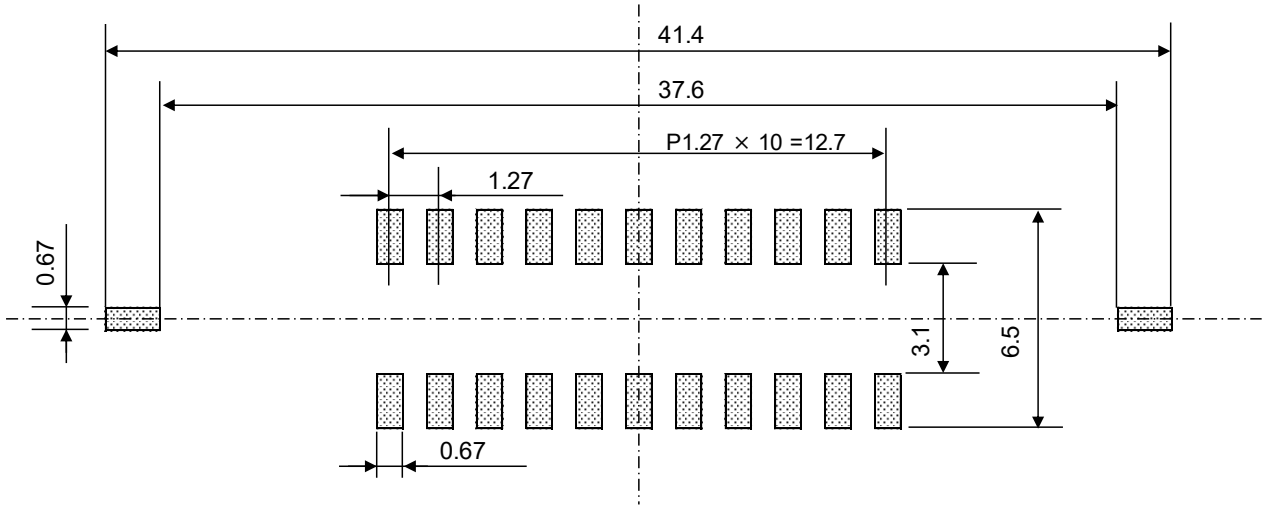



図 1

## 11. はんだペーストの塗布のメタルマスクについて

実装基板にはんだペーストを塗布する際、下記の厚さのメタルマスクを推奨します。
・メタルマスク厚：0.2mm
また、メタルマスクの開口は、図 1 で示す推奨フットパターンの 95～100%であることを推奨します。

## 12. 温度サイクルについて

CCD 面実装製品は、実装後、過度に温度サイクルストレスがかかると、はんだ部にクラックが生じる恐れがあります。はんだクラックを防止する方法として、アンダーフィルが有効です。

## 13. 梱包材の回収再利用(リユース)について

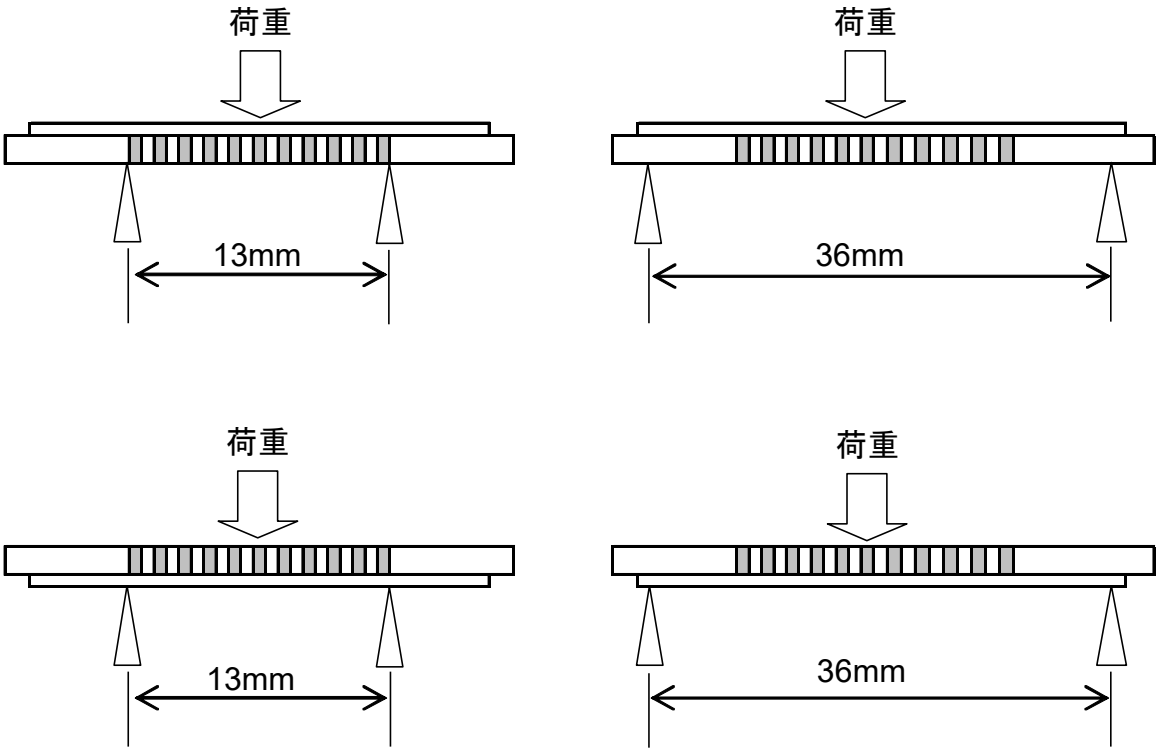
当社ではプラスチック廃棄物をできる限り削減することを目的として、梱包材のトレイの回収を行い、積極的に再利用しています。環境保護のために使用済み梱包材の回収にご協力をお願いします。

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## 14. パッケージ取り扱い上の注意

パッケージに過度の荷重が加わった場合、パッケージの破断や内部チップの剥離が発生する恐れがあります。本製品の、3 点曲げ強度の参考値は以下のとおりで、荷重が支持点から遠くなるほどパッケージに加わるストレスが増します。基板への実装後も、基板の個片化作業、ガラス表面の拭き取り作業、光学部品への取り付け作業など、パッケージに荷重が加わりうる作業では、特に取り扱いにご注意下さい。

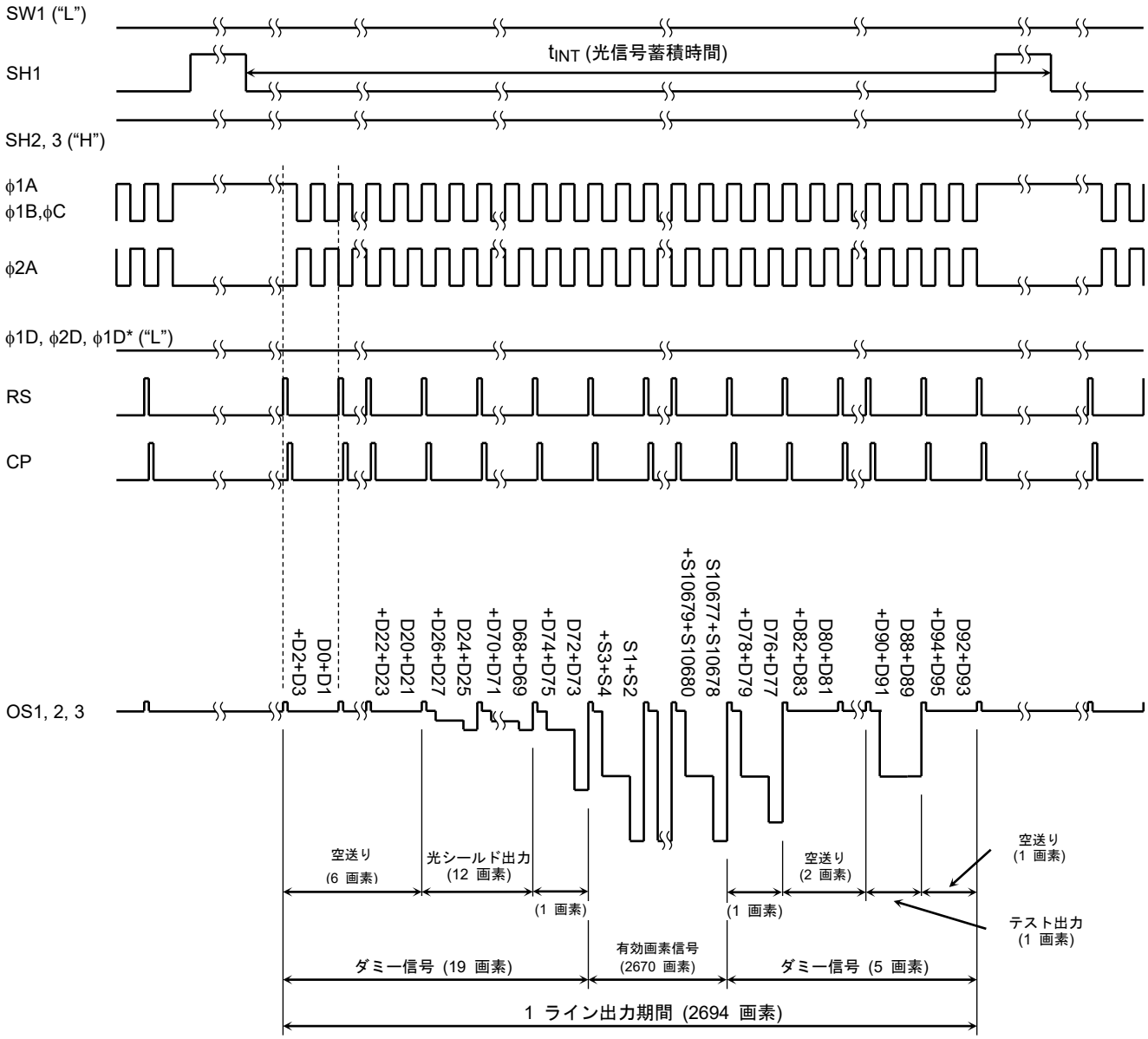
3 点曲げ強度試験方法




・22CLCC
支点スパン 13mm：ガラス方向からの荷重：300[N]
裏方向からの荷重　　：200[N]
支点スパン 36mm：ガラス方向からの荷重：150[N]
裏方向からの荷重　　：80[N]

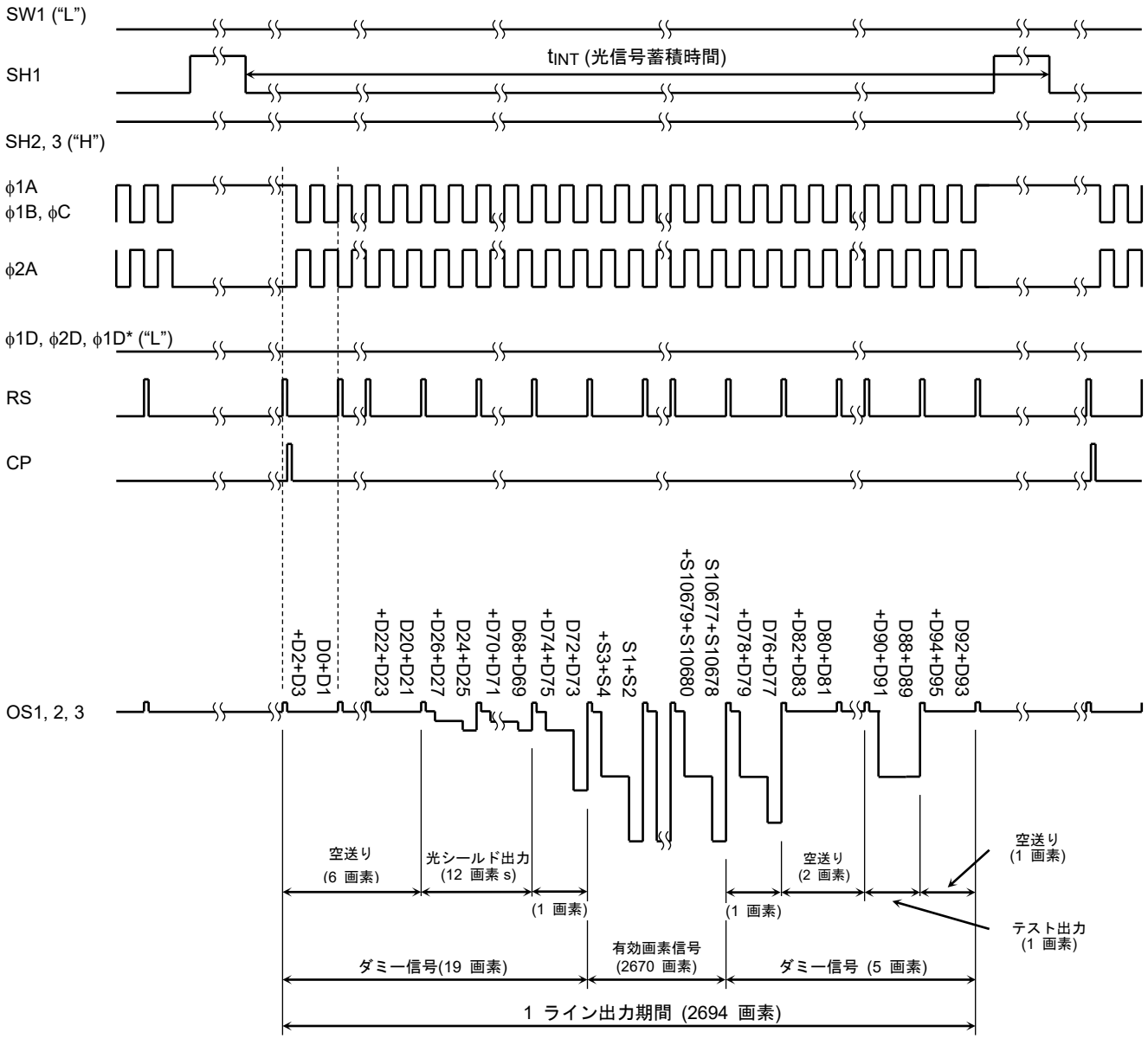
© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## アプリケーションノート: タイミング図( カラー 300dpi モード: ビットクランプモード)




© 2017-2026
Toshiba Electronic Devices & Storage Corporation

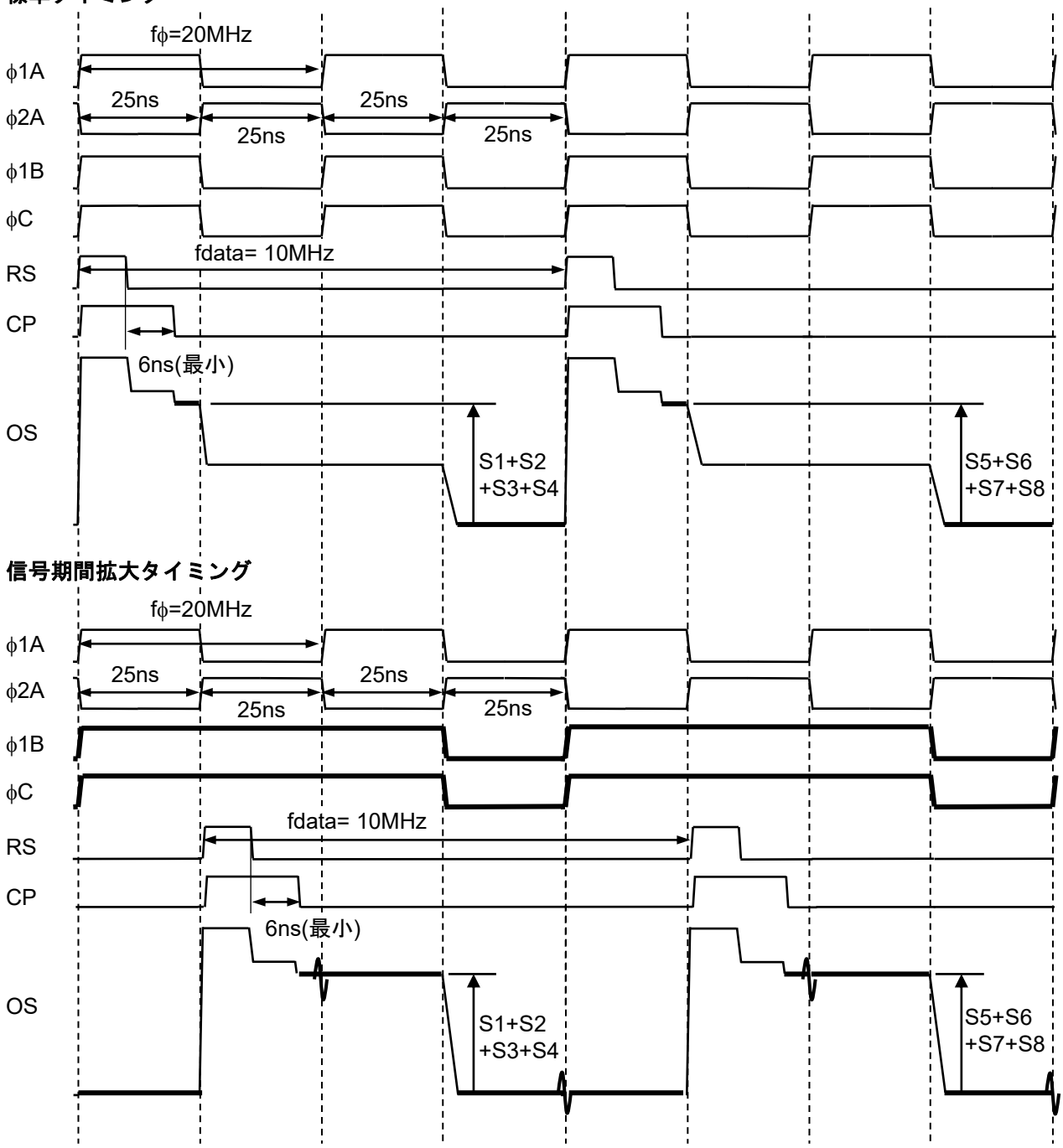
## アプリケーションノート: タイミング図 (カラー 300dpi モード: ラインクランプモード)




© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## タイミング波形例 (300dpi モード/ fϕ=20MHz/ fdata= 10MHz)

### 標準タイミング




### 信号期間拡大タイミング

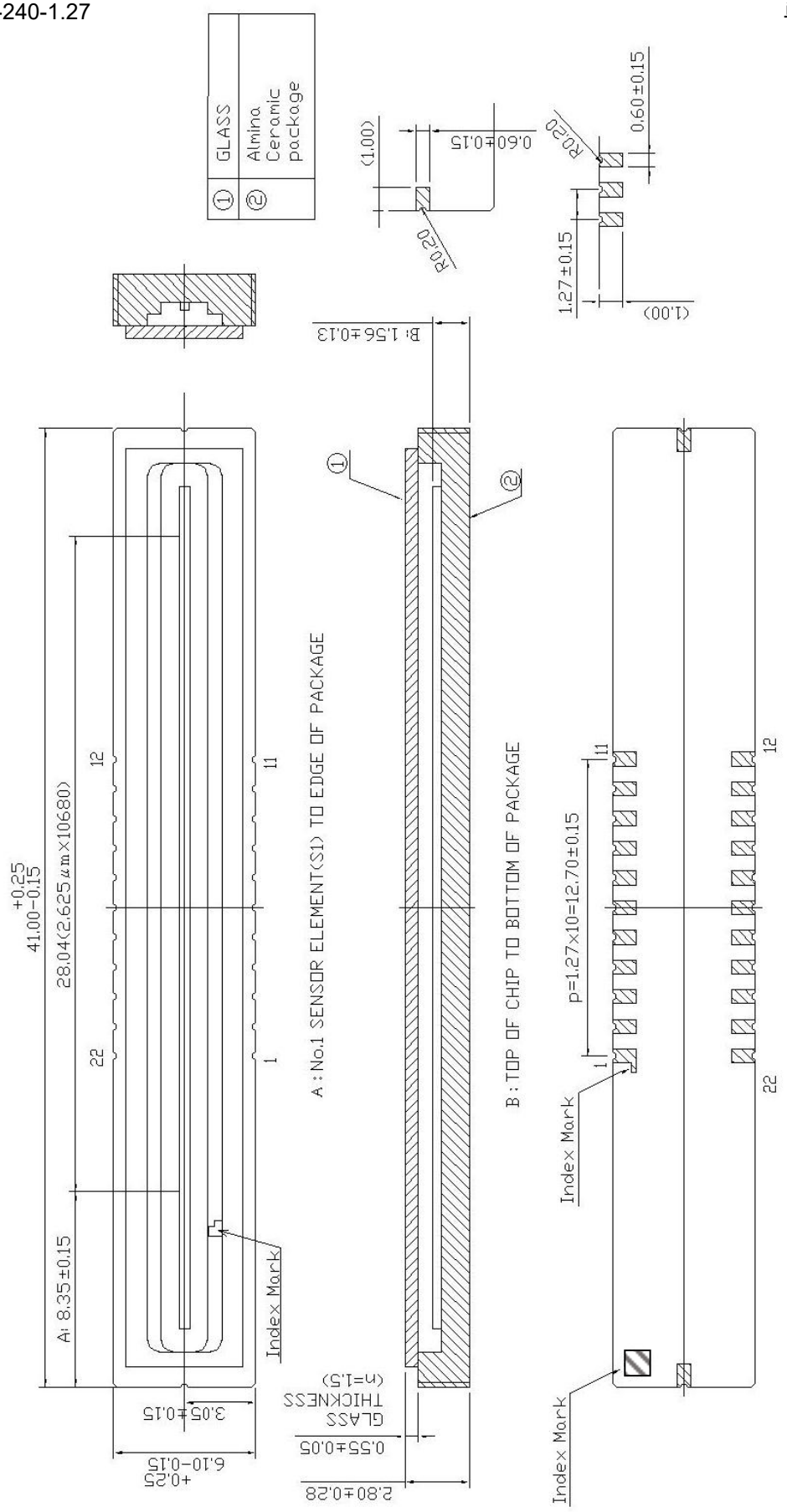



© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## 外形図

WQFN22-C-R-240-1.27

単位: mm




質量: 2.0g (標準)

© 2017-2026
Toshiba Electronic Devices & Storage Corporation

## 製品取り扱い上のお願い

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。
本資料に掲載されているハードウエア、ソフトウエアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。

- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。

- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。

- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（生命直結機器）、車載・輸送機器、防衛関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。

- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。

- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。

- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。

- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。

- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。

- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。


© 2017-2026
Toshiba Electronic Devices & Storage Corporation